Nama : Marissa Nafi Aqiela NIM : 23/516013/PA/22044

Tugas : Assignment 1 Praktikum Sistem Komputer dan Jaringan KOMD Github: https://github.com/marissssssa/Marissa-Nafi-Aqiela-SKJ-KOMD

1.6.2 First Task: C++ Code to Assembly

1. Write a Simple C++ Program

C++ program that adds two integers:

```
#include <iostream>
using namespace std;
int main() {
    int n;
    n = 2 + 3;
    cout << n << endl;</pre>
    return 0;
```

Compile the Code

Use the 'g++' compiler to compile the C++ code. Open a terminal and run the following command:

```
g++ -o add numbers add numbers.cpp
```

Result:

```
🕒 add_numbers.cpp
                                                 file format elf64-x86-64
                                   Disassembly of section .init:
                                   00000000000001000 < init>:
                                                 f3 Of 1e fa
                                                                          $0x8,%rsp
                                       1004:
                                                 48 83 ec 08
                                                 48 8b 05 d9 2f 00 00
                                                                           0x2fd9(%rip),%rax
                                       1008:
                                                                                                 # 3fe8 < _gmon_start__>
                                       100f:
                                                 48 85 c0
                                                                      test %rax,%rax
                                                                            1016 <_init+0x16>
                                       1014:
                                                 ff de
                                                                      calla *%rax
                                       1016:
                                                 48 83 c4 08
                                                                            $0x8,%rsp
                                   Disassembly of section .plt:
                                   00000000000001020 <.plt>:
                                                                                             # 3f98 < GLOBAL_OFFSET_TABLE_+0x8>
                                                 ff 35 72 2f 00 00
                                                                      pusha 0x2f72(%rip)
                                       1020:
                                                                      bnd jmpq *0x2f73(%rip)
nopl (%rax)
                                                 f2 ff 25 73 2f 00 00
                                                                                                # 3fa0 <_GLOBAL_OFFSET_TABLE_+0x10>
                                       102d:
                                                 0f 1f 00
f3 0f 1e fa
                                                                      endbr64
                                       1030:
                                                 68 00 00 00 00
                                                                      pushq $0x0
> OUTLINE
                                                 f2 e9 e1 ff ff ff
                                                                      bnd jmpq 1020 <.plt>
```

Gambar ini sudah sekalian dengan hasil disassemble program c++ yang saya buat.

Ketika proses compile ini, program diterjemahkan ke bahasa assembly yang pada step selanjutnya bisa diakses dan dilihat hasil dari bahasa assembly yang sudah di compile. Proses compile (kompilasi) terjadi dengan menerjemahkan kode c++ yang sudah dibuat menjadi kode mesin yang dapat dijalankan oleh prosesor komputer.

3. Disassemble the Code

Disassemble the compiled executable to view the generated assembly code. Use the 'objdump' command as follows:

```
objdump -d add numbers
```

Hasil disassemble program atau hasil dari penerjemahan c++ ke assembly dari program sebelumnya:

```
sebelumnya:
add numbers:
               file format elf64-x86-64
Disassembly of section .init:
0000000000001000 < init>:
  1000:
           f3 0f 1e fa
                            endbr64
  1004:
           48 83 ec 08
                            sub $0x8,%rsp
  1008:
           48 8b 05 d9 2f 00 00 mov 0x2fd9(%rip),%rax
                                                             # 3fe8 <__gmon_start__>
  100f:
           48 85 c0
                          test %rax,%rax
  1012:
           74 02
                           je 1016 < init + 0x16 >
           ff d0
  1014:
                          callq *%rax
  1016:
           48 83 c4 08
                            add $0x8,%rsp
  101a:
           c3
                         reta
Disassembly of section .plt:
0000000000001020 <.plt>:
  1020:
           ff 35 72 2f 00 00
                              pushq 0x2f72(%rip)
                                                      # 3f98 <_GLOBAL_OFFSET_TABLE_+0x8>
  1026:
           f2 ff 25 73 2f 00 00 bnd jmpq *0x2f73(%rip)
                                                           #3fa0
<_GLOBAL_OFFSET_TABLE_+0x10>
  102d:
           0f 1f 00
                           nopl (%rax)
  1030:
           f3 Of 1e fa
                            endbr64
           68\ 00\ 00\ 00\ 00
  1034:
                              pushq $0x0
  1039:
           f2 e9 e1 ff ff ff
                            bnd jmpq 1020 <.plt>
  103f:
           90
                         nop
  1040:
           f3 0f 1e fa
                            endbr64
  1044:
           68 01 00 00 00
                              pushq $0x1
  1049:
           f2 e9 d1 ff ff ff
                            bnd jmpq 1020 <.plt>
  104f:
           90
                         nop
  1050:
           f3 0f 1e fa
                            endbr64
                              pushq $0x2
  1054:
           68 02 00 00 00
  1059:
                            bnd jmpq 1020 <.plt>
           f2 e9 c1 ff ff ff
  105f:
                         nop
  1060:
           f3 0f 1e fa
                            endbr64
  1064:
           68 03 00 00 00
                              pushq $0x3
  1069:
           f2 e9 b1 ff ff ff
                             bnd jmpq 1020 <.plt>
  106f:
Disassembly of section .plt.got:
000000000001070 < __cxa_finalize@plt>:
  1070:
           f3 0f 1e fa
                            endbr64
  1074:
           f2 ff 25 4d 2f 00 00 bnd jmpq *0x2f4d(%rip)
                                                           # 3fc8 <__cxa_finalize@GLIBC_2.2.5>
  107b:
           0f 1f 44 00 00
                             nopl 0x0(\%rax,\%rax,1)
Disassembly of section .plt.sec:
000000000001080 < __cxa_atexit@plt>:
  1080:
           f3 0f 1e fa
                            endbr64
  1084:
           f2 ff 25 1d 2f 00 00 bnd jmpq *0x2f1d(%rip)
                                                          # 3fa8 < __cxa_atexit@GLIBC_2.2.5>
  108b:
           0f 1f 44 00 00
                             nopl 0x0(\%rax,\%rax,1)
000000000001090 <_ZNSolsEPFRSoS_E@plt>:
  1090:
           f3 0f 1e fa
                            endbr64
  1094:
           f2 ff 25 15 2f 00 00 bnd jmpq *0x2f15(%rip)
                                                           #3fb0
```

```
< ZNSolsEPFRSoS E@GLIBCXX 3.4>
  109b:
          0f 1f 44 00 00
                            nopl 0x0(\%rax,\%rax,1)
0000000000010a0 < \_ZNSt8ios\_base4InitC1Ev@plt>:
                          endbr64
          f3 0f 1e fa
  10a0:
          f2 ff 25 0d 2f 00 00 bnd jmpq *0x2f0d(%rip)
                                                        #3fb8
  10a4:
<_ZNSt8ios_base4InitC1Ev@GLIBCXX_3.4>
          0f 1f 44 00 00
                            nopl 0x0(\%rax,\%rax,1)
  10ab:
0000000000010b0 <_ZNSolsEi@plt>:
  10b0:
          f3 0f 1e fa
                           endbr64
          f2 ff 25 05 2f 00 00 bnd jmpq *0x2f05(%rip)
  10b4:
                                                        # 3fc0 < ZNSolsEi@GLIBCXX_3.4>
  10bb:
          0f 1f 44 00 00
                           nopl 0x0(\%rax,\%rax,1)
Disassembly of section .text:
00000000000010c0 < start>:
  10c0:
          f3 0f 1e fa
                          endbr64
  10c4:
          31 ed
                         xor %ebp,%ebp
  10c6:
          49 89 d1
                          mov %rdx,%r9
  10c9:
          5e
                        pop %rsi
  10ca:
          48 89 e2
                          mov %rsp,%rdx
  10cd:
          48 83 e4 f0
                           and $0xfffffffffffff0,%rsp
  10d1:
          50
                         push %rax
  10d2:
                         push %rsp
          54
          4c 8d 05 e6 01 00 00 lea 0x1e6(%rip),%r8
  10d3:
                                                       # 12c0 <__libc_csu_fini>
          48 8d 0d 6f 01 00 00 lea 0x16f(%rip),%rcx
                                                        # 1250 <__libc_csu_init>
  10da:
  10e1:
          48 8d 3d c1 00 00 00 lea 0xc1(%rip),%rdi
                                                       # 11a9 <main>
  10e8:
          ff 15 f2 2e 00 00
                            callq *0x2ef2(%rip) # 3fe0 <__libc_start_main@GLIBC_2.2.5>
  10ee:
          f4
                        hlt
          90
  10ef:
                        nop
0000000000010f0 <deregister_tm_clones>:
          48 8d 3d 19 2f 00 00 lea 0x2f19(%rip),%rdi
  10f0:
                                                        # 4010 <__TMC_END__>
  10f7:
          48 8d 05 12 2f 00 00 lea 0x2f12(%rip),%rax
                                                         # 4010 <__TMC_END__>
  10fe:
          48 39 f8
                          cmp %rdi,%rax
  1101:
          74 15
                         je 1118 <deregister_tm_clones+0x28>
  1103:
          48 8b 05 ce 2e 00 00 mov 0x2ece(%rip),%rax
                                                          # 3fd8 <_ITM_deregisterTMCloneTable>
  110a:
          48 85 c0
                          test %rax,%rax
  110d:
          74 09
                          je 1118 <deregister_tm_clones+0x28>
  110f:
          ff e0
                        jmpq *%rax
          0f 1f 80 00 00 00 00 nopl 0x0(%rax)
  1111:
  1118:
          c3
                        reta
  1119:
          0f 1f 80 00 00 00 00 nopl 0x0(%rax)
000000000001120 <register_tm_clones>:
          48 8d 3d e9 2e 00 00 lea 0x2ee9(%rip),%rdi
                                                         # 4010 < TMC END
  1120.
          48 8d 35 e2 2e 00 00 lea 0x2ee2(%rip),%rsi
  1127:
                                                        # 4010 <__TMC_END__>
  112e:
          48 29 fe sub %rdi,%rsi
                          mov %rsi,%rax
  1131:
          48 89 f0
                          shr $0x3f,%rsi
  1134:
          48 c1 ee 3f
                           sar $0x3,%rax
  1138:
          48 c1 f8 03
  113c:
          48 01 c6
                          add %rax,%rsi
  113f:
          48 d1 fe
                          sar %rsi
                          je 1158 <register_tm_clones+0x38>
  1142:
          74 14
  1144:
          48 8b 05 a5 2e 00 00 mov 0x2ea5(%rip),%rax
                                                          # 3ff0 <_ITM_registerTMCloneTable>
  114b:
          48 85 c0
                          test %rax,%rax
  114e:
          74 08
                          je 1158 <register_tm_clones+0x38>
                         jmpq *%rax
  1150:
          ff e0
  1152:
           66 0f 1f 44 00 00
                             nopw 0x0(\%rax,\%rax,1)
  1158:
          c3
                         retq
  1159:
          0f 1f 80 00 00 00 00 nopl 0x0(%rax)
000000000001160 < __do_global_dtors_aux>:
          f3 0f 1e fa
                          endbr64
```

```
1164:
           80 3d e5 2f 00 00 00
                               cmpb $0x0,0x2fe5(\%rip)
                                                            # 4150 < completed. 8061 >
  116b:
           75 2b
                               1198 < __do_global_dtors_aux+0x38>
                          jne
  116d:
           55
                         push %rbp
           48 83 3d 52 2e 00 00
                               cmpq $0x0,0x2e52(%rip)
  116e:
                                                            # 3fc8 <__cxa_finalize@GLIBC_2.2.5>
           00
  1175:
  1176:
           48 89 e5
                           mov %rsp,%rbp
           74 0c
                             1187 < __do_global_dtors_aux+0x27>
  1179:
                          je
           48 8b 3d 86 2e 00 00 mov 0x2e86(%rip),%rdi
                                                            # 4008 <__dso_handle>
  117b:
                           callq 1070 < __cxa_finalize@plt>
  1182:
           e8 e9 fe ff ff
           e8 64 ff ff ff
  1187:
                           callq 10f0 <deregister_tm_clones>
  118c:
           c6 05 bd 2f 00 00 01 movb $0x1,0x2fbd(%rip)
                                                            # 4150 < completed. 8061 >
  1193:
                         pop
                               %rbp
  1194:
           c3
                         retq
  1195:
           0f 1f 00
                           nopl (%rax)
  1198:
                         retq
  1199:
           0f 1f 80 00 00 00 00 nopl 0x0(%rax)
0000000000011a0 <frame dummy>:
  11a0:
           f3 Of 1e fa
                           endbr64
  11a4:
           e9 77 ff ff ff
                           jmpq 1120 <register_tm_clones>
00000000000011a9 <main>:
  11a9:
          f3 0f 1e fa
                           endbr64
  11ad:
                         push %rbp
           55
          48 89 e5
  11ae
                           mov %rsp,%rbp
           48 83 ec 10
  11b1:
                            sub $0x10,%rsp
           c7 45 fc 0a 00 00 00 movl $0xa,-0x4(%rbp)
  11b5:
  11bc:
           8b 45 fc
                          mov -0x4(\%rbp),\%eax
                          mov %eax,%esi
  11bf:
          89 c6
           48 8d 3d 78 2e 00 00 lea 0x2e78(%rip),%rdi
  11c1:
                                                          # 4040 < ZSt4cout@@GLIBCXX_3.4>
           e8 e3 fe ff ff
  11c8:
                           callq 10b0 <_ZNSolsEi@plt>
  11cd:
           48 89 c2
                           mov %rax,%rdx
           48 8b 05 f9 2d 00 00 mov 0x2df9(%rip),%rax
  11d0:
                                                            # 3fd0
<_ZSt4endIIcSt11char_traitsIcEERSt13basic_ostreamIT_T0_ES6_@GLIBCXX_3.4>
  11d7:
           48 89 c6
                           mov %rax,%rsi
  11da:
           48 89 d7
                           mov %rdx,%rdi
  11dd:
           e8 ae fe ff ff
                           callq 1090 < ZNSolsEPFRSoS_E@plt>
  11e2:
           b8 00 00 00 00
                              mov $0x0,%eax
  11e7:
           c9
                         leaveq
  11e8:
           c3
                         retq
000000000011e9 < Z41_static_initialization_and_destruction_0ii>:
          f3 Of 1e fa
  11e9:
                           endbr64
  11ed:
           55
                         push %rbp
  11ee:
          48 89 e5
                           mov %rsp,%rbp
  11f1:
          48 83 ec 10
                           sub
                                 $0x10,%rsp
  11f5:
          89 7d fc
                           mov %edi,-0x4(%rbp)
          89 75 f8
                           mov %esi,-0x8(%rbp)
  11f8:
  11fb:
          83 7d fc 01
                           cmpl $0x1,-0x4(\%rbp)
  11ff:
          75 32
                          jne 1233 < Z41_static_initialization_and_destruction_0ii+0x4a>
  1201:
           81 7d f8 ff ff 00 00 cmpl $0xffff, -0x8(%rbp)
  1208:
           75 29
                          jne 1233 < Z41__static_initialization_and_destruction_0ii+0x4a>
  120a:
           48 8d 3d 40 2f 00 00 lea 0x2f40(%rip),%rdi
                                                          # 4151 < ZStL8 __ioinit>
                           callq 10a0 <_ZNSt8ios_base4InitC1Ev@plt>
  1211:
           e8 8a fe ff ff
  1216:
           48 8d 15 eb 2d 00 00 lea 0x2deb(%rip),%rdx
                                                           # 4008 <__dso_handle>
                                                          # 4151 <_ZStL8__ioinit>
  121d:
           48 8d 35 2d 2f 00 00
                               lea 0x2f2d(%rip),%rsi
  1224:
           48 8b 05 cd 2d 00 00 mov 0x2dcd(%rip),%rax
                                                            # 3ff8
<_ZNSt8ios_base4InitD1Ev@GLIBCXX_3.4>
  122b:
           48 89 c7
                           mov %rax,%rdi
  122e:
           e8 4d fe ff ff
                            callq 1080 < _cxa_atexit@plt>
  1233:
           90
                         nop
  1234:
           c9
                         leaved
  1235:
           c3
                         retq
000000000001236 <_GLOBAL__sub_I_main>:
```

```
1236:
           f3 Of 1e fa
                           endbr64
                         push %rbp
  123a:
           55
  123b:
           48 89 e5
                           mov
                                 %rsp,%rbp
  123e:
           be ff ff 00 00
                            mov $0xffff,%esi
  1243:
           bf 01 00 00 00
                             mov $0x1,%edi
           e8 9c ff ff ff
  1248:
                           callq 11e9 < Z41_static_initialization_and_destruction_0ii>
  124d:
           5d
                         pop %rbp
  124e:
           c3
                         retq
  124f:
          90
                         nop
000000000001250 <__libc_csu_init>:
           f3 0f 1e fa
  1250:
                           endbr64
  1254:
           41 57
                          push %r15
           4c 8d 3d 1b 2b 00 00 lea 0x2b1b(%rip),%r15
  1256:
                                                           # 3d78
<__frame_dummy_init_array_entry>
  125d:
           41 56
                          push %r14
  125f:
          49 89 d6
                           mov %rdx,%r14
  1262:
           41 55
                           push %r13
  1264:
           49 89 f5
                           mov %rsi,%r13
  1267:
           41 54
                          push %r12
  1269:
           41 89 fc
                           mov %edi,%r12d
  126c:
           55
                         push %rbp
  126d:
           48 8d 2d 14 2b 00 00 lea 0x2b14(%rip),%rbp
                                                           #3d88
<__do_global_dtors_aux_fini_array_entry>
  1274:
                         push %rbx
           53
  1275:
           4c 29 fd
                           sub %r15,%rbp
           48 83 ec 08
  1278:
                            sub $0x8,%rsp
  127c:
           e8 7f fd ff ff
                           callq 1000 <_init>
  1281:
           48 c1 fd 03
                            sar $0x3,%rbp
  1285:
           74 1f
                          je 12a6 <__libc_csu_init+0x56>
  1287:
           31 db
                          xor %ebx,%ebx
           0f 1f 80 00 00 00 00 nopl 0x0(%rax)
  1289:
  1290:
           4c 89 f2
                           mov %r14,%rdx
           4c 89 ee
  1293:
                           mov %r13,%rsi
  1296:
           44 89 e7
                           mov %r12d,%edi
  1299:
           41 ff 14 df
                           callq *(%r15,%rbx,8)
  129d:
           48 83 c3 01
                            add $0x1,%rbx
  12a1:
           48 39 dd
                           cmp %rbx,%rbp
  12a4:
           75 ea
                          ine 1290 < __libc_csu_init+0x40>
  12a6:
           48 83 c4 08
                            add $0x8,%rsp
  12aa:
          5b
                              %rbx
                         pop
  12ab:
           5d
                               %rbp
                         pop
          41 5c
  12ac:
                               %r12
                          pop
  12ae:
          41 5d
                          pop
                                %r13
  12b0:
           41 5e
                                %r14
                          pop
  12b2:
           41 5f
                          pop
                               %r15
  12b4:
           c3
                         retq
  12b5:
           66 66 2e 0f 1f 84 00 data16 nopw %cs:0x0(%rax,%rax,1)
  12bc:
           00 00 00 00
00000000000012c0 < __libc_csu_fini>:
          f3 0f 1e fa
                           endbr64
  12c0:
  12c4:
           c3
                         retq
Disassembly of section .fini:
00000000000012c8 <_fini>:
  12c8:
          f3 Of 1e fa
                           endbr64
  12cc:
           48 83 ec 08
                            sub $0x8,%rsp
  12d0:
           48 83 c4 08
                             add $0x8,%rsp
                         retq
  12d4:
           c3
```

Objdump command yang digunakan adalah alat yang digunakan untuk disassemble program, yang berarti ia memecah kode mesin biner dari file eksekusi menjadi instruksi assembly yang lebih mudah dipahami oleh manusia. Ini seperti penerjemah yang mengambil kode yang telah dikompilasi oleh compiler (dalam bentuk biner yang hanya dipahami oleh mesin) dan mengubahnya kembali menjadi bahasa assembly, yang merupakan representasi lebih mendasar dari apa yang dilakukan oleh CPU. Dengan disassembly ini, kita bisa melihat langkah-langkah yang diambil oleh prosesor saat menjalankan program.

Pada program c++ yang dibuat sebelumnya, yang terlihat sangat sederhana, namun menghasilkan kode assembly yang sangat panjang. Ini terjadi karena program c++ masih harus menginisialisasi iostream, mengatur input/output, mengelola memori, dan melakukan optimasi agar program berjalan efisien. Selain itu, ada juga penambahan kode untuk menangani keamanan dan error. Ini semua memerlukan sejumlah besar instruksi assembly yang disebabkan oleh kompleksitas library pada C++, membuat program yang tampak sederhana dalam kode sumber menjadi jauh lebih kompleks dalam bentuk bahasa assembly.

4. Write a Makefile

Create a 'Makefile' that includes the following targets:

• 'all': Compiles the code.

Makefile yang saya buat:

- 'dump': Disassembles the compiled code.
- 'clean': Removes all output files created by 'make all' and 'make dump', but not the source code.
- 'run': Runs the compiled executable.

run: add_numbers
./add_numbers

Hasil mencoba disassemble kode menggunakan command make dump yang mana akan disassemble file executable add_numbers dan menyimpan hasilnya ke dalam file add_numbers.asm. Dan hasilnya terlihat pada gambar dibawah ini:

Menggunakan command make clean yang mana membersihkan file hasil kompilasi dan disassembly. Dan hasilnya file add numbers dan add numbers.asm sudah terhapus.

```
1 all: add_numbers
∨ task 2
  M Makefile
                                                           3 add_numbers: add_numbers.cpp
  C task2.cpp
                                                                              g++ -o add_numbers add_numbers.cpp
G add_numbers.cpp

    □ Disassemble progra...

                                                          6 dump: add_numbers
                                                                      objdump -d add_numbers > add_numbers.asm
                                                                   clean:
                                                                          rm -f add_numbers add_numbers.asm
                                                          12 run: add_numbers
                                                                           ./add_numbers
                                                        PROBLEMS OUTPUT DEBUG CONSOLE TERMINAL PORTS
                                                       100003f30: 10 00 00 b0 adrp
100003f34: 10 00 40 f9 ldr
100003f38: 00 02 1f d6 br
100003f3c: 10 00 00 b0 adrp
100003f40: 10 12 40 f9 ldr
100003f40: 10 12 40 f9 ldr
100003f40: 10 16 40 f9 ldr
100003f40: 10 16 40 f9 ldr
100003f40: 10 16 40 f9 ldr
100003f50: 00 02 1f d6 br
100003f50: 00 02 1f d6 br
100003f5c: 00 02 1f d6 br
100003f60: 10 00 00 b0 adrp
                                                                                                                                x16, 0x100004000 <_stubs+0x28>
x16, [x16, #24]
x16
x16, 0x100004000 <_stubs+0x34>
x16, [x16, #32]
                                                                                                                                 x16, 0x100004000 <__stubs+0x40>
x16, [x16, #40]
                                                                                                                                 x16, 0x100004000 <__stubs+0x4c>
x16, [x16, #72]
                                                                                                                                 x16, [x16, #72]

x16, 0x100004000 <__stubs+0x58>

x16, [x16, #80]

x16

x16, 0x100004000 <__stubs+0x64>

x16, [x16, #88]

x16
```

5. Analyze the Provided Assembly Code

Consider the following assembly code (for illustration purposes; it may not compile directly):

```
section .data

num1 dw 5
num2 dw 10
result dw 0
section .text
global _start
_start:
mov ax, [num1]
imul ax, [num2]
mov [result], ax
; Exit the program
mov eax, 1
xor ebx, ebx
int 0x80
```

Explain and describe each line of the code.

Jawab:

section .data : Ini adalah bagian deklarasi data dalam program. Di sini kita mendefinisikan variabel-variabel yang akan digunakan.

num1 dw 5 : Baris ini mendeklarasikan variabel bernama 'num1' dan memberikan nilai 5. 'dw' berarti define word, yang mengalokasikan ruang memori 16-bit untuk menyimpan nilai tersebut.

num2 dw 10 : Serupa dengan baris sebelumnya, ini mendeklarasikan variabel 'num2' dan memberikan nilai 10.

result dw 0: Ini mendeklarasikan variabel 'result' untuk menyimpan hasil perhitungan nantinya. Saat ini diinisialisasi dengan nilai 0.

section .text : Bagian ini menandai awal dari segmen kode yang akan dieksekusi.

global _start : Baris ini mendeklarasikan simbol '_start' sebagai global, yang berarti dapat diakses oleh linker.

_start: Ini adalah label yang menandai titik awal eksekusi program.

mov ax, [num1]: Instruksi ini memindahkan nilai dari alamat memori 'num1' ke register AX.

imul ax, [num2] : Ini melakukan perkalian integer antara nilai di register AX dengan nilai di alamat memori 'num2'. Hasilnya disimpan kembali di AX.

mov [result], ax: Instruksi ini memindahkan hasil perkalian dari register AX ke alamat memori 'result'.

; Exit the program: Ini adalah komentar yang menjelaskan tujuan kode berikutnya.

mov eax, 1: Mempersiapkan sistem untuk keluar dari program dengan memindahkan nilai 1 ke register EAX.

xor ebx, ebx : Menggunakan operasi XOR untuk menset register EBX ke 0, yang menandakan program berakhir tanpa error.

int 0x80: Ini adalah interrupt yang memanggil sistem operasi untuk mengakhiri program.

Pada dasarnya, program ini bermaksud untuk mengambil dua nilai (5 dan 10), mengalikannya, menyimpan hasilnya, lalu mengakhiri eksekusi.

Write the Equivalent C++ Code

Based on the provided assembly code, write a C++ program that performs the same functionality. The C++ program should produce the same result as the assembly code.

```
#include <iostream> using
namespace std;

int main() {
    // Equivalent to the 'section .data' in assembly short
    num1 = 5;
    short num2 = 10; short result
    = 0;

    // Equivalent to the computation in the 'section .text' result = num1
    * num2;

cout << "Result: " << result << endl;

// The program will automatically exit here, equivalent to the exit code in assembly</pre>
```

Program C++ yang saya buat serupa dengan kode assembly yang diberikan pada soal, karena keduanya mengikuti struktur dasar yang sama dalam hal pengelolaan data dan instruksi eksekusi. Pada program C++, variabel num1, num2, dan result berfungsi seperti bagian .data dalam assembly, tempat data disimpan. Operasi result = num1 * num2; dalam C++ setara dengan instruksi mov dan imul dalam assembly, di mana nilai dari num1 dan num2 diambil, dikalikan, dan hasilnya disimpan di result. Akhirnya, perintah cout di C++ mengeluarkan hasilnya dan program berakhir dengan return 0;, yang mirip dengan kode assembly yang menggunakan mov, xor, dan int 0x80 untuk mengakhiri program.

3. Write a Makefile

Create a 'Makefile' similar to the one used in the first task, with targets for 'all', 'clean', 'dump', and 'run'.

Makefile yang saya buat:

```
EXPLORER
                        C+ task2.cpp
                                         M Makefile ×
∨ NEW SKJ 1
                        M Makefile
                               all: task2
M Makefile
 ≣ task2
                               task2: task2.cpp
 c task2.cpp
                                 g++ -o task2 task2.cpp
                               dump: task2
                                   objdump -d task2 > task2.asm
                                  rm -f task2 task2.asm
                               run: task2
                                   ./task2
```

Menjalankan command make dump . Ini akan disassemble file executable task2 dan menyimpan hasilnya ke dalam file task2.asm . Dan terlihat sudah ada file task2.asm dan assembly code dari program c++ yang dibuat.

```
M Makefile
  EXPLORER
                                                     C task2.cpp
                                                                                                                                    task2 asm ×
∨ NEW S... [‡ = ひ ョ
                                                       task2.asm
 M Makefile
   task2.asm
                                                                   Disassembly of section __TEXT,__text:
  C task2.cpp
                                                                    00000001000030c4 < main>:
                                                                   1000030c4: ff 83 00 91 add x29, sp, #16
                                                                   1000030d0: 08 00 80 52 mov w8, #0
1000030d4: e8 03 00 b9 str w8, [sp]
                                                                   100003044: e8 03 00 b9 str w8, [sp]
1000030d8: bf c3 1f b8 stur wzr, [x29, #-4]
1000030dc: a8 00 80 52 mov w8, #5
1000030e0: a8 a3 1f 78 sturh w8, [x29, #-6]
1000030e4: 48 01 80 52 mov w8, #10
1000030e8: e8 13 00 79 strh w8, [sp, #8]
1000030f0: a8 a3 df 78 ldursh w8, [x29, #-6]
1000030f8: a8 a3 df 78 ldursh w9, [sp, #8]
1000030f8: a8 70 9 ldrsh w9, [sp, #8]
1000030f8: a8 70 9 lb mul w8, w8, w9
1000030f6: e8 0f 00 79 strh w8, [sp, #6]
                                                                    100003010: 00 70 99 10 mdc N0, N0, N3
100003010: e8 0f 00 79 strh w8, [sp, #6]
100003100: 00 00 00 b0 adrp x0, 0x100004000 <_main+0x40>
100003104: 00 3c 40 f9 ldr x0, [x0, #120]
                                                                     100003108: 01 00 00 90 adrp x1, 0x100003000 <_main+0x44>
```