#### Seminarul 3

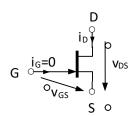
# Modelarea tranzistoarelor cu efect de câmp

https://docplayer.net/22554685-Chapter-5-field-effect-transistors-fets.html

## **S3.1. TEC-J**

## Noțiuni teoretice

Simbol și notații TEC-J cu canal n



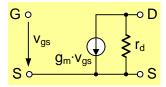
Ecuația de dispozitiv

$$i_D = I_{DSS} \left( 1 - \frac{v_{GS}}{V_T} \right)^2$$
 pentru  $V_T < V_{GS} < 0$ 

$$V_{DS,sat} = V_{GS} - V_{T}$$

Pentru  $V_{GS} < V_T$ ,  $I_D = 0$ 

#### Modelul de semnal mic al TC-J



Panta TEC-J

$$g_{m} = \frac{\partial i_{D}}{\partial v_{GS}} \bigg|_{v_{DS} = cst.} = \frac{2 \cdot I_{DSS}}{-V_{T}} \left( 1 - \frac{V_{GS}}{V_{T}} \right)$$

# Aplicații

**Ap. 1.** Pentru circuitul din fig. S3.1 se cunoaște că:  $J_1(I_{DSS}=8 \text{ mA}, V_T=-4V)$ , condensatoarele sunt de tip  $C\infty$ .

## Se cere:

- a) PSF-ul și regimul de funcționare pentru J<sub>1</sub>;
- b) Panta pentru J<sub>1</sub>;
- c) Schema echivalentă de curent alternativ;
- d) Schema echivalentă la semnal mic, frecvențe medii;
- e) Amplificare în tensiune,  $a_{\nu}$  și rezistența de intrare,  $R_i$ .

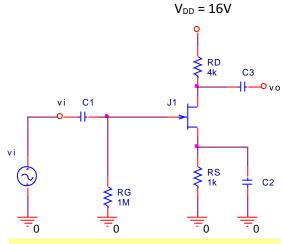


Fig. S3.1. Schema circuitului pentru ap. 1

#### Rezolvare

Schema echivalentă de c. c. este ilustrată în fig. S3.2.

$$i_D = I_{DSS} \left( 1 - \frac{v_{GS}}{V_T} \right)^2$$

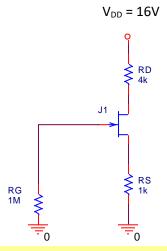
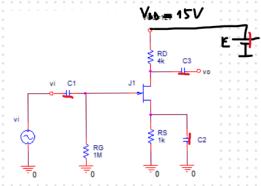
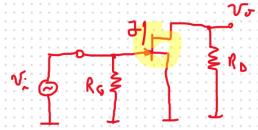


Fig. S3.2. Schema de c. c. pentru circuitul din fig. S3.1

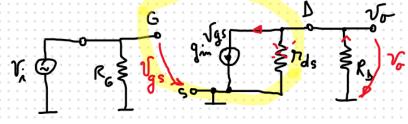
$$g_{m} = \frac{\partial \lambda_{b}}{\partial V_{GS}} = \frac{2 \cdot I_{SS}}{-VT} \left( \Lambda - \frac{V_{GS}}{V_{T}} \right) = \frac{2 \cdot 8}{4} \left( 1 - \frac{-2}{-4} \right) = 2 \frac{mA}{V}$$

a) Sch. de c.a.





d) Sch. seliv. la semuel mic, frewente medii



e) 
$$a_v = \frac{V_o}{V_s}$$
,  $V_s = V_{gs}$ 

$$V_o = -R_b \cdot g_m \cdot V_{gs} = 0 \quad A_v = -g_m R_b = 0$$

$$= -2 \frac{m^4}{V} \cdot 4kR \Rightarrow 0$$

$$4 \frac{m^4}{V} \cdot 1kR = 1$$

#### Seminarul 3

## S3.2. TEC-MOS

#### Noțiuni teoretice

Simbol, notații și ecuație de dispozitiv pentru TEC-MOS cu canal n indus

Curentul de drenă este: 
$$I_D = \beta \cdot (V_{GS} - V_T)^2, \quad \text{pentru } V_{GS} > V_T \text{ și } V_{DS} = V_{DS,sat}$$
 
$$V_{DS,sat} = V_{GS} - V_T$$
 Pentru  $V_{GS} < V_T$ ,  $I_D = 0$ 

Simbol, notații și ecuație de dispozitiv pentru TEC-MOS cu canal n inițial

Curentul de drenă este:  $i_D = I_{DSS} \left(1 - \frac{v_{GS}}{V_T}\right)^2 \text{ pentru } V_T < V_{GS}$   $V_{DS,sat} = V_{GS} - V_T$ 

$$Pentru\ V_{GS}\ < V_T,\ I_D = 0$$

# **Aplicații**

**Ap. 1.** 
$$M(\beta = 1 \text{mA/V}^2, V_T = 1 \text{V}).$$

Se cere:

- a) PSF-ul pentru M1;
- b) Regimul de funcționare pentru M1;
- c)  $g_{m} = ?$

#### Rezolvare

Ec. de dispozitiv:

$$I_D = \beta \cdot (V_{GS} - V_T)^2$$

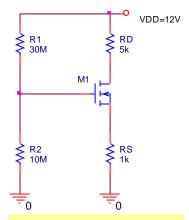


Fig. S3.3. Schema circuitului pentru ap. 1

Mark (
$$\beta = 1 \text{ and } /V^2, V_7 = 1/V$$
)

a) PSF

Ec. de disp.:

 $I_b = \beta (V_{65} - V_7)^2$  (1)

 $V_{65} \geqslant V_7$ 
 $V_{45} > V_{45}$ , not

Pf.  $V_{65} > V_7$ 
 $V_{45} > V_{45}$ , not

 $V_{6} = \frac{R_4}{R_4 + R_2}, V_{3b} = \frac{10}{10 + 30}$   $12 = 3V$ 
 $TKT(0): -V_6 + V_{65} + R_5 I_3 = 0$  (2)

 $TKT(0): -V_{63} + (R_5 + R_5)I_5 + V_{15} = 0$  (3)

 $I_5 = \frac{V_6 - V_{65}}{R_5} \implies (1)$ 
 $V_6 = \frac{V_6}{R_5} = \beta (V_{65} - V_7)^2$ 
 $3 - V_{65} = \beta (V_{65} - V_7)^2$ 
 $3 - V_{65} = V_{65} - 2 = 0$ 
 $V_{65} - V_{65} - 2 =$ 

## Seminarul 3

**Ap. 2.**  $M2(I_{DSS} = 0.5mA, V_T = -1V).$ 

Se cere:

- a) PSF-ul pentru M1;
- b) Regimul de funcționare pentru M1.

$$M2(V_{GS} = 1V, V_{DS} = 6V, I_D = 2mA)$$

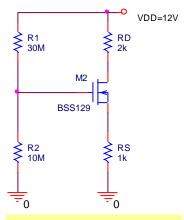


Fig. S3.3. Schema circuitului pentru ap. 1

$$M_{2}(I_{bss} = 0.5 \text{ M}, V_{7} = -1 V)$$

$$I_{G} = 0$$
a)  $f s F$ 

$$V_{6} = \frac{R_{1}}{R_{1} + R_{2}} V_{b} = 3V$$

$$T \times T(e) : -V_{6} + V_{6} + F_{3} I_{b} = 0 (3)$$

$$I_{6} = 0$$

$$V_{6} = V_{6} + V_{6} + F_{3} I_{b} = 0 (3)$$

$$I_{7} \times T(e_{7}) : -V_{6} + V_{6} + F_{3} I_{b} = 0 (3)$$

$$I_{8} = I_{6} : (1 - \frac{V_{6}}{V_{7}})^{2}(1) \cdot V_{6} > V_{7}$$

$$V_{8} > V_{8} > V_{8} > V_{8}$$

$$I_{8} = I_{8} : (1 - \frac{V_{6}}{V_{7}})^{2}(1) \cdot V_{6} > V_{7}$$

$$I_{9} = \frac{V_{6} - V_{6}}{R_{5}} \implies (1)$$

$$V_{7} = V_{7} = 0$$

$$V_{8} = I_{8} : (1 - \frac{V_{6}}{V_{7}})^{2} = 0$$

$$V_{8} = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : (1 + V_{8})^{2} = 0$$

$$V_{8} : -1 = I_{8} : I_{8}$$