

Ablauf und Reflexion der Praxisphase Teil A – Tabellarische Übersicht des Ablaufs der Praxisphase

⊠ Modul T1000 (Pi	raxis 1.+2. Sem	ester)				
☐ Modul T2000 (Pi	raxis 3.+4. Sem	ester)				
☐ Modul T3000 (Pi	raxis 5. Semest	er)				
Studiengang Info	ormatik an de	er DHBW	/ Stuttgart			
Studierende/r:	Marius Hegele		Ausbildungsbet	rieb: IBM De	eutschland	d
Matrikelnummer:	8786673		Ausbildungsleit	ung: <mark>Jürge</mark> n	Erath	
Geburtsort/-datum:	Dillingen, 11.04	.97	Kurs:	TINF1	7A	
Lernort/Abteilung	Praxisthemen				Zeitraum Von KW/Jah bis KW/Jahr	ır
Ehningen	Agiler Rebuild eine Web-Engineering	Agiler Rebuild einer internen Aufwandserfassungssoftware – Web-Engineering			40/17 – 47/17	8
Böblingen	Optimierung und Automatisierung eines Xilinx- basierten Simulation-Build-Flows				10/17 – 18/17	9
Bestätigungsvermer	k des Ausbildun	gsbetriebe	es			
Hier wird bestätigt, das des Praxisplanes des				äß der Modu	Ibeschreib	oung und
Die Projektarbeit entspricht den Anforderungen					Ja O	Nein
T2000/T3000: Der betriebliche Bewertungsvorschlag liegt bei					Ja O	Nein
Die Stärken und Schwächen der Dokumentation wurden anhand des Bewertungsschemas* mit der/dem Studierenden besprochen * Bewertungsschema gilt nicht für T1000					Ja O	Nein
Name des Verantwort	DiplIng.	(BA) Holger Hor	bach			
Akad. Grad/Titel, Funk	B. Sc. Verification Engineer					
Datum:		Unterschr	ift:	(Ausbildungsl	eitung)	