

Proceso	Llegada	CPU	Prioridad	I/O (rec,ins,dur)	0	1	2	3	4	5	6
P1	0	4		(R1, 2, 1)	>1	2	R1			3	4<
P2	2	6		(R2, 3, 1) (R2, 5, 2)			>1	2	3	R2	
P3	3	4						>			
P4	6	5		(R3, 1, 2) (R3, 3, 1)							>
P5	8	2									
FCFS			R Queue		1	2	1	3	2	4	5

CPU osea por un instante

Proceso	Llegada	CPU	Prioridad	I/O (rec,ins,dur)	0	1	2	3	4	5	6
P1	0	4		(R1, 2, 1)	>1	2	R1		3	4<	
P2	2	6		(R2, 3, 1) (R2, 5, 2)			>1	2			
P3	3	4						>			1
P4	6	5		(R3, 1, 2) (R3, 3, 1)							>
P5	8	2									
RR TV	Q=2		R Queue		1	2	1	3	2	4	3

b)

Proceso	Llegada	CPU	Prioridad	I/O (rec,ins,dur)	0	1	2	3	4	5	6
P1	0	4		(R1, 2, 3) (R1, 3, 2)	>1	2	R1	R1	R1		
P2	2	6		(R2, 3, 2)			>1	2	3	R2	R2
P3	3	4		(R2, 2, 3)				>		1	2
P4	6	5		(R1, 1, 2)							>
P5	8	2									
FCFS			R Queue		1	2	3	1	4	2	5
			R1 Queue		1	1	4				
			R2 Queue		2	3					

Proceso	Llegada	CPU	Prioridad	I/O (rec,ins,dur)	0	1	2	3	4	5	6
P1	0	4		(R1, 2, 3) (R1, 3, 2)	>1	2	R1	R1	R1		
P2	2	6		(R2, 3, 2)			>1	2			3
P3	3	4		(R2, 2, 3)				>	1	2	R2
P4	6	5		(R1, 1, 2)							>
P5	8	2									
RR TV	Q=2		R Queue		1	2	3	2	1	4	5
			R1 Queue		1	1	4				
			R2 Queue		3	2					

