

[illegible][illegible]

Proceso	Llegada	CPU	Prioridad	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20		TR	TE
P1	0	4		>1	2	3		4<																		5	1
P2	2	6				>	1			2			3				4				5		6<			18	12
P3	3	4					>		1		2			3				4<								12	8
P4	6	5								>		1				2				3		4		5<		15	10
P5	8	2										>			1				2<							8	6
RR TV	Q=1		R Queue	1	1	1	2	1	3	2	3	4	2	3	5	4	2	3	5	4	2	4	2	4		11.6	7.4

[illegible]