

Sobre

Metodologia

A disciplina é baseada em tutoriais, onde os conceitos teóricos e práticos são apresentados. O aluno deve seguir o material conforme é apresentado (na sequência) pois o mesmo foi concebido de maneira incremental. Cada tutorial (ou série de) possui uma entrega (APS) que deve ser realizada, o tutorial é ponto de entrada para a entrega, porém vai além em compreensão e conceitos.

Objetivos de Aprendizagem

1. Formular soluções que satisfazem requisitos de hardware e software de projetos com FPGA-SoC (System-on-a-chip)
2. Integrar em um protótipo solução para um sistema embarcado com requisitos de processamento e/ou tempo real via FPGA-SoC
3. Interfacear diferentes módulos em um sistema embarcado (processadores, firmware e sistema operacional)

Avaliação

- Entregas das APS
- Tutorial