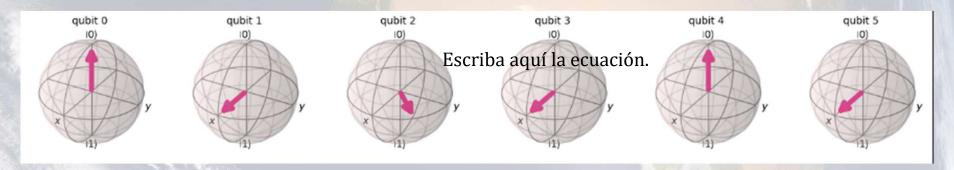


### Ing. Esp. Martin Paura Bersan

- Ingeniero Electrónico/Sistemas Embebidos-Procesamiento de Señales
- Director Adjunto del Departamento de Sistemas Digitales y Datos ITBA
- Líder de Proyectos de lyD en Eletropatagónia S.A.
- Docente del Instituto Tecnológico de Buenos Aires Área Procesamiento de Señales
- Ing. Especialista implementación sobre FPGA del Proyecto FOCUS

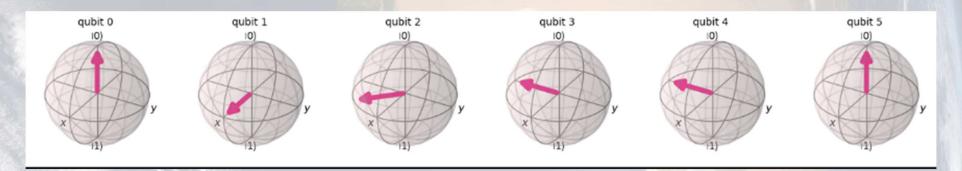
# Breve introducción de Principio Aplicado (Producto de números complejos)



Señal de Recepción Coincide con Tiempo de Propagación

$$Z = e^{J\alpha} \times e^{-j\beta}$$

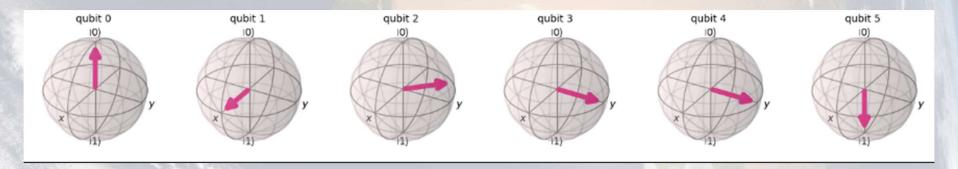
# Breve introducción de Principio Aplicado (Producto de números complejos)



Señal de Recepción Contrafase con Tiempo de Propagación

$$Z = e^{J\alpha} \times e^{-j\beta}$$

# Breve introducción de Principio Aplicado (Producto de números complejos)



Señal de Recepción Contrafase con Tiempo de Propagación

$$Z = e^{J\alpha} \times e^{-j\beta}$$

### Descripción técnica - conceptual

Implementación de sistema de radar de apertura sintética.



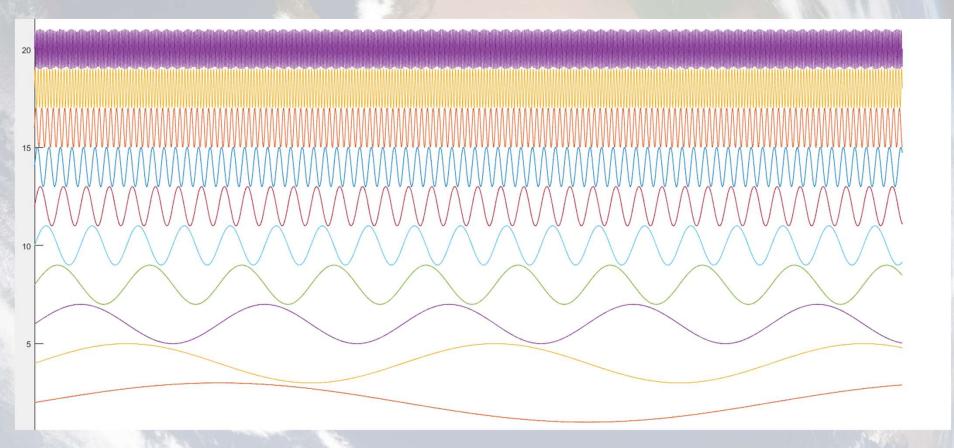
FIGURA 1.2. Proceso de emisión y sensado para obtener información SAR [2].

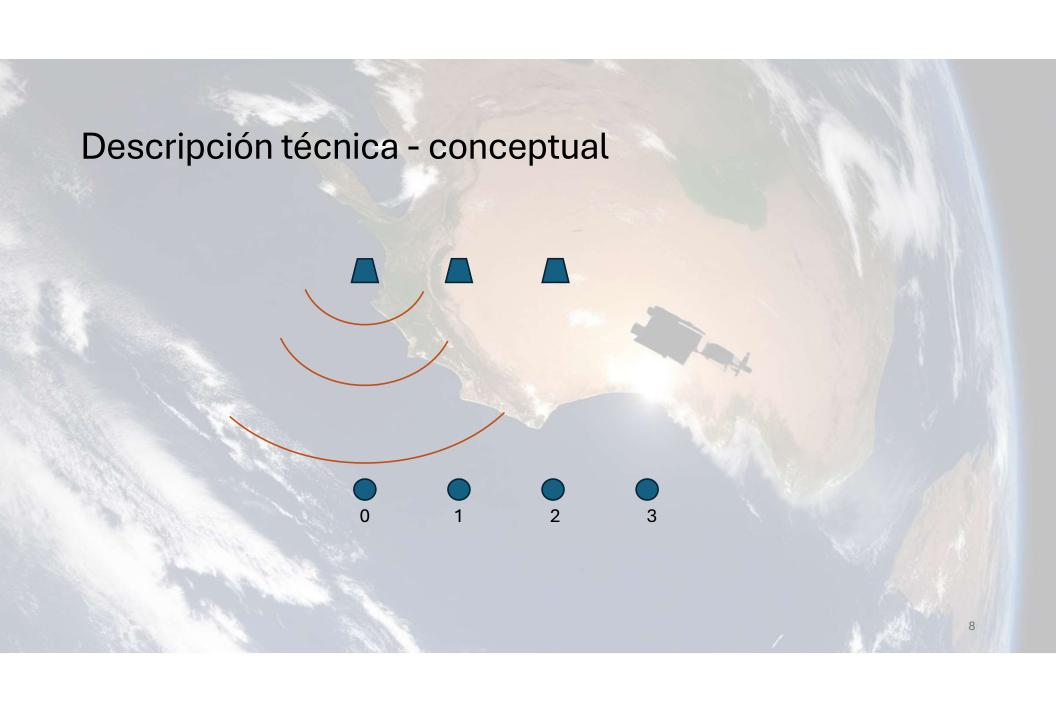
ICEYE. Product documentation.

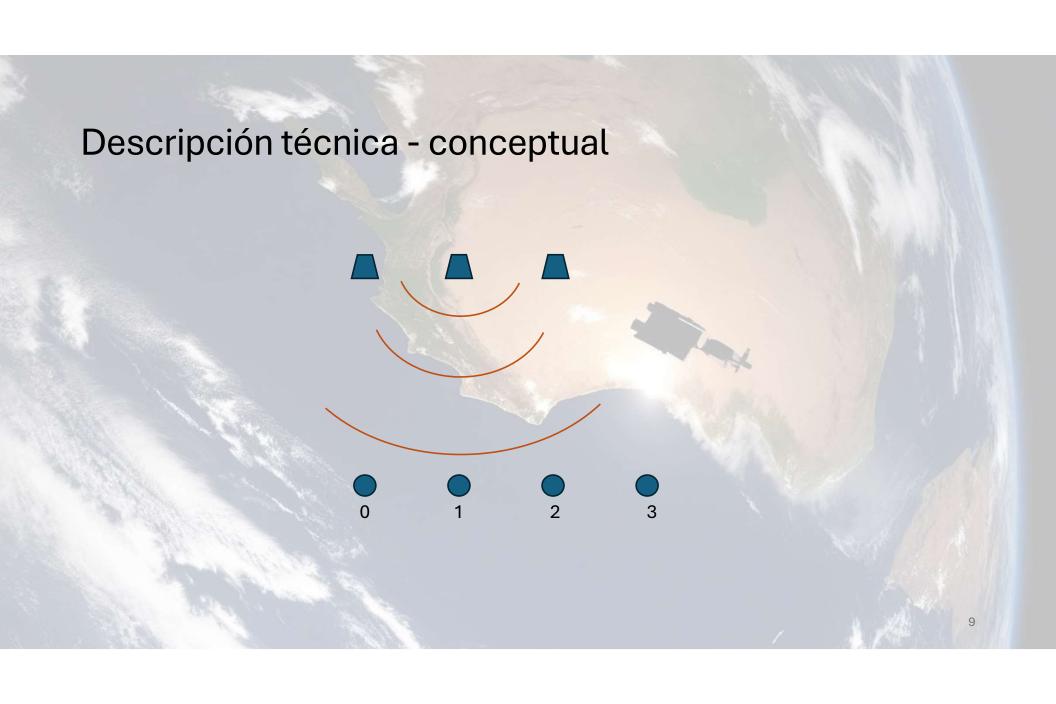
https://sar.iceye.com/5.0/OverviewOfSAR/remarkableStory

Dic. de 2022.

### Descripción técnica - conceptual

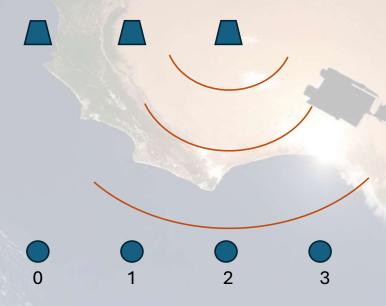






### Descripción técnica - conceptual

"K" Posiciones de emisiones de Pulsos



"N" Puntos en la Grilla

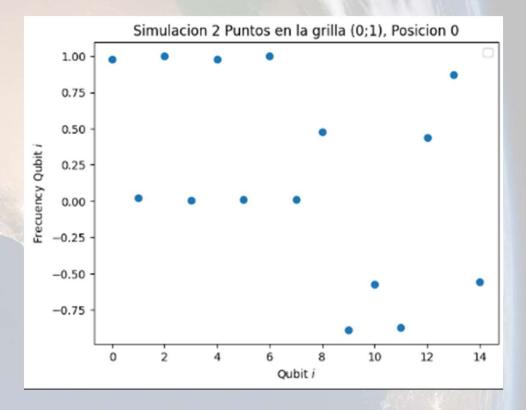
"F" Frecuencias Distintas de Emisión

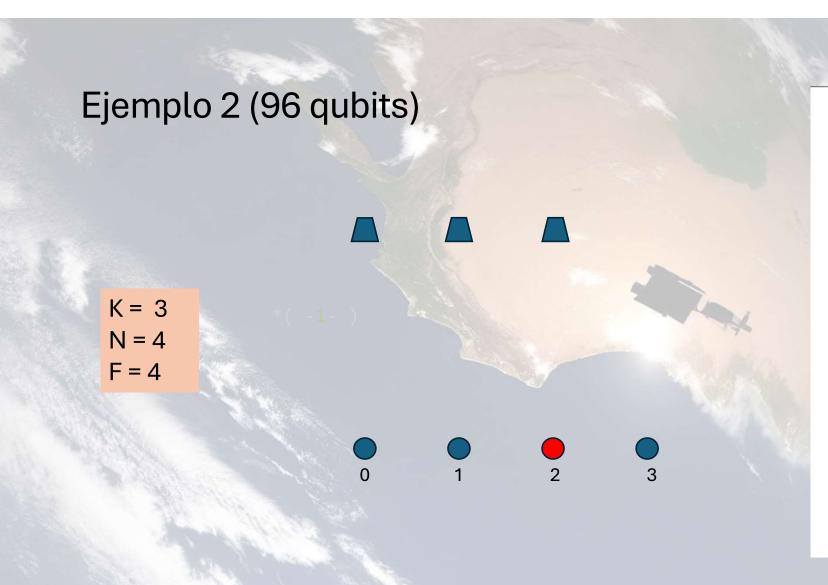
### Ecuaciones Principales FDBP

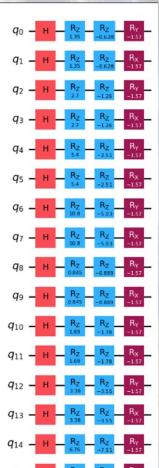
$$I_n = \frac{1}{N_f N_p} \sum_k R_{n,k}^2 F_n^{(k)}$$

$$F_n^{(k)} = \sum_{i}^{J} S_{k,i} e^{j\frac{4\pi f_i}{c}(R_{n,k} - R_o)}$$

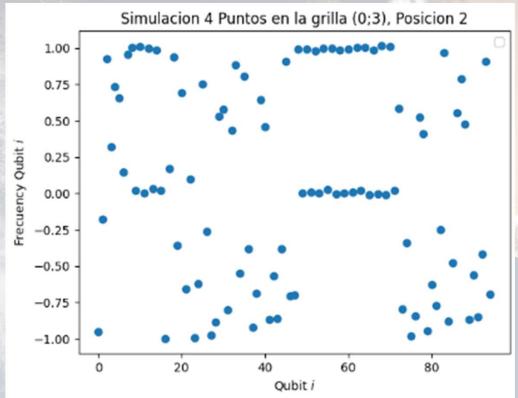
# Ejemplo 1

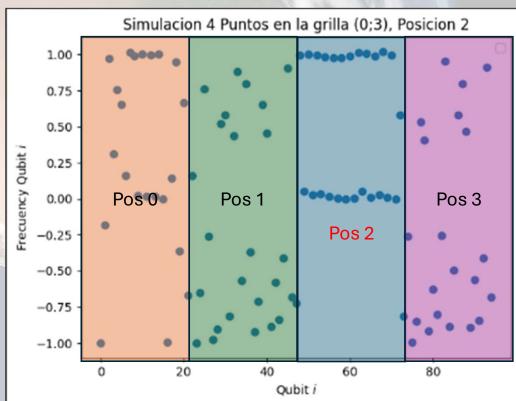




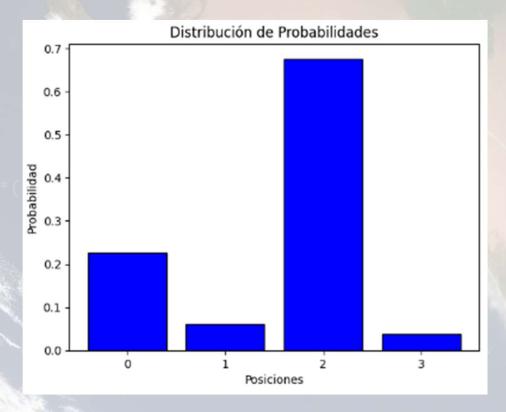


### Ejemplo 2 (96 qubits)

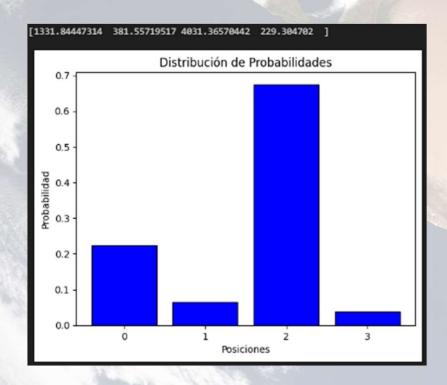


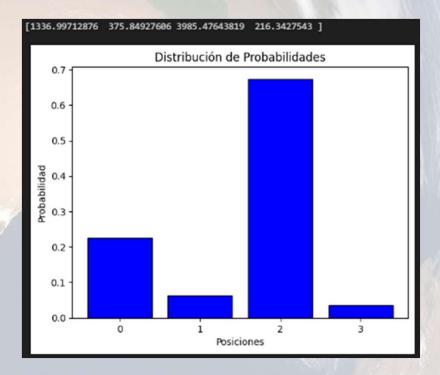


### Ejemplo 2 (96 qubits)-Continuación

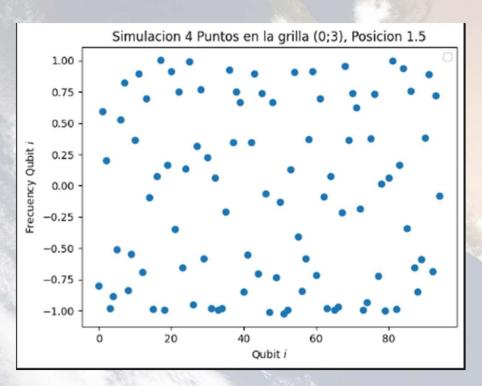


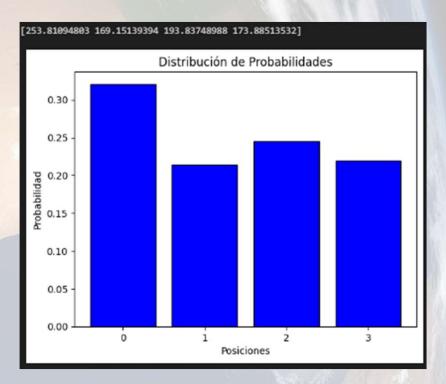
### Ejemplo 2 (Otras Corridas)



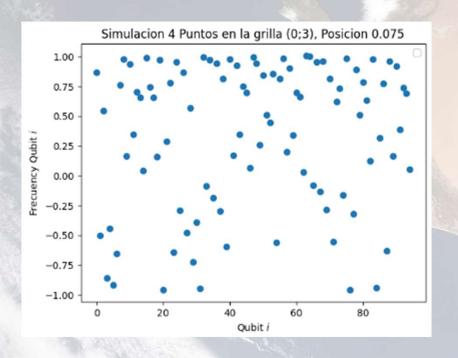


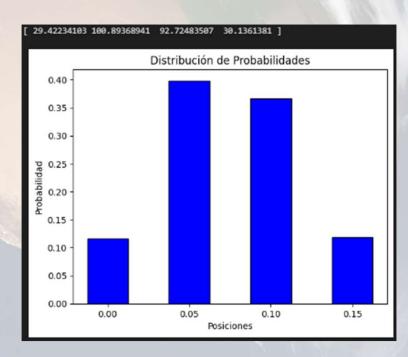
### Ejemplo 2 otra posición con bajo BW



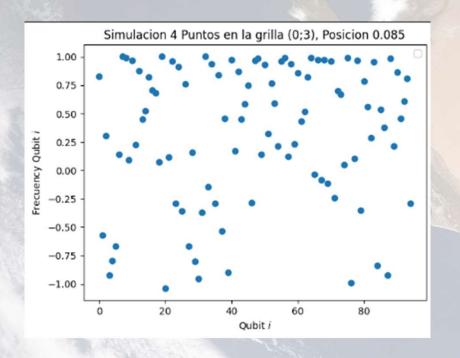


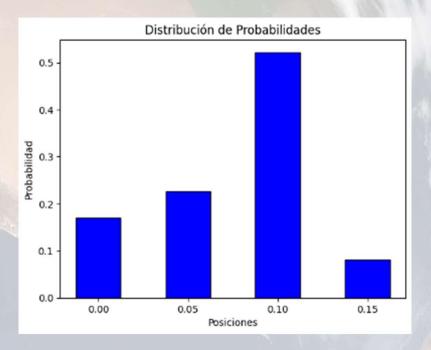
### Ejemplo 3 Menor disntacia (Mejora BW)



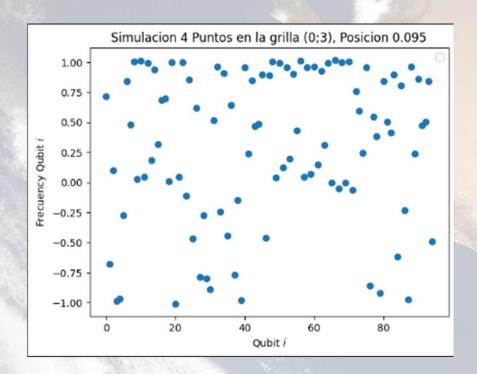


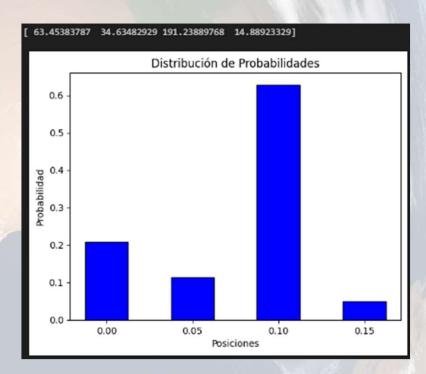
### Acercando a la posición X=0.10



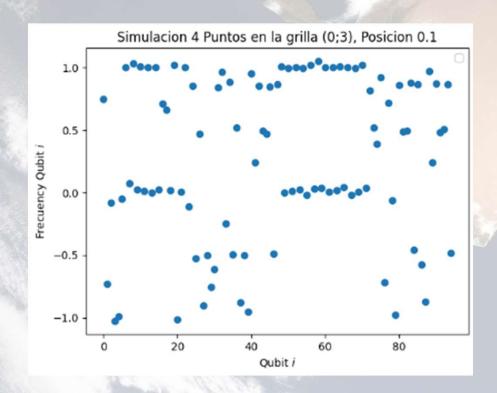


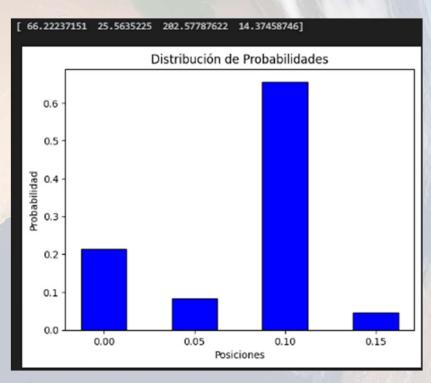
### Mas Cerca...



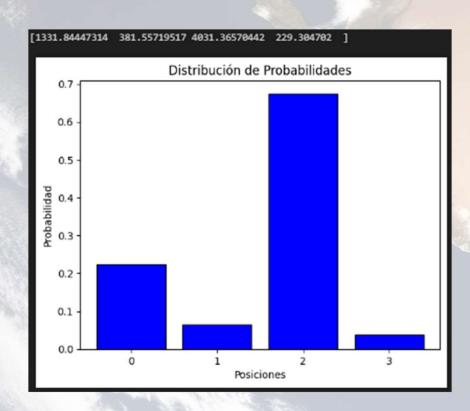


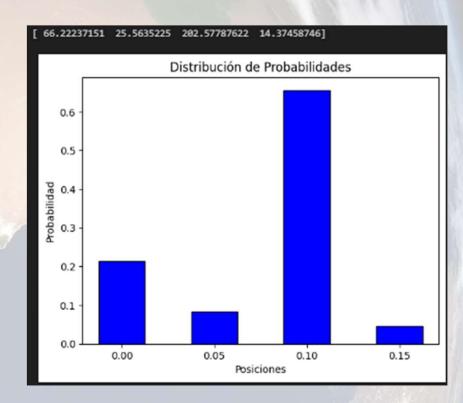
### Llegamos





### Llegamos





### Como sigue...

- Verificar ecuaciones para Implementación en el formato propuesto.
- Realizar análisis de precisión y errores de propagación.
- Analizar la factibilidad de desarrollo por etapas para incrementar la cantidad de Qbits (muestras).
- Ensayos para confirmar tiempos de ejecución y realizar análisis comparativo con sistemas clásicos.

# Las preguntas... En el workshop.

https://github.com/martinpaurabe/PracticaQC.git

