

1. З якими пристроями забезпечує роботу процесора північний міст чіпсета?
 - з пам'яттю і відеосистемою
 - із інтерфейсами PCIe
2. Що таке вектор переривання?
 - Вектор переривання – це вказівник на відповідну програму обслуговування
3. Які регістри виконують функції адресних?
 - SI
 - DI
 - SP
4. Якщо адреса порту уведення-виведення буде більшою за 256, то вона міститься у регістрі
 - DX
5. Який розмір може мати таблиця глобального дескриптора (GDT) у 32-розрядних мікропроцесорах?
 - від 8 байт до 64К
6. Яку інформацію містить регістр вказівника команд EIP 32-розрядного процесора Intel?
 - зміщення наступної команди, яку потрібно виконати
7. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 5 машинних команд з 30 тактів до
 - 10 тактів
8. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 6 машинних команд з 36 тактів до
 - 11 тактів
9. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 7 машинних команд з 42 тактів до
 - 12 тактів
10. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 8 машинних команд з 48 тактів до
 - 13 тактів
11. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 9 машинних команд з 54 тактів до
 - 14 тактів
12. Конвеєр операцій з M позицій дозволяє скоротити час виконання N машинних команд з $M \cdot N$ тактів до
 - $N + M - 1$ тактів
13. Який максимальний обсяг може мати стек в реальному режимі роботи процесора?
 - 65536 байт
14. Які з перелічених відповідей відображують особливості архітектури Nehalem?
 - техпроцес – 45 нм. підтримка пам'яті DDR3, всі ядра розміщені на одному кристалі
 - на самому процесорі розташований двоканальний або триканальний контролер оперативної пам'яті DDR3
 - в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро
 - містить загальну для всіх ядер кеш-пам'ять третього рівня
15. З якими пристроями забезпечує роботу процесора південний міст чіпсета?
 - із зовнішніми пристроями
16. Які регістри зберігаються у стеку перед опрацюванням переривання?
 - Регістр ознак, регістр команд, сегментний регістр коду
17. Який розмір може мати таблиця локального дескриптора (LDT) у 32-розрядних мікропроцесорах?
 - від 8 байт до 64К
18. Векторний процесор – це

- процесор, в якому операндами деяких команд можуть виступати впорядковані масиви даних - вектори
19. Для чого потрібна LDT у 32-розрядних мікропроцесорах? Де зберігаються вказівники на їх поточні значення?
 - Таблиця локального дескриптора (LDT) містить дескриптори, які асоціюються (співвідносяться) з заданою задачею і забезпечують механізм для ізоляції коду і сегмента даних заданої задачі від решти операційної системи. Вказівники на їх поточні значення зберігаються у регістрі LDTR.
 20. Для чого використовують у сучасних мікропроцесорах режим системного керування SMM?
 - набір команд для реалізації системи керування енергоспоживанням
 21. Що відбувається з показником стека (регістром SP) при приміщенні даних у стек?
 - Він зменшується
 22. Постійний запам'ятовуючий пристрій служить для:
 - зберігання програм початкового завантаження комп'ютера і тестування його вузлів
 23. Що розуміють під терміном переривання у 32-розрядних процесорах?
 - Переривання – це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки)
 24. Що таке стекова пам'ять?
 - Стек – це область пам'яті, спеціально виділена для тимчасового зберігання параметрів чи програмних даних, які необхідні для інформаційного зв'язку програм і процедур.
 25. Яка формула є правильною для визначення максимального розміру віртуальної пам'яті на задачу у 32-розрядному процесорі?
 - $2^{14} * 2^{32} = 2^{46} = 64 \text{ Тбайти}$
 26. Скільки прямо доступних сегментів пам'яті містить базова архітектура 32-розрядного процесора Intel?
 - шість, кожний розміром до 4 Гбайт
 27. Яка пара регістрів характеризує рядок-приймач?
 - ES, DI
 28. Яка пара регістрів характеризує рядок-джерело?
 - DS, SI
 29. З якою метою у процесорі запроваджено розширення MMX?
 - Розширення MMX використовують для організації мультимедійної роботи та опрацювання 2D і 3D графічних файлів.
 - Розширення MMX використовують для організації опрацювання потокових відео.
 30. Вкажіть найшвидший вид пам'яті при обміні даними:
 - Кеш-пам'ять 1 рівня
 31. Що таке обчислювальний кластер?
 - Декілька незалежних обчислювальних вузлів(серверів), що використовуються спільно і працюють як одна система переважно для збільшення швидкості обчислень за допомогою паралельних обчислень.
 32. На базі яких схем функціонує динамічна пам'ять сучасного комп'ютера?
 - схем на базі конденсаторів
 33. Один з периферійних пристроїв Вашого ПК використовує сигнал NMI для повідомлення про виняткову ситуацію. Яке переривання слід обробляти процесору для отримання цих повідомлень?
 - 02h
 34. Які типи адресних просторів у IBM-подібних ПК Ви знаєте?
 - Логічний, лінійний і фізичний
 35. Для чого потрібні регістри DR?
 - Для забезпечення режиму налагодження
 - Для організації покрокового режиму роботи мікропроцесора

36. Що називаємо виконавчою адресою у у IBM-подібних ПК?
- Виконавча адреса – це переміщувана адреса всередині сегмента пам'яті, яка обчислюється за певними правилами
37. Яку дію виконує команда out dx, ax?
- Виводить два байти регістра AX в 16-бітний порт з номером, зазначеним у регістрі DX
38. Які з перелічених відповідей відповідають особливостям архітектури Intel Haswell?
- Повністю новий дизайн кеша, покращені механізми енергозбереження
 - Підтримка технології Thunderbolt, можливий інтегрований векторний співпроцесор
 - Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add)
 - Розширення команд TSX для апаратної підтримки транзакційної пам'яті
39. До внутрішньої пам'яті комп'ютера не відносяться:
- Жорсткий диск
40. Як називається область пам'яті певного призначення, всередині якої підтримується лінійна адресація?
- Сегмент
41. Яка відмінність між скалярним і суперскалярним процесором?
- Скалярним називають процесор з єдиним конвеєром виконання команд, а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно
42. Який розмір може мати таблиця дескриптора переривань (IDT) у 32-розрядних мікропроцесорах?
- від 8 байт до 64К
43. Скільки рівнів кеш-пам'яті застосовують у сучасних процесорах?
- 1-4
44. У чому суть архітектури з неоднорідним доступом до пам'яті (NUMA) ?
- організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір.
 - на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер
 - доступ до різних областей спільної пам'яті в паралельних архітектурах EOM займає різний час, тому ці архітектури називаються неоднорідними
45. Після вимикання комп'ютера вся інформація стирається з
- оперативної пам'яті
 - КЕШ-пам'яті
46. Як можна дізнатися процесору, де подивитися інформацію про сегмент, ґрунтуючись на інформації з селектора?
- проаналізувавши поля дескриптора сегменту, використавши селектор (вміст сегментного регістра від 2 до 15 розряду) у ролі вказівника дескриптора
47. Що означає увімкнення 14-го біта регістра ознак (NT) в «1»?
- сегмент стану TSS поточного завдання забезпечує зворотний зв'язок з TSS попередньої задачі
 - поточне завдання «вкладене» в іншу, перервану задачу
48. Які функції виконує BIOS?
- BIOS – базова система вводу-виводу, призначена для зняття залежності операційної системи від апаратних особливостей конкретної системної плати
 - BIOS – зберігається у постійній пам'яті і виконує початкову ініціалізацію машини після її увімкнення
49. Як розрізняють переривання залежно від причини їхньої появи?
- Залежно від природи їх появи переривання розрізняють внутрішні і зовнішні
50. Як розрізняють переривання залежно від способу реагування на їхню появу?

- Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані.
51. Скільки рівнів захисту має 32-розрядний процесор?
- 4 рівні: 0 – найвищий, 3-ий - найнижчий
52. Що таке дескриптор? Виберіть правильні відповіді
- Дескриптори – це структури даних, які використовують для означення властивостей програмних елементів (сегментів, вентилів і таблиць).
 - Дескриптор визначає положення елемента у пам'яті, розмір області, яку він займає (тобто межу), його призначення і характеристику захисту
53. За якими адресами (молодшими чи старшими) зберігається байт молодшого порядку у подвійному слові?
- 16-бітове слово уводиться у пам'ять так, що старший байт міститься у комірці з більшим номером
54. У чому суть технології HyperThreading (віртуальна багатопоточність)?
- технологія, яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність
 - технологія «одночасної багатонитевості», яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30%
55. Оперативна пам'ять має наступну структуру:
- складається з комірок, кожна комірка має адресу і вмістиме.
56. Як називають виняток, який виявляється і опрацьовується одразу після виконання команди з помилкою?
- Пастка
57. Ключовими особливостями захищеного режиму є:
- свопінг сторінок
 - захист пам'яті
 - багатозадачність
58. Які функції виконує конвеєр процесора EOM?
- Конвеєр – це пристрій, у якому в процесі виконання команд програми відбувається суміщення етапів (стадій) виконання для декількох команд
59. Які типи архітектур кеш-пам'яті маємо залежно від способу відображення блоку основної пам'яті на рядок кешу?
- Розрізняють три типи: кеш прямого відображення, повністю асоціативний кеш, набірно-асоціативний кеш.
60. КЕШ пам'ять, в якій будь-який рядок основної пам'яті може розміщуватися в будь-якому рядку буферної пам'яті – це
- повністю асоціативна кеш-пам'ять
61. Які з перелічених відповідей можливі у архітектурі Broadwell?
- техпроцес — 14 нм, наявність команд для попереднього вибирання рядка кеш-пам'яті
 - наявність команд для роботи з числами довільної точності
 - наявність команд для генерації випадкового числа розміром 16, 32 або 64 біта.
62. Яка розрядність адресної шини у мікропроцесорі Intel 8086?
- 20
63. У чому полягає спеціальне призначення базових (BX, BP) та індексних (SI, DI) регістрів в реальному режимі роботи процесора?
- Тільки ці регістри можуть використовуватися для адресації масивів даних з використанням зміщення
64. Який сегментний регістр за замовчанням використовується при посиланнях на дані, що знаходяться в стекові?
- SS
65. Для чого використовується сегментний регістр CS?

- Сегментний реєстр CS завжди вказує сегментну адресу сегменту коду програми
66. КЕШ пам'ять призначена для:
- підвищення продуктивності процесора
 - тимчасового зберігання часто використовуваних даних
67. У яких випадках деякі команди використовують певні реєстри неявно?
- перекодування (реєстр BX),
 - множення, ділення байтів (реєстр AH),
 - операції з рядками (реєстри SI, DI)
68. Скільки 16-бітових портів може мати 32-розрядний процесор?
- 32768
69. Мінімальною адресною одиницею є у процесорах фірми Intel є
- байт
70. Необхідно адресувати велику кількість даних, що знаходяться в стеку. Які два реєстри доведеться використовувати найбільш часто, оскільки вони за замовчуванням пов'язані з сегментним реєстром SS?
- BP
 - SP
71. Які дії виконує центральний процесор у разі появи сигналу в лінії RESET
- встановлює у реєстрі ознак біт IF = 0;
 - занулює вказівник команд IP
 - засилає шістнадцятковий код FFFF у реєстр сегмента команд
72. Як називається таблиця дескрипторів переривань в захищеному режимі?
- Таблиця дескрипторів переривань (IDT), яка містить дескриптори переривань, які відображають адреси 256 векторів переривань. Вказівники на їх поточні значення зберігаються у реєстрі IDTR.
 - Таблиця дескрипторів переривань (IDT), де можуть бути тільки вентиля задачі, переривань і пасток
73. Як може змінити рівень привілеїв даних або процедур 32-розрядний процесор?
- За допомогою спеціальних пристроїв – шлюзів або вентилів.
74. Який розмір стекового сегмента у 32-розрядних мікропроцесорах Intel?
- 64K
75. Реєстр процесора AX, використовуваний у більшості математичних операцій для зберігання, як аргументу, так і результату, часто називається
- Акумулятором
76. Яка відмінність між перериваннями процесора внутрішніми і зовнішніми?
- Внутрішні і зовнішні переривання розрізняють, залежно від природи їх появи.
77. Де зберігається селектор і що це таке?
- селектор – це вміст сегментного реєстра і відіграє роль вказівника дескриптора сегменту.
78. Який розмір сторінки можливий у архітектурі x86_64?
- 4K, 2M;
79. Який з наступних реєстрів є вказівником стеку?
- SP;
80. Протокол наскрізного запису WT використовується
- для запису безпосередньо в пам'ять і кеш одночасно
81. Ви зберігаєте в стеку реєстри AX, BX, CX, DX. У якому порядку необхідно витягати їх з стека?
- DX, CX, BX, AX
82. Для того, щоб інформація зберігалася після вимикання комп'ютера, її треба записати:
- в ПЗП
 - на жорсткий диск
83. Скільки є типів сегментів оперативної пам'яті у IBM-подібному ПК і яких?

- 3 типи: сегменти команд, даних і стеку.
84. Який розмір пам'яті введення/виведення I за допомогою яких команд реалізовано ввід/вивід у процесорах Intel?
- 64 К. команда введення IN виведення OUT
85. Які біти і в яких регістрах відповідають за вминання сторінкового режиму доступу до пам'яті?
- 31 біт регістра CR0
86. Яка відмінність між перериванням і винятком?
- Відмінності між перериваннями і винятками полягають в тому, що переривання опрацьовують асинхронні зовнішні умови, тоді як винятки – помилки команд
87. Процес пошуку та усунення помилок у програмі, вироблений за результатами її прогону на комп'ютері, має назву
- налагодження
88. У захищеному режимі роботи процесора початкові адреси сегментів отримують:
- вибиранням адреси з таблиць сегментних дескрипторів, вхід до яких задається вмістами сегментних регістрів
89. Скільки розрядів містить сегментний регістр у 32-розрядному мікропроцесорі фірми Intel?
- 16
90. Який теоретичний максимум для загального віртуального адресного простору на 32-розрядних операційних системах?
- 4 Гб
91. Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?
- Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів. Інформації про конфігурації тощо).
 - Збереження конфіденційності Інформації у системах, де працює багато користувачів.
 - Реакція на помилки та аварійні ситуації: контроль за нормальним функціонуванням обладнання.
92. Скільки бітів у пам'яті процесора займає чотирикратне беззнакове ціле?
- 64
93. Які функції DMI вузла у сучасних мікропроцесорах?
- послідовна шина розроблена фірмою intel для з'єднання південного моста материнської плати
94. Які регістри визначають у мікропроцесорі поточні сегменти даних?
- DS, ES, FS, GS
95. Для чого потрібні регістри TR?
- Для забезпечення режиму тестування
96. л
97. л
98. л
99. л

1. Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?
 - Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів.,
 - Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.
2. Яка типова швидкість опрацювання команд у ЕОМ 1-го покоління?
 - 100 – 20000 операцій за секунду.
3. Які головні функції виконує регістр?
 - Регістр – це вузол ЕОМ, який виконує тимчасове збереження та перетворення інформації
4. Які функції регістрів і які типи регістрів використовують у побудові ЕОМ?
 - Регістр - це вузол ЕОМ. який виконує тимчасове збереження та перетворення інформації. Регістри є послідовні і паралельні, одно- і двотактні, зсувні і перетворювальні.
5. Магістрально - модульний принцип архітектури ЕОМ передбачає таку організацію апаратних засобів, за якої:
 - всі пристрої зв'язані один з одним через спеціальну багатопровідну шину, яку називають магістраллю.
6. Яке десяткове число записане у регістрі AX=0000000100000001
 - 257
7. Яке десяткове число записане у регістрі AX=будь-яке 16-бітне
 - Просто перетворюєте двійкове число у десяткове
8. Яка розрядність адресної шини у 32-мікропроцесорах Intel Pentium Pro і пізніших моделях?
 - 36
9. Множинний потік команд і одиночний потік даних –це архітектура:
 - MISD
10. Одиночний потік команд і одиночний потік даних –це архітектура:
 - SISD
11. Множинний потік команд і множинний потік даних –це архітектура:
 - MIMD
12. Одиночний потік команд і множинний потік даних –це архітектура:
 - SIMD
13. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає побудову конвеєра?
 - MISD
14. Формат мікрокоманд включає наступні поля:
 - Поле коду виконуваної команди
 - Поле адреси наступної мікрокоманди
15. Яке десяткове число записане у BCD представленні X=10001001?
 - 89
16. Яке десяткове число записане у BCD представленні X=10010101?
 - 95
17. Яке десяткове число записане у BCD представленні X=довільне восьмибітне число?
 - Ділите біти посередині і перетворюєте в десятковий кожен половину
18. Кому з вчених належить ідея виготовлення мікросхем?
 - Джеку Кілбі, 1958
19. Згідно до принципів фон-Неймана комп'ютер повинен містити:

- арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації
20. Скільки розрядів відводиться для зберігання подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?
- 64
21. Скільки однорозрядних виходів містить дешифратор на 4 входи?
- 16
22. Скільки однорозрядних виходів містить дешифратор на 7 входів?
- 128
23. Скільки однорозрядних виходів містить дешифратор на N входів?
- 2^N
24. Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?
- 1024
25. Яке максимальне число імпульсів порахує двійковий N-розрядний лічильник?
- 2^N
26. Що таке RISC- архітектура комп'ютерних систем. Вкажіть правильні відповіді.
- Архітектура RISC використовує порівняно невеликий (скорочений) набір найуживаніших команд,
 - RISC-архітектуру характеризує те, що всі команди мають однаковий формат, працюють з операндами, які розташовані у регістрах процесора.
27. Скільки розрядів відводиться для зберігання довгого подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?
- 80
28. Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?
- 8 байт
29. Хто вперше і коли (серед відомих історичних фактів) побудував електромеханічну обчислювальну машину?
- Конрад Цузе, 1941
30. Хто очолював роботу зі створення першої в Україні ЕОМ і як вона називалася?
- О.С.Лебедєв, МЭСМ
31. Яка з відповідей правильно описує роботу jk-тригера?
- тригер змінює свій стан у разі надходження імпульсу на вхід синхронізації при $j=k=1$
32. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає створення структур векторного або матричного опрацювання даних?
- SIMD
33. Що означає термін VLIW-архітектура?
- VLIW - архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.
34. Який тип даних називаємо символом?
- Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.
35. Скільки розрядів мають регістри співпроцесора, які опрацьовують формати даних з плаваючою комою?
- 32, 64, 80
36. Що таке суматор?
- Суматор – пристрій, що виконує сумування чисел на підставі правил порозрядного додавання з урахуванням переносів, які спрямовують у старші розряди
37. У чому полягає суть лічильного тригера?
- Цей тригер змінює свій стан у разі надходження кожного вхідного імпульсу

38. Що означає термін MISC-архітектура?

- MISC-архітектура характерна для ЕОМ, які мають мінімальний набір інструкцій

39. Які з наведених операційних систем належать до категорії багатокористувачьких?

- UNIX, Windows NT

40. Яка з відповідей правильно описує роботу Т-тригера?

- тригер змінює свій стан у разі надходження кожного вхідного імпульсу

41. Як оптимально побудувати десятковий лічильник?

- Увести обернені зв'язки у двійковому лічильнику зі старших розрядів

42. Де найчастіше реалізують тип взаємодії потоку команд і потоку даних БКОД?

- Для реалізації конвеєрного опрацювання даних

43. Чому дорівнює 1 мегафлопс?

- мільйону операцій з плаваючою комою за секунду

44. Які типи даних використовує технологія MMX?

- почетверене слово
- упаковані 8-байтові структури

45. Тактова частота процесора - це:

- число імпульсів за одну секунду, які виробляє високоточний генератор для синхронізації;

46. У чому полягає суть роботи дешифратора?

- Дешифратор – пристрій який виконує перетворення n-розрядного двійкового коду в однорозрядний з основою $p=2^n$;

47. Скільки можливих слів можна скласти з 4-х бітів?

- 16

48. Скільки можливих слів можна скласти з N бітів?

- 2^N

49. Результат додавання двох двійкових чисел 1011, 11 +11, 11 дорівнює:

- 1111, 10

50. Результат додавання двох двійкових чисел X + Y дорівнює:

- Додаєте в стовпчик двійкові числа (або юзаєте калькулятор)

51. Що таке CISC- архітектура комп'ютерних систем?

- CISC архітектура комп'ютера передбачає наявність повного набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.

52. Хто вперше і коли (серед відомих історичних фактів) запропонував проект механічної машини, спроможної додавати 13-розрядні десяткові числа?

- Леонардо да Вінчі, 1452-1519

53. Вам необхідно отримати побітове представлення числа. Яка ознака братиме участь в операції перевірки установки / скидання кожного з бітів числа за умови, що використовується команда зсуву?

- ознака переносу

54. Хто вперше і коли (серед відомих історичних фактів) запропонував використовувати для введення і запам'ятовування інформації перфокарти?

- Жозеф Марі Жакар, 1799

55. Принцип відкритої архітектури полягає в наступному:

- Регламентуються і стандартизуються тільки опис принципу дії комп'ютера і його конфігурація.

56. Де найчастіше реалізують тип взаємодії потоку команд і потоку даних ОКБД?

- Для реалізації технології MMX.

57. Яка довжина вказівника у 64-розрядних мікропроцесорах?

- 8 байт

58. У процесі перетворення растрового графічного файлу кількість кольорів зменшилася з 65535 до 256. У скільки разів зменшиться інформаційний обсяг файлу?
- у 2 рази
59. У процесі перетворення растрового графічного файлу кількість кольорів зменшилася з 2^M до 2^N . У скільки разів зменшиться інформаційний обсяг файлу?
- M / N
60. Вкажіть відмінності архітектури CISC від архітектури RISC.
- Команди архітектури RISC дозволяють задіяти всі внутрішні регістри процесора, команди архітектури CISC - тільки певні,
 - Команди архітектури RISC, як правило, виконуються швидше, ніж команди архітектури CISC, в архітектурі CISC команди мають змінну довжину, в RISC - постійну
 - Програми для архітектури CISC, як правило, довше програм для архітектури RISC
61. Яке максимальне натуральне число може бути представлено беззнаковим цілим?
- 65536
62. Що означає термін « системна магістраль »?
- Інформаційна шина, яку використовують для організації передавання даних між вузлами ЕОМ
63. Основна шина, яка використовується для передачі інформаційних кодів між усіма пристроями мікропроцесора, називається:
- Шина даних
64. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає, що всі процесори працюють зі своїми потоками команд і власними потоками даних?
- MIMD
65. Що означає віртуальний 8086-режим роботи 32-розрядного процесора?
- Віртуальний режим 32-розрядного процесора (V86) дає змогу скористатися всіма перевагами цього процесора і крім того, виконувати в ньому програми, як і в реальному режимі розрядів
66. . Скільки регістрів для чисел з плаваючою комою мають процесори з архітектурою IA-64?
- 128
67. Скільки універсальних цілочислових регістрів мають процесори з архітектурою IA-64?
- 128
68. Що таке RS-тригер?
- RS-тригери - логічні пристрої, які мають два стійкі стани а для перемикання тригерів з одного стану інший використовують вхідні логічні схеми з роздільним установленням 0 і 1.
69. За непрямого адресування адреса пам'яті міститься:
- в одному з базових регістрів
70. У чому суть множинно-акумуляуючих команд в процесорах з архітектурою IA-64?
- це команди призначені для роботи з числами з плаваючою комою
 - множинні операції дають змогу виключити одну операцію округлення тому точність операції в точність при використанні двох стандартних операцій множення і додавання
71. Як називають роз'єми на материнській платі для під'єднання додаткових пристроїв?
- Слоти
72. к
73. к
74. к
75. к

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:02 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:12 PM**Time taken** 10 mins**Grade** 6.83 out of 10.00 (68%)

Question 1

Partially correct

Mark 0.33 out of 1.00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Select one or more:

- ☐ a. Збереження конфіденційності інформації у системах, де працює багато користувачів.
- ☒ b. Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання. ✓
- ☐ c. Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо).

The correct answers are: Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання.,
Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо).,
Збереження конфіденційності інформації у системах, де працює багато користувачів.

Question 2

Partially correct

Mark 0.50 out of 1.00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Select one or more:

- ☒ a. Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів. ✓
- ☒ b. Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок. ✓
- ☒ c. Організація обміну даними із оперативної пам'яті до кеш-пам'яті. ✗
- ☐ d. Організація розбиття пам'яті на сторінки і сегменти.

The correct answers are: Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів.,
Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.

Question 3

Correct

Mark 1.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 1 1 1 0

Select one:

- ☐ a. Логічне додавання;
- ☐ b. Логічне множення;
- ☒ c. Інверсію кон'юнкції;
- ☐ d. Виключне АБО.



The correct answer is: Інверсію кон'юнкції;

Question 4

Incorrect

Mark 0.00 out of 1.00

Яке десяткове число записане у регістрі AX=0000000100001111

Select one:

- ☐ a. 138
- ☐ b. 271
- ☒ c. 010F
- ☐ d. 513



The correct answer is: 271

Question 5

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?

Select one:

- ☐ a. 2048
- ☐ b. 512
- ☐ c. 10
- ☒ d. 1024



The correct answer is: 1024

Question **6**

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 8-розрядний лічильник?

Select one:

- ☐ a. 8
- ☐ b. 16
- ☒ c. 256
- ☐ d. 32



The correct answer is: 256

Question **7**

Correct

Mark 1.00 out of 1.00

Множинний потік даних і одиночний потік команд –це архітектура:

Select one:

- ☒ a. SIMD
- ☐ b. MIMD
- ☐ c. SISD
- ☐ d. MISD



The correct answer is: SIMD

Question **8**

Incorrect

Mark 0.00 out of 1.00

Множинний потік команд і одиночний потік даних –це архітектура:

Select one:

- ☐ a. MISD
- ☐ b. MIMD
- ☐ c. SISD
- ☒ d. SIMD



The correct answer is: MISD

Question **9**

Correct

Mark 1.00 out of 1.00

Яке десятичне число записане у BCD представленні $X=10010101$?

Select one:

- ☐ a. 14
- ☐ b. 59
- ☒ c. 95
- ☐ d. 149



The correct answer is: 95

Question **10**

Correct

Mark 1.00 out of 1.00

Який тип даних називаємо символом?

Select one:

- ☒ a. Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.
- ☐ b. Символ – це подання символів алфавіту у двійковому кодуванні.
- ☐ c. Символ – це 2-байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.



The correct answer is: Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.

[◀ Замір знань](#)

Jump to...

[Тестовий модуль 2 ▶](#)

[Home](#) / [My courses](#) / [АЕОМ](#) / [General](#) / [Тестовий модуль №1](#)

Started on Wednesday, 31 March 2021, 12:01 PM

State Finished

Completed on Wednesday, 31 March 2021, 12:10 PM

Time taken 9 mins 31 secs

Grade 9.00 out of 10.00 (90%)

Question **1**

Correct

Mark 1.00 out of 1.00

Хто очолював роботу зі створення першої в Україні ЕОМ і як вона називалася?

Select one:

- ☐ a. Р.М.Малиновський, Дніпро
- ☐ b. В.М.Глушков, Київ
- ☒ c. О.С.Лебедєв, МЭСМ



The correct answer is: О.С.Лебедєв, МЭСМ

Question **2**

Incorrect

Mark 0.00 out of 1.00

Хто вперше і коли (серед відомих історичних фактів) запропонував використовувати для введення і запам'ятовування інформації перфокарти?

Select one:

- ☐ a. Жозеф Марі Жакар, 1799
- ☐ b. Блез Паскаль, 1642
- ☒ c. Чарльз Беббідж, 1822
- ☐ d. Джон Непер, 1617



The correct answer is: Жозеф Марі Жакар, 1799

Question **3**

Correct

Mark 1.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 1 1 0

Select one:

- ☐ a. шифратор.
- ☐ b. Інвертор;
- ☒ c. напівсуматор;
- ☐ d. суматор;



The correct answer is: напівсуматор;

Question **4**

Correct

Mark 1.00 out of 1.00

Результат додавання двох двійкових чисел 1011, 11 + 11, 11 дорівнює:

Select one:

- ☐ a. 1100,10
- ☐ b. 1011, 22
- ☐ c. 1101, 01
- ☒ d. 1111, 10



The correct answer is: 1111, 10

Question **5**

Correct

Mark 1.00 out of 1.00

Скільки однорозрядних виходів містить дешифратор на 7 входів?

Select one:

- ☐ a. 7
- ☒ b. 128
- ☐ c. 164
- ☐ d. 14



The correct answer is: 128

Question 6

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 4-розрядний лічильник?

Select one:

- ☐ a. 8
- ☐ b. 4
- ☒ c. 16



The correct answer is: 16

Question 7

Correct

Mark 1.00 out of 1.00

Принцип відкритої архітектури полягає в наступному:

Select one:

- ☒ a. Регламентуються і стандартизуються тільки опис принципу дії комп'ютера і його конфігурація.
- ☐ b. Регламентується і стандартизується список сумісних апаратних пристроїв кожної фірми виробника.
- ☐ c. Регламентуються і стандартизуються списки пристроїв, здатних працювати у складі конкретної ЕОМ.



The correct answer is: Регламентуються і стандартизуються тільки опис принципу дії комп'ютера і його конфігурація.

Question 8

Correct

Mark 1.00 out of 1.00

Де найчастіше реалізують тип взаємодії потоку команд і потоку даних ОКБД?

Select one:

- ☐ a. Для реалізації конвеєрного опрацювання даних.
- ☒ b. Для реалізації технології MMX.
- ☐ c. Для опрацювання однотипних даних.



The correct answer is: Для реалізації технології MMX.

Question **9**

Correct

Mark 1.00 out of 1.00

Яка довжина вказівника у 64-розрядних мікропроцесорах?

Select one:

- ☒ a. 8 байт
- ☐ b. 32 біти
- ☐ c. 8 біт
- ☐ d. 64 байти



The correct answer is: 8 байт

Question **10**

Correct

Mark 1.00 out of 1.00

У процесі перетворення растрового графічного файлу кількість кольорів зменшилася з 65535 до 256. У скільки разів зменшиться інформаційний обсяг файлу?

Select one:

- ☐ a. в 4 рази
- ☒ b. в 2 рази
- ☐ c. в 16 разів
- ☐ d. у 8 разів



The correct answer is: в 2 рази

[◀ Замір знань](#)[Тестовий модуль 2 ►](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:07 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:16 PM**Time taken** 8 mins 38 secs**Grade** 6.00 out of 10.00 (60%)Question **1**

Correct

Mark 1.00 out of 1.00

Які з наведених операційних систем належать до категорії багатокористувачьких?

Select one:

- ☒ a. UNIX, Windows NT.
- ☐ b. MS-DOS, Windows 3.x, ранні версії OS/2.
- ☐ c. MS-DOS, UNIX, Windows 7



The correct answer is: UNIX, Windows NT.

Question **2**

Incorrect

Mark 0.00 out of 1.00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Select one or more:

- ☒ a. Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів.
- ☐ b. Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.
- ☒ c. Організація обміну даними із оперативної пам'яті до кеш-пам'яті.
- ☐ d. Організація розбиття пам'яті на сторінки і сегменти.



The correct answers are: Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів., Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.

Question 3

Correct

Mark 1.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 1 1 1

Select one:

- ☐ a. Інверсію.
- ☐ b. Логічне множення;
- ☒ c. Логічне додавання;



The correct answer is: Логічне додавання;

Question 4

Incorrect

Mark 0.00 out of 1.00

Як оптимально побудувати десятковий лічильник?

Select one:

- ☐ a. Увести обернені зв'язки у двійковому лічильнику зі старших розрядів.
- ☒ b. Порівнювати вміст лічильника з кодом 10 і при досягненні цього значення припиняти рахунок імпульсів.
- ☐ c. Використати для побудови 10 тригерів.



The correct answer is: Увести обернені зв'язки у двійковому лічильнику зі старших розрядів.

Question 5

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?

Select one:

- ☐ a. 10
- ☒ b. 1024
- ☐ c. 2048
- ☐ d. 512



The correct answer is: 1024

Question 6

Incorrect

Mark 0.00 out of 1.00

Скільки розрядів відводиться для зберігання подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?

Select one:

- ☐ a. 32
- ☐ b. 80
- ☒ c. 16
- ☐ d. 64



The correct answer is: 64

Question 7

Correct

Mark 1.00 out of 1.00

Що таке CISC- архітектура комп'ютерних систем?

Select one:

- ☐ a. CISC архітектура комп'ютера передбачає наявність обмеженого набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.
- ☒ b. CISC архітектура комп'ютера передбачає наявність повного набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.
- ☐ c. CISC архітектура комп'ютера використовується для реалізації систем фірми CISCO.

The correct answer is: CISC архітектура комп'ютера передбачає наявність повного набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.

Question 8

Correct

Mark 1.00 out of 1.00

Що означає термін VLIW-архітектура?

Select one:

- ☒ a. VLIW -архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.
- ☐ b. VLIW — ЕОМ з повним набором інструкцій (команд), які виконує мікропроцесор;
- ☐ c. VLIW -архітектура характерна для ЕОМ, які мають мінімальний набір інструкцій;

The correct answer is: VLIW -архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.

Question **9**

Correct

Mark 1.00 out of 1.00

Який тип даних називаємо символом?

Select one:

- ☐ a. Символ – це подання символів алфавіту у двійковому кодуванні.
- ☐ b. Символ – це 2-байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.
- ☒ c. Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.



The correct answer is: Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.

Question **10**

Incorrect

Mark 0.00 out of 1.00

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?

Select one:

- ☐ a. 10 байт
- ☒ b. 64 байти
- ☐ c. 8 байт
- ☐ d. 16 байт



The correct answer is: 8 байт

◀ Замір знань

Jump to...

Тестовий модуль 2 ▶

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:02 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:12 PM**Time taken** 9 mins 49 secs**Grade** 8.00 out of 10.00 (80%)Question **1**

Correct

Mark 1.00 out of 1.00

Тактова частота процесора - це:

Select one:

- ☐ a. число операцій, що здійснюються процесором за один такт ;
- ☐ b. число можливих звернень до оперативної пам'яті за один такт;
- ☐ c. швидкість обміну інформацією між процесором і ПЗП.
- ☒ d. число імпульсів за одну секунду, які виробляє високоточний генератор для синхронізації;



The correct answer is: число імпульсів за одну секунду, які виробляє високоточний генератор для синхронізації;

Question **2**

Correct

Mark 1.00 out of 1.00

Які з наведених операційних систем належать до категорії багатокористувацьких?

Select one:

- ☒ a. UNIX, Windows NT.
- ☐ b. MS-DOS, Windows 3.x, ранні версії OS/2.
- ☐ c. MS-DOS, UNIX, Windows 7



The correct answer is: UNIX, Windows NT.

Question **3**

Correct

Mark 1.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 1 0 0 0

Select one:

- ☐ a. Логічне множення;
- ☐ b. Логічне додавання;
- ☐ c. Виключне АБО.
- ☒ d. Інверсію диз'юнкції;



The correct answer is: Інверсію диз'юнкції;

Question **4**

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 8-розрядний лічильник?

Select one:

- ☒ a. 256
- ☐ b. 16
- ☐ c. 8
- ☐ d. 32



The correct answer is: 256

Question **5**

Correct

Mark 1.00 out of 1.00

Яке десяткове число записане у регістрі AX=0000000100001111

Select one:

- ☒ a. 271
- ☐ b. 513
- ☐ c. 010F
- ☐ d. 138



The correct answer is: 271

Question **6**

Correct

Mark 1.00 out of 1.00

Результат додавання двох двійкових чисел $1011, 11 + 11, 11$ дорівнює:

Select one:

- ☐ a. 1100,10
- ☒ b. 1111, 10
- ☐ c. 1101, 01
- ☐ d. 1011, 22



The correct answer is: 1111, 10

Question **7**

Incorrect

Mark 0.00 out of 1.00

Множинний потік даних і одиночний потік команд –це архітектура:

Select one:

- ☒ a. MISD
- ☐ b. SIMD
- ☐ c. SISD
- ☐ d. MIMD



The correct answer is: SIMD

Question **8**

Correct

Mark 1.00 out of 1.00

Де найчастіше реалізують тип взаємодії потоку команд і потоку даних БКОД?

Select one:

- ☒ a. Для реалізації конвеєрного опрацювання даних.
- ☐ b. Для опрацювання однотипних даних.
- ☐ c. Для реалізації технології MMX.



The correct answer is: Для реалізації конвеєрного опрацювання даних.

Question **9**

Incorrect

Mark 0.00 out of 1.00

Яке десяткове число записане у BCD представленні $X=10001001$?

Select one:

- ☐ a. 49
- ☐ b. 89
- ☐ c. 98
- ☒ d. 137



The correct answer is: 89

Question **10**

Correct

Mark 1.00 out of 1.00

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає розширене дійсне число з подвійною точністю?

Select one:

- ☐ a. 64 байти
- ☒ b. 10 байт
- ☐ c. 16 байт
- ☐ d. 8 байт



The correct answer is: 10 байт

[◀ Замір знань](#)[Тестовий модуль 2 ▶](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:03 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:13 PM**Time taken** 9 mins 59 secs**Grade** 4.00 out of 10.00 (40%)**Question 1**

Correct

Mark 1.00 out of 1.00

Кому з вчених належить ідея виготовлення мікросхем?

Select one:

- ☐ a. Маршіану Хоффу, 1970
- ☒ b. Джеку Кілбі, 1958
- ☐ c. Роберту Нойсу, 1959
- ☐ d. Говарду Ейкену, 1945

✓

The correct answer is: Джеку Кілбі, 1958

Question 2

Correct

Mark 1.00 out of 1.00

Згідно до принципів фон-Неймана комп'ютер повинен містити:

Select one:

- ☒ a. арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації.
- ☐ b. мікропрограмний пристрій керування, процесор, співпроцесор, зовнішні пристрої для введення і виведення інформації.
- ☐ c. арифметико-логічний пристрій, пристрій керування, зовнішні пристрої для введення і виведення інформації, кеш-пам'ять.

✓

The correct answer is: арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації.

Question 3

Incorrect

Mark 0.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 1 1 1

Select one:

- ☐ a. Логічне додавання;
- ☐ b. Інверсію.
- ☒ c. Логічне множення;

✗

The correct answer is: Логічне додавання;

Question 4

Incorrect

Mark 0.00 out of 1.00

Скільки розрядів відводиться для зберігання подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?

Select one:

- ☐ a. 16
- ☐ b. 64
- ☒ c. 80
- ☐ d. 32

✗

The correct answer is: 64

Question 5

Correct

Mark 1.00 out of 1.00

Скільки однорозрядних виходів містить дешифратор на 7 входів?

Select one:

- ☐ a. 7
- ☐ b. 164
- ☐ c. 14
- ☒ d. 128

✓

The correct answer is: 128

Question 6

Incorrect

Mark 0.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?

Select one:

- ☐ a. 2048
- ☒ b. 10
- ☐ c. 512
- ☐ d. 1024

✗

The correct answer is: 1024

Question **7**
Correct
Mark 1.00 out of 1.00

Що таке RISC- архітектура комп'ютерних систем. Вкажіть правильні відповіді.

Select one or more:

- ☐ a. RISC-архітектуру характеризує те, що всі команди мають повний набір команд.
- ☒ b. RISC-архітектуру характеризує те, що всі команди мають однаковий формат, працюють з операндами, які розташовані у регістрах процесора.
- ☒ c. Архітектура RISC використовує порівняно невеликий (скорочений) набір найуживаніших команд.

✓
✓

The correct answers are: Архітектура RISC використовує порівняно невеликий (скорочений) набір найуживаніших команд, RISC-архітектуру характеризує те, що всі команди мають однаковий формат, працюють з операндами, які розташовані у регістрах процесора.

Question **8**
Incorrect
Mark 0.00 out of 1.00

Скільки розрядів відводиться для зберігання довгого подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?

Select one:

- ☐ a. 80
- ☒ b. 32
- ☐ c. 16
- ☐ d. 64

✗

The correct answer is: 80

Question **9**
Incorrect
Mark 0.00 out of 1.00

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?

Select one:

- ☐ a. 16 байт
- ☒ b. 64 байти
- ☐ c. 8 байт
- ☐ d. 10 байт

✗

The correct answer is: 8 байт

Question **10**
Incorrect
Mark 0.00 out of 1.00

Яке десяткове число записане у BCD представленні X=10010101?

Select one:

- ☒ a. 14
- ☐ b. 149
- ☐ c. 95
- ☐ d. 59

✗

The correct answer is: 95

← Замір знань

Jump to...

Тестовий модуль 2 ►

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:04 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:14 PM**Time taken** 9 mins 59 secs**Grade** 4.67 out of 10.00 (47%)**Question 1**

Correct

Mark 1.00 out of 1.00

Скільки можливих слів можна скласти з 4-х бітів?

Select one:

- ☐ a. 8
- ☐ b. 4
- ☒ c. 16
- ☐ d. 32



The correct answer is: 16



Question 2

Incorrect

Mark 0.00 out of 1.00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Select one or more:

- ☐ a. Організація розбиття пам'яті на сторінки і сегменти.
- ☒ b. Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок. 
- ☒ c. Організація обміну даними із оперативної пам'яті до кеш-пам'яті. 
- ☐ d. Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів.

The correct answers are: Організація узгодженого виконання всіх процесів у комп'ютері; планування робіт, розподіл ресурсів., Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.

Question 3

Incorrect

Mark 0.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 1 1 0

Select one:

- ☒ a. суматор;
- ☐ b. напівсуматор;
- ☐ c. шифратор.
- ☐ d. Інвертор;



The correct answer is: напівсуматор;

Question 4

Correct

Mark 1.00 out of 1.00

Результат додавання двох двійкових чисел 1011, 11 +11, 11 дорівнює:

Select one:

- ☐ a. 1011, 22
- ☐ b. 1101, 01
- ☒ c. 1111, 10
- ☐ d. 1100,10



The correct answer is: 1111, 10

Question 5

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 4-розрядний лічильник?

Select one:

- ☐ a. 8
- ☒ b. 16
- ☐ c. 4



The correct answer is: 16

Question 6

Correct

Mark 1.00 out of 1.00

Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?

Select one:

- ☐ a. 512
- ☐ b. 2048
- ☒ c. 1024
- ☐ d. 10



The correct answer is: 1024

Question 7

Incorrect

Mark 0.00 out of 1.00

Що таке CISC- архітектура комп'ютерних систем?

Select one:

- ☒ a. CISC архітектура комп'ютера передбачає наявність обмеженого набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86. ❌
- ☐ b. CISC архітектура комп'ютера передбачає наявність повного набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.
- ☐ c. CISC архітектура комп'ютера використовується для реалізації систем фірми CISCO.

The correct answer is: CISC архітектура комп'ютера передбачає наявність повного набору команд, які виконує мікропроцесор. До цього типу належить сімейство ПЕОМ на базі мікропроцесорів x86.

Question 8

Incorrect

Mark 0.00 out of 1.00

Де найчастіше реалізують тип взаємодії потоку команд і потоку даних БКОД?

Select one:

- ☐ a. Для реалізації технології MMX.
- ☐ b. Для реалізації конвеєрного опрацювання даних.
- ☒ c. Для опрацювання однотипних даних. ❌

The correct answer is: Для реалізації конвеєрного опрацювання даних.

Question 9

Incorrect

Mark 0.00 out of 1.00

Скільки розрядів мають регістри співпроцесора, які опрацьовують формати даних з плаваючою комою?

Select one:

- ☐ a. 32, 64, 80
- ☐ b. 32, 64, 128
- ☒ c. 16, 32, 64. ❌

The correct answer is: 32, 64, 80

Question 10

Partially correct

Mark 0.67 out of 1.00

Формат мікрокоманд включає наступні поля:

Select one or more:

- ☒ a. Поле внутрішніх керуючих сигналів ❌
- ☒ b. Поле коду виконуваної команди ✓
- ☒ c. Поле адреси наступної мікрокоманди ✓
- ☐ d. Поле умов
- ☐ e. Поле зовнішніх керуючих сигналів

The correct answers are: Поле коду виконуваної команди, Поле адреси наступної мікрокоманди

[◀ Замір знань](#)[Jump to...](#)[Тестовий модуль 2 ▶](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)**Started on** Wednesday, 31 March 2021, 12:09 PM**State** Finished**Completed on** Wednesday, 31 March 2021, 12:18 PM**Time taken** 9 mins 49 secs**Grade** 10.00 out of 10.00 (100%)Question **1**

Correct

Mark 1.00 out of 1.00

Згідно до принципів фон-Неймана комп'ютер повинен містити:

Select one:

- ☐ a. арифметико-логічний пристрій, пристрій керування, зовнішні пристрої для введення і виведення інформації, кеш-пам'ять.
- ☐ b. мікропрограми пристрій керування, процесор, співпроцесор, зовнішні пристрої для введення і виведення інформації.
- ☒ c. арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації. ✓

The correct answer is: арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації.

Question **2**

Correct

Mark 1.00 out of 1.00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Select one or more:

- ☒ a. Збереження конфіденційності інформації у системах, де працює багато користувачів. ✓
- ☒ b. Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання. ✓
- ☒ c. Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо). ✓

The correct answers are: Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання.,
Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо).,
Збереження конфіденційності інформації у системах, де працює багато користувачів.

Question 3

Correct

Mark 1.00 out of 1.00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 1 1 1

Select one:

- ☒ a. Логічне додавання;
- ☐ b. Логічне множення;
- ☐ c. Інверсію.



The correct answer is: Логічне додавання;

Question 4

Correct

Mark 1.00 out of 1.00

Скільки однорозрядних виходів містить дешифратор на 7 входів?

Select one:

- ☐ a. 14
- ☒ b. 128
- ☐ c. 164
- ☐ d. 7



The correct answer is: 128

Question 5

Correct

Mark 1.00 out of 1.00

Які функції регістрів і які типи регістрів використовують у побудові ЕОМ?

Select one:

- ☐ a. Регістри виконують функцію збереження інформації для команд мікропроцесора типу регістр-пам'ять. Регістри є послідовні і паралельні, зсувні і перетворювальні.
- ☐ b. Регістр – це вузол ЕОМ, який виконує функцію реєстрування інформації для операційної системи. У побудові ЕОМ використовують 16-ти та 32-розрядні типи регістрів.
- ☒ c. Регістр – це вузол ЕОМ, який виконує тимчасове збереження та перетворення інформації. Регістри є послідовні і паралельні, одно- і двотактні, зсувні і перетворювальні.



The correct answer is: Регістр – це вузол ЕОМ, який виконує тимчасове збереження та перетворення інформації. Регістри є послідовні і паралельні, одно- і двотактні, зсувні і перетворювальні.

Question **6**

Correct

Mark 1.00 out of 1.00

Яке десятикове число записане у регістрі AX=0000000100000001

Select one:

- ☐ a. 100000001
- ☒ b. 257
- ☐ c. 513
- ☐ d. 11



The correct answer is: 257

Question **7**

Correct

Mark 1.00 out of 1.00

Скільки розрядів відводиться для зберігання довгого подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?

Select one:

- ☐ a. 32
- ☒ b. 80
- ☐ c. 64
- ☐ d. 16



The correct answer is: 80

Question **8**

Correct

Mark 1.00 out of 1.00

Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає створення структур векторного або матричного опрацювання даних?

Select one:

- ☒ a. SIMD
- ☐ b. MISD
- ☐ c. MIMD
- ☐ d. SISD



The correct answer is: SIMD

Question **9**

Correct

Mark 1.00 out of 1.00

Чому дорівнює 1 мегафлопс?

Select one:

- ☐ a. мільйону операцій множення за секунду
- ☐ b. мільйону операцій додавання за секунду
- ☐ c. мільйону операцій з фіксованою комою за секунду
- ☒ d. мільйону операцій з плаваючою комою за секунду



The correct answer is: мільйону операцій з плаваючою комою за секунду

Question **10**

Correct

Mark 1.00 out of 1.00

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає розширене дійсне число з подвійною точністю?

Select one:

- ☐ a. 16 байт
- ☐ b. 64 байти
- ☐ c. 8 байт
- ☒ d. 10 байт



The correct answer is: 10 байт

[◀ Замір знань](#)

Jump to...

[Тестовий модуль 2 ▶](#)

[Home](#) / [My courses](#) / [АЕОМ](#) / [General](#) / [Тестовий модуль 2](#)

Started on Wednesday, 26 May 2021, 11:39 AM

State Finished

Completed on Wednesday, 26 May 2021, 11:49 AM

Time taken 9 mins 55 secs

Grade 9.00 out of 10.00 (90%)

Question 1

Correct

Mark 1.00 out of 1.00

Оперативна пам'ять має наступну структуру:

Select one:

- ☒ a. складається з комірок, кожна комірка має адресу і вмістиме;
- ☐ b. розбита на кластери, інформація записана у вигляді намагнічених і не намагнічених областей;
- ☐ c. розбита на сектори і доріжки, інформація записана у вигляді намагнічених і не намагнічених областей;



The correct answer is: складається з комірок, кожна комірка має адресу і вмістиме;

Question 2

Correct

Mark 1.00 out of 1.00

Як називають виняток, який виявляється й опрацьовується відразу після виконання команди з помилкою?

Select one:

- ☐ a. Припинення (аварійне завершення)
- ☐ b. Помилка
- ☒ c. Пастка



The correct answer is: Пастка

Question 3

Incorrect

Mark 0.00 out of 1.00

Скільки рівнів захисту має 32-розрядний процесор?

Select one:

- ☐ a. 4 рівні: 0 – найвищий, 3-й – найнижчий.
- ☒ b. 4 рівні: 3 – найвищий, 0-й – найнижчий.
- ☐ c. 4 рівні: 4 – найвищий, 1-й – найнижчий.



The correct answer is: 4 рівні: 0 – найвищий, 3-й – найнижчий.

Question 4

Correct

Mark 1.00 out of 1.00

У чому полягає спеціальне призначення базових (BX, BP) та індексних (SI, DI) регістрів в реальному режимі роботи процесора?

Select one:

- ☐ a. Ці регістри використовуються для пересилання блоків пам'яті рядковими командами
- ☐ b. Ці регістри є системними регістрами процесора, і всі операції з ними виконуються швидше
- ☒ c. Тільки ці регістри можуть використовуватися для адресації масивів даних з використанням зміщення ✓
- ☐ d. Адресація масивів даних з використанням цих регістрів відбувається швидше
- ☐ e. Базові регістри використовуються в більшості базових математичних операцій, індексні - для зберігання індексів баз даних

The correct answer is: Тільки ці регістри можуть використовуватися для адресації масивів даних з використанням зміщення

Question 5

Correct

Mark 1.00 out of 1.00

Кожен дескриптор сегмента займає у пам'яті:

Select one:

- ☐ a. 2 байти;
- ☐ b. 3 байти;
- ☐ c. 12 байт
- ☒ d. 8 байт; ✓

The correct answer is: 8 байт;

Question 6

Correct

Mark 1.00 out of 1.00

З якою метою у процесорі запроваджено розширення MMX?

Select one or more:

- ☒ a. Розширення MMX застосовують для організації опрацювання потокового відео. ✓
- ☐ b. Розширення MMX застосовують для організації опрацювання файлів за допомогою графічного співпроцесора.
- ☒ c. Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів. ✓

The correct answers are: Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів., Розширення MMX застосовують для організації опрацювання потокового відео.

Question 7

Correct

Mark 1.00 out of 1.00

Необхідно адресувати велику кількість даних, що знаходяться в стеку. Які два регістри доведеться використовувати найбільш часто, оскільки вони за замовчуванням пов'язані з сегментним регістром SS?

Select one or more:

- ☒ a. BP
- ☒ b. SP
- ☐ c. CS
- ☐ d. DX



The correct answers are: BP, SP

Question 8

Correct

Mark 1.00 out of 1.00

КЕШ пам'ять, в якій будь-який рядок основної пам'яті може розміщуватися в будь-якому рядку буферної пам'яті, це -

Select one:

- ☒ a. повністю асоціативна кеш-пам'ять
- ☐ b. кеш-пам'ять з прямим відображенням
- ☐ c. набірно-асоціативна кеш-пам'ять
- ☐ d. частково-асоціативна кеш-пам'ять



The correct answer is: повністю асоціативна кеш-пам'ять

Question 9

Correct

Mark 1.00 out of 1.00

Чому буде рівне fred після виконання коду

```
__int16 joe = 15, fred;  
__asm{  
    mov eax, joe  
    add eax, 2  
    mov fred, eax  
};
```

Select one:

- ☐ a. 17
- ☐ b. 13
- ☒ c. Помилка у кодї ()
- ☐ d. 15



The correct answer is: Помилка у кодї ()

Question **10**

Correct

Mark 1.00 out of 1.00

Які з перелічених відповідей відображують особливості архітектури Nehalem ?

Select one or more:

- ☒ a. в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро ✓
- ☒ b. містить загальну для всіх ядер кеш - пам'ять третього рівня ✓
- ☒ c. техпроцес — 45 нм, підтримка пам'яті DDR3, всі ядра розміщені на одному кристалі ✓
- ☒ d. на самому процесорі розташований двоканальний або триканальний контролер оперативної пам'яті DDR3 ✓
- ☐ e. техпроцес — 32 нм, підтримка пам'яті DDR4, всі ядра розміщені на одному кристалі

The correct answers are: техпроцес — 45 нм, підтримка пам'яті DDR3, всі ядра розміщені на одному кристалі, на самому процесорі розташований двоканальний або триканальний контролер оперативної пам'яті DDR3, в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро, містить загальну для всіх ядер кеш - пам'ять третього рівня

[◀ Тестовий модуль №1](#)

Jump to...

[Екзамен ▶](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)

Started on Wednesday, 26 May 2021, 11:00 AM

State Finished

Completed on Wednesday, 26 May 2021, 11:18 AM

Time taken 17 mins 51 secs

Grade 8.67 out of 10.00 (87%)

Question **1**

Correct

Mark 1.00 out of 1.00

Після вимикання комп'ютера вся інформація стирається з:

Select one or more:

- ☐ a. жорсткого диска;
- ☐ b. CD - ROM ;
- ☒ c. оперативної пам'яті;
- ☒ d. КЕШ-пам'яті .



The correct answers are: оперативної пам'яті;, КЕШ-пам'яті .

Question **2**

Correct

Mark 1.00 out of 1.00

Що розуміють під терміном переривання у 32-розрядних процесорах?

Select one:

- ☐ a. Переривання опрацьовують виняткові ситуації внутрішніх помилок мікропроцесора.
- ☐ b. Переривання — це припинення виконання поточної програми, яке відбувається внаслідок виконання операцій переходу від основної програми до підпрограми.
- ☒ c. Переривання — це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки). ✓
- ☐ d. Переривання — це припинення виконання поточної програми, яке відбувається внаслідок виконання некоректних команд.

The correct answer is: Переривання — це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки).

Question 3

Correct

Mark 1.00 out of 1.00

Як можна дізнатися процесору, де подивитися інформацію про сегмент, ґрунтуючись на інформації з селектора?

Select one:

- ☒ a. проаналізувавши поля дескриптора сегменту, використавши селектор (вміст сегментного регістра від 2 до 15 розряду) у ролі вказівника дескриптора. ✓
- ☐ b. проаналізувавши поля селектора сегменту (вміст сегментного регістра від 2 до 31 розряду).
- ☐ c. проаналізувавши поля селектора сегменту (вміст сегментного регістра від 0 до 31 розряду).

The correct answer is: проаналізувавши поля дескриптора сегменту, використавши селектор (вміст сегментного регістра від 2 до 15 розряду) у ролі вказівника дескриптора.

Question 4

Correct

Mark 1.00 out of 1.00

Що означає увімкнення 14-го біта регістра ознак (NT) в «1»?

Select one or more:

- ☒ a. сегмент стану TSS поточного завдання забезпечує зворотний зв'язок з TSS попередньої задачі; ✓
- ☒ b. поточне завдання «вкладене» в іншу, перервану задачу; ✓
- ☐ c. при перемиканні задач відбулося переривання;
- ☐ d. увімкнення цього біта дозволяє покроковий режим налагодження, коли після кожної виконаної інструкції відбувається переривання програми і виклик спеціального обробника переривання.

The correct answers are: поточне завдання «вкладене» в іншу, перервану задачу; сегмент стану TSS поточного завдання забезпечує зворотний зв'язок з TSS попередньої задачі;

Question 5

Correct

Mark 1.00 out of 1.00

Який розмір може мати таблиця локального дескриптора (LDT) у 32-розрядних мікропроцесорах?

Select one:

- ☐ a. 256K
- ☒ b. від 8 байт до 64K ✓
- ☐ c. 32K
- ☐ d. 128K

The correct answer is: від 8 байт до 64K

Question **6**

Correct

Mark 1.00 out of 1.00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 8 машинних команд з 48 тактів до:

Select one:

- ☒ a. 13 тактів
- ☐ b. 20 тактів
- ☐ c. 24 тактів
- ☐ d. 16 тактів



The correct answer is: 13 тактів

Question **7**

Correct

Mark 1.00 out of 1.00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 7 машинних команд з 42 тактів до:

Select one:

- ☐ a. 14 тактів
- ☒ b. 12 тактів
- ☐ c. 21 такта
- ☐ d. 11 тактів



The correct answer is: 12 тактів

Question **8**

Incorrect

Mark 0.00 out of 1.00

Скільки рівнів кеш-пам'яті застосовують у сучасних процесорах?

Select one:

- ☐ a. 1-2
- ☐ b. 2
- ☐ c. 1-4
- ☒ d. 1-3



The correct answer is: 1-4

Question 9

Correct

Mark 1.00 out of 1.00

Чому буде рівне fred після виконання коду

```
__int32 joe = 5, fred;  
__asm{  
  mov eax, joe  
  and eax, 10  
  mov fred, eax  
};
```

Select one:

- ☐ a. 1
☒ b. 0
☐ c. 15
☐ d. 4



The correct answer is: 0



Question 10

Partially correct

Mark 0.67 out of 1.00

У чому суть архітектури з неоднорідним доступом до пам'яті(NUMA) ?

Select one or more:

- ☒ a. доступ до різних областей спільної пам'яті в паралельних архітектурах EOM займає різний час, тому ці архітектури називаються неоднорідними 
- ☐ b. організація пам'яті в паралельних архітектурах EOM, в якій всі процесори мають цілком рівноправний доступ до загальної оперативної пам'яті
- ☐ c. на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер
- ☒ d. організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір. 

The correct answers are: організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір., на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер, доступ до різних областей спільної пам'яті в паралельних архітектурах EOM займає різний час, тому ці архітектури називаються неоднорідними

[◀ Тестовий модуль №1](#)

Jump to...

[Екзамен ▶](#)

[Home](#) / [My courses](#) / [АЕОМ](#) / [General](#) / [Тестовий модуль 2](#)

Started on Wednesday, 26 May 2021, 11:37 AM

State Finished

Completed on Wednesday, 26 May 2021, 11:48 AM

Time taken 10 mins 33 secs

Grade 5.33 out of 10.00 (53%)

Question **1**

Correct

Mark 1.00 out of 1.00

Основна шина, яка використовується для передачі інформаційних кодів між усіма пристроями мікропроцесора, називається:

Select one:

- ☐ a. Шина управління
- ☐ b. Шина живлення
- ☒ c. Шина даних
- ☐ d. Шина адреси



The correct answer is: Шина даних

Question **2**

Incorrect

Mark 0.00 out of 1.00

Як розрізняють переривання залежно від способу реагування на їхню появу?

Select one:

- ☒ a. Залежно від способу реагування на їх появу розрізняють переривання внутрішні і зовнішні.
- ☐ b. Залежно від способу реагування на їх появу розрізняють переривання пріоритетні і непріоритетні.
- ☐ c. Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані.



The correct answer is: Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані.

Question 3

Incorrect

Mark 0.00 out of 1.00

Які біти і у яких регістрах відповідають за вмикання сторінкового режиму доступу до пам'яті?

Select one:

- ☐ a. 31 біт регістра CR0
- ☐ b. 1 біт регістра ознак
- ☒ c. 31 біт регістра CR3
- ☐ d. 1 біт регістра CR0



The correct answer is: 31 біт регістра CR0

Question 4

Correct

Mark 1.00 out of 1.00

Скільки є типів сегментів оперативної пам'яті у IBM-подібному ПК і яких?

Select one:

- ☐ a. 2 типи: сегменти команд і даних
- ☒ b. 3 типи: сегменти команд, даних і стеку.
- ☐ c. 3 типи: сегменти команд, операндів і портів введення/виведення.



The correct answer is: 3 типи: сегменти команд, даних і стеку.

Question 5

Correct

Mark 1.00 out of 1.00

Що таке стекова пам'ять?

Select one:

- ☐ a. Стек – це область пам'яті, спеціально виділена для зберігання параметрів чи констант на час виконання певної програми.
- ☐ b. Стек – це область пам'яті, спеціально виділена для зберігання вмістимого регістрів процесора під час опрацювання переривань.
- ☒ c. Стек – це область пам'яті, спеціально виділена для тимчасового зберігання параметрів чи програмних даних, які необхідні для інформаційного зв'язку програм і процедур. ✓

The correct answer is: Стек – це область пам'яті, спеціально виділена для тимчасового зберігання параметрів чи програмних даних, які необхідні для інформаційного зв'язку програм і процедур.

Question **6**

Correct

Mark 1.00 out of 1.00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 5 машинних команд з 30 тактів до:

Select one:

- ☐ a. 15 тактів
- ☐ b. 25 тактів
- ☐ c. 20 тактів
- ☒ d. 10 тактів



The correct answer is: 10 тактів

Question **7**

Correct

Mark 1.00 out of 1.00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 9 машинних команд з 54 тактів до:

Select one:

- ☐ a. 9 тактів
- ☒ b. 14 тактів
- ☐ c. 12 тактів
- ☐ d. 10 тактів



The correct answer is: 14 тактів

Question **8**

Incorrect

Mark 0.00 out of 1.00

Протокол наскрізного запису WT використовується

Select one:

- ☐ a. для видалення вмісту кешу і запису його у пам'ять
- ☐ b. для запису і читання з пам'яті одночасно
- ☒ c. жодна з наведених відповідей
- ☐ d. для запису безпосередньо в пам'ять і кеш одночасно



The correct answer is: для запису безпосередньо в пам'ять і кеш одночасно

Question 9

Incorrect

Mark 0.00 out of 1.00

Чому буде рівне fred після виконання коду

```
__int16 joe = 15, fred;  
__asm{  
mov ax, joe  
add ax, 2  
mov fred, ax  
};
```

Select one:

- ☒ a. Помилка у коді
- ☐ b. 13
- ☐ c. 17
- ☐ d. 15



The correct answer is: 17

Question 10

Partially correct

Mark 0.33 out of 1.00

У чому суть архітектури симетричного мультипроцесування (SMP) ?

Select one or more:

- ☒ a. це архітектура багатопроцесорних комп'ютерів, в якій два або більше однакових процесорів підключаються до загальної пам'яті, і за належної підтримки операційною системою, SMP системи можуть легко переміщувати завдання між процесорами ефективно розподіляючи навантаження. ✓
- ☐ b. пам'ять системи сприймається як загальна для усіх процесорів, чи ядер і усі процесори мають цілком рівноправний доступ до загальної оперативної пам'яті
- ☐ c. доступ до спільної пам'яті ускладнений тим, що тільки один процесор може звертатися до пам'яті в певну одиницю часу.
- ☐ d. організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір.

The correct answers are: це архітектура багатопроцесорних комп'ютерів, в якій два або більше однакових процесорів підключаються до загальної пам'яті, і за належної підтримки операційною системою, SMP системи можуть легко переміщувати завдання між процесорами ефективно розподіляючи навантаження., пам'ять системи сприймається як загальна для усіх процесорів, чи ядер і усі процесори мають цілком рівноправний доступ до загальної оперативної пам'яті, доступ до спільної пам'яті ускладнений тим, що тільки один процесор може звертатися до пам'яті в певну одиницю часу.

[← Тестовий модуль №1](#)

Jump to...

[Екзамен ►](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)**Started on** Wednesday, 26 May 2021, 11:41 AM**State** Finished**Completed on** Wednesday, 26 May 2021, 11:48 AM**Time taken** 6 mins 39 secs**Grade** 8.50 out of 10.00 (85%)Question **1**

Correct

Mark 1.00 out of 1.00

Постійний запам'ятовуючий пристрій служить для:

Select one:

- ☐ a. зберігання часто вживаних програми користувача під час його роботи;
- ☒ b. зберігання програм початкового завантаження комп'ютера і тестування його вузлів; ✓
- ☐ c. запису особливо цінних прикладних програм;
- ☐ d. постійного зберігання особливо цінних документів.

The correct answer is: зберігання програм початкового завантаження комп'ютера і тестування його вузлів;

Question **2**

Correct

Mark 1.00 out of 1.00

Що розуміють під терміном переривання у 32-розрядних процесорах?

Select one:

- ☐ a. Переривання — це припинення виконання поточної програми, яке відбувається внаслідок виконання операцій переходу від основної програми до підпрограми.
- ☐ b. Переривання опрацьовують виняткові ситуації внутрішніх помилок мікропроцесора.
- ☒ c. Переривання — це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки). ✓
- ☐ d. Переривання — це припинення виконання поточної програми, яке відбувається внаслідок виконання некоректних команд.

The correct answer is: Переривання — це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки).

Question 3

Incorrect

Mark 0.00 out of 1.00

Що таке стекова пам'ять?

Select one:

- ☐ a. Стек – це область пам'яті, спеціально виділена для тимчасового зберігання параметрів чи програмних даних, які необхідні для інформаційного зв'язку програм і процедур.
- ☒ b. Стек – це область пам'яті, спеціально виділена для зберігання параметрів чи констант на час виконання певної програми. ✗
- ☐ c. Стек – це область пам'яті, спеціально виділена для зберігання вмістимого регістрів процесора під час опрацювання переривань.

The correct answer is: Стек – це область пам'яті, спеціально виділена для тимчасового зберігання параметрів чи програмних даних, які необхідні для інформаційного зв'язку програм і процедур.

Question 4

Correct

Mark 1.00 out of 1.00

Яка формула є правильною для визначення максимального розміру віртуальної пам'яті на задачу у 32-розрядному процесорі?

Select one:

- ☐ a. $2^{32} * 2^{32} = 2^{64} = 64$ Тбайти
- ☐ b. $2^{16} * 2^{32} = 2^{48} = 64$ Тбайти
- ☐ c. $2^{32} * 2^{16} = 2^{48} = 64$ Тбайти
- ☒ d. $2^{14} * 2^{32} = 2^{46} = 64$ Тбайти ✓

The correct answer is: $2^{14} * 2^{32} = 2^{46} = 64$ Тбайти

Question 5

Correct

Mark 1.00 out of 1.00

Скільки прямо доступних сегментів пам'яті містить базова архітектура 32-розрядного мікропроцесора Intel?

Select one:

- ☐ a. п'ять, кожний розміром до 4 Гбайт
- ☒ b. шість, кожний розміром до 4 Гбайт ✓
- ☐ c. чотири, кожний розміром до 4 Гбайт
- ☐ d. чотири, кожний розміром до 1 Гбайт

The correct answer is: шість, кожний розміром до 4 Гбайт

Question **6**

Correct

Mark 1.00 out of 1.00

Яка пара регістрів характеризує рядок-приймач?

Select one:

- ☐ a. DS, SI;
- ☒ b. ES, DI;
- ☐ c. DS, DI.
- ☐ d. ES, SI;



The correct answer is: ES, DI;

Question **7**

Partially correct

Mark 0.50 out of 1.00

З якою метою у процесорі запроваджено розширення MMX?

Select one or more:

- ☒ a. Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів.
- ☐ b. Розширення MMX застосовують для організації опрацювання файлів за допомогою графічного співпроцесора.
- ☐ c. Розширення MMX застосовують для організації опрацювання потокового відео.



The correct answers are: Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів., Розширення MMX застосовують для організації опрацювання потокового відео.

Question **8**

Correct

Mark 1.00 out of 1.00

Вкажіть найшвидший вид пам'яті при обміні даними:

Select one:

- ☒ a. Кеш-пам'ять 1 рівня
- ☐ b. Кеш-пам'ять 2 рівня
- ☐ c. Оперативна пам'ять
- ☐ d. Кеш-пам'ять 3 рівня



The correct answer is: Кеш-пам'ять 1 рівня

Question **9**

Correct

Mark 1.00 out of 1.00

Чому буде рівне fred після виконання коду

```
int joe = 5, fred;
```

```
__asm{
```

```
mov eax, joe
```

```
or eax, 11
```

```
mov fred, eax
```

```
};
```

Select one:

- ☐ a. 13
- ☐ b. 7
- ☒ c. 15
- ☐ d. 5



The correct answer is: 15

Question **10**

Correct

Mark 1.00 out of 1.00

Що таке обчислювальний кластер?

Select one:

- ☐ a. Обчислювальний кластер — це сукупність комп'ютерів, що об'єднуються на рівні мережних інтерфейсів і працюють як одна обчислювальна система.
- ☐ b. Обчислювальний кластер — це сукупність процесорів, що об'єднуються на рівні магістральної шини і працюють як одна обчислювальна система.
- ☒ c. Декілька незалежних обчислювальних вузлів (серверів), що використовуються спільно і працюють як одна система переважно для збільшення швидкості обрахунків за допомогою паралельних обчислень. ✓

The correct answer is: Декілька незалежних обчислювальних вузлів (серверів), що використовуються спільно і працюють як одна система переважно для збільшення швидкості обрахунків за допомогою паралельних обчислень.

[◀ Тестовий модуль №1](#)[Екзамен ▶](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)

Started on	Wednesday, 26 May 2021, 12:35 PM
State	Finished
Completed on	Wednesday, 26 May 2021, 12:53 PM
Time taken	17 mins 54 secs
Grade	7.83 out of 10.00 (78%)

Question 1 Partially correct Mark 0.50 out of 1.00	<p>З якими пристроями забезпечує роботу процесора північний міст чіпсета?</p> <p>Select one or more:</p> <ul style="list-style-type: none"><input checked="" type="checkbox"/> a. із інтерфейсами PCIe<input checked="" type="checkbox"/> b. з пам'яттю і відеосистемою<input checked="" type="checkbox"/> c. з КЕШ-пам'яттю<input type="checkbox"/> d. із COM та LPT-портами <p>The correct answers are: з пам'яттю і відеосистемою, із інтерфейсами PCIe</p>	✓ ✓ ✓ ✗
Question 2 Correct Mark 1.00 out of 1.00	<p>Як розрізняють переривання залежно від способу реагування на їхню появу?</p> <p>Select one:</p> <ul style="list-style-type: none"><input type="radio"/> a. Залежно від способу реагування на їх появу розрізняють переривання пріоритетні і непріоритетні.<input type="radio"/> b. Залежно від способу реагування на їх появу розрізняють переривання внутрішні і зовнішні.<input checked="" type="radio"/> c. Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані. <p>The correct answer is: Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані.</p>	✓
Question 3 Partially correct Mark 0.33 out of 1.00	<p>У яких випадках деякі команди використовують певні регістри неявно?</p> <p>Select one or more:</p> <ul style="list-style-type: none"><input type="checkbox"/> a. множення, ділення і уведення–виведення слів (регістр AH)<input type="checkbox"/> b. перекодування (регістр BX)<input type="checkbox"/> c. множення, ділення байтів (регістр AH)<input checked="" type="checkbox"/> d. операції з рядками (регістри SI, DI). <p>The correct answers are: перекодування (регістр BX), множення, ділення байтів (регістр AH), операції з рядками (регістри SI, DI).</p>	✓
Question 4 Correct Mark 1.00 out of 1.00	<p>Скільки 16-бітових портів може мати 32-розрядний процесор?</p> <p>Select one:</p> <ul style="list-style-type: none"><input checked="" type="radio"/> a. 32768.<input type="radio"/> b. 16.<input type="radio"/> c. 32.<input type="radio"/> d. 16831 <p>The correct answer is: 32768.</p>	✓
Question 5 Correct Mark 1.00 out of 1.00	<p>Мінімальною адресною одиницею є у процесорах фірми Intel є:</p> <p>Select one:</p> <ul style="list-style-type: none"><input type="radio"/> a. подвійне слово<input checked="" type="radio"/> b. байт;<input type="radio"/> c. слово;<input type="radio"/> d. біт; <p>The correct answer is: байт;</p>	✓
Question 6 Correct Mark 1.00 out of 1.00	<p>Конвеєр операцій з шести позицій дозволяє скоротити час виконання 5 машинних команд з 30 тактів до:</p> <p>Select one:</p> <ul style="list-style-type: none"><input type="radio"/> a. 15 тактів<input type="radio"/> b. 25 тактів<input type="radio"/> c. 20 тактів<input checked="" type="radio"/> d. 10 тактів <p>The correct answer is: 10 тактів</p>	✓

Question 7

Correct

Mark 1.00 out of 1.00

Необхідно адресувати велику кількість даних, що знаходяться в стеку. Які два регістри доведеться використовувати найбільш часто, оскільки вони за замовчуванням пов'язані з сегментним регістром SS?

Select one or more:

- ☐ a. CS
☒ b. BP
☒ c. SP
☐ d. DX



The correct answers are: BP, SP

Question 8

Incorrect

Mark 0.00 out of 1.00

Який максимальний обсяг може мати стек в реальному режимі роботи процесора?

Select one:

- ☒ a. 4096 байт
☐ b. 16 байт
☐ c. 65536 Байт
☐ d. Обсяг стека обмежений обсягом оперативної пам'яті
☐ e. 256 байт



The correct answer is: 65536 Байт

Question 9

Correct

Mark 1.00 out of 1.00

Яку команду необхідно додати в програму замість пропущеної, щоб в результаті виконання даного фрагмента коду мінімальне число з регістрів ax, bx і cx виявилось в регістрі cx?

cmp ax, bx
jc Label1
mov ax, bx
Label1:
[Пропущена команда]
jc Label2
mov cx, ax
Label2:

Select one:

- ☐ a. cmp ax, cx
☐ b. cmp ax, bx
☒ c. cmp cx, ax
☐ d. mov ax, bx
☐ e. cmp bx, ax



The correct answer is: cmp cx, ax

Question 10

Correct

Mark 1.00 out of 1.00

Які з перелічених відповідей можливі у архітектурі Broadwell ?

Select one or more:

- ☒ a. техпроцес — 14 нм, наявність команд для попереднього вибирання рядка кеш-пам'яті
☒ b. наявність команд для роботи з числами довільної точності
☐ c. підтримка технології Thunderbolt 4, наявність команд PREFETCHW
☒ d. наявність команд для генерації випадкового числа розміром 16, 32 або 64 біта.



The correct answers are: техпроцес — 14 нм, наявність команд для попереднього вибирання рядка кеш-пам'яті, наявність команд для роботи з числами довільної точності, наявність команд для генерації випадкового числа розміром 16, 32 або 64 біта.

[← Тестовий модуль №1](#)[Екзамен ►](#)

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)**Started on** Wednesday, 26 May 2021, 1:43 PM**State** Finished**Completed on** Wednesday, 26 May 2021, 1:57 PM**Time taken** 14 mins 34 secs**Grade** 7.00 out of 10.00 (70%)**Question 1**

Correct

Mark 1.00 out of 1.00

До внутрішньої пам'яті комп'ютера не відносяться:

Select one:

- ☐ a. оперативна пам'ять;
- ☐ b. Кеш- пам'ять.
- ☐ c. постійна пам'ять;
- ☒ d. Жорсткий диск;



The correct answer is: Жорсткий диск;

Question 2

Incorrect

Mark 0.00 out of 1.00

Як може змінити рівень привілеїв даних або процедур 32-розрядний процесор?

Select one:

- ☒ a. За допомогою зміни вмісту сегментного регістра
- ☐ b. За допомогою спеціальних команд асемблера.
- ☐ c. За допомогою програмних переривань.
- ☐ d. За допомогою спеціальних пристроїв – шлюзів або вентилів.



The correct answer is: За допомогою спеціальних пристроїв – шлюзів або вентилів.

Question 3

Incorrect

Mark 0.00 out of 1.00

Який розмір стекового сегмента у 32-розрядних мікропроцесорах Intel?

Select one:

- ☒ a. 64M
- ☐ b. 16K
- ☐ c. 32K
- ☐ d. 64K



The correct answer is: 64K

Question 4

Correct

Mark 1.00 out of 1.00

Для чого потрібні регістри DR?

Select one or more:

- ☐ a. Для забезпечення режиму тестування
- ☐ b. Для відображення точок зупинки програм
- ☒ c. Для забезпечення режиму налагодження
- ☒ d. Для організації покрокового режиму роботи мікропроцесора



The correct answers are: Для забезпечення режиму налагодження, Для організації покрокового режиму роботи мікропроцесора

Question 5

Correct

Mark 1.00 out of 1.00

Який розмір може мати таблиця локального дескриптора (LDT) у 32-розрядних мікропроцесорах?

Select one:

- ☐ a. 32K
- ☒ b. від 8 байт до 64K
- ☐ c. 128K
- ☐ d. 256K



The correct answer is: від 8 байт до 64K

Question 6

Correct

Mark 1.00 out of 1.00

Які функції виконує конвеєр процесора EOM?

Select one:

- ☐ a. Конвеєр – це пристрій, у якому процес виконання команди програми розбивають на окремі мікрокоманди (етапи).
- ☒ b. Конвеєр – це пристрій, у якому в процесі виконання команд програми відбувається суміщення етапів (стадій) виконання для декількох команд
- ☐ c. Конвеєр – це пристрій, у якому одна команда програми опрацьовує дані на різних стадіях обробки.



The correct answer is: Конвеєр – це пристрій, у якому в процесі виконання команд програми відбувається суміщення етапів (стадій) виконання для декількох команд

Question 7

Incorrect

Mark 0.00 out of 1.00

Регістр процесора AX, використовуваний у більшості математичних операцій для зберігання, як аргументу, так і результату, часто називається ...

Select one:

- ☐ a. Коміркою
- ☐ b. Індуктором
- ☐ c. Сховищем
- ☐ d. Акумулятором
- ☒ e. Тимчасовим регістром



The correct answer is: Акумулятором

Question 8

Correct

Mark 1.00 out of 1.00

Який максимальний обсяг може мати стек в реальному режимі роботи процесора?

Select one:

- ☐ a. 16 байт
- ☐ b. Обсяг стека обмежений обсягом оперативної пам'яті
- ☒ c. 65536 Байт
- ☐ d. 256 байт
- ☐ e. 4096 байт



The correct answer is: 65536 Байт

Question 9

Correct

Mark 1.00 out of 1.00

Чому буде рівне fred після виконання коду

```
int joe = 5, fred;
```

```
__asm{
```

```
mov eax, joe
```

```
or eax, 6
```

```
mov fred, eax
```

```
};
```

Select one:

- ☒ a. 7
- ☐ b. 15
- ☐ c. 13
- ☐ d. 5



The correct answer is: 7

Question 10

Correct

Mark 1.00 out of 1.00

Які з перелічених відповідей відповідають особливостям архітектури Intel Haswell ?

Select one or more:

- ☒ a. Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add)
- ☐ b. Техпроцес — 12 нм, базова кількість ядер — 2 або 4
- ☒ c. Розширення команд TSX для апаратної підтримки транзакційної пам'яті
- ☒ d. Повністю новий дизайн кеша, покращені механізми енергозбереження
- ☒ e. Підтримка технології Thunderbolt, можливий інтегрований векторний співпроцесор



The correct answers are: Повністю новий дизайн кеша, покращені механізми енергозбереження, Підтримка технології Thunderbolt, можливий інтегрований векторний співпроцесор, Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add), Розширення команд TSX для апаратної підтримки транзакційної пам'яті

[◀ Тестовий модуль №1](#)[Екзамен ▶](#)

[Home](#) / [My courses](#) / [АЕОМ](#) / [General](#) / [Тестовий модуль 2](#)

Started on Wednesday, 26 May 2021, 12:48 PM

State Finished

Completed on Wednesday, 26 May 2021, 1:05 PM

Time taken 17 mins 34 secs

Grade 7.83 out of 10.00 (78%)

Question **1**

Correct

Mark 1.00 out of 1.00

Після вимикання комп'ютера вся інформація стирається з:

Select one or more:

- ☐ a. жорсткого диска;
- ☒ b. КЕШ-пам'яті .
- ☐ c. CD - ROM ;
- ☒ d. оперативної пам'яті;



The correct answers are: оперативної пам'яті;, КЕШ-пам'яті .

Question **2**

Correct

Mark 1.00 out of 1.00

Які дії виконує центральний процесор у разі появи сигналу в лінії RESET?

Select one or more:

- ☒ a. встановлює у регістрі ознак біт IF = 0
- ☒ b. занулює вказівник команд IP
- ☒ c. засилає шістнадцятковий код FFFF у регістр сегмента команд.
- ☐ d. очищає оперативну пам'ять



The correct answers are: встановлює у регістрі ознак біт IF = 0, занулює вказівник команд IP, засилає шістнадцятковий код FFFF у регістр сегмента команд.

Question 3

Partially correct

Mark 0.33 out of 1.00

У яких випадках деякі команди використовують певні регістри неявно?

Select one or more:

- ☐ a. перекодування (регістр BX)
- ☒ b. операції з рядками (регістри SI, DI).
- ☐ c. множення, ділення і введення–виведення слів (регістр AH)
- ☐ d. множення, ділення байтів (регістр AH)



The correct answers are: перекодування (регістр BX), множення, ділення байтів (регістр AH), операції з рядками (регістри SI, DI).

Question 4

Correct

Mark 1.00 out of 1.00

Яка відмінність між скалярним і суперскалярним процесором?

Select one:

- ☐ a. Процесор опрацювання скалярних даних називають скалярним.
- ☐ b. Скалярним називають процесор з можливістю виконання команд над дійсними числами, а суперскалярний процесор здатний опрацьовувати інструкції над векторами.
- ☐ c. Процесор, в якому операндами деяких команд можуть виступати впорядковані масиви даних називають суперскалярним.
- ☒ d. Скалярним називають процесор з єдиним конвеєром виконання команд а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно.



The correct answer is: Скалярним називають процесор з єдиним конвеєром виконання команд а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно.

Question 5

Incorrect

Mark 0.00 out of 1.00

Як називається таблиця векторів переривань в захищеному режимі?

Select one or more:

- ☒ a. Таблиця векторів переривань (IVT), яка забезпечує механізм опрацювання 256 векторів переривань. Вказівники на їх поточні значення зберігаються у регістрі IVTR.
- ☐ b. Таблиця дескрипторів переривань (IDT), де можуть бути тільки вентиля задач, переривань і пасток.
- ☐ c. Таблиця векторів переривань (IVT), яка забезпечує механізм опрацювання 32 векторів апаратних переривань. Вказівники на їх поточні значення зберігаються у регістрі IVTR.
- ☐ d. Таблиця дескрипторів переривань (IDT), яка містить дескриптори переривань, які відображають адреси 256 векторів переривань. Вказівники на їх поточні значення зберігаються у регістрі IDTR.



The correct answers are: Таблиця дескрипторів переривань (IDT), яка містить дескриптори переривань, які відображають адреси 256 векторів переривань. Вказівники на їх поточні значення зберігаються у регістрі IDTR., Таблиця дескрипторів переривань (IDT), де можуть бути тільки вентиля задач, переривань і пасток.

Question **6**

Correct

Mark 1.00 out of 1.00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 5 машинних команд з 30 тактів до:

Select one:

- ☐ a. 15 тактів
- ☐ b. 25 тактів
- ☒ c. 10 тактів
- ☐ d. 20 тактів



The correct answer is: 10 тактів

Question **7**

Correct

Mark 1.00 out of 1.00

Для чого використовують у сучасних мікропроцесорах режим системного керування SMM?

Select one:

- ☒ a. набір команд для реалізації системи керування енергоспоживанням
- ☐ b. це набір команд своєрідного процесора, котрий займається в чіпсеті обробкою завдань, що формуються операційною системою
- ☐ c. режим системного керування SMM (System Management Mode) використовують для реалізації привілейованих команд ядра операційної системи.



The correct answer is: набір команд для реалізації системи керування енергоспоживанням

Question **8**

Correct

Mark 1.00 out of 1.00

Вкажіть найшвидший вид пам'яті при обміні даними:

Select one:

- ☐ a. Кеш-пам'ять 2 рівня
- ☐ b. Оперативна пам'ять
- ☒ c. Кеш-пам'ять 1 рівня
- ☐ d. Кеш-пам'ять 3 рівня



The correct answer is: Кеш-пам'ять 1 рівня

Question 9

Correct

Mark 1.00 out of 1.00

Чому буде рівне fred після виконання коду

```
int joe = 5, fred;
```

```
__asm{
```

```
mov eax, joe
```

```
or eax, 5
```

```
mov fred, eax
```

```
};
```

Select one:

- ☐ a. 13
- ☐ b. 15
- ☒ c. 5
- ☐ d. 7



The correct answer is: 5


Question 10

Partially correct

Mark 0.50 out of 1.00

У чому суть технології HyperThreading (віртуальна багато поточність) ?

Select one or more:

- ☐ a. технологія «одночасної багатонитевості» яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30% .
- ☒ b. технологія , яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність. 
- ☐ c. це технологія багатопроцесорних комп'ютерів, в якій два або більше однакових процесорів підключаються до спільного конвеєра, і за належної підтримки операційною системою, легко переміщують завдання між процесорами, ефективно розподіляючи навантаження.

The correct answers are: технологія , яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність., технологія «одночасної багатонитевості» яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30% .

[← Тестовий модуль №1](#)

Jump to...

[Екзамен ►](#)

Розпочато Wednesday 26 May 2021 12:08 PM

Стан Завершено

Завершено Wednesday 26 May 2021 12:26 PM

Витрачено часу 18 хв 23 сек

Оцінка 3,00 з можливих 10,00 (30%)

Питання **1**

Правильно

Балів 1,00 з 1,00

З якими пристроями забезпечує роботу процесора північний міст чіпсета?

Виберіть одну або декілька відповідей:

- ☐ a. з КЕШ-пам'яттю
- ☐ b. із COM та LPT- портами
- ☒ c. із інтерфейсами PCIe
- ☒ d. з пам'яттю і відеосистемою



Правильні відповіді: з пам'яттю і відеосистемою, із інтерфейсами PCIe

Питання **2**

Правильно

Балів 1,00 з 1,00

Що таке вектор переривання?

Виберіть одну відповідь:

- ☒ a. Вектор переривання – це вказівник на відповідну програму обслуговування.
- ☐ b. Вектор переривання – це адреса номера переривання.
- ☐ c. Вектор переривання – це вказівник на тип помилки, внаслідок якої сталося переривання роботи процесора.



Правильна відповідь: Вектор переривання – це вказівник на відповідну програму обслуговування.

Питання **3**

Відповіді не було

Макс. оцінка до 1,00

Які реєстри виконують функції адресних?

Виберіть одну або декілька відповідей:

- ☐ a. SP
- ☐ b. SI
- ☐ c. CX
- ☐ d. DI

Правильні відповіді: SI, DI, SP

Питання **4**

Неправильно

Балів 0,00 з 1,00

Якщо адреса порту уведення-виведення буде більшою за 256, то вона міститься у реєстрі:

Виберіть одну відповідь:

- ☐ a. будь-якому загального призначення;
- ☒ b. стековому;
- ☐ c. DX;
- ☐ d. CX



Правильна відповідь: DX;

Питання **5**

Правильно

Балів 1,00 з 1,00

Який розмір може мати таблиця глобального дескриптора (GDT) у 32-розрядних мікропроцесорах?

Виберіть одну відповідь:

- ☐ a. 32K
- ☒ b. від 8 байт до 64K
- ☐ c. 128K
- ☐ d. 256K



Правильна відповідь: від 8 байт до 64K

Питання **6**

Відповіді не було

Макс. оцінка до 1,00

Яку інформацію містить регістр вказівника команд EIP 32-розрядного мікропроцесора Intel?

Виберіть одну відповідь:

- ☐ a. адресу поточної команди
- ☐ b. фізичну адресу комірки пам'яті, яку потрібно виконати
- ☐ c. зміщення наступної команди, яку потрібно виконати
- ☐ d. адресу команди, яку вибирає процесор з черги команд

Правильна відповідь: зміщення наступної команди, яку потрібно виконати

Питання **7**

Неправильно

Балів 0,00 з 1,00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 6 машинних команд з 36 тактів до:

Виберіть одну відповідь:

- ☐ a. 10 тактів
- ☐ b. 11 тактів
- ☒ c. 12 тактів
- ☐ d. 9 тактів



Правильна відповідь: 11 тактів

Питання **8**

Відповіді не було

Макс. оцінка до 1,00

Який максимальний обсяг може мати стек в реальному режимі роботи процесора?

Виберіть одну відповідь:

- ☐ a. 256 байт
- ☐ b. Обсяг стека обмежений обсягом оперативної пам'яті
- ☐ c. 4096 байт
- ☐ d. 16 байт
- ☐ e. 65536 Байт

Правильна відповідь: 65536 Байт

Питання **9**

Відповіді не було

Макс. оцінка до 1,00

Чому буде рівне fred після виконання коду

```
int joe = 5, fred;
```

```
__asm{
```

```
mov eax, joe
```

```
xor eax, 10
```

```
mov fred, eax
```

```
};
```

Виберіть одну відповідь:

- ☐ a. 0
- ☐ b. 2
- ☐ c. 6
- ☐ d. 15
- ☐ e. 10
- ☐ f. 14
- ☐ g. 9
- ☐ h. 5
- ☐ i. 11
- ☐ j. 3
- ☐ k. 4
- ☐ l. 7
- ☐ m. 13
- ☐ n. 12
- ☐ o. 8
- ☐ p. 1

Правильна відповідь: 15

Питання **10**

Відповіді не було

Макс. оцінка до 1,00

Які з перелічених відповідей відображують особливості архітектури Nehalem ?

Виберіть одну або декілька відповідей:

- ☐ a. містить загальну для всіх ядер кеш - пам'ять третього рівня
- ☐ b. в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро
- ☐ c. на самому процесорі розташований двоканальний або триканальний контролер оперативної пам'яті DDR3
- ☐ d. техпроцес — 45 нм, підтримка пам'яті DDR3, всі ядра розміщені на одному кристалі
- ☐ e. техпроцес — 32 нм, підтримка пам'яті DDR4, всі ядра розміщені на одному кристалі

Правильні відповіді: техпроцес — 45 нм, підтримка пам'яті DDR3, всі ядра розміщені на одному кристалі, на самому процесорі розташований двоканальний або триканальний контролер оперативної пам'яті DDR3, в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро, містить загальну для всіх ядер кеш - пам'ять третього рівня

◀ Тестовий модуль №1

Перейти до...

Розпочато Wednesday 26 May 2021 13:12 PM

Стан Завершено

Завершено Wednesday 26 May 2021 13:28 PM

Витрачено часу 16 хв 24 сек

Оцінка 4,33 з можливих 10,00 (43%)

Питання **1**

Неправильно

Балів 0,00 з 1,00

До внутрішньої пам'яті комп'ютера не відносяться:

Виберіть одну відповідь:

- ☐ a. Жорсткий диск;
- ☐ b. Кеш- пам'ять.
- ☒ c. постійна пам'ять;
- ☐ d. оперативна пам'ять;

✗

Правильна відповідь: Жорсткий диск;

Питання **2**

Неправильно

Балів 0,00 з 1,00

Один з периферійних пристроїв Вашого ПК використовує сигнал NMI для повідомлення про виняткову ситуацію. Яке переривання слід обробляти процесору для отримання цих повідомлень?

Виберіть одну відповідь:

- ☒ a. 10h
- ☐ b. 00h
- ☐ c. 02h
- ☐ d. 0Ch
- ☐ e. 06h

✗

Правильна відповідь: 02h

Питання **3**

Неправильно

Балів 0,00 з 1,00

Як називається область пам'яті певного призначення, всередині якої підтримується лінійна адресація:

Виберіть одну відповідь:

- ☒ a. Стек
- ☐ b. Область
- ☐ c. Сегмент
- ☐ d. Комірка



Правильна відповідь: Сегмент

Питання **4**

Правильно

Балів 1,00 з 1,00

Яка відмінність між скалярним і суперскалярним процесором?

Виберіть одну відповідь:

- ☐ a. Скалярним називають процесор з можливістю виконання команд над дійсними числами, а суперскалярний процесор здатний опрацьовувати інструкції над векторами.
- ☐ b. Процесор опрацювання скалярних даних називають скалярним.
- ☐ c. Процесор, в якому операндами деяких команд можуть виступати впорядковані масиви даних називають суперскалярним.
- ☒ d. Скалярним називають процесор з єдиним конвеєром виконання команд а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно. ✓

Правильна відповідь: Скалярним називають процесор з єдиним конвеєром виконання команд а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно.

Питання **5**

Правильно

Балів 1,00 з 1,00

Який розмір може мати таблиця дескриптора переривань (IDT) у 32-розрядних мікропроцесорах?

Виберіть одну відповідь:

- ☐ a. 256K
- ☐ b. 256 Мбайт
- ☐ c. 128K
- ☒ d. від 8 байт до 64K



Правильна відповідь: від 8 байт до 64K

Питання **6**

Неправильно

Балів 0,00 з 1,00

Яка пара реєстрів характеризує рядок-джерело?

Виберіть одну відповідь:

- ☐ a. DS, BX;
- ☐ b. DS, SI;
- ☒ c. ES, CX.
- ☐ d. ES, DI;



Правильна відповідь: DS, SI;

Питання **7**

Правильно

Балів 1,00 з 1,00

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 8 машинних команд з 48 тактів до:

Виберіть одну відповідь:

- ☒ a. 13 тактів
- ☐ b. 20 тактів
- ☐ c. 24 тактів
- ☐ d. 16 тактів



Правильна відповідь: 13 тактів

Питання **8**

Неправильно

Балів 0,00 з 1,00

Скільки рівнів кеш-пам'яті застосовують у сучасних процесорах?

Виберіть одну відповідь:

- ☐ a. 1-2
- ☒ b. 1-3
- ☐ c. 1-4
- ☐ d. 2



Правильна відповідь: 1-4

Питання 9

Правильно

Балів 1,00 з 1,00

Чому буде рівне fred після виконання коду

```
int joe = 15, fred;
```

```
__asm{
```

```
mov ax, joe
```

```
add joe, 2
```

```
mov fred, eax
```

```
};
```

Виберіть одну відповідь:

- ☐ a. 13
- ☐ b. 15
- ☒ c. Помилка у кодї
- ☐ d. 17



Правильна відповідь: Помилка у кодї

Питання 10

Частково правильно

Балів 0,33 з 1,00

У чому суть архітектури з неоднорідним доступом до пам'яті(NUMA) ?

Виберіть одну або декілька відповідей:

- ☐ a. організація пам'яті в паралельних архітектурах EOM, в якій всі процесори мають цілком рівноправний доступом до загальної оперативної пам'яті
- ☐ b. на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер
- ☒ c. доступ до різних областей спільної пам'яті в паралельних архітектурах EOM займає різний час, тому ці архітектури називаються неоднорідними
- ☐ d. організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір.



Правильні відповіді: організація пам'яті в паралельних архітектурах EOM, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір., на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер, доступ до різних областей спільної пам'яті в паралельних архітектурах EOM займає різний час, тому ці архітектури називаються неоднорідними

[← Тестовий модуль №1](#)

Перейти до...

Екзамен ►

Архітектура комп'ютерних систем

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)

Quiz navigation

1

2

3

4

5

6

7

8

9

10

[Show one page at a time](#)
[Finish review](#)

Started on	Wednesday, 26 May 2021, 1:52 PM
State	Finished
Completed on	Wednesday, 26 May 2021, 2:05 PM
Time taken	12 mins 19 secs
Grade	8.00 out of 10.00 (80%)

Question 1

Correct

Mark 1.00 out of 1.00

Flag question

Шина, яка служить для визначення адреси (номера) пристрою, з яким процесор обмінюється інформацією в даний момент:

- Select one:
- ☐ a. Шина живлення
 - ☐ b. Шина управління
 - ☒ c. Шина адреси
 - ☐ d. Шина даних

The correct answer is: Шина адреси

Question 2

Correct

Mark 1.00 out of 1.00

Flag question

Які дії виконує центральний процесор у разі появи сигналу в лінії RESET?

- Select one or more:
- ☒ a. засилає шістнадцятковий код FFFF у регістр сегмента команд.
 - ☐ b. очищає оперативну пам'ять
 - ☒ c. встановлює у регістрі ознак біт IF = 0
 - ☒ d. занулює вказівник команд IP

The correct answers are: встановлює у регістрі ознак біт IF = 0, занулює вказівник команд IP, засилає шістнадцятковий код FFFF у регістр сегмента команд.

Question 3

Correct

Mark 1.00 out of 1.00

Flag question

Для чого потрібна LDT у 32-розрядних мікропроцесорах? Де зберігаються вказівники на їх поточні значення?

- Select one:
- ☐ a. Таблиця локального дескриптора (LDT) містить дескриптори, що регулюють доступ для локальних задач у системі. Вказівники на їх поточні значення зберігаються у регістрі RLDТ.
 - ☒ b. Таблиця локального дескриптора (LDT) містить дескриптори, які асоціюються (співвідносяться) з заданою задачею і забезпечують механізм для ізоляції коду і сегмента даних заданої задачі від решти операційної системи. Вказівники на їх поточні значення зберігаються у регістрі LDTR.
 - ☐ c. Таблиця локального дескриптора (LDT) забезпечує механізм для ізоляції коду і сегмента даних заданої задачі від решти операційної системи. Вказівники на їх поточні значення зберігаються у регістрі RLDT.

The correct answer is: Таблиця локального дескриптора (LDT) містить дескриптори, які асоціюються (співвідносяться) з заданою задачею і забезпечують механізм для ізоляції коду і сегмента даних заданої задачі від решти операційної системи. Вказівники на їх поточні значення зберігаються у регістрі LDTR.

Question 4

Incorrect

Mark 0.00 out of 1.00

Flag question

Нехай порт з адресою 3E4h є портом уведення у буферну пам'ять пристрою друку. Який вигляд матиме команда виводу в буфер символу, що міститься у регістрі AL?

- Select one:
- ☐ a. OUT DX, AL
 - ☒ b. MOV AL, 3E4h
 - ☐ c. OUT AL, DX

The correct answer is: OUT DX, AL

Question 5

Incorrect

Mark 0.00 out of 1.00

Flag question

Як називається область пам'яті певного призначення, всередині якої підтримується лінійна адресація:

- Select one:
- ☐ a. Комірка
 - ☒ b. Стек
 - ☐ c. Область
 - ☐ d. Сегмент

The correct answer is: Сегмент

Question 6

Correct

Mark 1.00 out of 1.00

Flag question

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 6 машинних команд з 36 тактів до:

- Select one:
- ☐ a. 10 тактів
 - ☒ b. 11 тактів
 - ☐ c. 9 тактів
 - ☐ d. 12 тактів

The correct answer is: 11 тактів

Question 7

Correct

Mark 1.00 out of 1.00

Flag question

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 7 машинних команд з 42 тактів до:

- Select one:
- ☐ a. 14 тактів
 - ☒ b. 12 тактів
 - ☐ c. 21 такта
 - ☐ d. 11 тактів

The correct answer is: 12 тактів

Question 8

Correct

Mark 1.00 out of 1.00

Flag question

Вкажіть найшвидший вид пам'яті при обміні даними:

- Select one:
- ☐ a. Кеш-пам'ять 3 рівня
 - ☐ b. Кеш-пам'ять 2 рівня
 - ☒ c. Кеш-пам'ять 1 рівня
 - ☐ d. Оперативна пам'ять

The correct answer is: Кеш-пам'ять 1 рівня

Question 9

Correct

Mark 1.00 out of 1.00

Flag question

Чому буде рівне fred після виконання коду
__int16 joe = 5, fred;
__asm{
mov ax, joe
and ax, 1
mov fred, ax
};

- Select one:
- ☐ a. 5
 - ☐ b. 0
 - ☒ c. 1
 - ☐ d. 4

The correct answer is: 1

Question 10

Correct

Mark 1.00 out of 1.00

Flag question

Які з перелічених відповідей відповідають особливостям архітектури Intel Haswell ?

- Select one or more:
- ☒ a. Повністю новий дизайн кеша, покращені механізми енергозбереження
 - ☒ b. Розширення команд TSX для апаратної підтримки транзакційної пам'яті
 - ☒ c. Підтримка технології Thunderbolt, можливий інтегрований векторний співпроцесор
 - ☐ d. Техпроцес — 12 нм, базова кількість ядер — 2 або 4
 - ☒ e. Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add)

The correct answers are: Повністю новий дизайн кеша, покращені механізми енергозбереження, Підтримка технології Thunderbolt, можливий інтегрований векторний співпроцесор, Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add), Розширення команд TSX для апаратної підтримки транзакційної пам'яті

Розпочато Wednesday 31 March 2021 12:01 PM

Стан Завершено

Завершено Wednesday 31 March 2021 12:11 PM

Витрачено часу 10 хв 8 сек

Оцінка 3,33 з можливих 10,00 (33%)

Питання **1**

Неправильно

Балів 0,00 з 1,00

Які з наведених операційних систем належать до категорії багатокористувацьких?

Виберіть одну відповідь:

- ☐ a. MS-DOS, Windows 3.x, ранні версії OS/2.
- ☐ b. UNIX, Windows NT.
- ☒ c. MS-DOS, UNIX, Windows 7



Правильна відповідь: UNIX, Windows NT.

Питання **2**

Частково правильно

Балів 0,33 з 1,00

Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп'ютера?

Виберіть одну або декілька відповідей:

- ☐ a. Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання.
- ☐ b. Збереження конфіденційності інформації у системах, де працює багато користувачів.
- ☒ c. Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо).



Правильні відповіді: Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання., Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо)., Збереження конфіденційності інформації у системах, де працює багато користувачів.

Питання **3**

Правильно

Балів 1,00 з 1,00

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1

B 0 1 0 1

Y 0 0 0 1

Виберіть одну відповідь:

- ☐ a. перенесення 1 у старший розряд суматора.
- ☐ b. Інверсію
- ☐ c. Логічне додавання;
- ☒ d. Логічне множення;



Правильна відповідь: Логічне множення;

Питання **4**

Правильно

Балів 1,00 з 1,00

Яке максимальне число імпульсів порахує двійковий 8-розрядний лічильник?

Виберіть одну відповідь:

- ☐ a. 32
- ☒ b. 256
- ☐ c. 8
- ☐ d. 16



Правильна відповідь: 256

Питання **5**

Правильно

Балів 1,00 з 1,00

У чому полягає суть роботи лічильного тригера?

Виберіть одну відповідь:

- ☐ a. Цей тригер встановлюється в стан одиниці при наявності логічної одиниці на вході, і в нуль – при наявності логічного нуля на вході.
- ☐ b. Цей тригер запам'ятовує кожний вхідний імпульс;
- ☒ c. Цей тригер змінює свій стан у разі надходження кожного вхідного імпульсу;



Правильна відповідь: Цей тригер змінює свій стан у разі надходження кожного вхідного імпульсу;

Питання **6**

Неправильно

Балів 0,00 з 1,00

Яка з відповідей правильно описує роботу T-тригера?

Виберіть одну відповідь:

- ☐ a. тригер змінює свій стан у разі надходження імпульсу на вхід синхронізації.
- ☐ b. тригер змінює свій стан у разі надходження кожного вхідного імпульсу.
- ☒ c. тригер змінює свій стан у разі надходження імпульсу на вхід T.



Правильна відповідь: тригер змінює свій стан у разі надходження кожного вхідного імпульсу.

Питання **7**

Неправильно

Балів 0,00 з 1,00

Скільки розрядів відводиться для зберігання довгого подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?

Виберіть одну відповідь:

- ☒ a. 64
- ☐ b. 32
- ☐ c. 16
- ☐ d. 80



Правильна відповідь: 80

Питання **8**

Неправильно

Балів 0,00 з 1,00

Що означає термін VLIW-архітектура?

Виберіть одну відповідь:

- ☒ a. VLIW — EOM з повним набором інструкцій (команд), які виконує мікропроцесор;
- ☐ b. VLIW -архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.
- ☐ c. VLIW -архітектура характерна для EOM, які мають мінімальний набір інструкцій;



Правильна відповідь: VLIW -архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.

Питання 9

Неправильно

Балів 0,00 з 1,00

Вам необхідно отримати побітове представлення числа. Яка ознака братиме участь в операції перевірки установки / скидання кожного з бітів числа за умови, що використовується команда зсуву?

Виберіть одну відповідь:

- ☐ a. ознака знака
- ☒ b. ознака напівпереносу
- ☐ c. ознака нуля
- ☐ d. ознака переповнення
- ☐ e. ознака переносу

✗

Правильна відповідь: ознака переносу

Питання 10

Неправильно

Балів 0,00 з 1,00

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?

Виберіть одну відповідь:

- ☒ a. 16 байт
- ☐ b. 10 байт
- ☐ c. 8 байт
- ☐ d. 64 байти

✗

Правильна відповідь: 8 байт

◀ Замір знань

Перейти до...

Тестовий модуль 2 ▶

Архітектура комп'ютерних систем

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль №1](#)

Quiz navigation

1

2

3

4

5

6

7

8

9

10

Show one page at a time

[Finish review](#)

Started on	Wednesday, 31 March 2021, 12:04 PM
State	Finished
Completed on	Wednesday, 31 March 2021, 12:13 PM
Time taken	9 mins 11 secs
Grade	5.00 out of 10.00 (50%)

Question 1

Incorrect

Mark 0.00 out of 1.00

Flag question

Яка типова швидкість опрацювання команд у EOM 1-го покоління?

- Select one:
- ☐ a. 1-10 операцій за секунду
 - ☐ b. 100 – 20000 операцій за секунду.
 - ☐ c. 100-1000 операцій за секунду

The correct answer is: 100 – 20000 операцій за секунду.

Question 2

Correct

Mark 1.00 out of 1.00

Flag question

Які з наведених нижче відповідей не належать до переліку функцій, які виконує операційна система сучасного комп'ютера?

- Select one:
- ☐ a. Реакція на помилки та аварійні ситуації; контроль за нормальним функціонуванням обладнання.
 - ☐ b. Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів, інформації про конфігурації тощо).
 - ☒ c. Організація обміну даними із оперативної пам'яті до кеш-пам'яті.

The correct answer is: Організація обміну даними із оперативної пам'яті до кеш-пам'яті.

Question 3

Correct

Mark 1.00 out of 1.00

Flag question

Яку функцію Y виконує вузол мікропроцесора, який описується такою таблицею істинності:

A 0 0 1 1
B 0 1 0 1
Y 0 0 0 1

- Select one:
- ☐ a. Інверсію.
 - ☐ b. Виключне АБО;
 - ☐ c. Логічне додавання;
 - ☒ d. Логічне множення;

The correct answer is: Логічне множення;

Question 4

Correct

Mark 1.00 out of 1.00

Flag question

Які головні функції виконує регістр?

- Select one:
- ☐ a. Регістр – це вузол EOM, який виконує збереження інформації для операційної системи .
 - ☐ b. Регістр – це вузол EOM, який виконує реєстрацію та збереження інформації.
 - ☒ c. Регістр – це вузол EOM, який виконує тимчасове збереження та перетворення інформації.

The correct answer is: Регістр – це вузол EOM, який виконує тимчасове збереження та перетворення інформації.

Question 5

Incorrect

Mark 0.00 out of 1.00

Flag question

Скільки однорозрядних виходів містить дешифратор на 4 входи?

- Select one:
- ☐ a. 4
 - ☒ b. 8
 - ☐ c. 16

The correct answer is: 16

Question 6

Correct

Mark 1.00 out of 1.00

Flag question

Яке максимальне число імпульсів порахує двійковий 4-розрядний лічильник?

- Select one:
- ☒ a. 16
 - ☐ b. 8
 - ☐ c. 4

The correct answer is: 16

Question 7

Incorrect

Mark 0.00 out of 1.00

Flag question

Множинний потік даних і одиночний потік команд –це архітектура:

- Select one:
- ☒ a. MISD
 - ☐ b. SIMD
 - ☐ c. SISD
 - ☐ d. MIMD

The correct answer is: SIMD

Question 8

Incorrect

Mark 0.00 out of 1.00

Flag question

Де найчастіше реалізують тип взаємодії потоку команд і потоку даних БКОД?

- Select one:
- ☒ a. Для опрацювання однотипних даних.
 - ☐ b. Для реалізації технології MMX.
 - ☐ c. Для реалізації конвеєрного опрацювання даних.

The correct answer is: Для реалізації конвеєрного опрацювання даних.

Question 9

Correct

Mark 1.00 out of 1.00

Flag question

Скільки байт у пам'яті персонального комп'ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?

- Select one:
- ☐ a. 16 байт
 - ☐ b. 64 байти
 - ☒ c. 8 байт
 - ☐ d. 10 байт

The correct answer is: 8 байт

Question 10

Incorrect

Mark 0.00 out of 1.00

Flag question

Яка довжина вказівника у 64-розрядних мікропроцесорах?

- Select one:
- ☐ a. 8 байт
 - ☒ b. 8 біт
 - ☐ c. 64 байти
 - ☐ d. 32 біти

The correct answer is: 8 байт

[Finish review](#)

[← Замір знань](#)

Jump to...

[Тестовий модуль 2](#) ➤