



hochschule mannheim

Entwicklung eines Efficiently Updatable Neural Network (NNUE) zur Evaluation von Schach Positionen

Marvin Karhan

Bachelor-Thesis

zur Erlangung des akademischen Grades Bachelor of Science (B.Sc.)

Studiengang Informatik

Fakultät für Informatik

Hochschule Mannheim

31.08.2022

Betreuer

Prof. Jörn Fischer, Hochschule Mannheim

Prof. Thomas Ihme, Hochschule Mannheim

Karhan, Marvin:

Entwicklung eines NNUE zur Evaluation von Schach Positionen / Marvin Karhan. –
Bachelor-Thesis, Mannheim: Hochschule Mannheim, 2022. 29 Seiten.

Karhan, Marvin:

Development of an NNUE for the Evaluation of Chess Positions / Marvin Karhan. –
Bachelor Thesis, Mannheim: University of Applied Sciences Mannheim, 2022. 29 pages.

Erklärung

Hiermit erkläre ich, dass ich die vorliegende Arbeit selbstständig verfasst und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt habe.

Ich bin damit einverstanden, dass meine Arbeit veröffentlicht wird, d. h. dass die Arbeit elektronisch gespeichert, in andere Formate konvertiert, auf den Servern der Hochschule Mannheim öffentlich zugänglich gemacht und über das Internet verbreitet werden darf.

Mannheim, 31.08.2022

A handwritten signature in blue ink, appearing to read 'M. Karhan', written in a cursive style.

Marvin Karhan

Abstract

Entwicklung eines NNUE zur Evaluation von Schach Positionen

Jemand musste Josef K. verleumdet haben, denn ohne dass er etwas Böses getan hätte, wurde er eines Morgens verhaftet. Wie ein Hund! sagte er, es war, als sollte die Scham ihn überleben. Als Gregor Samsa eines Morgens aus unruhigen Träumen erwachte, fand er sich in seinem Bett zu einem ungeheueren Ungeziefer verwandelt. Und es war ihnen wie eine Bestätigung ihrer neuen Träume und guten Absichten, als am Ziele ihrer Fahrt die Tochter als erste sich erhob und ihren jungen Körper dehnte. Es ist ein eigentümlicher Apparat, sagte der Offizier zu dem Forschungsreisenden und überblickte mit einem gewissermaßen bewundernden Blick den ihm doch wohl bekannten Apparat. Sie hätten noch ins Boot springen können, aber der Reisende hob ein schweres, geknotetes Tau vom Boden, drohte ihnen damit und hielt sie dadurch von dem Sprunge ab. In den letzten Jahrzehnten ist das Interesse an Künstlern sehr zurückgegangen. Aber sie überwandten sich, umdrängten den Käfig und wollten sich gar nicht fortrühren.

Development of an NNUE for the Evaluation of Chess Positions

The European languages are members of the same family. Their separate existence is a myth. For science, music, sport, etc, Europe uses the same vocabulary. The languages only differ in their grammar, their pronunciation and their most common words. Everyone realizes why a new common language would be desirable: one could refuse to pay expensive translators. To achieve this, it would be necessary to have uniform grammar, pronunciation and more common words. If several languages coalesce, the grammar of the resulting language is more simple and regular than that of the individual languages. The new common language will be more simple and regular than the existing European languages. It will be as simple as Occidental; in fact, it will be Occidental. To an English person, it will seem like simplified English, as a skeptical Cambridge friend of mine told me what Occidental is.

Inhaltsverzeichnis

| | | |
|----------|---|-----------|
| 1 | Einleitung | 1 |
| 2 | Grundlagen | 3 |
| 2.1 | Hand-crafted Evaluation | 3 |
| 2.2 | Neuronale Netze | 5 |
| 2.2.1 | Das Neuron | 6 |
| 2.2.2 | Loss Functions | 8 |
| 2.2.3 | Backpropagation und Gradientenabstieg | 8 |
| 2.2.4 | Optimierer | 8 |
| 2.2.5 | Quantisierung | 8 |
| 2.3 | SIMD | 9 |
| 2.3.1 | Register Verwaltung | 10 |
| 2.3.2 | Intrinsische Funktionen für NNUE | 11 |
| 2.4 | NNUE | 12 |
| 2.4.1 | Feature Set | 13 |
| 2.4.2 | Akkumulator | 15 |
| 3 | Verwandte Arbeiten | 18 |
| 4 | NNUE Implementierung | 21 |
| 4.1 | Architektur | 22 |
| 4.1.1 | Akkumulator | 22 |
| 4.1.2 | Lineare Schichten | 23 |
| 4.1.3 | Ausgabeschicht | 23 |
| 4.2 | Training | 23 |
| 4.2.1 | Eingabedaten | 23 |
| 4.2.2 | Trainer | 23 |
| 4.3 | Integration in einen Schachcomputer | 23 |
| 4.3.1 | Quantisierungsschema | 24 |
| 4.3.2 | Feature Transformator | 25 |
| 4.3.3 | Affiner Transformator | 25 |
| 5 | Ergebnisse | 26 |
| 5.1 | Testaufbau | 26 |

| | | |
|----------|------------------------------|-------------|
| 5.2 | Elo Entwicklung | 27 |
| 6 | Diskussion | 28 |
| 6.1 | Erfolge | 28 |
| 6.2 | Probleme | 28 |
| 7 | Fazit und Ausblick | 29 |
| | Abkürzungsverzeichnis | v |
| | Tabellenverzeichnis | vi |
| | Abbildungsverzeichnis | vii |
| | Literatur | viii |

Kapitel 1

Einleitung

Computerschach ist ein viel betrachtetes Thema. Schon Alan Turing und Claude Shannon haben sich damit befasst [1], [2]. In seinem 1950 verfassten Paper beschrieb Shannon [2] die Funktion zur Evaluation einer Schachposition. Ihm war jedoch auch klar, dass es wahrscheinlich niemals eine exakte Evaluation für Schach geben wird. Deshalb liegt es nahe, dafür ein neuronales Netz (NN) zu verwenden, denn dessen Aufgabe ist es, eine solche Funktion zu approximieren. Leider ist es für die Evaluation in einem Schachcomputer wichtig, sowohl genau als auch schnell die Position zu bewerten. Je genauer die Stellung bewertet wird, desto stärker spielt das Programm. Je schneller die Bewertung stattfindet, desto weiter kann der Computer voraussagen, was ebenfalls zu einer höheren Spielstärke führt. Herkömmliche NNs Architekturen scheitern jedoch an einer zu langen Berechnungszeit oder bei sehr kleinen Netzen an einer zu ungenauen Bewertung.

Eine Lösung für die Probleme herkömmlicher NNs wurde 2018 von Nasu [3] in seinem japanischen Paper vorgestellt. Er erkannte, dass inkrementelle Aktualisierungen, wie sie bereits in hand-crafted evaluation (HCE) verwendet wurden, in NNs verwendet werden können. Der Schlüssel dafür ist ein binäres und dünn besetztes Feature Set, basierend auf den Figuren und ihren Positionen. Die Eingabeschicht, auch affiner Transformator genannt, muss nicht bei jeder Aktivierung alle Elemente seines Ausgabevektors neu berechnen.

Die NNUE Architektur ist darauf ausgelegt, schnell auf einer CPU zu laufen. Sie nutzt CPU-basierte Optimierungsmöglichkeiten wie Single Instruction, Multiple Data (SIMD) und die im letzten Absatz genannten inkrementellen Aktualisierungen, um die Geschwindigkeit zu erlangen und ihre Nutzung als Evaluationsfunktion zu rechtfertigen.

Nasus [3] hat die NNUE Architektur für die Verwendung in der japanischen Schachvariante Shogi entwickelt. Shogi unterscheidet sich in einigen Punkten vom herkömmlichen Schach. Es hat unter anderem eine andere Spielfeldgröße und erlaubt es, geschlagene Figuren wieder einzusetzen. Trotzdem eignet sich Nasus [3] Ansatz für traditionelles Schach, da die Zuggenerierung sowie die Evaluation ähnlich ist. Außerdem gibt es in beiden Varianten einen König, praktisch für die Auswahl eines passenden Feature Sets, wie in Unterabschnitt 2.4.1 genauer erläutert.

Nur zwei Jahre später zeigte eine Portierung des Konzepts starke Verbesserungen in dem Schachcomputer Stockfish, der sich durch NNUE um mehr als 80 Elo verbessern konnte [4], die größte Verbesserung einer Stockfish-Version jemals. Mit Ausnahme von AlphaZero [5] hatte bis dahin noch kein NN basierter Ansatz Erfolge gezeigt.

Ein Schachcomputer besteht aus drei Teilen: Suche, Zuggenerierung (Boardrepräsentation) und Evaluation [6]. Als Basis für diese Arbeit wird ein simpler Schachcomputer, der in dem Modul Künstliche Intelligenz für autonome Systeme (KIS) entwickelt wurde, verwendet. Dieser Schachcomputer verfügt über eine simple Suche und eine HCE [7]. Gegenstand dieser Arbeit ist es, die HCE des 2021 im Modul KIS entwickelten Schachcomputers durch ein eigens trainiertes NNUE zu ersetzen. Ziel ist es hierbei nicht, eine neue NNUE Architektur zu präsentieren. Es wird die Architektur verwendet, die von Nasu [3] vorgestellt und auch in der ersten Version der Stockfish NNUE verwendet wurde. Der Grund dafür ist, dass sie mit minimalem Domänenwissen auskommt und so ein besseres Bild der Kernelemente der NNUE Architektur vermittelt. Außerdem sollte sie, gemessen an dem Erfolg in Stockfish, ausreichen, um die Spielstärke des in KIS entwickelten Schachcomputers zu steigern. Die NNUE Implementierung soll ein Proof of Concept sein. Die Erstellung neuer Eingabedaten für NNUEs ist nicht Teil dieser Arbeit.

Kapitel 2

Grundlagen

In diesem Kapitel wird das Wissen vermittelt, welches benötigt wird, um zu verstehen, wie NNUEs im Rahmen von Schachcomputern funktionieren. Zuerst wird die Evaluation, wie sie in herkömmlichen Schachcomputern funktioniert, erklärt, auch HCE genannt. Weiterhin wird auf die grundlegenden Bestandteile, die für überwacht lernende Feedforward Neural Networks (FNNs) von Bedeutung sind, eingegangen. Außerdem wird erläutert, was SIMD ist und wie diese Vektoroperationen in C/C++ verwendet werden können. Zuletzt wird die grundlegende Funktionsweise von NNUEs vermittelt, die auf den davor gelegten Grundsteinen aufbaut.

2.1 Hand-crafted Evaluation

Es ist wichtig zu wissen, wie die HCE eines Schachcomputers funktioniert, da sie nicht nur die Variante ist, die in jedem starken Schachcomputer vor 2017 eingesetzt wurde, sondern auch heute noch in Kombination mit NNUE eingesetzt wird. Bei NNUE Schachcomputern wird sie oft in Kombination mit der NN Evaluation genutzt, weil sie besser in extremen Stellungen funktioniert. Besitzt beispielsweise Weiß in einer Position eine Dame mehr, muss nicht die teurere Berechnung des NNUEs durchgeführt werden, um zu entscheiden, dass Weiß im Vorteil ist.

Die HCE einer Schachposition ist eine heuristische Methode der Position einen numerischen Wert zuzuordnen. Vor der Verbreitung von NNs war HCE die einzige Form der Positions-Evaluation. Gäbe es unendliche Ressourcen, könnten aus jeder Position alle möglichen Zugfolgen per Brute-Force bestimmt und den Positionen einer der drei Werte: -1 (Verlust), 0 (remis), 1 (Gewinn) gegeben werden. In der

Realität ist es nicht möglich, den exakten Wert der Stellung zu kennen. Deshalb wird in der HCE versucht, anhand von Menschen festgelegten Kriterien er Position einen Wert zuzuordnen. Die so gewonnene Bewertung wird in der Zugsuche verwendet, um den besten Zug, abhängig von den per Hand gewählten Kriterien, zu finden. Die Evaluation wird aus Sicht der Seite, die gerade am Zug ist, angegeben. Das ist wichtig für den verwendeten Suchalgorithmus (Alpha-Beta-Suche) [8].

Die HCE eines Schachcomputers ähnelt in einigen Aspekten mehr einer Philosophie als einer Funktion. Schach ist ein Spiel, das es seit über 1000 Jahren gibt. In dieser Zeit haben Menschen Regeln überlegt, um besser Schach zu spielen. All diese Regeln in die Evaluationsfunktion zu integrieren ist nicht ratsam. Es ist ein Abwägen zwischen Wissen und Geschwindigkeit. Je mehr Regeln dem Computer gegeben werden, umso weniger weit kann er vorausschauen.

Wenn ein Mensch Schach spielen lernt, ist der Wert der Figuren eines der ersten Erkenntnisse. Das ist ebenfalls der wichtigste Faktor für einen Schachcomputer, wie schon Shannon 1950 [2] erkannte. Die Angabe der Materialwertung wird bei Computern als Centipawn angegeben, um so mehr Spielraum für feingranulare Faktoren zu lassen. Figuren werden ebenfalls anhand ihrer Position bewertet. Dafür gibt es sogenannte Piece Square Tables, die jeder Figur abhängig von ihrer Position einen Wert zuordnen. Beispielsweise ist ein Springer am Rand des Brettes deutlich weniger Wert als einer im Zentrum, auch bekannt als „ein Springer am Rand bringt Kummer und Schand“. Weitere nennenswerte Aspekte der HCE sind die Mobilität und Schwachstellen [9, S. 228].

Mobilität beschreibt die Beweglichkeit der Figuren. Sie kann aus der Anzahl der Felder, auf die eine Figur ziehen kann, berechnet werden. Das ist unbrauchbar, weil ungeschützte Felder und die Felder gefesselter Figuren nicht Teil der Mobilität sein sollten [9, S. 228]. Mit Schwachstellen sind ungeschützte Figuren, die Sicherheit des Königs, Probleme in der Bauernstruktur und Figuren, die höherwertige Figuren angreifen, gemeint [9, S. 228].

Viele der HCE Aspekte profitieren von einer Differenzierung verschiedener Spielphasen. Schach lässt sich in drei Spielphasen teilen: die Eröffnung, das Mittelspiel und das Endspiel [9, S. 8]. Beispielsweise ist es sinnvoll, den Wert der Figuren an die aktuelle Spielphase anzupassen. Ein Bauer im Endspiel ist mehr wert als in der Eröffnung. Zwischen den verschiedenen Phasen wird meist durch die Anzahl der Figuren unterschieden. Da zwischen zwei ähnlichen Stellungen, die in zwei unter-

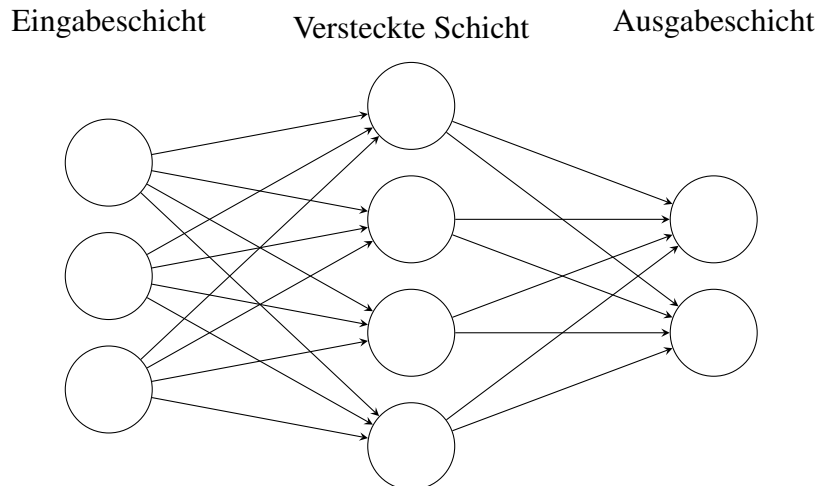


Abbildung 2.1: Ein einfaches neuronales Netz

schiedlichen Phasen sind, kein großer Unterschied durch den Phasenwechsel entsteht, ist es sinnvoll einen Wert für beide Phasen zu berechnen und dazwischen zu interpolieren.

2.2 Neuronale Netze

künstliche neuronale Netze (KNNs) oder einfach NNs genannt, sind Computersysteme, die dem biologischen Vorbild des Gehirns nachempfunden sind. Analog zu seinem biologischen Vorbild besteht ein NN aus Neuronen, die miteinander vernetzt sind. Jedes Neuron reagiert auf eingehende Signale mit einer bestimmten Reaktion. Diese Reaktion kann sich durch neu gewonnene Erfahrungen anpassen, das ermöglicht es zu lernen und zukünftig besser zu reagieren.

In Abbildung 2.1 ist ein einfaches neuronales Netz zu sehen. Es besteht aus drei Schichten. Die erste Schicht, die Eingabeschicht, nimmt Eingabedaten entgegen. Eingabedaten können ganz unterschiedliche Daten repräsentieren, ist der Eingabedatensatz beispielsweise ein 100×100 Schwarzweiß-Bild, ist eine Möglichkeit die Eingaben darzustellen. Die Eingabeschicht besteht dann aus 1000 Neuronen, die pro Neuron den Zustand eines Pixels (0 = weiß, 1 = Schwarz) des Bildes gefüttert bekommen. Die zweite Schicht heißt versteckte Schicht, weil von außen nur die Eingabedaten und das Ergebnis sichtbar ist. Sie empfängt die Informationen der Eingabeschicht, gewichtet sie und gibt sie an der Ausgabeschicht weiter. Die versteckte Schicht kann aus mehreren Schichten bestehen. Ein NN mit mehre-

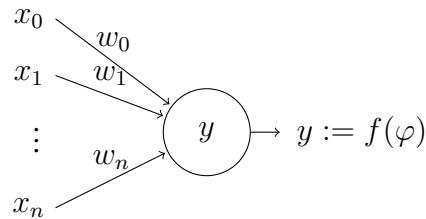


Abbildung 2.2: Ein einzelnes Neuron mit seinen eingabe- und Ausgabekomponenten

ren versteckten Schichten heißt Deep Neural Network (DNN). Die letzte Sicht, die Ausgabeschicht, spiegelt das Ergebnis des NNs dar. Ein Netz, das versucht Bilder zwischen Hunden und Katzen zu unterscheiden kann zwei Ausgabeneuronen enthalten, eins für die Wahrscheinlichkeit das auf dem gegebenen Bild ein Hund ist und eins für die Wahrscheinlichkeit das es eine Katze ist. Ein NN kann auch nur ein Ausgabeneuron besitzen, wie z. B. bei der Evaluation einer Schachposition nötig ist. Die Verbindungen der einzelnen Neuronen stellen deren Zusammenhang dar. Wie stark dieser Abhängigkeit ist, wird durch Gewichte definiert [10, S. 2–7].

Es gibt verschiedene Modelle neuronale Netze, für diese Thesis sind lediglich FNNs relevant. FNNs basieren auf dem von Rosenblatt [11] beschriebenen mehrlagigen Perzeptron. Das FNN zeichnet sich durch seinen Zyklen freien Aufbau aus. Der Datenfluss führt immer von der Eingabeschicht zu Ausgabeschicht. Das FNN gilt als die einfachste Netzwerkarchitektur [12].

In der Praxis, so auch in dieser Arbeit, werden für die Entwicklung neuronaler Netze Frameworks verwendet. Sie abstrahieren große Teile der Komplexität. Trotzdem ist es wichtig ihre Funktionsweise zu kennen, um Entscheidungen zu treffen und Probleme zu beheben. In den folgenden Unterabschnitten wird Grundlegend auf die Einzelteile neuronaler Netze eingegangen. Erst wird das Neuron beschrieben und wie sich seine Aktivität berechnen lässt. Das Unterkapitel Backpropagation beschreibt, wie NNs lernen können.

2.2.1 Das Neuron

Das Neuron ist der elementare Bestandteil eines NNs. Es wurde 1943 von McCulloch und Pitts [13] eingeführt. Neuronen sind in einem NN mit anderen Neuronen verbunden und bilden so beliebig komplexe Funktionen ab. In Abbildung 2.2 ist ein einzelnes Neuron zu sehen. Die Eingänge x_0 bis x_n , werden mit den Gewichten w_0 bis w_n multipliziert und aufsummiert und mit der Aktivierungsfunktion

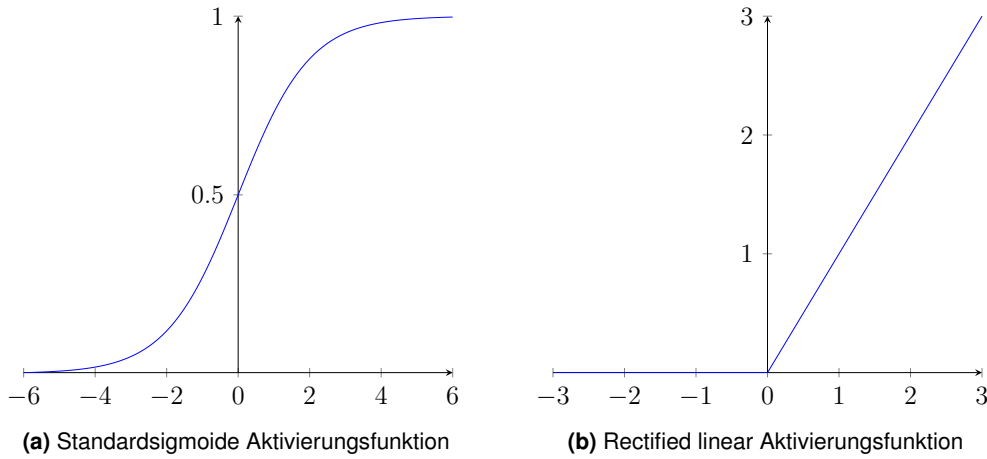


Abbildung 2.3: Beispiele für Aktivierungsfunktionen

$f(\varphi)$ wird die Ausgabe des Neurons. Für gewöhnlich ist immer $x_0 = 1$, was ihn zu dem Bias des Neurons mit $w_0 = b$ macht. Das bedeutet, dass es nur n tatsächliche Eingabewerte gibt: von x_1 bis x_n . Konkret lässt sich die Aktivität eines Neurons mit der Gleichung 2.1 und die Ausgabe y mit Gleichung 2.2 bestimmen:

$$f(\varphi) = \varphi\left(\sum_{i=0}^n w_i x_i\right) \quad (2.1)$$

$$y = f(\varphi) \quad (2.2)$$

Die Aktivierungsfunktion, oder auch Transferfunktion, eines Neurons kann linear oder nicht linear sein. Ist die Transferfunktion linear, ergibt ein mehrschichtiges NN keinen Sinn, da sie zu einer Schicht vereinfacht werden können. Außerdem sind lineare NNs nicht in der Lage, nicht lineare Probleme zu lösen [14]. Nicht lineare Transferfunktionen sind interessanter, da sie für nicht lineare Probleme antworten liefern können.

In Abbildung 2.3 sind zwei Aktivierungsfunktionen zu sehen. In Abbildung 2.3a ist eine Standardsigmoide abgebildet. Sie sorgt dafür, dass die Ausgabe des Neurons immer zwischen null und eins ist. Berechnet wird sie mit Gleichung 2.3. Abbildung 2.3b zeigt eine Rectified Linear Unit (ReLU) Transferfunktion. Der niedrigste Wert ist mindestens null. Konkret ist die Berechnung in Gleichung 2.4 angegeben. ReLU geht bis ins Unendliche, wegen der aggressiven Quantisierung muss der Bereich der Aktivierungsfunktionen auch nach oben begrenzt werden, auch Clipped ReLU (siehe Gleichung 2.5) genannt [15].

$$\text{Sigmoid}(x) = \frac{1}{(1 + e^{-x})} \quad (2.3)$$

$$\text{ReLU}(x) = \max(0, x) \quad (2.4)$$

$$\text{ClippedReLU}(x) = \min(\max(0, x), 1) \quad (2.5)$$

2.2.2 Loss Functions

2.2.3 Backpropagation und Gradientenabstieg

Als Backpropagation wird das Verfahren der Fehlerrückführung beschrieben. Es gehört zu der Familie der überwachten Lernverfahren.

2.2.4 Optimierer

2.2.5 Quantisierung

Quantisierung ist ein Signalverarbeitungsverfahren, bei welchem Eingabewerte auf eine vorher festgelegte kleinere Menge von Ausgabewerten abgebildet wird. Ein simples Beispiel für Quantisierung ist das Abbilden von rationalen Zahlen auf ganze Zahlen, hierfür müssen die rationalen Zahlen zu der nächsten ganzen Zahl gerundet werden. Im Bereich der Informatik werden für Gleitkomma Eingabewerte oft Festkommazahlen oder Ganzzahlen als Ausgabewerte gewählt [16]. Egal wie und welche die Quantisierung stattfindet, das Ziel ist es weniger Speicherkapazität und weniger Berechnungszeit zu benötigen mit minimalen Präzisionsverlust. Welches Quantisierungsschema verwendet wird, hängt von dem Anwendungsfall ab und kann nicht allgemein bestimmt werden. Es ist immer ein abwägen von Leistung und Präzision.

Dieses Verfahren eignet sich gut für Anwendungsgebiete mit wenig Speicher- und Rechenkapazität, wie beispielsweise der Einsatz von NNs bei Mobilgeräten [16], [17]. Der Grund dafür ist zweierlei. Erstens sorgt Quantisierung dafür, dass weniger Platz im cache der CPU gebraucht wird, wodurch weniger Schreib- und Leszugriffe ausgeführt werden und somit die Berechnung schneller ist. Zweitens er-

möglicht die Abbildung auf kleinere Datentypen einen Performance-Gewinn, durch die effizientere Verwendung von Prozessor internen Recheneinheiten die beispielsweise SIMD unterstützen. Zudem ermöglicht die Abbildung auf Ganzzahl Typen die Nutzung von CPU internen Ganzzahl-Recheneinheiten, die effizienter als die Gleitkommazahl äquivalente Funktionieren, falls überhaupt vorhanden [18].

Das Problem der Quantisierung ist das Einbauen von „Fehlern“. Bei NNs wird oft von Fehler-Kumulierung gesprochen, da bei der Aktivierung eines NNs in jedem Quantisierten Neuron der Fehler wächst [19].

2.3 SIMD

In diesem Abschnitt geht es um SIMD. SIMD ermöglicht Prozessor-Anweisungen, die eine Instruktion auf mehrere Elemente eines Vektors gleichzeitig durchführen. Es gibt je nach Mikroprozessor-Architektur verschiedene Erweiterungen, um SIMD zu implementieren. In dieser Arbeit sind alle Beispiele mit dem Advanced Vector Extensions 2 (AVX2) Befehlssatz, welcher auf Advanced Vector Extensions (AVX) aufbaut, beschrieben. Der Grund dafür ist, dass AVX2 von modernen Intel- und AMD-Mikroprozessoren unterstützt werden [20, S. 117].

Der Begriff SIMD kommt von der flynnischen Klassifikation, die Rechnerarchitekturen in vier Gebiete aufteilt [21]. Die Aufteilung orientiert sich an der Anzahl vorhandener Befehls- und Datenströme. Es gibt Single und Multiple Instructions, sowie Single und Multiple Data. Die daraus entstehenden Klassen heißen: SIMD, Single Instruction, Single Data (SISD), Multiple Instruction, Multiple Data (MIMD) und Multiple Instruction, Single Data (MISD).

SIMD kann über drei Wege realisiert werden. Auf der tiefsten Ebene in Assemblersprache hat der Programmierer die Verantwortung, die Vektorisierung, die Registerzuweisung und das Befehlsscheduling. Das Problem hierbei ist leider, dass Menschen nicht perfekt sind und der darin bessere Compiler Teile dieser Aufgaben übernehmen kann. Dafür gibt es intrinsische Funktionen, die wir in Programmiersprachen wie C/C++ nutzen können. Sie kapseln prozessorspezifische Operationen in Funktionsaufrufe. Für den AVX2 Befehlssatz gibt es in C/C++ das `immintrin.h` Header-File. Mit der Verwendung von intrinsischen Funktionen muss der Programmierer nur die Vektorisierung des Codes übernehmen, die Registerzuweisung und das Befehlsscheduling werden vom Compiler übernommen. Die dritte Möglichkeit

ist die automatische Vektorisierung. Dabei übernimmt der Compiler alle Aufgaben. Die Limitierungen für den Compiler sind dabei groß [22]. Der Compiler kann nicht sicherstellen, dass die zu vektorisierenden Daten in einem zusammenhängenden Speicherbereich oder entsprechend aligned sind [20, S. 118-120]. Die beste Variante ist die Verwendung der intrinsischen Funktionen, die ein Maximum an Flexibilität und Compiler-Optimierungen bietet.

In den folgenden Unterkapiteln wird erläutert, warum Memory Alignment wichtig ist und wie die für NNUE wichtigen intrinsischen Funktionen in C/C++ funktionieren.

2.3.1 Register Verwaltung

Damit SIMD Befehle effizient ausgeführt werden, müssen die Variablen, die in den anweisungspezifischen Registern verwendet werden sollen, der Registergröße entsprechend abgelegt sein, auch Alignment genannt. Dafür gibt es zwei Möglichkeiten, entweder die Werte sind bei der Definition bereits aligned oder sie werden beim Laden in das Register aligned. Für beide Varianten gibt es Anweisungen [23]. Die Anweisungen für unaligned Variablen, aligned die Daten zuerst und sind deshalb deutlich langsamer. Das Alignment zur Definition ist deshalb präferiert und kann in C++ sehr einfach über den Spezifizierer *alignas* implementiert werden. *Alignas* nimmt einen Integer, der das geforderte Alignment in Byte spezifiziert. Im Quellcodeverzeichnis 2.1 wird ein Array 32 Byte aligned, passend für ein AVX2 Register.

```
alignas(32) int aligned[64];
```

Quellcodeverzeichnis 2.1: 32 Byte Aligned Array.

Je nach Befehlssatz gibt es unterschiedlich große Register. Die in AVX2 verwendeten Register heißen *ymm* und haben eine Registerbreite von 256 Bit [23]. Bei der Unterstützung mehrerer Befehlssätze mit unterschiedlich großen Registern ist es empfehlenswert, die Variablen auf die größtmögliche Registergröße anzupassen. Der Schachcomputer, der im Rahmen dieser Arbeit verwendet wird, unterstützt bis zu Advanced Vector Extensions 512 (AVX512), also 64 Byte Registerbreite.

AVX2 Befehle erwarten die Vektoren in einem *ymm* Register. Deshalb wird der Eingabevektor zuerst zu dem Typen `__m256i` konvertiert und in ein Register geladen. Die Information, um welche Daten es sich handelt, geht dabei verloren. Für unterschiedliche Integer-Typen gibt es jeweils einen eigenen Befehl. Die Aufgabe des

Entwicklers ist es, die Form seiner Daten zu kennen und die entsprechenden Operationen darauf auszuführen. Spezifische Beispiele enthält der Unterabschnitt 2.3.2.

Bei Integern kann es passieren, dass es zu einem Überlauf kommt. Wird ein 8-Bit-Integer mit dem Wert 127 um eins erhöht, läuft sie über und enthält statt 128 den Wert -128. In den meisten SIMD Befehlssätzen gibt es zu den Befehlen, die überlaufen können, zusätzliche Befehle, die nicht überlaufen [23]. Die sogenannte Saturation deckelt Werte am Minimum/Maximum. In dem gerade genannten Beispiel ist das saturated Ergebnis 127.

2.3.2 Intrinsische Funktionen für NNUE

Allein AVX2 besitzt über 200 verschiedene Befehle [23]. Deshalb sind in diesem Unterkapitel die wichtigsten für eine SIMD Implementierung für NNUE angegeben. In Tabelle 2.1 sind die wichtigen Befehle aufgelistet. Sie werden in nachfolgenden Absätzen genauer eingeordnet. Konkrete Implementierungen gibt es in Abschnitt 4.3.

Bevor eine AVX2 Operation ausgeführt werden kann, müssen die zu verarbeitenden Daten in ein *ymm* Register geladen werden. Dafür gibt es die Operation *VMOVDQA*. Wichtig ist, dass die Daten 32-Byte aligned sind. Die gleiche Operation gibt es auch für unaligned Daten (*VMOVDQU*), ist aber für diese Arbeit nicht relevant. Dieselbe Operation (*VMOVDQA*) ist zuständig für das Speichern der Daten eines *ymm* Registers in einen Vektor. Die intrinsische Funktion ist jedoch eine andere.

Die SIMD Operationen, welche in der NNUE Evaluation gebraucht werden, lassen sich in drei Teile untergliedern. Erstens die Clipped ReLU, welches die Transferfunktion aller verwendeten Schichten ist und sich lediglich in der Größe der Integer der verschiedenen Schichten unterscheidet, abhängig durch das Quantisierungsschema. Zweitens der Akkumulator, der die Eingabewerte transformiert (siehe Unterabschnitt 2.4.2). Drittens die affine Transformation der linearen Schichten bzw. das Matrixprodukt, also Gewichtsmatrix multipliziert mit dem Eingabevektor der jeweiligen Schicht.

Für die Clipped ReLU Transferfunktion sind die vier Befehle relevant: *VPXOR*, *VPACKSSWB*, *VPMAXSB*, *VPERMQ*. Die nächsten vier aufgelisteten Befehle in der Tabelle 2.1 (*VPADDW*, *VPSUBW*) sind Teil des Akkumulators. *VPSRAW* und *VPMADDUSBW* sind Befehle, die in der affinen Transformation verwendet wer-

Tabelle 2.1: Liste der für NNUE wichtigen AVX2 Befehle. In der Liste enthalten ist der Name des Befehls, die intrinsische Methodensignatur und eine kurze Beschreibung [23].

| Befehl | Funktion | Beschreibung |
|------------|--|--|
| VMOVDQA | <code>__m256i _mm256_load_si256 (__m256i const * mem_addr)</code> | Lädt 256-Aligned-Bits aus <i>mem_addr</i> in ein <i>ymm</i> Register. |
| VMOVDQA | <code>void _mm256_store_si256 (__m256i * mem_addr, __m256i a)</code> | Speichert 256-Bits aus einem <i>ymm</i> Register in einen 32-Byte-Aligned Vektor (<i>mem_addr</i>). |
| VPXOR | <code>__m256i _mm256_setzero_si256 (void)</code> | Gibt ein Vektor des Typen <code>__m256i</code> mit nur Nullen zurück. |
| VPACKSSWB | <code>__m256i _mm256_packs_epi16 (__m256i a, __m256i b)</code> | Nimmt die zwei 16-Bit Vektoren <i>a</i> und <i>b</i> und packt sie in einen 8-Bit Vektor mithilfe von Saturation. |
| VPMAXSB | <code>__m256i _mm256_max_epi8 (__m256i a, __m256i b)</code> | Vergleicht die zwei 8-Bit Vektoren <i>a</i> und <i>b</i> und speichert die jeweils größte Zahl. |
| VPERMQ | <code>__m256i _mm256_permute4x64_epi64 (__m256i a, const int imm8)</code> | Ordnet 64-Bit große Integer anhand von der Maske <i>imm8</i> an. |
| VPADDW | <code>__m256i _mm256_add_epi16 (__m256i a, __m256i b)</code> | Addiert 16-Bit Integer der Vektoren <i>a</i> und <i>b</i> . |
| VPSUBW | <code>__m256i _mm256_sub_epi16 (__m256i a, __m256i b)</code> | Subtrahiert 16-Bit Integer der Vektoren <i>a</i> und <i>b</i> . |
| VPSRAW | <code>__m256i _mm256_srai_epi16 (__m256i a, int imm8)</code> | Schiebt die 16-Bit Integer des Vektors <i>a</i> um <i>imm8</i> nach links. |
| VPMADDUSWB | <code>__m256i _mm256_maddubs_epi16 (__m256i a, __m256i b)</code> | Multipliziert die vorzeichenlosen 8-Bit Integer des Vektors <i>a</i> mit den 8-Bit Integer in <i>b</i> und speichert das Ergebnis in einem 16-Bit Integer zwischen. Danach werden benachbarte Integer in saturated 16-Bit Integer gespeichert. |

den. VPSRAW ist nicht zwingend nötig, wird aber aufgrund des gewählten Quantisierungsschemas benötigt.

2.4 NNUE

Die NNUE Evaluationsfunktion evaluiert eine Schachposition auf einer CPU ohne eine Notwendigkeit für eine GPU. Damit die NNUE Evaluation eine Chance hat, besser als die HCE zu sein, muss sie schnell berechenbar sein. Anderenfalls geht sie nicht weit genug in die Zukunft. Eine Untersuchung der Relation zwischen Suchtiefe und Spielstärke des Schachcomputers Houdini 2013 hat ergeben, dass die Suchtiefe einen sehr großen Einfluss auf die Spielstärke hat, aber auch, dass dieser Effekt mit zunehmender Tiefe kleiner wird [24]. Ein weiter Vorteil von NNUEs ist, dass sie ein Eins-zu-eins-Ersatz für HCEs sind. Es wird lediglich ein Netz und der CPU optimierte Code zur Verwendung des Netzes benötigt.

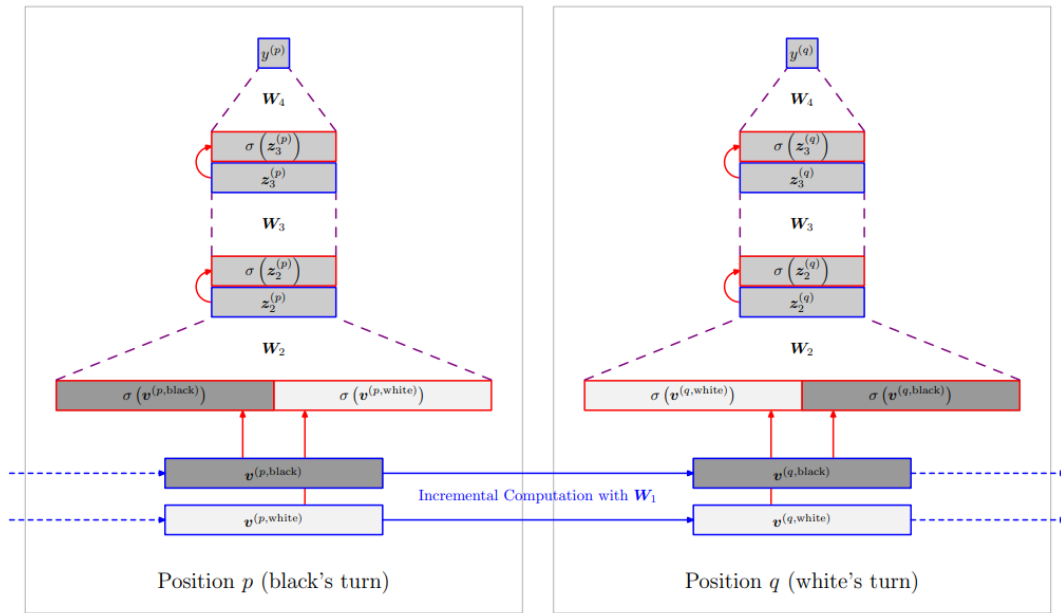


Abbildung 2.4: NNUE Evaluationsfunktion für die Evaluation von Position q , dabei unterscheidet sich q von p nur um einen Zug. Abbildung für die Evaluation des Shogicompilers „the end of genesis T.N.K.evolution turbo type D“ [3]

In Abbildung 2.4 wird der Aufbau der NNUE Evaluationsfunktion, wie er von Nasu [3] entwickelt wurde, gezeigt. Er eignet sich für die schnelle Berechnung auf einer CPU. In den folgenden Unterkapiteln wird genauer darauf eingegangen, warum das der Fall ist.

2.4.1 Feature Set

Das Feature Set bestimmt die Form des Vektors, die der Eingabeschicht des NNs gegeben wird. Ein simples Feature Set setzt sich aus der Position, dem Figurentyp und seiner Farbe zusammen. Mit 64 Feldern, sechs verschiedenen Figurentypen und zwei Farben gibt es $64 * 6 * 2 = 768$ Merkmale. Ein Merkmal ist entweder 0 oder 1, je nachdem, ob es für auf dem Feld eine Figur mit der entsprechenden Farbe steht. Da im Schach maximal 32 Figuren im Spiel sind, kann es nur 32 gleichzeitig aktive Merkmale geben. In Abbildung 2.5 gibt es vier aktive Features: (B3, König, Weiß), (C4, Springer, Schwarz), (E5, Bauer, Weiß), (E7, König, Schwarz). Wenn der weiße König den Springer schlägt, ändern sich drei Features. Die Features (B3, König, Weiß) sowie (C4, Springer, Schwarz) werden inaktiv und ein neues Feature (C4, König, Weiß) wird aktiv. Bei diesem Feature Set ändern sich von einer Position p zu einer Position q vier Features (Rochade) maximal und im Durchschnitt drei

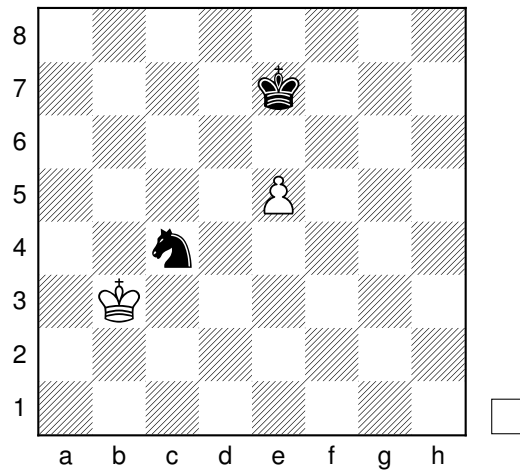


Abbildung 2.5: Exemplarische Schachposition. Weiß am Zug

Features [15]. Das Feature Set erfüllt die zwei Voraussetzungen, die für ein NNUE gelten:

1. Die Anzahl der aktiven Merkmale ist klein.
2. Die Anzahl der unterschiedlichen Merkmale von Position p nach Position q ist minimal.

Anhand dieser zwei Regeln lässt sich auch die Frage, warum sind nicht Elemente, die schon in der HCE verwendet werden (wie z. B. Rochade-Rechte) Teil des Feature Sets, beantworten. Es erhöht die Anzahl aktiver Merkmale und die Anzahl durchschnittlicher Änderungen. Der Gewinn an Evaluationsgenauigkeit rechtfertigt nicht die Geschwindigkeitseinbußen [15].

Ein in der Praxis besser geeignetes Feature Set als das eingangs erklärte Beispiel ist das weit verbreitete HalfKP Feature Set [3], [15]. Es besteht aus dem Tupel (Feld des eigenen Königs, Feld der Figur, Figurentyp, Farbe der Figur), wobei der Figurentyp kein König sein kann. Die Anzahl aktiver Merkmale ist hier maximal 30, da die Könige nicht mit enthalten sind. Die gesamte Anzahl der Merkmale ist $64 * 64 * 5 * 2 = 40960$. Von einer zu der anderen Position ändert sich im Schnitt öfter etwas, da bei einem Zug des Königs alle aktiven Merkmale geändert werden. Das ist eine bessere Aufteilung der Merkmale, da sich im Schach der König selten bewegt und durch dieses Feature Set das NN besser versteht, wie die Figuren in Relation zum König stehen [15]. Es ist bekannt, dass überparametrisierte Netze, als Netze mit mehr Parametern als theoretisch nötig, besser lernen und gut genera-

lisieren. Normalerweise sorgen mehr versteckte Schichten oder größere versteckte Schichten für die Überparametrisierung [25], [26]. In dem Fall Schach Evaluation ist das aufgrund der nötigen Geschwindigkeit nicht möglich.

HalfKP alleine spiegelt nicht die gesamte Position wider, wie der Name impliziert, fehlt der gegnerische König. Deshalb werden die zwei Seiten separat behandelt. Es gibt einen Vektor pro Seite. Das bedeutet, es gibt doppelt so viele aktive Merkmale und doppelt so viele Änderungen. Insgesamt zählt sich der Kompromiss immer noch aus [15]. Wie die zwei Vektoren kombiniert werden, ist im nächsten Unterkapitel erläutert.

HalfKP stammt aus der Shogi-Welt, in der es keine Rochade gibt und somit die Relation der Figuren zum König wichtiger ist. Für Schach gibt es keine logische Begründung, warum HalfKP eine gute Repräsentation ist. HalfKP ist nur empirisch zu rechtfertigen und bildet die Grundlage für alle anderen verwendeten Feature Sets [15].

2.4.2 Akkumulator

Wie in Unterabschnitt 2.4.1 angesprochen und in Abbildung 2.4 zu sehen, werden für die Darstellung einer Schachposition mit HalfKP zwei Vektoren gebraucht. Ein Vektor $v^{(p,white)}$ für Weiß und einer für $v^{(p,black)}$ für Schwarz. Die zwei Vektoren müssen kombiniert werden, um sie in die nächste Schicht weiterzugeben. Für gewöhnlich geben Schachcomputer die Evaluation immer aus der Sicht der Seite, die gerade am Zug ist an. Deshalb konkatenieren wir $v^{(p,white)}$ mit $v^{(p,black)}$, wenn Weiß am Zug ist und $v^{(q,black)}$ mit $v^{(q,white)}$, wenn Schwarz im nächsten Zug dran ist. Da die Eingabewerte transformiert werden, wird dieser Schritt auch Feature Transformer genannt.

Es gibt verschiedene Wege, wie die zwei Eingabevektoren gehandhabt werden können [15]. Entweder beide Seiten verwenden die gleichen Gewichte oder die Gewichte sind seitenspezifisch. Für den ersten Ansatz muss das Brett für Schwarz (kann auch Weiß sein) gespiegelt werden, weil ein weißer König auf E1 anders als ein schwarzer König auf E1 zu deuten ist. Alternativ sind die Gewichte seitenspezifisch. Dieser Ansatz scheint logischer, da Weiß und Schwarz nicht gleich spielen. Die Nachteile sind ein größeres NN und eine längere Trainingszeit.

Bisher wurde besprochen, dass wir den dünn besetzten Vektor des HalfKP Feature Sets ausnutzen können. Wie das funktioniert, lässt sich am besten durch eine Betrachtung des Matrixprodukts der Gewichtsmatrix mit dem Eingabevektor veranschaulichen. Zur Anschaulichkeit wird die Berechnung nur für eine Seite betrachtet, der Bias wird ebenfalls nicht beachtet, da er nur einer simplen Addition bedarf, die nicht wichtig für den Zusammenhang ist. Angenommen w_i^j ist das Gewicht für den Eingabewert i mit dem Neuronen j der ersten versteckten Schicht und x_i die Eingabe für den Eingabewert i , erhalten wir die Gleichung 2.6 für das Matrixprodukt der aktuellen Stellung $v^{(p)}$:

$$v^{(p)} = \begin{bmatrix} w_0^0 & w_1^0 & \cdots & w_{40959}^0 \\ w_0^1 & w_1^1 & \cdots & w_{40959}^1 \\ \vdots & \vdots & \ddots & \vdots \\ w_0^{255} & w_1^{255} & \cdots & w_{40959}^{255} \end{bmatrix} \begin{bmatrix} x_0 \\ x_1 \\ \vdots \\ x_{40959} \end{bmatrix} \quad (2.6)$$

Betrachten wir jedoch den Fakt, dass ein Großteil der x_i Eingabewerte 0 ist, lässt sich die Gleichung 2.6 deutlich vereinfachen. Angenommen nur ein Eingabewert ist 1 und der Rest 0, lässt sich $v^{(p)}$ mit Gleichung 2.7 und allgemein mit Gleichung 2.8 berechnen.

$$v^{(p)} = \begin{bmatrix} w_i^0 \\ w_i^1 \\ \vdots \\ w_i^{255} \end{bmatrix} x_i \quad (2.7)$$

$$v^{(p)} = \sum_{i \in \{k | x_k \neq 0\}} \begin{bmatrix} w_i^0 \\ w_i^1 \\ \vdots \\ w_i^{255} \end{bmatrix} x_i \quad (2.8)$$

Da x_i , im Fall von Gleichung 2.8 x_i immer 1 ist, kann es weggelassen werden und w_i^0 bis w_i^{255} kann mit W zusammengefasst werden:

$$v^{(p)} = \sum_{i \in \{k | x_k \neq 0\}} W(:, i) \quad (2.9)$$

Gleichung 2.8 beschreibt einen Refresh des Akkumulators, der initial und bei einem Zug des Königs durchgeführt wird. Bei einem regulären Zug muss der gespeicherte Vektor $v^{(p)}$ jedoch nur aktualisiert werden. Nehmen wir $v^{(p)}$ und die Eingabewerte x_i , die sich geändert haben, erhalten wir den Vektor $v^{(q)}$, der den Akkumulator der nächsten Position symbolisiert. Dies wird konkret durch die folgende Gleichung bestimmt:

$$\begin{aligned}
 v^{(q)} = v^{(p)} - & \sum_{i \in \{k | x_k^{(p)} = 1 \wedge x_k^{(q)} = 0\}} W(:, i) \\
 & + \sum_{i \in \{k | x_k^{(p)} = 0 \wedge x_k^{(q)} = 1\}} W(:, i)
 \end{aligned} \tag{2.10}$$

Wird diese Berechnung für beide Seiten durchgeführt, der Bias addiert, die Vektoren konkateniert und mit einer Aktivierungsfunktion aktiviert, ist das Ergebnis, der Vektor, der an die erste versteckte Schicht weitergegeben wird.

Normalerweise werden Gewichtsmatrizen Reihe für Reihe im sequentiellen Speicher abgelegt. Im Fall des Akkumulators wäre das ein Nachteil, da wie beschrieben immer Spalten der Gewichtsmatrix addiert/subtrahiert werden. Deshalb wird die Gewichtsmatrix vor dem Speichern transponiert, auch Column-Major Order genannt. Das ermöglicht leichter SIMD Anweisungen zu nutzen, da sie auf zusammenhängenden Speicherzugriffen basieren.

Kapitel 3

Verwandte Arbeiten

Auch wenn NNUEs erst seit 2020 existiert, hat es einen großen Einfluss auf die Schachcomputerlandschaft. In der letzten Saison (Saison 22) der Top Chess Engine Championship (TCEC) [27] spielen fünf der acht Teilnehmer der höchsten Division mit einer hybriden NNUE Evaluation, die restlichen drei nutzen einen von Alpha-Zero etablierten NN Ansatz, der später in diesem Kapitel genauer erläutert ist.

Stockfish war der erste Schachcomputer mit NNUE und manifestierte so seine Stellung als stärkster Schachcomputer. Die Entwicklung ist ein Community-Projekt. Das auf SETI@home [28] basierende Testing Framework Fishtest ermöglicht das Testen tausender Versionen. Alle Änderungen der Codebasis und neue NNUEs werden durch die Plattform getestet. Stand August 2022 gibt es 289 Entwickler und 1747 Tester, die 126.000 Tests seit der Entstehung der Plattform 2013 durchgeführt haben [29]. Dieser Ansatz ist ein großer Faktor dafür, wie Stockfish der beste Schachcomputer wurde und auch zukünftig bleibt. Die meisten anderen NNUE Schachcomputer bauen auf der Variante von Stockfish auf.

Die Architektur der Stockfish NNUE ist aktuell in seiner fünften Version. Sie besteht aus einem Feature Set mit 45.056 Eingabeparametern, namens HalfKAv2_hm, die inkrementell in zwei Farben abhängigen Akkumulatoren aktualisiert werden. Die Ausgabe der Eingabeschicht besteht aus jeweils 520 Ausgabewerten, welche in einen Vektor mit acht Werten und einen mit den restlichen 512 Werten geteilt wird. Die zwei Vektoren mit acht Werten werden basierend auf der Seite, welche am Zug ist, angepasst. Anhand der Phase des Spiels wird einer der sogenannten Buckets gewählt. Konkret bestimmt die Anzahl der im Spiel stehenden Figuren die Spielphase: $\lfloor \frac{pieceCount-1}{4} \rfloor$. Das gleiche Verfahren wird auch zur Auswahl der Schichten der versteckten Schichten verwendet. Die Buckets beinhalten zwei Schichten, die

1024 Werte gewichten und mit einer Clipped ReLU oder der Quadratwurzel einer Clipped ReLU aktivieren. Alle Schichten sind linear und die Quantisierung wird schon während des Trainings angewandt [15].

Der Unterschied von HalfKAv2_hm zu dem in dieser Arbeit verwendeten HalfKP Feature Set ist, dass der König selbst als Figur enthalten ist. Jedoch werden die Könige egal welcher Farbe als ein Figurentyp angesehen, da die Belegung ihrer Felder disjunkt ist. Sie können also nie auf demselben Feld stehen. So werden acht Prozent der Eingabeparameter gespart. „hm“ steht für „horizontally mirrored“, auf Deutsch horizontal gespiegelt. Das bedeutet, das Brett wird vor der Erstellung der Eingabeparameter gespiegelt, sodass der eigene König immer auf einem der e bis h (je nach Konvention auch a bis d) Ränge ist. Das hört sich unintuitiv an und spiegelt nicht die Realität wider, eignet sich trotzdem, da es die Größe des Netzes stark reduziert, aber ein Unterschied in Spielstärke kaum messbar ist [15].

Schon vor der Entwicklung von NNUEs gab es einen NN basierten Schachcomputer namens AlphaZero [5], der den schon damals den noch HCE basierten Schachcomputer Stockfish vernichtend schlagen konnte. AlphaZero wurde 2017 von zu Google gehörenden Forschungsunternehmen DeepMind entwickelt. Es erlernte laut DeepMind bereits nach vier Stunden Self-Play reinforcement Training die nötige Spielstärke, um gegen Stockfish zu gewinnen. DeepMinds nennt den Trainingsansatz *tabula rasa*. Nennenswert ist das zur Suche Monte Carlo tree search (MCTS), statt der normalerweise genutzten Alpha-Beta Suche, verwendet wird. AlphaZero kennt nur die Spielregeln und trainiert sein Convolutional Neural Network (CNN) durch Self-Play reinforcement Training. Der Ansatz ist generell anwendbar und hat in den Spielen Schach, Shogi und Go gegen die führenden Computer-Programme gewonnen.

Dem erstmals durch einen Schachcomputer geschlagenen damalige Schachweltmeister Kasparov [30] gefällt der dynamische und offene Spielstil von AlphaZero, der anders als der von HCE basierten Schachcomputern auf konventionellem Wissen aufbauende Spielstil. Er beschrieb AlphaZero als Experten und nicht als das Werkzeug eines Experten. Damit deutet Kasparov darauf hin, dass ein Schachspieler, besonders Super-Großmeister, diesen Schachcomputer nicht nur für die Analyse ihrer Züge nehmen kann, sondern auch für das Entdecken neuer Spielweisen, die vorher nicht in Betracht gezogen wurden.

Leider ist AlphaZero nicht öffentlich zugänglich und wird auch von DeepMinds nicht weiter entwickelt. Andere Entwickler nutzen jedoch die Herangehensweise von AlphaZero und entwickeln ihr eigenes NN nach diesem Ansatz. Der aktuell stärkste Nachfolger heißt Leela Chess Zero (Lc0) [31]. Lc0 hat gemessen an der letzten TCEC Saison eine Elo von 3586 [27] und ist somit wahrscheinlich stärker als AlphaZero. Lc0 belegte in der 22ten TCEC Saison den dritten Platz hinter den zwei NNUE Schachcomputern Stockfish und KomodoDragon [32]. Es bleibt spannend, welcher Ansatz sich durchsetzen wird.

Kapitel 4

NNUE Implementierung

Ziel dieses Kapitels ist es, Architektur und Implementierung der im Rahmen dieser Arbeit entwickelten NNUE Evaluationsfunktion zu erläutern. Es wird anfangs auf die Architekturentscheidungen eingegangen. Danach wird geklärt, wie diese Entscheidungen Einfluss auf die Implementierung des Trainers und auf die Integration in einem Schachcomputer haben.

Kapitel Abschnitt 2.1 zeigt, wie die herkömmliche Art und Weise der Positionsevaluation funktioniert. Verbesserungen der HCE sind nicht einfach. Jeder neue Aspekt in der Evaluationsfunktion muss sorgfältig ausgewählt werden und anschließend per Hand oder mithilfe von Optimierungsalgorithmen, wie z. B. Simultaneous Perturbation Stochastic Approximation (SPSA), angepasst werden [33]. Es ist sehr schwierig, eine Evaluation zu bauen, die für alle möglichen Stellungen optimal ist. Zudem spielt der Bias der Entwickler immer eine Rolle. Die NNUE Evaluation ist nicht an solche Limitierungen gebunden und kann auf eine ganz andere Art und Weise entscheiden, welche Faktoren wichtig für die Evaluation einer Schachposition sind. Die Entwicklung der Schachcomputerlandschaft zeigt, dass diese Herangehensweise der HCE überlegen ist. Nur in Situationen, in denen es einen klaren Vorteil gibt, ist es sinnvoll HCE zu verwenden. Deshalb verwenden die meisten NNUE Schachcomputer einen hybriden Ansatz in der Implementierung. In dieser Arbeit wird eine reine NNUE Evaluation verwendet. Der Grund dafür ist die rudimentäre HCE des verwendeten Schachcomputers.

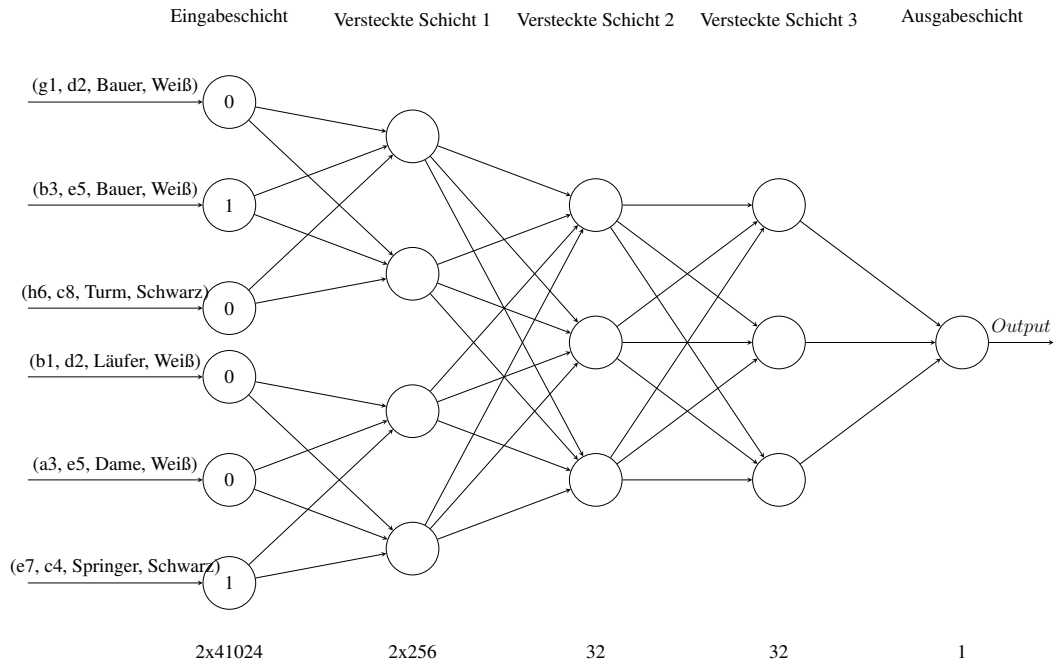


Abbildung 4.1: Ein einfaches neuronales Netz

4.1 Architektur

Die in dieser Arbeit verwendete Architektur ist keine neue. Sie ist die von Nasu [3] vorgeschlagene Architektur, die ebenfalls in der ersten NNUE Version von Stockfish verwendet wurde.

Die Architektur ist in Abbildung 4.1 zu sehen.

Das resultierende NN hat 10,5 Millionen trainierbare Parameter. Tatsächlich werden bei einer Aktivierung maximal

4.1.1 Akkumulator

Für den Akkumulator ist es wichtig, dass bei der Quantisierung ein Quantisierungsschema verwendet wird, welches einen Überlauf verhindert, egal welche Kombination von Merkmalen aktiv ist [15].

4.1.2 Lineare Schichten

4.1.3 Ausgabeschicht

4.2 Training

4.2.1 Eingabedaten

Die Erzeugung der Eingabedaten ist nicht Teil dieser Arbeit. Jedoch ist es wichtig zu wissen, wie die Eingabedaten generiert werden und wie sie in den Trainer geladen werden, um zu verstehen, wie das Neuronale Netz lernt. Im Training für diese Arbeit wurden drei verschieden generierte Datensätze verwendet. Diese Datensätze wurden von Stockfish für das Training der neuesten Variante ihres NNUEs verwendet [34]. Die drei Datensätze unterscheiden sich in der Art und Weise, wie sie generiert wurden.

Theoretisch gibt es Daten, die „Perfekt“ sind, denn Schach ist für Stellungen mit 7 Figuren gelöst. Das heißt, es gibt eine Datenbank, die das eindeutige Ergebnis (-1, 0, 1) für die Position mit perfektem Spiel kennt. Es ist jedoch nicht sinnvoll, diese Informationen für das Training eines NNUEs zu verwenden. Das Netz ist nicht in der Lage zu verstehen, warum die Stellung gewonnen/verloren ist. Die Konzepte sind oft schwer zu verstehen und der Vorteil wird oft erst in weiter Zukunft realisiert.

4.2.2 Trainer

[35]

4.3 Integration in einen Schachcomputer

Folgendes Kapitel beschreibt die Implementierung eines NNUEs in einen Schachcomputer mit dem Fokus auf SIMD Operationen. Die Implementierung ist eine auf den verwendeten Schachcomputer angepasste Kopie der Stockfish-Implementierung, welche für die erste NNUE Architektur von Stockfish verwendet wurde [36]. Da es sich um die gleiche Architektur handelt, bietet es sich an, diese Implementierung zu verwenden.

4.3.1 Quantisierungsschema

Eine Quantisierung ist nötig, um CPU-Optimierungen zu ermöglichen. Die als Float trainierten Gewichte und Bias werden bei der Konvertierung des Netzes von einem *.ckpt* zu einer proprietären binären *.nnue* Datei konvertiert. Alternativ kann die Konvertierung beim Einlesen der Gewichte und Bias in den Schachcomputer stattfinden. Das hat den kleinen Nachteil, dass die Netzwerkdatei etwas mehr Speicherkapazität braucht. Das hier verwendete Quantisierungsschema ist dem von Stockfish nachempfunden [15]. Es ist daran ausgerichtet, die kleinstmöglichen Integer-Typen zu verwenden. Aufgrund der Clipped ReLU Transferfunktion sind die Gewichte bereits sehr klein. Deshalb werden sie mit bestimmten Faktoren multipliziert, um eine hohe Präzision beizubehalten. In Tabelle 4.1 sind die Faktoren und Datentypen für jede Schicht angegeben. Die zwei versteckten Schichten unterscheiden sich nicht und werden deshalb in der Auflistung zusammengefasst. Der Ausgabotyp der Schichten ist ebenfalls aufgelistet. Er ist nicht Teil der Quantisierung der Gewichte und Bias, aber wichtig für das Verständnis.

Tabelle 4.1: Skalierfaktor und Datentypen für Gewichte und Bias des NNUEs, sowie Ausgabotyp der Schichten

| Schicht | Gewicht Skalierfaktor | Gewichtstyp | Bias Skalierfaktor | Biasstyp | Ausgabotyp |
|-----------------------------|-----------------------|-------------|--------------------|----------|------------|
| <i>Eingabeschicht</i> | 127 | int16 | 127 | int16 | int8 |
| <i>versteckte Schichten</i> | 64 | int8 | 8128 | int32 | int8 |
| <i>Ausgabeschicht</i> | ~75,59 | int8 | 9600 | int32 | int32 |

Für die Aktivierung der Schichten ändert sich der Bereich der Clipped ReLU von 0 bis 1 zu 0 bis 127. Dadurch kann der Ausgabotyp int8 sein. Der Gewichtstyp der Eingabeschicht muss int16 sein, weil er sonst bei der Akkumulation der HalfKP Features überlaufen kann. Das Problem stellt sich bei den versteckten Schichten nicht, da durch SIMD Instruktionen bei der Berechnung des Matrixprodukts der Datentyp automatisch auf int32 angepasst wird. Ein Problem, das bei den versteckten Schichten auftreten kann, ist das Überlaufen der int8 Werte. Deshalb werden sie vor der Multiplikation in beide Richtungen durch 127/64 begrenzt. Der Bias in den versteckten Schichten und der Ausgabeschicht ist hoch, da wir sie mit den int32 Werten der Matrixprodukte addieren und maximale Präzision beibehalten. Die Ausgabeschicht besitzt einen noch höheren Bias-Skalierfaktor, weil die Ausgabe der NNUE Evaluationsfunktion der HCE gleichen soll (für hybride Evaluation). Der Gewicht-Skalierfaktor der Ausgabeschicht fällt aus der Reihe, da er nicht ganzzahlig ist. Das

liegt daran, dass er sich an dem Bias-Skalierfaktor und dem Aktivierungsbereich (127) anpasst, also $9600/127 = 75,59$.

4.3.2 Feature Transformator

4.3.3 Affiner Transformator

Kapitel 5

Ergebnisse

5.1 Testaufbau

Der Testaufbau soll dafür sorgen, dass die hier erreichten Ergebnisse reproduzierbar sind. Außerdem wird in diesem Kapitel die Auswahl der verwendeten Komponenten erläutert.

Schachcomputer sind von Natur aus deterministisch. Deshalb wird zur Vermeidung des immer gleichen Spielablaufs ein Eröffnungsbuch verwendet. Dafür wird das Unbalanced Human Openings (UHO) V3 von Pohl [37] zusammengestellte Eröffnungsbuch verwendet. UHO enthält Eröffnungen aus Spielen starker Schachspieler (2300+ Elo), bei denen durch eine Analyse von KomodoDragon [32] ein Vorteil für Weiß vorliegt. Diese Eröffnungen eignen sich gut für Schachcomputer, da so weniger Remis gespielt werden als bei ausgeglichenen Eröffnungen. Konkret werden Eröffnungen mit sechs Zügen und einem Vorteil von +0.90 bis +0.99 für Weiß verwendet. Jede Eröffnung wird von beiden Computern mit beiden Farben gespielt.

Der Schachcomputer unterstützt den Universal Chess Interface (UCI) Standard. Das ermöglicht die Einbindung in gängige Schachprogramme/GUIs und vereinfacht das Ausführen von Self-Play Turnieren und Turnieren gegen andere Schachcomputer. Die Tests werden mithilfe der cuteschess-cli [38] Konsolen Anwendung durchgeführt. Die Elo wird anschließend von Ordo [39] berechnet und anhand von Simulationen wird ein Error berechnet, der in folgenden Graphen mithilfe von Errorbalken angegeben ist.

5.2 Elo Entwicklung

Kapitel 6

Diskussion

6.1 Erfolge

6.2 Probleme

Das Validieren des Trainingsfortschritts mithilfe eines Validierungsdatensatzes ist nicht möglich, da der Loss auf dem Datensatz basiert und zwischen unterschiedlichen Datensätzen nicht vergleichbar ist. Deshalb ist die Validierung durch das Durchführen von Turnieren der verschiedenen Netze im Vergleich zu dem aktuell stärksten Netz wichtig. Der Nachteil dabei ist, dass die Durchführung der benötigten Spiele für ein verwertbares Ergebnis hoch ist und somit viel Rechenleistung benötigt.

Die Angaben der berechneten Elo durch Self-Play Turniere ist nicht in tatsächliche Elo gegen andere Computer übertragbar, aber sehr gut für den Vergleich verschiedener Versionen eines Schachcomputers.

Kapitel 7

Fazit und Ausblick

Die Verwendung des UHO Eröffnungsbuches ergibt normalerweise bei dem Computer-gegen-Computer-Vergleich Sinn, aber da die hier getesteten Schachcomputer aufgrund fehlender Tiefe und Tablebase Schwierigkeiten im Endspiel haben ist es vermutlich von kleinerer Bedeutung, welche Eröffnungen gewählt wurden.

Abkürzungsverzeichnis

| | |
|---------------|--|
| AVX | Advanced Vector Extensions |
| AVX2 | Advanced Vector Extensions 2 |
| AVX512 | Advanced Vector Extensions 512 |
| CNN | Convolutional Neural Network |
| DNN | Deep Neural Network |
| FNN | Feedforward Neural Network |
| HCE | hand-crafted evaluation |
| KIS | Künstliche Intelligenz für autonome Systeme |
| KNN | künstliches neuronales Netz |
| Lc0 | Leela Chess Zero |
| MCTS | Monte Carlo tree search |
| MIMD | Multiple Instruction, Multiple Data |
| MISD | Multiple Instruction, Single Data |
| NN | neuronales Netz |
| NNUE | Efficiently Updatable Neural Network |
| ReLU | Rectified Linear Unit |
| SIMD | Single Instruction, Multiple Data |
| SISD | Single Instruction, Single Data |
| TCEC | Top Chess Engine Championship |
| UHO | Unbalanced Human Openings |
| SPSA | Simultaneous Perturbation Stochastic Approximation |
| UCI | Universal Chess Interface |

Tabellenverzeichnis

| | | |
|-----|---|----|
| 2.1 | Liste der für NNUE wichtigen AVX2 Befehle. In der Liste enthalten ist der Name des Befehls, die intrinsische Methodensignatur und eine kurze Beschreibung [23]. | 12 |
| 4.1 | Skalierfaktor und Datentypen für Gewichte und Bias des NNUEs, sowie Ausgabotyp der Schichten | 24 |

Abbildungsverzeichnis

| | | |
|-----|---|----|
| 2.1 | Ein einfaches neuronales Netz | 5 |
| 2.2 | Ein einzelnes Neuron mit seinen eingabe- und Ausgabekomponenten | 6 |
| 2.3 | Beispiele für Aktivierungsfunktionen | 7 |
| 2.4 | NNUE Evaluationsfunktion für die Evaluation von Position q , dabei unterscheidet sich q von p nur um einen Zug. Abbildung für die Evaluation des Shogicomputers „the end of genesis T.N.K.evolution turbo type D“ [3] | 13 |
| 2.5 | Exemplarische Schachposition. Weiß am Zug | 14 |
| 4.1 | Ein einfaches neuronales Netz | 22 |

Literatur

- [1] Alan Turing, *Faster Than Thought - A Symposium on Digital Computing Machines*. London: Sir Isaac Pitman & Sons, 1953, 1953.
- [2] Claude E. Shannon, „XXII. Programming a computer for playing chess“, *The London, Edinburgh, and Dublin Philosophical Magazine and Journal of Science*, Jg. 41, Nr. 314, S. 256–275, März 1950. DOI: 10.1080/14786445008521796.
- [3] Yu Nasu. „NNUE: Efficiently Updatable Neural-Network-based Evaluation Functions for Computer Shogi“. (2018), Adresse: https://www.apply.computer-shogi.org/wcsc28/appeal/the_end_of_genesis_T.N.K.evolution_turbo_type_D/nnue.pdf (besucht am 28.04.2018).
- [4] Tord Romstad, Marco Costalba, Joona Kiiski und Gary Linscott. „Introducing NNUE Evaluation“. (2020), Adresse: <https://stockfishchess.org/blog/2020/introducing-nnue-evaluation/> (besucht am 07.08.2020).
- [5] David Silver, Thomas Hubert, Julian Schrittwieser, Ioannis Antonoglou, Matthew Lai, Arthur Guez, Marc Lanctot, Laurent Sifre, Dhharshan Kumaran, Thore Graepel, Timothy Lillicrap, Karen Simonyan und Demis Hassabis, *Mastering Chess and Shogi by Self-Play with a General Reinforcement Learning Algorithm*, 2017. DOI: 10.48550/ARXIV.1712.01815.
- [6] Eduardo Vazquez-Fernandez und Carlos A. Coello Coello, „An adaptive evolutionary algorithm based on tactical and positional chess problems to adjust the weights of a chess engine“, in *2013 IEEE Congress on Evolutionary Computation*, IEEE, Juni 2013. DOI: 10.1109/cec.2013.6557727.
- [7] Joel Staubach und Marvin Karhan. „Ein Algorithmenbasierter Schachcomputer“. (2022), Adresse: https://github.com/marvinkarhan/chess-engine/blob/master/Karhan_

- Staubach_Ein_algorithmenbasierter_Schachcomputer.pdf (besucht am 17.08.2022).
- [8] James R. Slagle und John E. Dixon, „Experiments With Some Programs That Search Game Trees“, *Journal of the ACM*, Jg. 16, Nr. 2, S. 189–207, Apr. 1969. DOI: 10.1145/321510.321511.
 - [9] David Levy, Hrsg., *Computer Chess Compendium*. Springer New York, 1988. DOI: 10.1007/978-1-4757-1968-0.
 - [10] Maciej Krawczak, *Multilayer Neural Networks*. Springer, 2013.
 - [11] Frank Rosenblatt, „The perceptron: a probabilistic model for information storage and organization in the brain.“, *Psychological review*, Jg. 65, Nr. 6, S. 386, 1958.
 - [12] Jürgen Schmidhuber, „Deep learning in neural networks: An overview“, *Neural Networks*, Jg. 61, S. 85–117, Jan. 2015. DOI: 10.1016/j.neunet.2014.09.003.
 - [13] Warren S. McCulloch und Walter Pitts, „A logical calculus of the ideas immanent in nervous activity“, *The Bulletin of Mathematical Biophysics*, Jg. 5, Nr. 4, S. 115–133, Dez. 1943. DOI: 10.1007/bf02478259.
 - [14] Marvin Minsky und Seymour Papert, *Perceptron: an introduction to computational geometry*, 1969.
 - [15] Joost VandeVondele Thomasz Sobczyk Hisayori Noda, *NNUE*, <https://github.com/glinscott/nnue-pytorch/blob/master/docs/nnue.md>, 2022.
 - [16] Philipp Gysel, Mohammad Motamedi und Soheil Ghiasi, *Hardware-oriented Approximation of Convolutional Neural Networks*, 2016. DOI: 10.48550/ARXIV.1604.03168.
 - [17] Jiali Ma, Zhiqiang Zhu, Leyu Dai und Songhui Guo, „Layer-by-Layer Quantization Method for Neural Network Parameters“, in *Proceedings of the International Conference on Industrial Control Network and System Engineering Research*, Ser. ICNSER2019, Shenyang, China: Association for Computing Machinery, 2019, S. 22–26. DOI: 10.1145/3333581.3333589.
 - [18] Benoit Jacob, Skirmantas Kligys, Bo Chen, Menglong Zhu, Matthew Tang, Andrew Howard, Hartwig Adam und Dmitry Kalenichenko, *Quantization and Training of Neural Networks for Efficient Integer-Arithmetic-Only Inference*, 2017. DOI: 10.48550/ARXIV.1712.05877.

- [19] Eunhyeok Park, Dongyoung Kim, Sungjoo Yoo und Peter Vajda, *Precision Highway for Ultra Low-Precision Quantization*, 2018. DOI: 10.48550/ARXIV.1812.09818.
- [20] Agner Fog, „Optimizing software in C++“, URL: http://www.agner.org/optimize/optimizing_cpp.pdf, 2006.
- [21] Michael J. Flynn, „Some Computer Organizations and Their Effectiveness“, *IEEE Transactions on Computers*, Jg. C-21, Nr. 9, S. 948–960, 1972. DOI: 10.1109/TC.1972.5009071.
- [22] Gang Ren, Peng Wu und David Padua, „A preliminary study on the vectorization of multimedia applications for multimedia extensions“, in *International Workshop on Languages and Compilers for Parallel Computing*, Springer, 2003, S. 420–435.
- [23] Intel. „Intel Intrinsics Guide“. (2022), Adresse: <https://www.intel.com/content/www/us/en/docs/intrinsics-guide/index.html> (besucht am 10.08.2022).
- [24] Diogo R. Ferreira, „The Impact of the Search Depth on Chess Playing Strength“, *ICGA Journal*, Jg. 36, Nr. 2, S. 67–80, Juni 2013. DOI: 10.3233/icg-2013-36202.
- [25] Simon S. Du, Xiyu Zhai, Barnabas Póczos und Aarti Singh, *Gradient Descent Provably Optimizes Over-parameterized Neural Networks*, 2018. DOI: 10.48550/ARXIV.1810.02054.
- [26] Zeyuan Allen-Zhu, Yuanzhi Li und Yingyu Liang, „Learning and generalization in overparameterized neural networks, going beyond two layers“, *Advances in neural information processing systems*, Jg. 32, 2019.
- [27] TCEC. „TCEC Leagues Season 22 Engines“. (2022), Adresse: https://wiki.chessdom.org/TCEC_Leagues_Season_22_Engines (besucht am 28.04.2018).
- [28] E. Korpela, D. Werthimer, D. Anderson, J. Cobb und M. Leboisky, „SETI@home-massively distributed computing for SETI“, *Computing in Science & Engineering*, Jg. 3, Nr. 1, S. 78–83, 2001. DOI: 10.1109/5992.895191.
- [29] Stockfish. „Users | Stockfish Testing“. (2022), Adresse: <https://tests.stockfishchess.org/users> (besucht am 24.08.2022).
- [30] Garry Kasparov, „Chess, a *Drosophila* of reasoning“, *Science*, Jg. 362, Nr. 6419, S. 1087–1087, Dez. 2018. DOI: 10.1126/science.aaw2221.

- [31] UCT/NN AI Community. „Leela Chess Zero: Open source neural network based chess engine“. (2022), Adresse: <https://lczero.org/> (besucht am 17.08.2022).
- [32] Mark Lefler Don Dailey Larry Kaufman. „Dragon by Komodo Chess“. (2022), Adresse: <https://komodochess.com/> (besucht am 24.08.2022).
- [33] James C Spall u. a., „Multivariate stochastic approximation using a simultaneous perturbation gradient approximation“, *IEEE transactions on automatic control*, Jg. 37, Nr. 3, S. 332–341, 1992.
- [34] Joost VandeVondele, *Update default net to nn-3c0054ea9860.nnue*, <https://github.com/official-stockfish/Stockfish/pull/4100>, 2022.
- [35] Matthew D. Zeiler, *ADADELTA: An Adaptive Learning Rate Method*, 2012. DOI: 10.48550/ARXIV.1212.5701.
- [36] Tord Romstad, Marco Costalba, Joona Kiiski und Gary Linscott, *Stockfish*, <https://github.com/official-stockfish/Stockfish>, 2014.
- [37] Stefan Pohl. „Anti Draw Openings - The future of Computerchess“. (2022), Adresse: <https://www.sp-cc.de/anti-draw-openings.htm> (besucht am 26.08.2022).
- [38] Ilari Pihlajisto, Arto Jonsson und Alfred Weyers, *cutechess*, <https://github.com/cutechess/cutechess>, 2012.
- [39] Miguel A. Ballicora, *Ordo*, <https://github.com/michiguel/Ordo>, 2015.