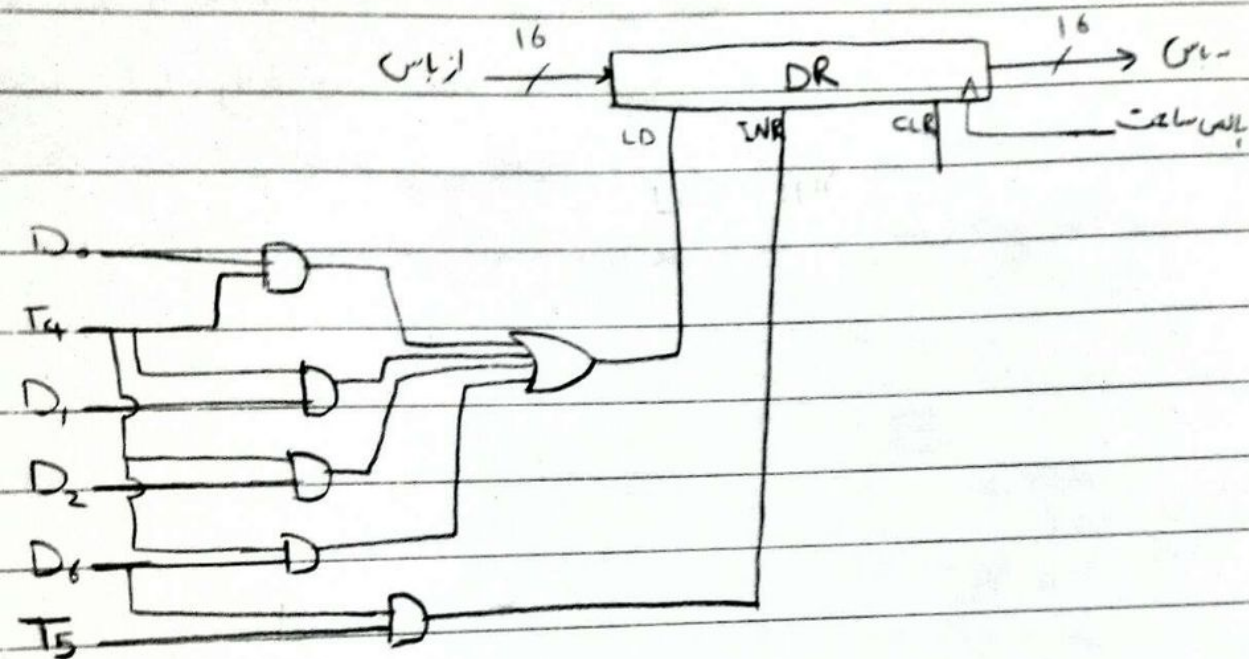


2631983

رابطه کلی

①



(2)

بسیار دین برای نقاط اشتباه و درون ضروری، دسترسی انتقال کنترل برنامه است. در این روش، کامپیوتر به بیت
flag ها را برای آرایشی من بود. به دلیل تعداد سربست زیاد، دستگاه های درون - خروجی، کامپیوتر، این
روش عموماً مورد ندارد. به علاوه، آن سربست کامپیوتر قبل، بعد از درون خروجی باشد، کامپیوتر برای یک نوبت درون خروجی
وقت خود را صرف تلف کردن است. در حالی که همان زمان را می توانست صرف کار مفید دیگری کند.
در حل دیگر این است که وقت دستگاه و درون - خروجی آماده انتقال اطلاعات است، این موضوع، به کامپیوتر اطلاع
دهد. در این ترتیب در مورد تغییر که کامپیوتر یکبار است می تواند کار دیگری انجام دهد. که در این نوع انتقال اطلاعات
از دستور interrupt استفاده می شود. در این صورت کامپیوتر به طور یوست و flag ها را بررسی می کند و باید طریقی را
انجام می دهد تا وقتی که flag و "1" باشد، به کامپیوتر اطلاع می دهد. و کامپیوتر کار قبلی خود را مجدداً شروع می کند.
در سطح درون - خروجی محدود، و دوباره پس از اتمام انتقال آنها، به سرانجام کار خود خود برمی گردد.
(ج) برای آماده عملیات interrupt نیز یک flip-flop است (IEN) مدتی که توسط دست غیر فعال کردن در وقت
(IOF) و FIF می شود، عمل در وقت می تواند انجام شود. در صورتی که توسط دستور فعال کردن در وقت (IEN) FIF
برای یک شود، عمل در وقت کامپیوتر متوقف می شود. این دستور به برای نویسی این امکان را می دهد که وقفه را فعال یا غیر
فعال کند.

ع 8R در وقت انتقال از وقت FIF به کامپیوتر و به طوری که اگر FIF باشد دستور خود را اجرا می کند
و اگر R باشد کامپیوتر عملیات خود را اجرا می کند. در صورتی که IEN را برای یک باشد، این حالت FGF و FGI
و به همین ترتیب اگر هر دو صفر باشند، این روش در زمانی که آماده انتقال اطلاعات نیستند و به سبب دستکاری می شود. اگر
یکی از flag ها یک باشد (زمانی که IEN) ، R می شود، در این صورت یک سبب وقفه به همان سبب
دستور اجرا می شود.

FG1 : مدققه اطلاعات جدید در ورودی قرار داده می‌شود، PL1 می‌بیند FG1 که یک FF نیز است برابر یک می‌شود و همین‌گونه کامپیوتر اطلاعات را بخواند این بیت PL1 برابر می‌شود.

FG0 : براندا PL1 خروجی FG0 برابر 1 است. کامپیوتر آن را بررسی می‌کند، اگر این بیت 1 بود، اطلاعات AL

به‌طور موازی وارد بیت خروجی OUTR می‌شود و FG0 برابر 1 می‌شود. دستگاه خروجی این اطلاعات را دریافت می‌کند و در صورت لزوم را چاپ می‌کند. و در قفسه‌های آن به‌پایان رسید FG0 را برابر یک می‌کند.

ZEN : (در بخش قبلی توضیح داده شد)

(1)
ORG 0
LDA BL
CMA
INC
STA CL
CLA
CIL
ADD BH
CMA
INC
ADD AH
STA DFH
CLA
CLE
LD CL
ADD AL
STA DFL
HLT
AL, -

(2)
ORG 0
CLE
LDA YL
CIR
STAYL
SZE
BUN ONE
BUN ZERO
ONE, LDA XL
ADD PL
STA PL
CLE
ZERO, LDA XL
CIL
STA XL
ISZ CT1
BUN LOP

4
* یک بار دیگر همین مراحل را برای
PL2, CT2, YH, XL

و برای
PH1, CT3, YL, XH

و برای
PH2, CT4, YH, XL

سپس HLT

CT1, DEC -8
CT2, "
CT3, "
CT4, "
XL1, -
XH1, -
YL1, -
YH1, -
PL1, -
PL2, -
PH1, -
PH2, -

(5) CTR برابر 6 است. که برابر تعداد 1 های
در کد ماشین (دفعه شده در WRD) است.

AH, -
BL, -
BH, -
CL, -
DFL, -
DFH, -