

## First TestCase Preparation

---

0. 000000 00000 00000 00000 00000 100010 → Sub R0 , R0 , R0  
4. 000000 00000 00000 00011 00000 100000 → Add R3 , R0 , R0  
8. 000000 00000 00000 00010 00000 100000 → Add R2 , R0 , R0  
12. 000000 00000 00000 00100 00000 100000 → Add R4 , R0 , R0  
16. 000000 00000 00000 00101 00000 100000 → Add R5 , R0 , R0  
20. 001000 00101 00101 00000 00000 001010 → AddI R5 , R5 , 10  
24. 000000 00100 00101 00110 00000 101010 → Slt R6 , R4 , R5  
28. 000100 00110 00000 00000 00000 000101 → Beq R6 , R0 , 5  
32. 100011 00011 00001 00000 01111 101000 → Lw R1 , 1000(R3)  
36. 000000 00001 00010 00010 00000 100000 → Add R2 , R1 , R2  
40. 001000 00011 00011 00000 00000 000100 → AddI R3 , R3 , 4  
44. 001000 00100 00100 00000 00000 000001 → AddI R4 , R4 , 1  
48. 000010 00000 00000 00000 00000 000111 → Jump 6  
52. 101011 00000 00010 00000 11111 010000 → Sw R2 , 2000(R0)