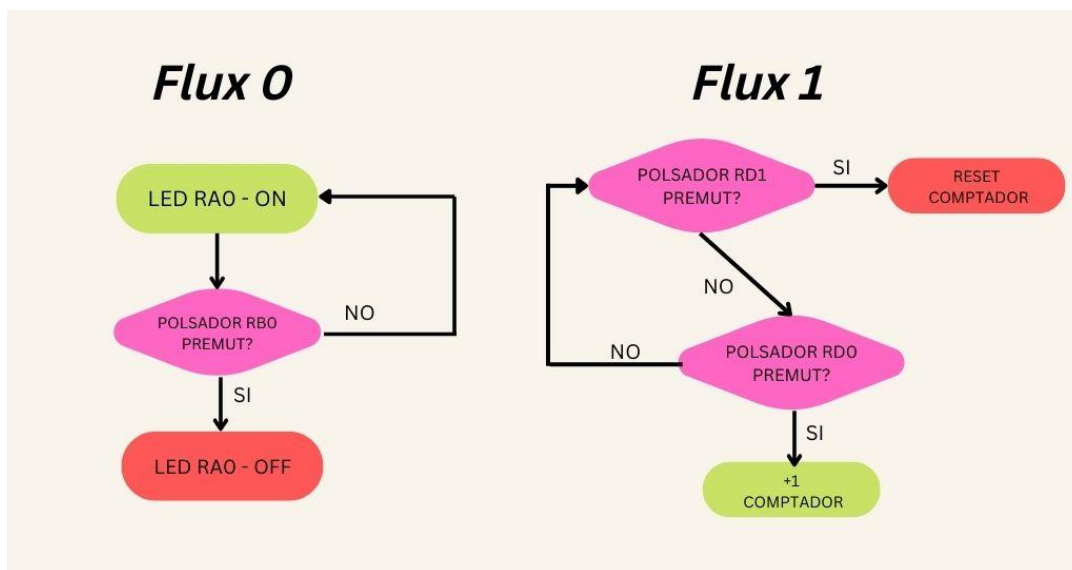


**FULL DE RESPOSTES–L2 Entrada-Sortida (B)**  
***(s'ha d'entregar en format electrònic com a treball previ de la L2 (B) )***

Nom i Cognoms: \_\_\_\_\_Josep Antoni Martinez Garcia\_\_\_\_\_Grup LAB: \_\_H\_\_  
\_\_\_\_\_Oriol Roca Núñez\_\_\_\_\_

1) Dibuixeu els diagrames de flux del programa FINAL implementat a la pràctica L2(B). Podeu mirar al següent enllaç per a més informació:



2) Indica els valors dels registres després del *software breakpoint*

ANSELA=	'\0'	TRISA=	'\0'	LATA=	'\0'	PORTA=	0x00
ANSELB=	'\0'	TRISB=	0x1	LATB=	'\0'	PORTB=	0x00
ANSELC=	'\0'	TRISC=	'\0'	LATC=	'\0'	PORTC=	0x00
ANSELD=	'\0'	TRISD=	0x3	LATD=	'\0'	PORTD=	'\0'
ANSELE=	'\0'	TRISE=	'\0'	LATE=	'\0'	PORTE=	'\0'

3) Indica els valors dels registres després del *hardware breakpoint*

ANSELA=	'\0'	TRISA=	'\0'	LATA=	'\0'	<b>PORTA=</b>	<b>0x1</b>
ANSELB=	'\0'	TRISB=	0x1	LATB=	'\0'	PORTB=	0x00
ANSELC=	'\0'	TRISC=	'\0'	LATC=	'\0'	PORTC=	0x00
ANSELD=	'\0'	TRISD=	0x3	LATD=	'\0'	PORTD=	'\0'
ANSELE=	'\0'	TRISE=	'\0'	LATE=	'\0'	PORTE=	'\0'