

ΕΘΝΙΚΟ ΜΕΤΣΟΒΙΟ ΠΟΛΥΤΕΧΝΕΙΟ

ΣΧΟΛΗ ΗΜ&ΜΥ Εργαστήριο Μικροϋπολογιστών

 5^{η} Εργαστηριακή Άσκηση Ακ. έτος 2011-2012

Ομάδα C07:

Ελένη Ευαγγελάτου Α.Μ.: 03108050
 Γρηγόρης Λύρας Α.Μ.: 03109687
 Βασιλεία Φραγκιαδάκη Α.Μ.: 03108026

29 Ιανουαρίου 2012

Άσκηση (i)

Το πρόγραμμά μας απειχονίζει ένα αναμμένο led, το οποίο έχει την δυνατότητα να μεταχινείται πάνω στα led PA0-PA7. Η φορά χίνησης είναι από τα αριστερά προς τα δεξιά, χαι αντίστροφα για την περίπτωση που φτάσει σε ένα από τα δύο αχραία leds (PA0 ή PA7). Η περίπτωση αυτή εξετάζεται στα σημεία cpi r26, 128 (το οποίο είναι 2^7) και τότε πάμε στο up_lim και cpi r26, 1 απότε πάμε στην label down_lim. Η μεταχίνηση για το επόμενο led είναι στο next, όπου άμα γίνεται, πηγαίνουμε δεξιά ή αριστερά το αναμμένο led. (Labels right και left αντίστοιχα). Η διάρχεια ανάμματος του led είναι 0.5 sec και αυτό επιτυγχάνεται βάζοντας στην wait_msec "όρισμα" 500, στους καταχωρητές δηλαδή r24 και r25, ώστε να έχουμε καθυστέρηση 500 * 1 msec = 0.5 sec. Η χίνηση είναι ελεγχόμενη από το push button PB0, που άμα πατηθεί σταματάει την χίνηση πάνω στα leds. Ο συγκεκριμένος έλεγχος γίνεται μέσα στην wait_msec, όπου διαβάζουμε από το PINB, και ελέγχουμε αν έχουμε carry, οπότε και πρέπει να πάμε στην wait msec. Κυρίως χώδικας:

```
#include <avr/io.h>
    #define __SFR_OFFSET 0
    .global main
    main:
    reset:
        ldi r24,lo8(RAMEND)
        out SPL,r24
        ldi r24, hi8(RAMEND)
10
        out SPH,r24
        ser r24
11
12
        out DDRA.r24
13
        clr r26
        clr r27
14
        out DDRB,r27
        clr r28
16
        inc r26
17
        out PORTA, r26
19
20
        ldi r24, lo8(500)
        ldi r25,hi8(500)
21
        rcall wait_msec
22
23
        cpi r26,128
24
25
        breq up_lim
        cpi r26,1
        breq down_lim
27
28
        rjmp next
29
30
        ldi r28.1
31
        rjmp next
32
33
    down_lim:
        ldi r28,0
        rjmp next
35
36
37
        cpi r28,0
38
39
        breq left
        rjmp right
40
    right:
41
        ror r26
42
        rjmp calc
43
    left:
44
45
        rol r26
        rjmp calc
46
48
    wait_usec:
49
        sbiw r24,1
        brne wait_usec
51
52
        ret
    wait msec:
54
55
        in r27,PINB
        ror r27
        brcs wait_msec
57
```

push r24

```
59 push r25
60 ldi r24,lo8(998)
61 ldi r25,hi8(998)
62 rcall wait_usec
63 pop r25
64 pop r24
65 sbiw r24,1
66 brne wait_msec
67
```

Άσκηση (ii)

Σε αυτό το μέρος ο σχοπός μας είναι να αναβοσβήνουν τα leds PA0 έως PA7 αλλά με συγχεχριμένη χαθυστέρηση, την οποία δίνει ο χρήστης μέσω των dip switches B του AVR. Για τον σχοπό αυτό με την ρουτίνα read_delay_A διαβάζουμε και παίρνουμε τα 4 least significant bits και έπειτα προσθέτουμε 1 και και πολλαπλασιάζουμε επί 100 κατά την δοθείσα σχέση Delay=(1+x)*100. Για να διαβάσουμε την καθυστέρηση για το σβήσιμο διαβάζουμε όπως πριν μόνο που χάνουμε shift τέσσερις θέσεις αριστερά ώστε να απομονώσουμε τα επιθυμητά bits και να εφαρμόσουμε την ίδια σχέση. Η κλήση για τις καθυστερήσεις είναι φυσικά στο χυρίο πρόγραμμα, αμέσως μετά την κλήση για άναμμα ή σβήσιμο αντίστοιχα. Κυρίως χώδιχας:

```
* AVRAssembler1.asm
     * Created: 23/1/2012 10:02:18 ??
        Author: Eleni
     ;.INCLUDE "m16def.inc"
   #include <aur/io.h>
   #define __SFR_OFFSET 0
   .global main
12
13
14
           ldi r24,108(RAMEND)
15
           out SPL,r24
           ldi r24, hi8(RAMEND)
17
18
           out SPH,r24
           ser r26
                                   ;arxikopoihsh ths PORTA ; ser = set register
20
                                   ;gia eksodo
           out DDRA, r26
           ;arxikopoihsh gia eisodo:
22
           clr r25
                                  ; bazw mhdenika gia na exoume eisodo s ola ta bits
23
           out DDRB, r25
                                   ;giati 8elw apo ta B switches
25
26
   flash:
           in r28, PINB
                                   ;diabazei kia ta grafei ston r28
28
29
           rcall on
                                   ;anapse ta LEDS
           rcall delay1
                                   ;diabazw delay gia anamma
30
           rcall wait_msec
31
33
           rcall off
                                   ;sbhse ta LEDS
34
           rcall delay2
                                   ;diabazw delay gia sbhsimo
           rcall wait_msec
36
37
           rjmp flash
                                   ; do it again
38
39
   ;Yporoutina gia na anaboun ta leds
41
42
    on: ser r26
                                   ;8ese thn 8ura eksodou twn LED
           out PORTA, r26
44
           ret
45
                                   ;gurise sto kurio programma
   ;Yporoutina gia na sbhnoun ta leds
47
   off: clr r26
                                   ;mhdenise thn 8ura eksodou twn LED
49
            out PORTA, r26
50
                                   ;gurise sto kuriws programma
51
52
```

```
delay1:
55
            ldi r24, 0x0F
57
            and r24, r28
                                    ;gia na parw ta lsbs
58
            ldi r23. 01
                                    ;gia na pros8esw 1
            add r24, r23
                                    ;gia na pollaplasiasw epi 100
            ldi r23, 0x64
60
61
            mul r24, r23
                                    ; kanw ton pollaplasiasmo k exw etoimh thn ka8usterhsh
                                                    ;ston diplo r0:r1
62
            mov r25, r1
                                    ;metaferw ta msbs ston r25 gia na ta parei wait_msec
63
64
            mov r24, r0
                                    ;metaferw ta lsbs ston r24 gia na ta parei wait_msec
65
66
            ret.
67
    68
69
70
    delay2:
            ldi r24. 0xF0
71
            and r24, r28
                                    ;gia na parw ta msbs
            lsr r24
                                    ;4 shift pros ta aristera gia na pane stis swstes 8eseis
73
            1sr r24
74
            lsr r24
            lsr r24
76
77
78
            ldi r23, 0x01
79
                                    ;gia na pros8esw 1
            add r24, r23
            ldi r23, 0x64
                                    ;gia na pollaplasiasw epi 100
            mul r24, r23
                                    ; kanw ton pollaplasiasmo k exw etoimh thn ka8usterhsh ston diplo r0:r1
82
            mov r25, r1
                                    ;metaferw ta msbs ston r25 gia na ta parei wait_msec
            mov r24, r0
                                    ;metaferw ta lsbs ston r24 gia na ta parei wait_msec
84
85
86
87
    ;========wait_msec kai wait_usec (etoimh apo thn ekfwnhsh)=====
89
90
    wait msec:
            push r24
            push r25
92
            ldi r24, lo8(998)
93
            ldi r25, hi8(998)
            rcall wait_usec
95
96
            pop r25
            pop r24
            sbiw r24. 1
98
            brne wait_msec
99
100
101
            ret
102
    wait usec:
103
104
            sbiw r24,1
105
            nop
106
            nop
            nop
108
109
            brne wait_usec
110
            ret
111
```

Άσκηση (iii)

54

Ζητείται να γράψουμε ένα πρόγραμμα σε C που να ανάβει το led0 που είναι συνδεδεμένο στο bit0 της θύρας εξόδου PORTB το οποίο να μεταχινείται κατάλληλα ανάλογα με τα push buttons που πατάμε (SW0-4 της PORTD). Μεγαλύτερη προτεραιότητα έχουν τα MSB buttons. Γι' αυτό το σχοπό περιμένουμε να γίνει 1 κάποιο button και στη συνέχεια μπαίνει σε loop μέχρι να γίνει μηδέν. Μετά εχτελεί τη μεταχίνηση που αντιστοιχεί σε αυτό. Εχτός αν πατηθεί ωστόσο button υψηλότερης προτεραιότητας οπότε και πάμε στο αντίστοιχο loop που περιμένουμε να γίνει 0. Για τις διάφορες μεταχινήσεις χάναμε και τις απαραίτητες διορθώσεις στην τιμή του led, ώστε να δείχνει την τιμή που περιμένουμε μετά τις διάφορες ολισθήσεις. Κυρίως χώδιχας:

```
1 /*
2 * part3.c
```

```
* Created: 22/1/2012 7:55:21
     * Author: Valia
5
    #include <aur/io.h>
    int main(void)
10
11
       //while(1)
12
        //{
13
            //TODO:: Please write your application code
14
                    DDRB = Oxff; //output
15
                    DDRD = 0x00; //input
16
                    PORTB =0x01;
17
                    while(1){
18
                            if ((PIND & 1) == 0x01){
19
20
                                    while (((PIND & 1) != 0x00) && (PIND <= 0x01 )) ; //perimenei mexri na ginei 0 h feugei an
                                            if ((PIND & 1) == 0x00){
                                                                                                                    //button ypsilo
21
                                                    if ((PORTB << 1) == 0x100) PORTB = 0x01;
22
                                                            else PORTB = PORTB << 1;</pre>
23
                                            }
24
                            }
26
                            if ((PIND & 2) == 0x02){
27
                                    while (((PIND & 2) != 0x00) && (PIND <= 0x03 ));
                                                                                          //perimenei
28
                                            if ((PIND & 2) == 0x00){
29
                                                    if ((PORTB >> 1) == 0)
30
                                                           PORTB = 0x80; //128 dec
31
                                                    else PORTB = PORTB >> 1;
32
                                            }
33
34
35
36
                            if ((PIND & 4) == 0x04){
                                    while (((PIND & 4) != 0x00) && (PIND <= 0x07 )); //perimenei
37
                                            if ((PIND & 4) == 0x00){
38
39
                                                    if ((PORTB << 1) == 0x100)
                                                           PORTB = 0x02;
                                                                                    //dior8wseis
40
                                                else if ((PORTB << 2) == 0x100) PORTB = 0x01;
41
                                                    else PORTB = PORTB << 2;</pre>
42
                                            }
43
44
                            }
45
                            if ((PIND & 8) == 0x08){
46
                                    while (((PIND & 8) != 0x00) && (PIND <= 0x0F )); //perimenei
                                            if ((PIND & 8) == 0){
48
                                                    if ((PORTB >> 1) == 0)
49
                                                           PORTB = 0x40;
50
                                                    else if ((PORTB >> 2) == 0)
51
                                                           PORTB = 0x80;
52
                                                    else PORTB = PORTB >> 2;
                                                                                    //dior8wseis
53
                                            }
54
56
                            if ((PIND & 16) == 16){
                                    while ((PIND & 16)!= 0x00);
                                                                           //perimenei
58
                                                   PORTB = 0x01;
59
                                    }
        }
61
    return 0;
62
```