

次の問2から問7までの6問については、この中から4問を選択し、選択した問題については、答案用紙の選択欄の(選)をマークして解答してください。

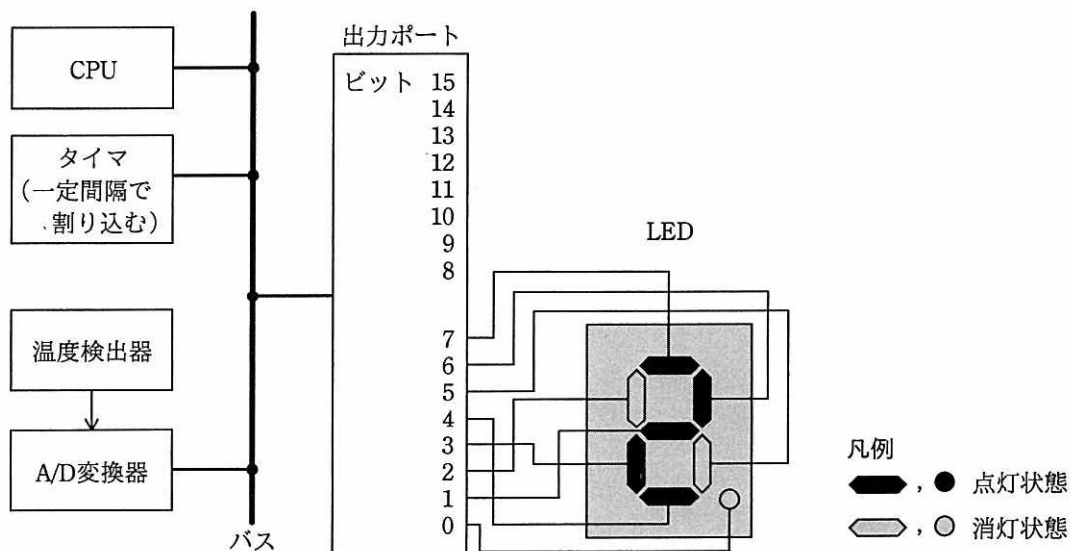
なお、5問以上マークした場合には、はじめの4問について採点します。

問2 温度モニタに関する次の記述を読んで、設問1、2に答えよ。

図1に、ある温度モニタのシステム構成図の一部を示す。

タイマ割込み発生時に起動される割込みプログラムが、温度検出器の出力値をA/D変換器を介して取り込み、対応した値を7セグメントLED（以下、LEDという）に表示するシステムである。温度の検出範囲は0～70℃とし、検出された温度（以下、検出温度という）を8段階のレベルに対応させて、“1”～“8”の数字で表示する。割込みプログラムが起動されてから表示処理の完了までの時間は、タイマ割込み間隔に比べて十分に短いものとする。

LEDの各セグメントは、対応する出力ポートのビットの値が1のとき点灯し、0のとき消灯する。LEDに“1”～“8”の数字を表示するために、数字の字形に合わせて、対応する8ビットのデータを出力ポートのビット0～7に設定する。このデータを形状データといい、出力ポートのビット7を最上位ビットとする2桁の16進数で表記する。



注記 “2”を表示した例である。ここで、出力ポートのビット0には常に0が設定され、小数点を表示するセグメントは消灯している。

図1 温度モニタのシステム構成図の一部

設問1 次の記述中の  に入れる正しい答えを、解答群の中から選べ。

検出温度は、A/D 変換器によって、表 1 に示す 10℃ ごとの温度基準値の中の最も近い値に近似される。温度基準値の刻み幅の中央の値は高い側の温度基準値に近似される。例えば、検出温度 14℃ は 10℃ に、15℃ は 20℃ に、16℃ は 20℃ に近似される。温度基準値、A/D 変換器出力、レベルの関係を、表 1 に示す。

表 1 温度基準値、A/D 変換器出力、レベルの関係

温度基準値 (℃)	A/D 変換器出力 (2 進表記)	レベル
0	000	1
10	001	2
⋮	⋮	⋮
70	111	8

LED の表示が図 2 のとき、出力ポートに設定されている形状データは  a  , A/D 変換器出力 (2 進表記) は  b  , 検出温度の範囲は  c  である。

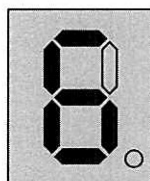


図 2 LED の表示

a に関する解答群

ア 66      イ BE      ウ DA      エ F2      オ FE

b に関する解答群

ア 010      イ 011      ウ 100      エ 101      オ 110

cに関する解答群

- ア 40℃ 以上 50℃ 未満    イ 45℃ 以上 55℃ 未満    ウ 50℃ 以上 60℃ 未満  
エ 55℃ 以上 65℃ 未満    オ 60℃ 以上 70℃ 未満

設問2 タイマ割込み発生時に起動される割込みプログラムについて、その処理の流れを、図3に示す。図3中の  に入れる正しい答えを、解答群の中から選べ。

各機器には I/O ポート番号が割り当てられており、割込みプログラムは、各機器に対する制御、データの読み込み及び書き込みを、I/O ポート番号を指定して行う。LED に接続されている出力ポートには I/O ポート番号 1 が、A/D 変換器には I/O ポート番号 2 と 3 が、それぞれ割り当てられている。表2に LED と A/D 変換器の動作概要を示す。また、図3で使用している擬似命令の形式と動作は、表3のとおりとする。

表2 LED と A/D 変換器の動作概要

機器	I/O ポート番号	動作概要
LED	1	番号1の I/O ポートに形状データを書き込むと、出力ポートの各ビットに値が設定され、LED の各セグメントの点灯と消灯が行われる。
A/D 変換器	2	番号2の I/O ポートに値1を書き込むと、A/D 変換が開始される。
		番号2の I/O ポートから読み込んだ値が0ならば、変換中を示す。
		番号2の I/O ポートから読み込んだ値が0以外ならば、A/D 変換が完了して出力値が確定していることを示す。
	3	A/D 変換完了後に番号3の I/O ポートから読み込むと、A/D 変換器の出力値(0～7)が得られる。

表3 擬似命令の形式と動作

命令の形式	命令の動作
INPUT    I/O ポート番号	番号で指定した I/O ポートに接続されている機器からデータを読み込み、GR に設定する。
OUTPUT   I/O ポート番号	GR に設定したデータを、番号で指定した I/O ポートに接続されている機器に書き込む。

注記 GR は CPU の 8 ビットのレジスタ

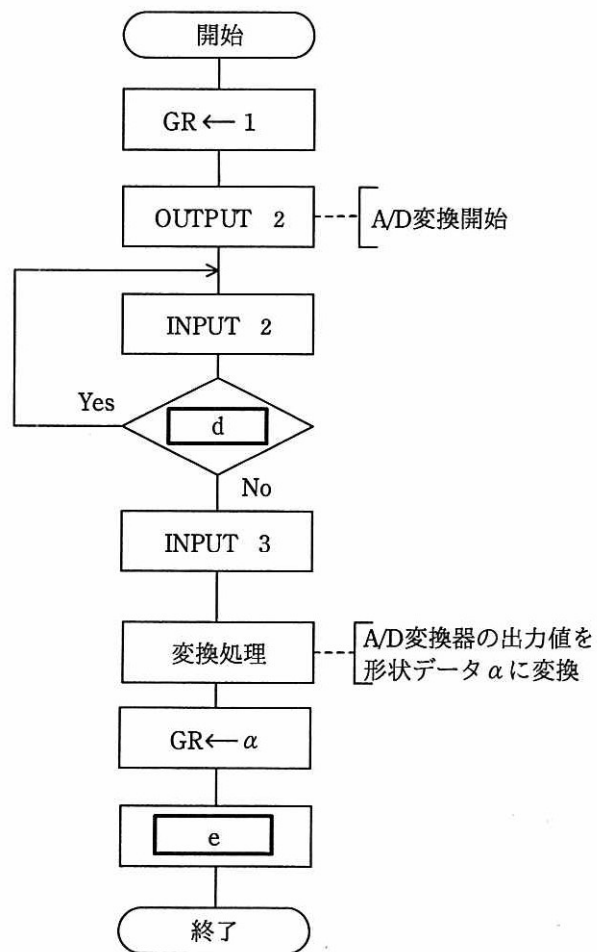


図3 割込みプログラムの処理の流れ

dに関する解答群

ア  $GR < 0$

イ  $GR = 0$

ウ  $GR = 1$

エ  $GR > 1$

eに関する解答群

ア INPUT 1

イ INPUT 2

ウ INPUT 3

エ OUTPUT 1

オ OUTPUT 2