

Circuit Diagram Element

Parameters

T: 1 Comment: TON 5s

Function Block Inputs

	V/NU	Stn.	Operand	No.	Constant
I1:	NL				5 . 000
I2:					

Function Block Output

	Stn.	Operand	No.
QV:			

Mode

On-delayed

Time Range

S - 000.000 5 ms resolution

Parameter Display

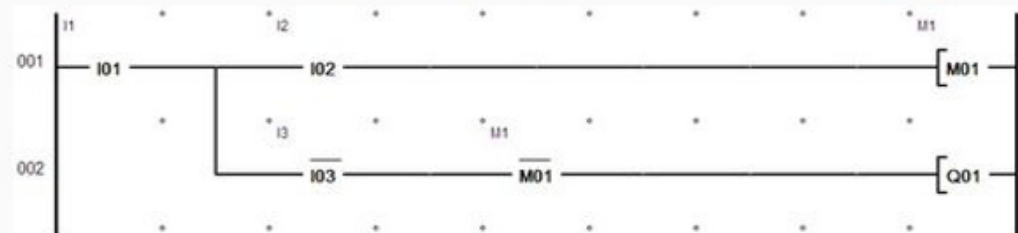
+ Call enabled

d. logičku provjeru rada PLC programa na PC računalu ✓

Točno

Marks for this submission: 1/1.

Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:

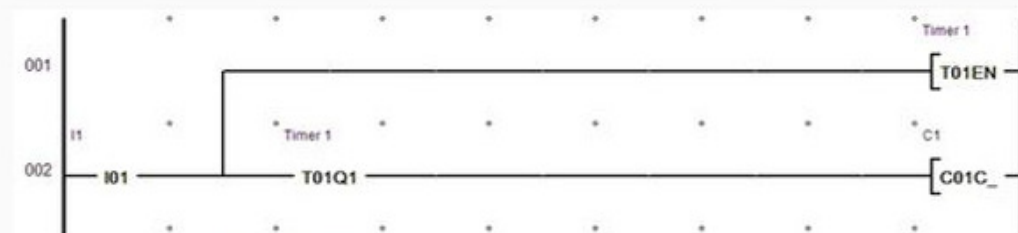


Odaberite jedan odgovor.

- ☐ a. niti jedan odgovor nije točan ✗
- ☐ b. I1=1, I2=0, I3=1 ✗
- ☒ c. I1=1, I2=1, I3=0 ✗
- ☐ d. I1=1, I2=0, I3=0 ✓

Netočno

Marks for this submission: -0.33/1.



Circuit Diagram Element

Parameters

T: 1 Comment: Timer 1

Programski segment s vremenskim članom TON = 5 s prikazana je na slici.



Circuit Diagram Element: Parameters

Tr: 1 Comment: TON 5s

Function Block Inputs

VNU	Sen.	Operand	No.	Constant
I1	1	1	1	5
I2	1	1	1	000

Function Block Output

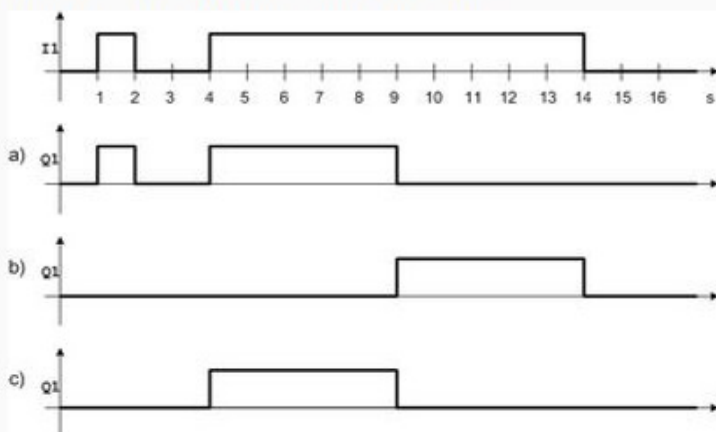
Sen.	Operand	No.
Q1	1	1

Mode: On-delayed

Time Range: 5 - 000.000 s ms resolution

Parameter Display: Call enabled

Vremensko ponašanje izlaza Q1 u ovisnosti o ulazu I1 prikazuje dijagram:



Odaberite jedan odgovor.

- ☐ c ☒ niti jedan odgovor nije točan
- ☐ a
- ☐ b

Netočno

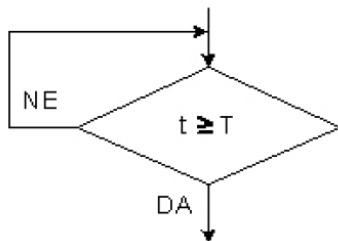
Marks for this submission: -0.33/1.

Tablica istine za programski segment prema slici je:

I1	Q1
0	0
1	1
0	0
1	1

## AUTOMATIZACJA ELEKTRIČNIH POSTROJENJA – DZ 2

### 1. Programski segment prikazan na slici predstavlja:

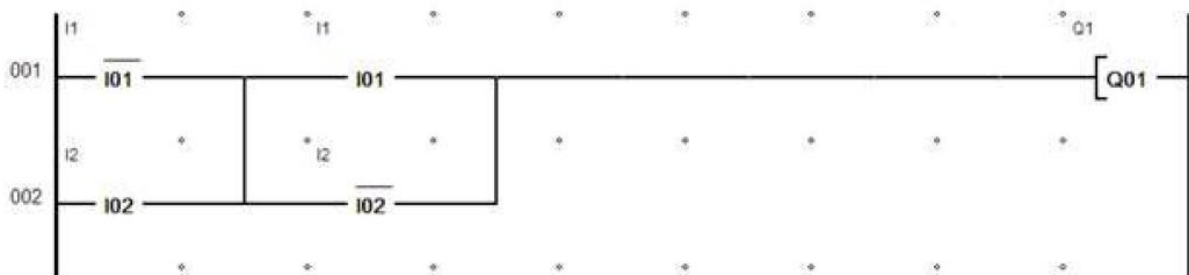


R: ispitivanje uvjeta

### 2. Grafički izraz PLC programa "-|----|----" predstavlja:

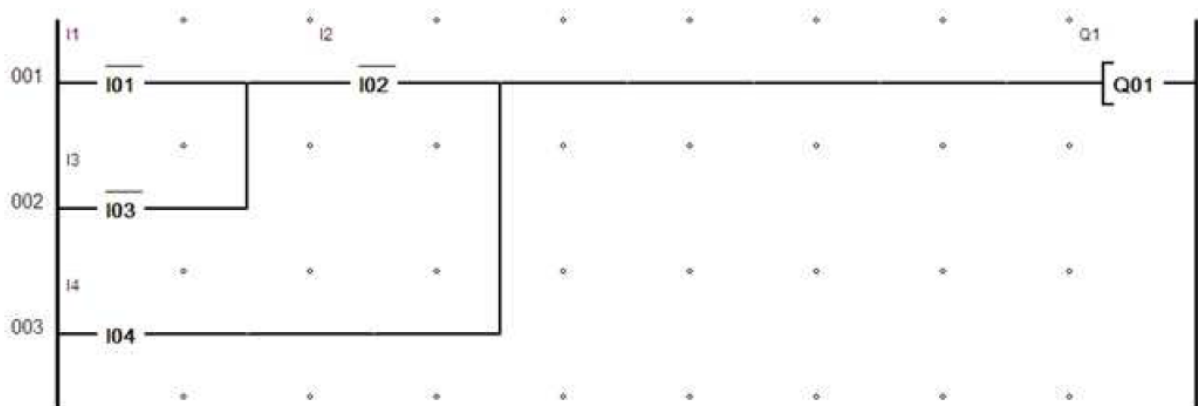
R: AND funkciju dviju logičkih varijabli

### 3. Logička jednadžba za programski segment prema slici je:



R:  $Q1 = (I1 + I2) * (I1 + I2)$

### 4. Logička jednadžba za programski segment prema slici je:



R:  $Q1 = (I1 + I3) * I2 + I4$

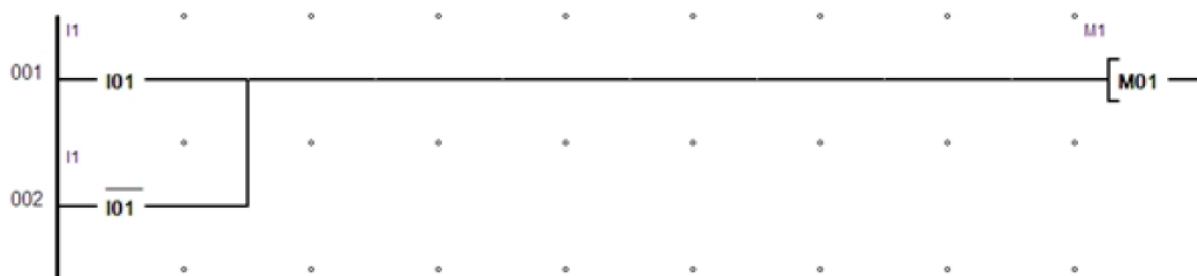
5. Tablica istine za programski segment prema slici je:



I1	I2	Q1
0	0	1
1	0	1
0	1	1
1	1	0

R:

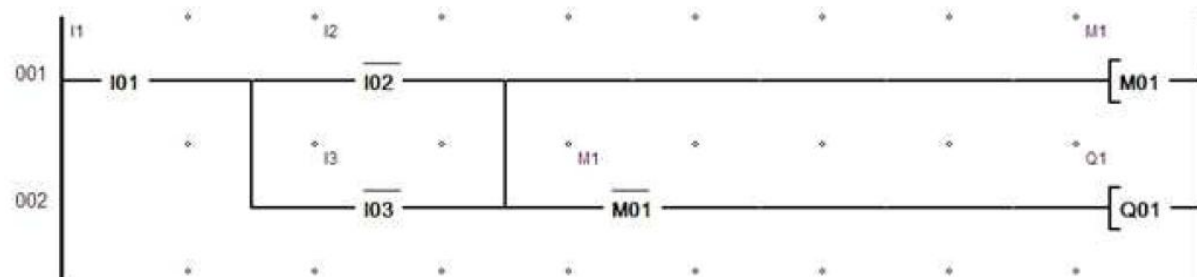
6. Tablica istine za programski segment prema slici je:



I1	M1
0	1
1	1

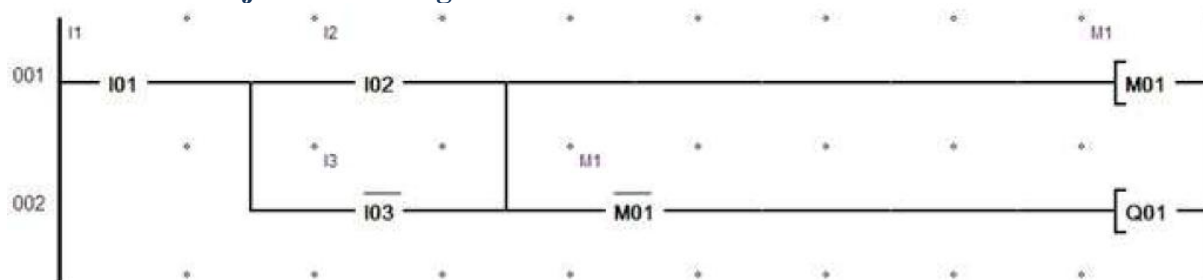
R:

7. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: niti jedan odgovor nije točan

8. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: niti jedan odgovor nije točan

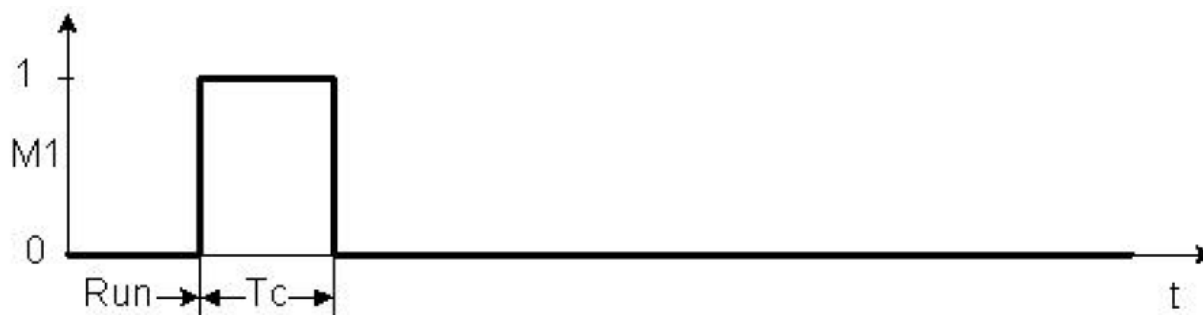
9. "On-line display" omogućuje:

R: praćenje rada PLC programa na PC računalu u realnom vremenu

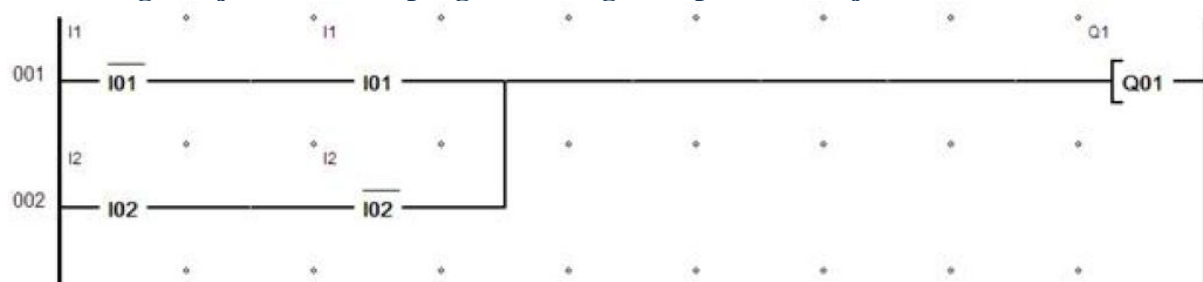
10. Vremenski dijagram signala M1 programskog segmenta ( $T_c$  = vrijeme ciklusa) na slici je:



R:

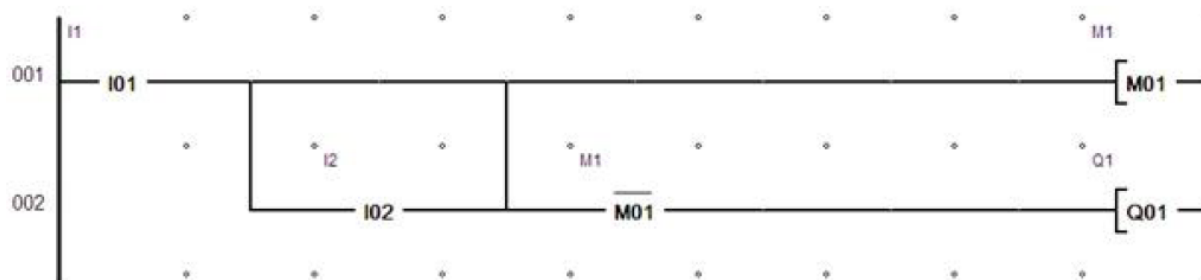


11. Logička jednačba za programski segment prema slici je:



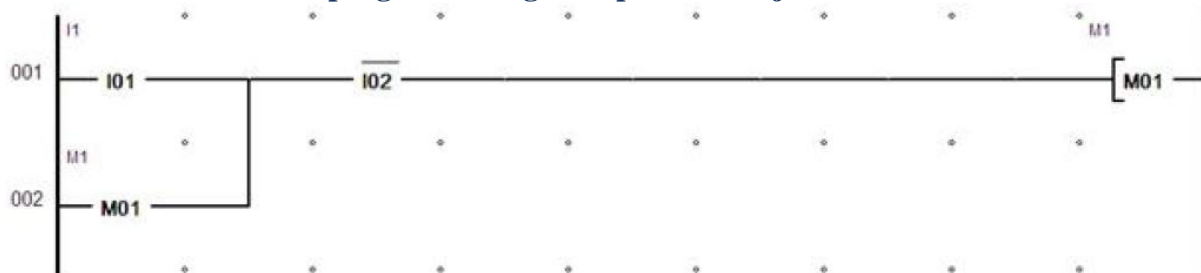
R:  $Q1 = (/I1 * I1) + (I2 * /I2)$

**12. Tablica istine za programski segment prema slici je:**



R: niti jedan odgovor nije točan

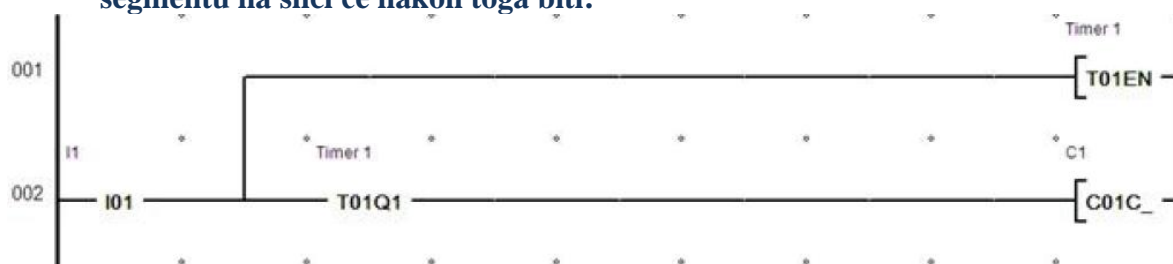
**13. Tablica istine za programski segment prema slici je:**



I1	I2	M1
0	0	X
1	0	1
0	1	0
1	1	0

R:

14. Ako signal na ulazu I1 traje 7 sekundi, stanje brojača C1 u programskom segmentu na slici će nakon toga biti:



Circuit Diagram Element Parameters

T: 1 Comment: Timer 1

Function Block Inputs					Constant		Function Block Output		
V/NU	Stn.	Operand	No.			Stn.	Operand	No.	
I1: NL				8	000	QV:			
I2:									

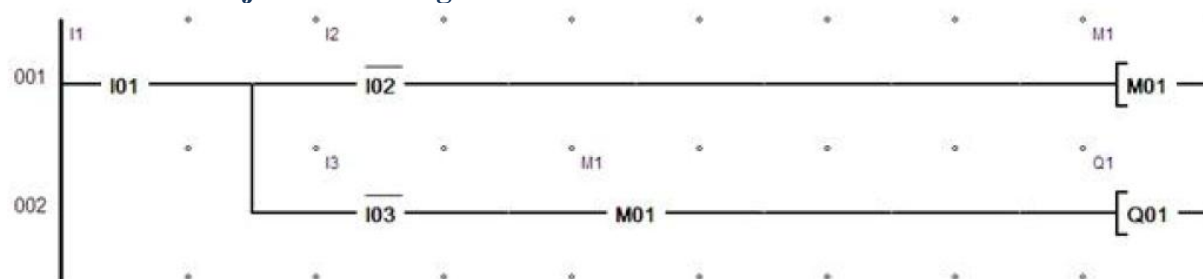
Mode: On-delayed

Time Range: S - 000.000 5 ms resolution

Parameter Display: + Call enabled

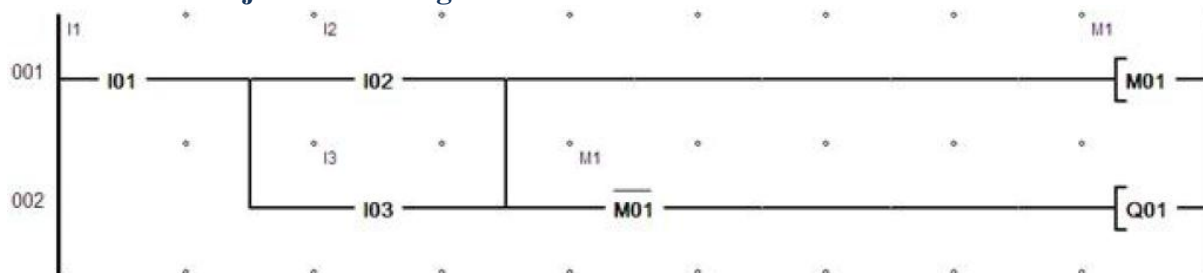
R: 0

15. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: I1=1, I2=0, I3=0

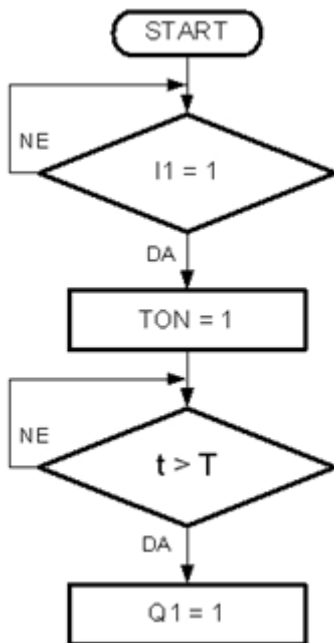
16. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: niti jedan odgovor nije točan



17. Dijagramu toka na slici odgovara programski segment:



R:



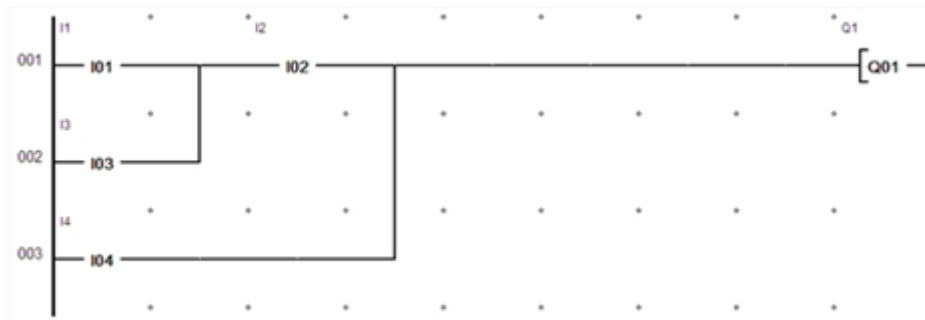
18. Grafički izraz „-|/|----()“ predstavlja:

R: invertiranje ulaznog signala

19. Programska „funkcija“ PLC uređaja određuje odnos:

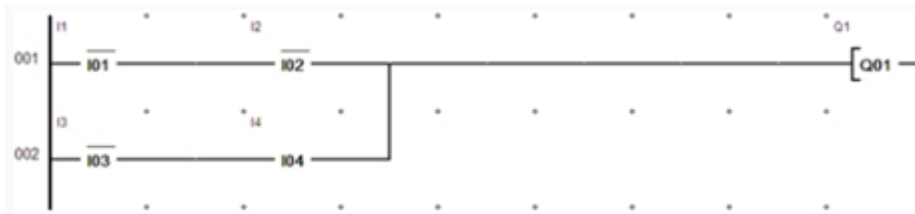
R: jedne ulazne i jedne izlazne varijable

20. Logička jednadžba za programski segment prema slici je:



R:  $Q1 = (I1 + I3) * I2 + I4$

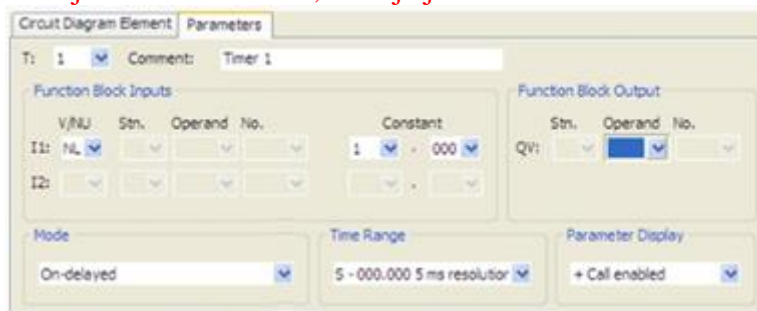
**21. Logička jednačba za programski segment prema slici je:**



$$R: Q1 = (I1 * I2) + (I3 * I4)$$

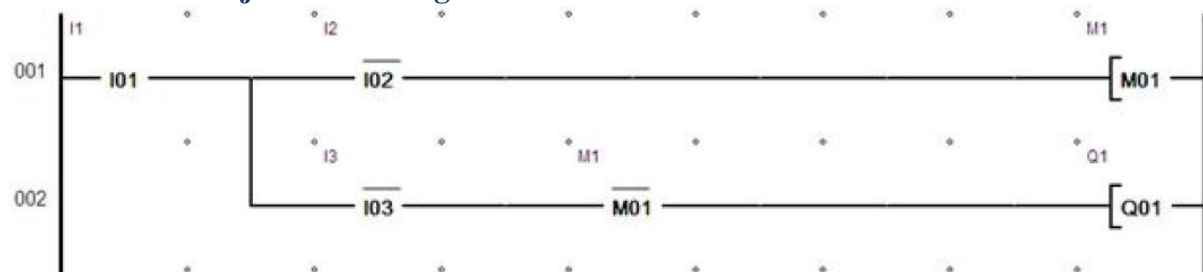
**22. Ako signal na ulazu I1 traje 7 sekundi, stanje brojača C1 u programskom segmentu na slici će nakon toga biti:**

Vjerovatno fali slika, ali nije je bilo na moodlu



R: 1

**23. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:**



R: I1=1, I2=1, I3=0

24. Tablica istine za programski segment prema slici je:



I1	I2	Q1
0	0	1
1	0	1
0	1	1
1	1	0

R:

25. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: I1=1, I2=1, I3=1

26. Tablica istine za programski segment prema slici je:



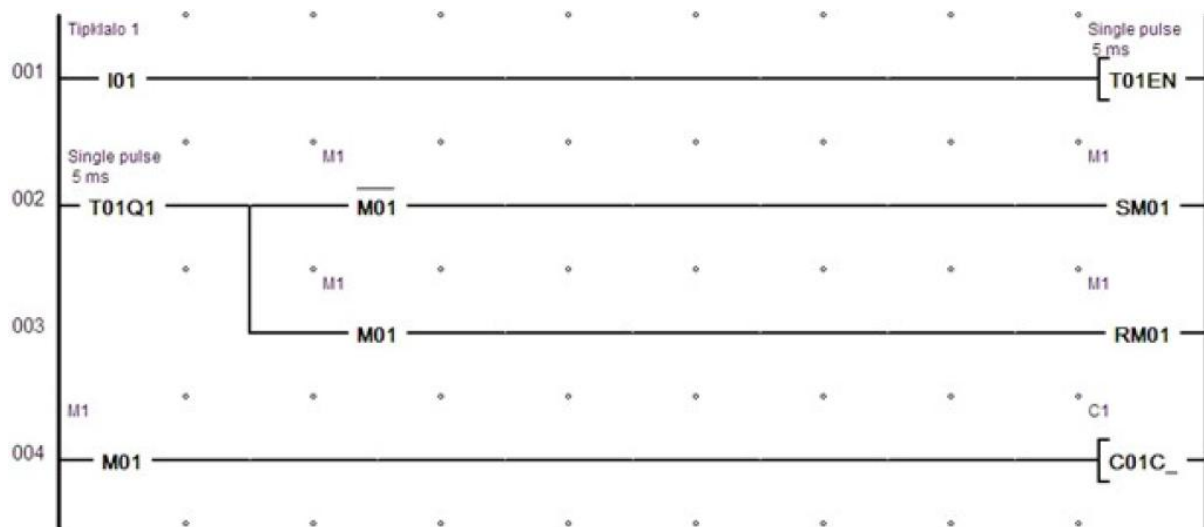
I1	M1
0	0
1	0

R:

27. Ako su I1=1, I2=0 i I3=1, varijabla Q prema izrazu: "I1--/I2--I3-----Q" bit će:

R: Q = 1

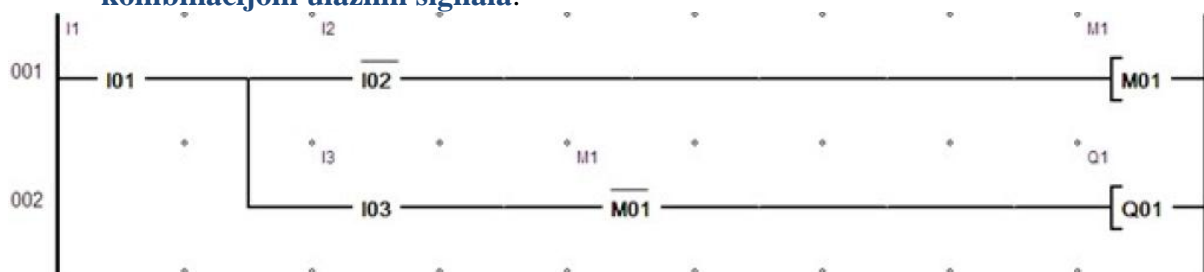
28. Nakon 5 pritisaka na Tipkalo 1 stanje brojača C1 u programskom segmentu na slici bit će:



Circuit Diagram Element		Parameters	
T:	1	Comment:	Single pulse 5 ms
<b>Function Block Inputs</b>			
V/NU	Stn.	Operand	No.
I1: NL			
I2:			
Constant: 0 . 005			
<b>Function Block Output</b>			
QV:			
<b>Mode</b>		<b>Time Range</b>	<b>Parameter Display</b>
Single pulse		S - 000.000 5 ms resolution	+ Call enabled

R: 3

29. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: I1=1, I2=1, I3=1

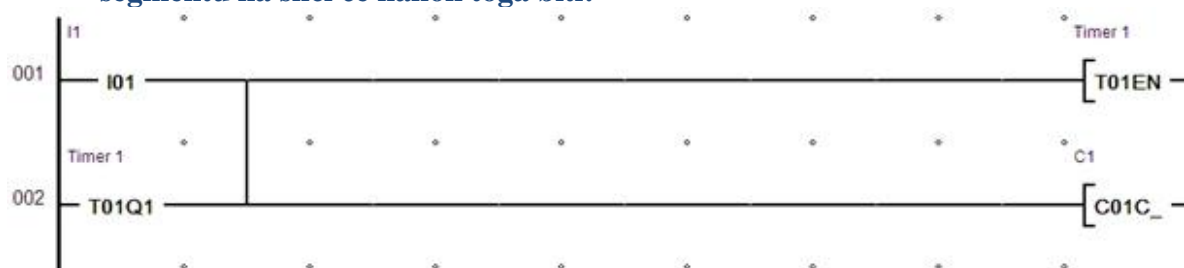
30. Tablica istine za programski segment prema slici je:



I1	I2	Q1
0	0	0
1	0	1
0	1	0
1	1	1

R:

31. Ako signal na ulazu I1 traje 7 sekundi, stanje brojača C1 u programskom segmentu na slici će nakon toga biti:



Circuit Diagram Element
Parameters

T: 1    Comment: Timer 1

Function Block Inputs

V/NU	Stn.	Operand	No.	Constant
I1: NL				1 . 000
I2: NL				1 . 000

Function Block Output

Stn.	Operand	No.
QV:		

Mode

Flashing

Time Range

S - 000.000 5 ms resolution

Parameter Display

+ Call enabled

R: 1

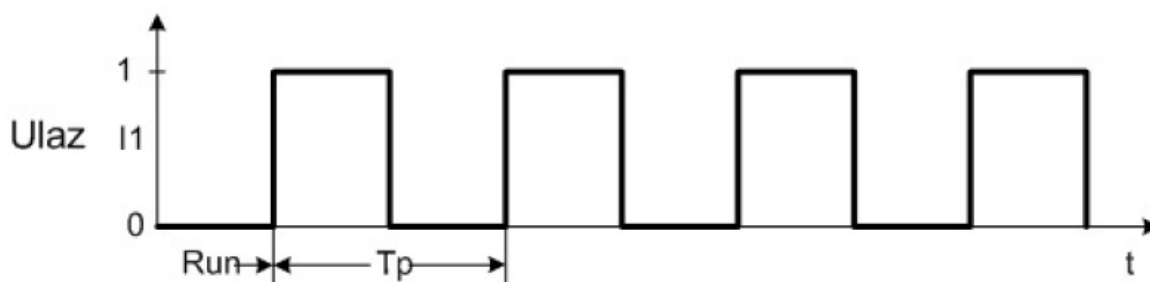
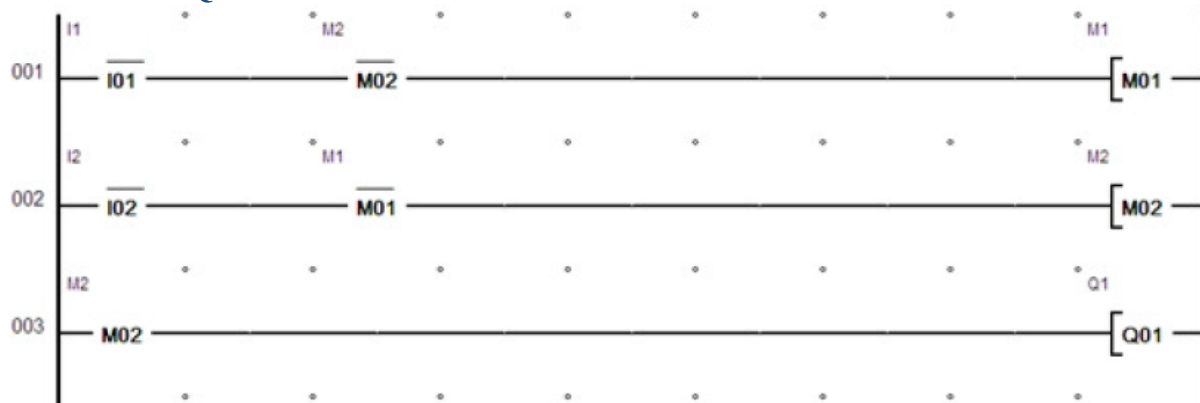
32. Ako su I1=1, I2=1 i I3=1, varijabla Q prema izrazu: "I1--/I2--I3-----/Q" bit će:

R: Q= 0

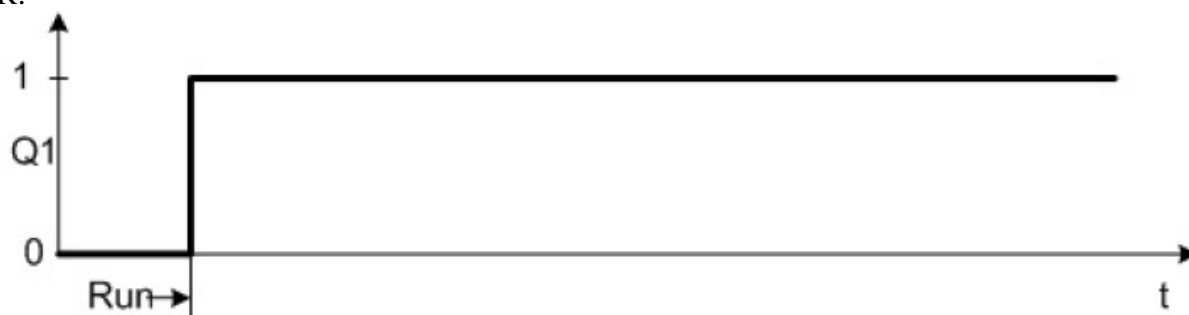
### 33. "On-line programming" je postupak:

R: mijenjanja programa u PLC uređaju tijekom izvođenja programa

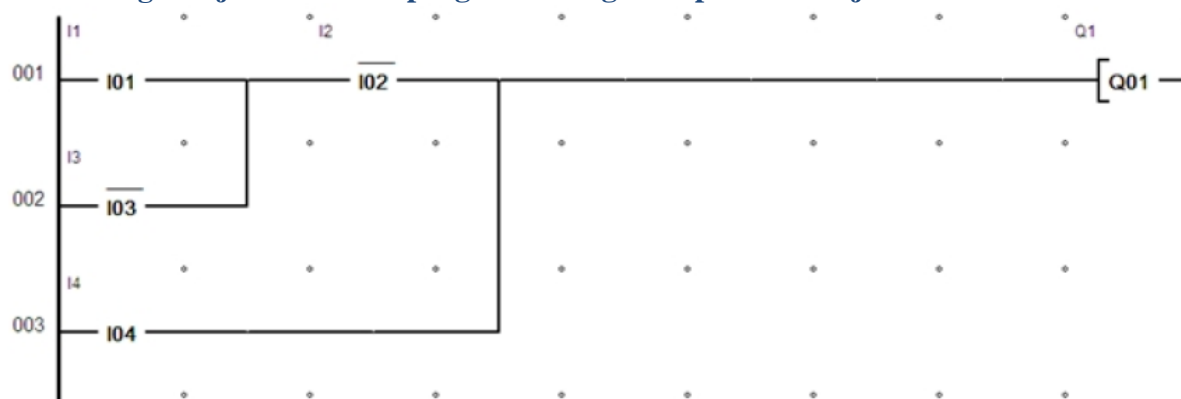
### 34. Zadano je početno stanje programskog segmenta na slici: $I1=0$ , $I2=0$ , $M1=1$ , $M2=0$ . Ako se na ulaz I1 priključi izvor impulsa perioda $T_p$ , vremenski dijagram izlaza Q1 bit će:



R:

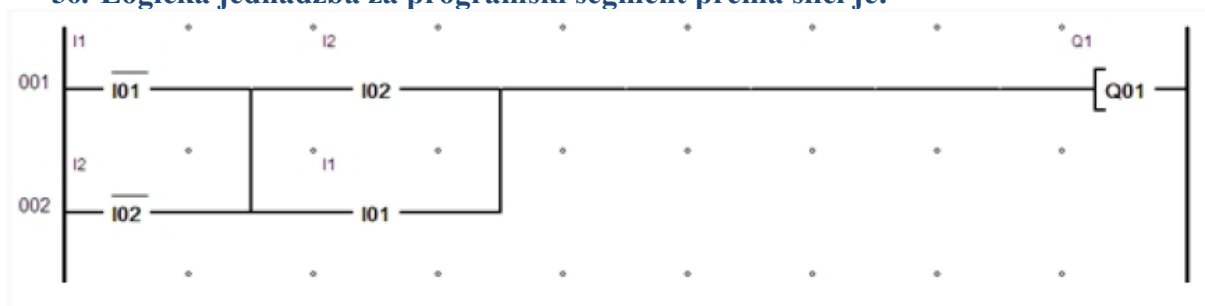


### 35. Logička jednačba za programski segment prema slici je:



R:  $Q1 = (I1 + I3) * I2 + I4$

36. Logička enačba za programski segment prema slici je:



R:  $Q1 = (I1 + I2) * (I2 + I1)$

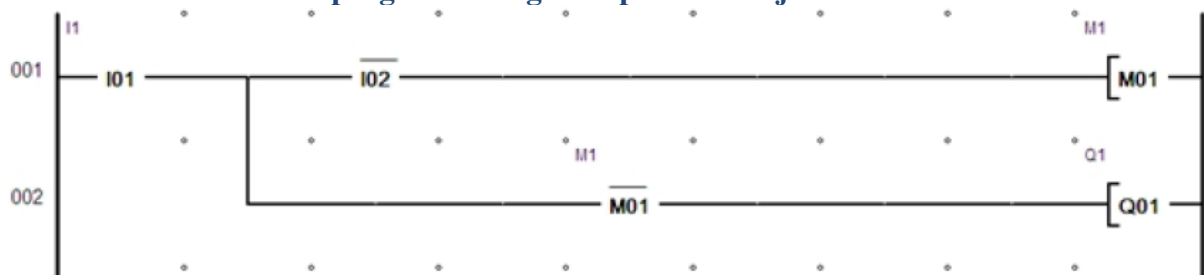
37. Tablica istine za programski segment prema slici je:



I1	I2	M1
0	0	1
1	0	0
0	1	1
1	1	X

R:

38. Tablica istine za programski segment prema slici je:



I1	I2	Q1
0	0	0
1	0	0
0	1	0
1	1	1

R:

39. Ako signal na ulazu I1 traje 7 sekundi, stanje brojača C1 u programskom segmentu na slici će nakon toga biti:

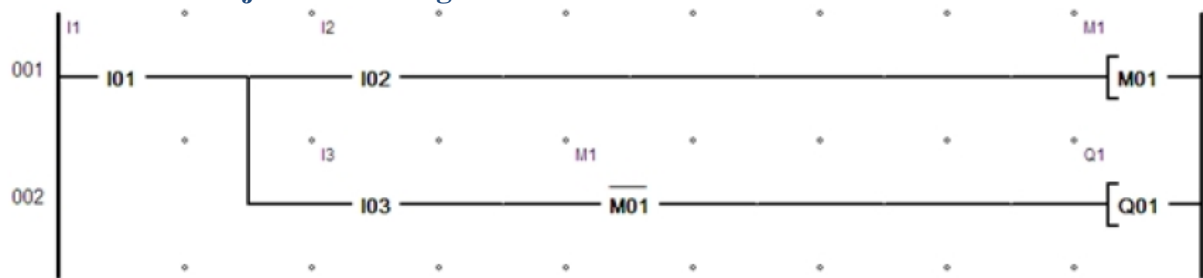


Circuit Diagram Element		Parameters	
T:	1	Comment: Timer 1	
Function Block Inputs			
V/NU	Str.	Operand	No.
I1: NL			
I2: NL			
Constant			
1	.	000	
1	.	000	
Function Block Output			
QV:			
Mode			
Flashing			
Time Range			
S - 000.000 5 ms resolution			
Parameter Display			
+ Call enabled			

R: 4



40. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



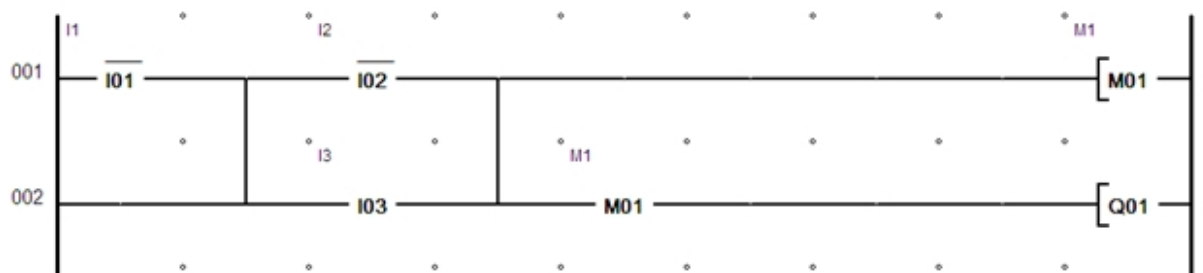
R: I1=1, I2=0, I3=1

41. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



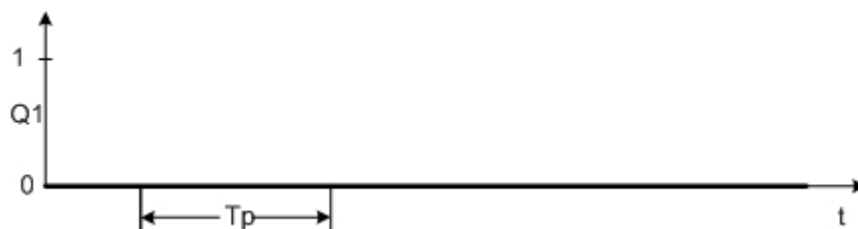
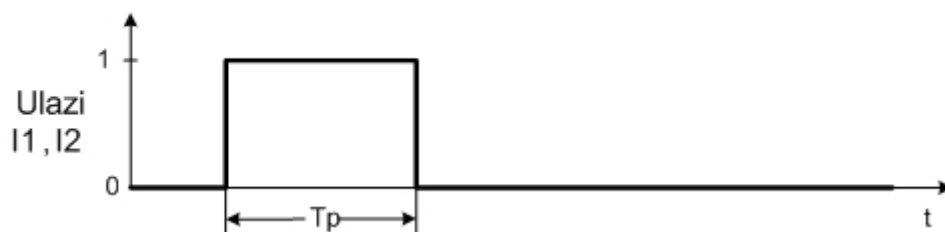
R: . I1=1, I2=1, I3=0

42. Aktiviranje izlaza Q1 za programski segment prema slici postiže se kombinacijom ulaznih signala:



R: I1=0, I2=0, I3=1

43. Zadano je početno stanje programskog segmenta na slici:  $I1=0$ ,  $I2=0$ ,  $M1=0$ . Ako se na ulaze I1 i I2 istovremeno dovede impuls trajanja  $T_p$ , vremenski dijagram izlaza Q1 bit će:



R:

44. Logička jednažba za programski segment prema slici je:



R:  $Q1 = 0$

45. Tablica istine za programski segment prema slici je:



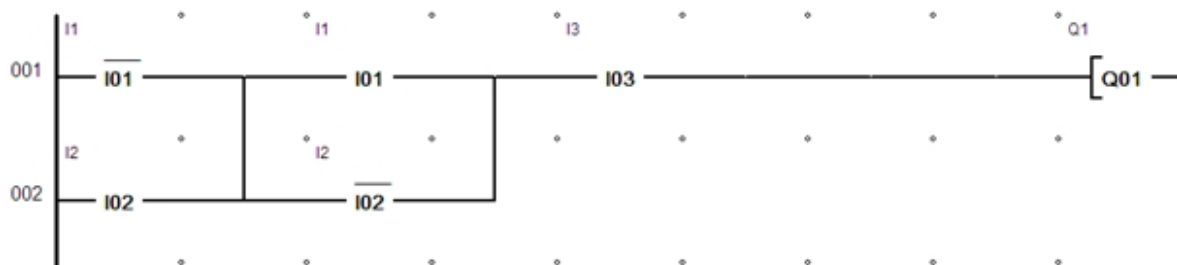
I1	I2	Q1
0	0	0
1	0	1
0	1	1
1	1	0

R:

46. Deklaracijski dio PLC programa sadrži:

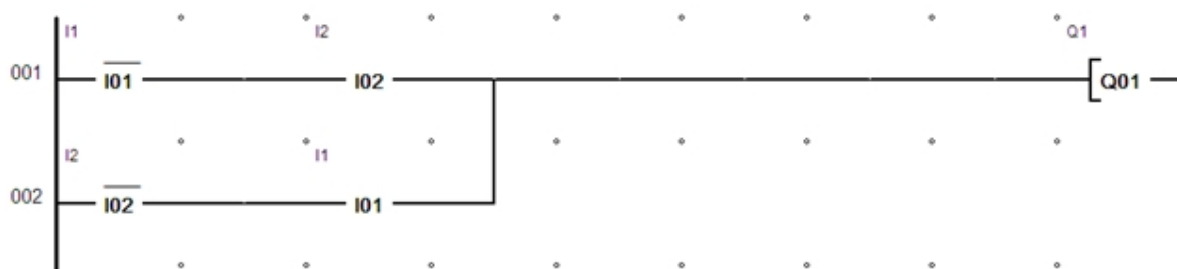
R: vezu između mnemoničkih varijabli i fizičkih adresa

47. Logička jednačba za programski segment prema slici je:



R:  $Q1 = (/I1 + I2) * (I1 + /I2) * I3$

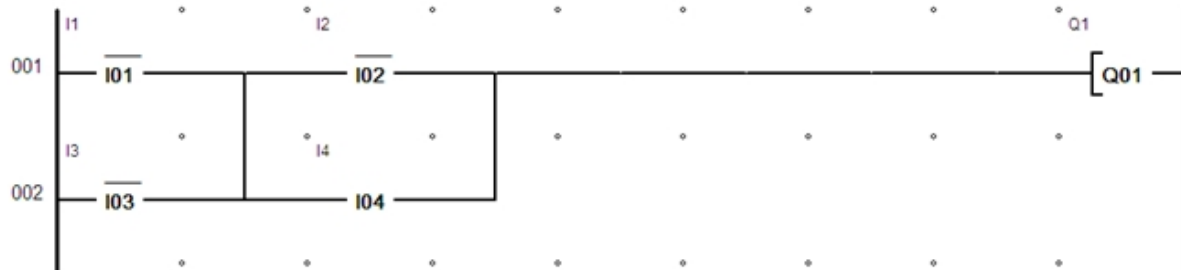
48. Logička jednačba za programski segment prema slici je:



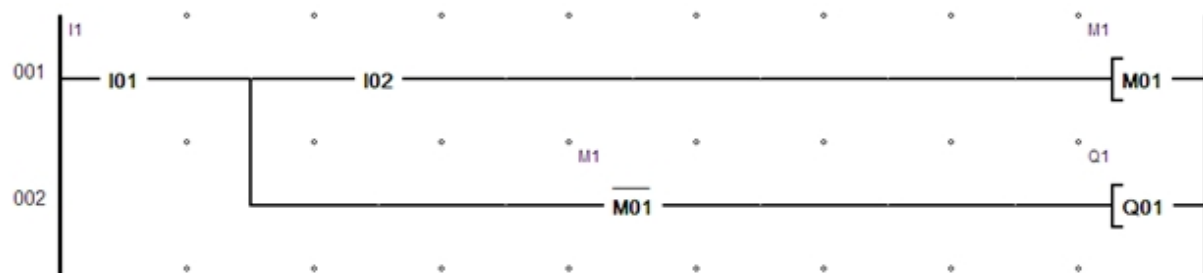
R:  $Q1 = (/I1 * I2) + (/I2 * I1)$

**49. Grafički izraz "-| |----()" predstavlja:**

R: poistovjećivanje ulaznog signala

**50. Logička jednačba za programski segment prema slici je:**

R:  $Q1 = (I1 + I3) * (I2 + I4)$

**51. Tablica istine za programski segment prema slici je:**

I1	I2	Q1
0	0	0
1	0	1
0	1	0
1	1	0

R:

**52. Programski simulator omogućuje:**

R: logičku provjeru rada PLC programa na PC računalu

**53. Grafički izraz "-| |----| |----" predstavlja:**

R: AND funkciju dviju logičkih varijabli

54. Logička jednađžba za programski segment prema slici je:



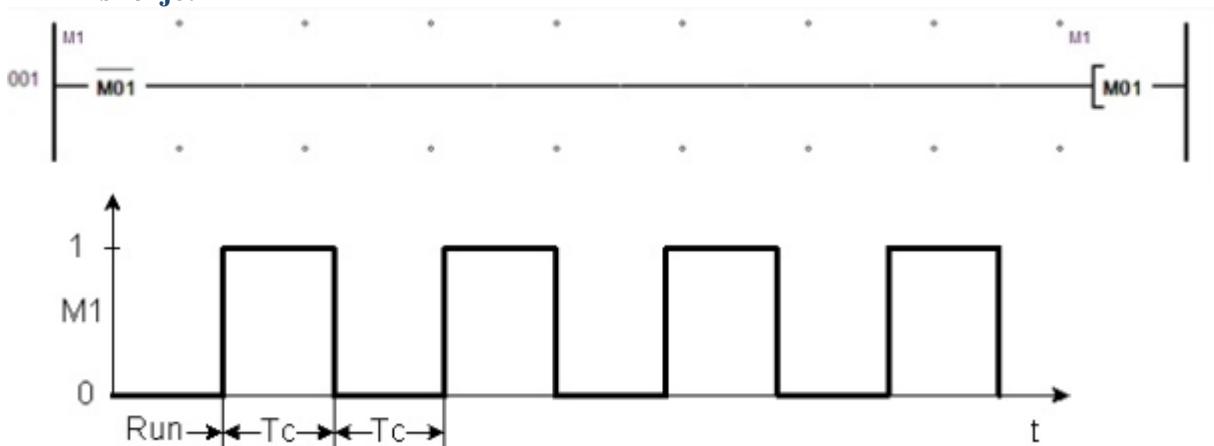
R:  $Q1 = (I1 + I2) * (I1 + I2)$

55. Logička jednađžba za programski segment prema slici je:



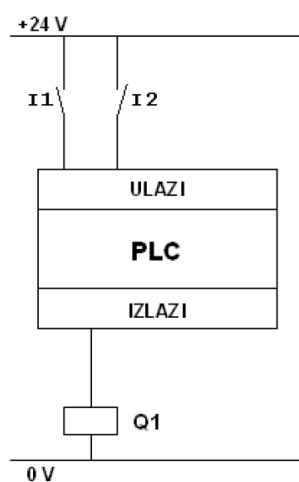
R:  $Q1 = (I1 * I2) + (I1 * I2 * I3)$

56. Vremenski dijagram signala M1 programskog segmenta ( $T_c$  = vrijeme ciklusa) na slici je:

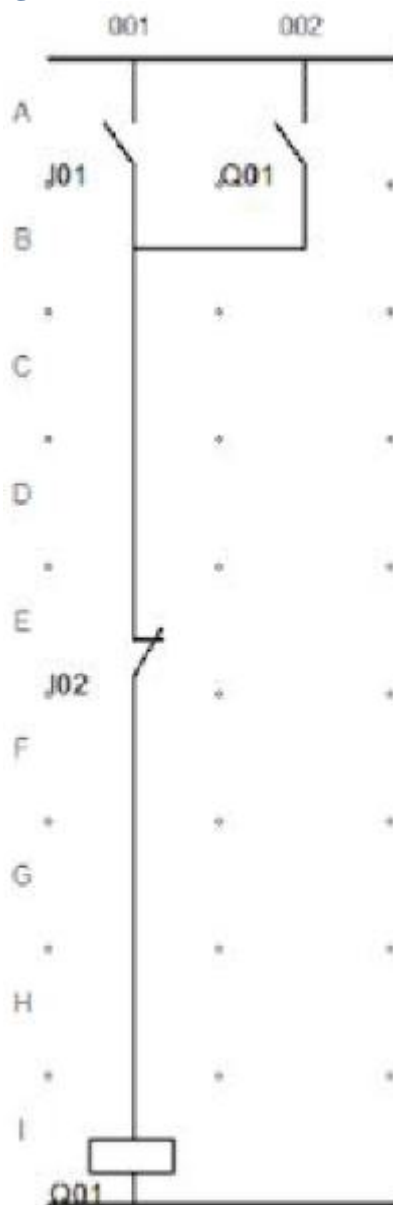


R:

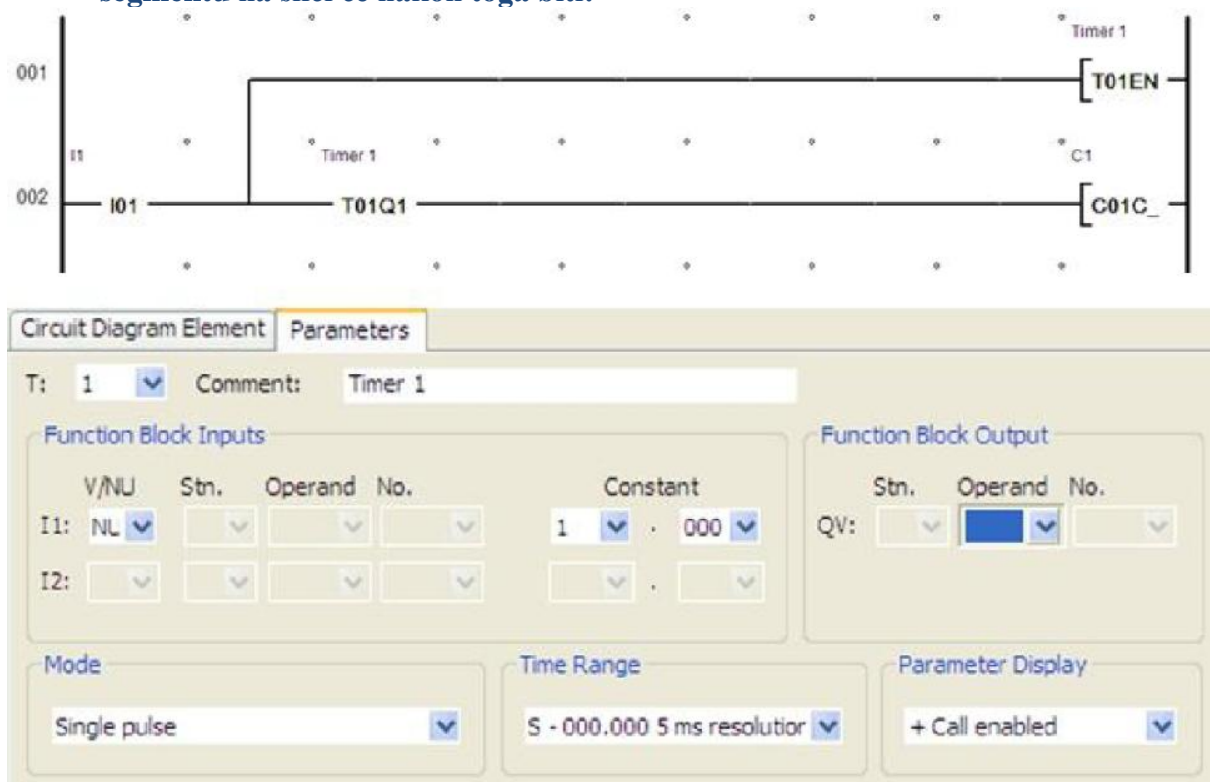
57. Konfiguracija lokalne automatike prikazana je na slici.



Programski segment za samodržnu vezu sklopnika Q1 je:



58. Ako signal na ulazu I1 traje 7 sekundi, stanje brojača C1 u programskom segmentu na slici će nakon toga biti:



R: 1

**Svitak signalnog releja koji se koristi za galvansko odvajanje ulaznih signala mora biti prilagođen:**

Odaberite jedan odgovor.

- ☒ a. signalno-upravljačkom naponu postrojenja ✓
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. pogonskom naponu postrojenja ✗
- ☐ d. ulaznom naponu PLC uređaja ✗

**Za izvedbu relejnog NAND sklopa potrebno je:**

Odaberite jedan odgovor.

- ☒ a. dva releja s mirnim kontaktima ✓
- ☐ b. jedan relej s dva preklopna kontakata ✗
- ☐ c. dva releja s radnim kontaktima ✗
- ☐ d. niti jedan odgovor nije točan ✗

**Sekcijom za obradu podataka PLC uređaja upravlja:**

Odaberite jedan odgovor.

- ☐ a. adresna sabirnica ✗
- ☐ b. sabirnica podataka ✗
- ☒ c. programsko brojilo ✓
- ☐ d. niti jedan odgovor nije točan ✗

**Relejni OR sklop sadrži:**

Odaberite jedan odgovor.

- ☐ a. niti jedan odgovor nije točan ✗
- ☐ b. jedan relej s preklopnim kontaktom ✗
- ☐ c. jedan relej s jednim mirnim i jednim radnim kontaktom ✗
- ☒ d. dva releja s radnim kontaktima ✓

**Bitna kvalitativna razlika između fiksne i programibilne tehnike je:**

Odaberite jedan odgovor.

- ☐ a. veća brzina obrade signala ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. znatno manja potrošnja ✗
- ☒ d. mogućnost komuniciranja ✓



### PLC je stara kratica za:

Odaberite jedan odgovor.

- ☐ a. Power Logic Center ✗
- ☒ b. Programmable Logic Controller ✓
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. Peek Logic Control ✗

### Visokonaponski mjerni transformatori ubrajaju se u:

Odaberite jedan odgovor.

- ☒ a. niti jedan odgovor nije točan ✗
- ☐ b. distributivnu opremu ✗
- ☐ c. primarnu opremu ✗
- ☐ d. sekundarnu opremu ✓

### Signali mjernih pretvarača spajaju se na:

Odaberite jedan odgovor.

- ☐ a. analogne ulaze ✓
- ☒ b. digitalne ulaze ✗
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. impulsne ulaze ✗

### Deklaracijski dio izvornog PLC programa sadrži:

Odaberite jedan odgovor.

- ☐ a. niti jedan odgovor nije točan ✗
- ☐ b. ulazno-izlazne naredbe ✗
- ☐ c. vremena izvođenja ulazno-izlaznih naredbi ✗
- ☒ d. definicije ulazno-izlaznih varijabli ✓

### Analogni izlazni signali predstavljaju:

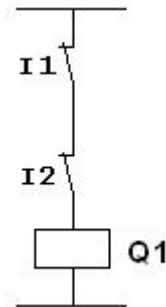
Odaberite jedan odgovor.

- ☒ a. postavne vrijednosti ✓
- ☐ b. mjerene vrijednosti ✗
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. pokazne vrijednosti ✗

**"Watch-dog" je sklop PLC uređaja s funkcijom kontrole:**

- a. trajanja programskog ciklusa
- b. niti jedan odgovor nije točan
- c. okvira komunikacijskih paketa
- d. ulazno-izlaznog napona

**Programska sekvenca za izlaz Q1 prikazana na slici predstavlja:**



- a. logičku "NLI" funkciju ulaza I1 i I2
- b. niti jedan odgovor nije točan
- c. logičku "NI" funkciju ulaza I1 i I2
- d. logičku "NE" funkciju ulaza I1 i I2

**Tehnike izvedbe uređaja lokalne automatike dijele se na:**

- a. niti jedan odgovor nije točan
- b. fiksno ožičene i programibilne
- c. digitalne i analogne
- d. primarne i sekundarne

**"FB" programiranje PLC uređaja podrazumijeva korištenje:**

- a. Fast Binary ulaza
- b. funkcijskih blokova
- c. fiksnih blokova podataka
- d. niti jedan odgovor nije točan

**Signali koji jednoznačno određuju radnu točku procesa čine:**

- a. skup procesnih parametara
- b. niti jedan odgovor nije točan
- c. vektor stanja**
- d. statičku radnu točku

**Instrukcija "LD" prema IEC 1131 predstavlja:**

- a. niti jedan odgovor nije točan
- b. Linear Data preračunavanje
- c. prijenos varijable u radni registar**
- d. prijenos varijable na izlaz

**Trajanje programskog ciklusa PLC uređaja utječe na:**

- a. maksimalni broj umreženih PLC uređaja
- b. maksimalnu frekvenciju digitalnog ulaznog signala**
- c. niti jedan odgovor nije točan
- d. maksimalni napon analognog ulaznog signala

**Programska memorija PLC uređaja sadrži:**

- a. niti jedan odgovor nije točan
- b. upravljački algoritam**
- c. operativni sustav
- d. sliku ulazno/izlaznih signala

**Signali se po vrsti dijele na:**

- a. strujne i naponske
- b. dugotrajne i kratkotrajne
- c. niti jedan odgovor nije točan
- d. digitane i analogne**

**Najniža hijerarhijska razina upravljanja je:**

- ☐ a. centralno upravljanje
- ☐ b. daljinsko upravljanje
- ☐ c. niti jedan odgovor nije točan
- ☒ d. lokalno upravljanje ✓

**Pomoćni kontakti generiraju:**

- ☒ a. signale stanja ✓
- ☐ b. komandne signale
- ☐ c. niti jedan odgovor nije točan
- ☐ d. izlazne signale

**Za upravljanje samodržnom vezom releja potrebno je:**

- ☐ a. dva tipkala s mirnim kontaktima
- ☒ b. dva tipkala s preklopnim kontaktima ✓
- ☐ c. niti jedan odgovor nije točan
- ☐ d. dva tipkala s radnim kontaktima

**Bistabil predstavlja:**

- ☒ a. memorijski sklop ✓
- ☐ b. niti jedan odgovor nije točan
- ☐ c. vremenski sklop
- ☐ d. ulazni sklop

**Trajanje izmjene podataka na komunikacijskoj sabirnici bitno ovisi o:**

- ☐ a. duljini komunikacijske sabirnice
- ☒ b. brzini prijenosa podataka ✓
- ☐ c. komunikacijskom protokolu
- ☐ d. niti jedan odgovor nije točan

**Izlazna sekcija PLC uređaja služi za:**

- ☐ a. logičku obradu izlaznih signala
- ☐ b. čuvanje procesne slike izlaza
- ☒ c. prilagodbu izlaznih signala ✓
- ☐ d. niti jedan odgovor nije točan

**Galvansko odvajanje signala signalno/komandnog napona 110 V= postiže se:**

- ☒ a. signalnim relejem ✓
- ☐ b. otpornim djelilom
- ☐ c. niti jedan odgovor nije točan
- ☐ d. transformatorom za galvansko odvajanje

**Sekcijom za obradu podataka PLC uređaja upravlja:**

- ☐ a. adresna sabirnica
- ☐ b. niti jedan odgovor nije točan
- ☐ c. sabirnica podataka
- ☒ d. programsko brojilo ✓

**Uređaj lokalne automatike s integriranim logičkim sklopovima spada u tehniku:**

- ☐ a. programibilne logike
- ☒ b. fiksno ožičene logike ✓
- ☐ c. niti jedan odgovor nije točan
- ☐ d. integrirane logike

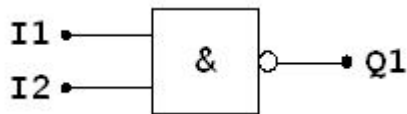
**Za izvedbu relejnog memorijskog sklopa dostatno je:**

- ☐ a. jedan relej s mirnim kontaktom ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. dva releja s radnim kontaktom ✗
- ☒ d. jedan relej s radnim kontaktom ✓

**Vremensko trajanje programskog ciklusa PLC uređaja bitno ovisi o:**

- ☐ a. broju ulaza/izlaza ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. brzini mrežne komunikacije ✗
- ☒ d. veličini aplikacijskog programa ✓

**Logička jednadžba sklopa na slici je:**

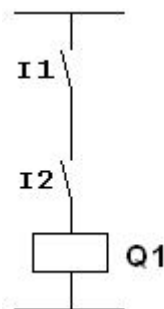


- ☐ a.  $Q1 = /(I1 + I2)$  ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c.  $Q1 = /I1 * /I2$  ✗
- ☒ d.  $Q1 = /(I1 * I2)$  ✓

**Vrh hijerarhijske piramide upravljanja predstavlja:**

- ☐ a. lokalno automatsko upravljanje ✗
- ☐ b. centralno automatsko upravljanje ✗
- ☒ c. daljinsko automatsko upravljanje ✓
- ☐ d. niti jedan odgovor nije točan ✗

Programska sekvenca za izlaz Q1 prikazana na slici predstavlja:



- ☒ a. logičku "I" funkciju ulaza I1 i I2 ✓
- ☐ b. logičku "ILI" funkciju ulaza I1 i I2 ✗
- ☐ c. logičku "NE" funkciju ulaza I1 i I2 ✗

- ☐ d. niti jedan odgovor nije točan ✗

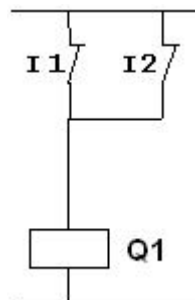
**Sistemska memorija PLC uređaja sadrži:**

- ☒ a. operativni sistem ✓  
☐ b. korisnički program ✗  
☐ c. niti jedan odgovor nije točan ✗  
☐ d. podatke o nadziranom sistemu ✗

**Programibilni uređaji lokalne automatike zasnovani su na:**

- ☒ a. mikroprocesorskoj tehnologiji ✓  
☐ b. diodno tranzistorskoj tehnologiji ✗  
☐ c. diodnim programskim matricama ✗  
☐ d. niti jedan odgovor nije točan ✗

**Programska sekvenca za izlaz Q1 prikazana na slici predstavlja:**



- ☐ a. logičku "NILI" funkciju ulaza I1 i I2 ✗  
☒ b. logičku "NI" funkciju ulaza I1 i I2 ✓  
☐ c. niti jedan odgovor nije točan ✗  
☐ d. logičku "NE" funkciju ulaza I1 i I2 ✗

**Puna izravna adresa varijable u PLC programu sastoji se od:**

- ☒ a. 5 decimalnih brojeva odijeljenih točkama ✓  
☐ b. 5 bitnog binarnog broja ✗  
☐ c. niti jedan odgovor nije točan ✗  
☐ d. 5-znamenkastog decimalnog broja ✗

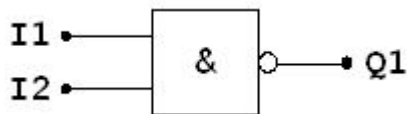
**De Morgan-ova transformacija izraza " $X+Y$ " je:**

- ☐ a.  $\neg(X * Y)$  ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☒ c.  $\neg(\neg X * \neg Y)$  ✓
- ☐ d.  $\neg X * \neg Y$  ✗

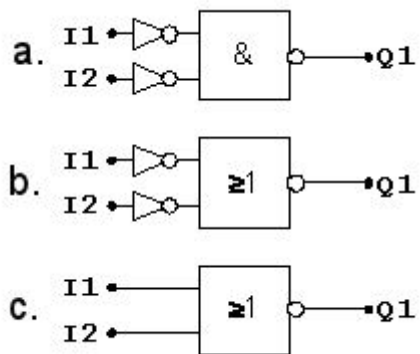
**Impulsne digitalne signale karakterizira:**

- ☐ a. amplituda ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. naponska razina ✗
- ☒ d. frekvencija ✓

**Logičkom sklopu na slici**



ekvivalentan je sklop



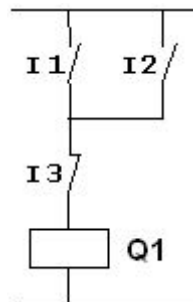
- ☒ b. ✓
- ☐ niti jedan odgovor nije točan ✗
- ☐ a. ✗
- ☐ c. ✗



**Komunikacija "točka-točka" podrazumijeva:**

- ☐ a. izmjenu podataka podatkovnom sabirnicom ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☒ c. izmjenu podataka ulazno-izlaznim signalima ✓
- ☐ d. izmjenu podataka programibilnom memorijom ✗

**Programska sekvenca za izlaz Q1 može se opisati logičkom jednadžbom:**



Odaberite jedan odgovor.

- ☐ a.  $Q1 = \neg[(I1 + I2) * I3]$  ✗
- ☐ b.  $Q1 = (I1 * I2) + \neg I3$  ✗
- ☒ c.  $Q1 = (I1 + I2) * I3$  ✓
- ☐ d. niti jedan odgovor nije točan ✗

**Ulazna sekcija PLC uređaja ima funkciju:**

- ☐ a. čuvanje procesne slike ulaza ✗
- ☒ b. prilagodbe ulaznih signala ✓
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. logičke obrade ulaznih signala ✗

**"IL" način programiranja PLC uređaja podrazumijeva korištenje:**

- ☐ a. funkcijskih blokova ✗
- ☒ b. instrukcijskih izraza ✓
- ☐ c. Input Logic karakteristika ✗
- ☐ d. niti jedan odgovor nije točan ✗

**Binarni signali na razini ulaza u uređaje lokalne automatike se dijele na:**

- a. kratkotraje i dugotrajne
- b. Signale stanje i impulsne signale**
- c. niskonaponske i visokonaponske
- d. niti jedan odgovor nije točan

**Memorijska varijabla tipa „WORD“ sastoji se od:**

- a. niti jedan odgovor nije točan
- b. 2 bita
- c. 2 byta**
- d. 4 byta

**Vrijeme izvođenja programskog ciklusa PLC uređaja dominantno ovisi o:**

- ☐ a. broju ulazno/izlaznih signala ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. veličini radne memorije ✗
- ☒ d. veličini korisničkog programa ✓

**Prednost primjene programibilne tehnike je:**

- ☐ a. nepotrebno napajanje ✗
- ☒ b. univerzalnost ✓
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. nepotrebna oprema za prilagođenje signala ✗

**Nalozi pogonskog osoblja se u upravljačkim sustavima tretiraju kao:**

- ☐ a. niti jedan odgovor nije točan ✗
- ☒ b. ulazni signali ✓
- ☐ c. izlazni signali ✗
- ☐ d. pomoćni signali ✗

**Utjecaj međukapaciteta svitak-kontakti signalnih releja u sklopovima za prilagodbu signala eliminira se:**

- ☐ a. korištenjem istosmjernog napona ✗
- ☒ b. korištenjem optičkih spojki ✓
- ☐ c. paralelnim spojem kondenzatora ✗
- ☐ d. niti jedan odgovor nije točan ✗

**PAC je kratica za:**

- ☐ a. Permanent Alternating Current ✗
- ☐ b. niti jedan odgovor nije točan ✗
- ☐ c. Power Automation Center ✗
- ☒ d. Programmable Automation Controller ✓

**Relejna AND funkcija izvodi se pomoću:**

- ☐ a. dva releja s jednim mirnim kontaktom ✗
- ☒ b. niti jedan odgovor nije točan ✗
- ☐ c. jednog releja s dva radna kontakta ✗
- ☐ d. dva releja s jednim radnim kontaktom ✓

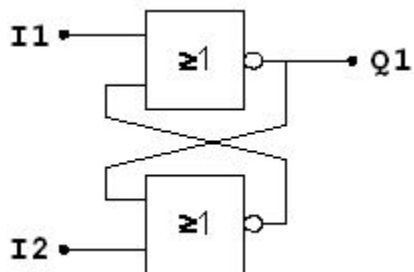
**Oznaka " %I " prema IEC 1131 standardu označava:**

- ☒ a. izravnu adresu ulazne varijable ✓
- ☐ b. izravnu adresu instrukcije ✗
- ☐ c. izravnu adresu izlazne varijable ✗
- ☐ d. niti jedan odgovor nije točan ✗

Relejna NOR funkcija može se izvesti pomoću:

- ☐ a. dva releja s preklopnim kontaktima ✓
- ☐ b. dva releja s radnim kontaktima ✗
- ☒ c. jednim relejem s dva mirna kontakta ✗
- ☐ d. niti jedan odgovor nije točan ✗

Za sklop prema slici



odredi tablicu istine.

		a.	b.	c.
I1	I2	Q1	Q1	Q1
0	0	0	x	x
0	1	0	0	1
1	0	0	1	0
1	1	1	1	x

- ☐ c. ✗
- ☐ niti jedan odgovor nije točan ✗
- ☒ b. ✓
- ☐ a. ✗

**Programska "funkcija" PLC programa određuje odnos:**

- ☐ a. jednog bloka ulaznih i izlaznih varijabli ✗
- ☒ b. jedne ulazne i izlazne varijable ✓
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. funkcioniranja programskog brojila ✗

**IEC 1131 preporuka određuje:**

- ☒ a. standardizirano programiranje PLC uređaja ✓
- ☐ b. standardiziranje naponskih razina ulazno-izlaznih signala ✗
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. standardizirano školovanje programera ✗

**Obvezni strukturni element programske instrukcije PLC programa je:**

- ☐ a. komentar ✗
- ☒ b. operator ✓
- ☐ c. niti jedan odgovor nije točan ✗
- ☐ d. labela ✗

**U podatkovnu memoriju PLC uređaja pohranjuje se:**

- ☐ a. niti jedan odgovor nije točan ✗
- ☐ b. skup regulacijskih parametara procesa ✗
- ☒ c. procesna slika postrojenja ✓
- ☐ d. algoritam upravljanja procesom ✗

**Prednost primjene programibilne tehnike je:**

- ☐ a. nepotrebna oprema za prilagođenje signala ✗
- ☐ b. znatno niža cijena opreme ✗
- ☒ c. mogućnost umrežavanja distribuiranih uređaja ✓
- ☐ d. niti jedan odgovor nije točan ✗

**Invertiranje signala postiže se:**

relejem s mirnim kontaktom.

**Grafički izraz "-| |----()-" predstavlja:**

poistovjećivanje ulaznog signala

**Grafički izraz "-|/|----()-" predstavlja:**

invertiranje ulaznog signala

**Grafički izraz PLC programa „-| |----| |-“ predstavlja**

AND funkciju dviju logičkih varijabli