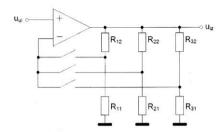
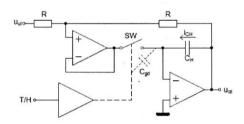
1. Izračunajte otpore težinske mreže **neinvertirajućeg** pojačala s programabilnim pojačanjem (**PGA**) 5, 100 i 500 kao na slici. Kolike su dopuštene tolerancije otpora otpornika da bi pogreške pojačanja za isti signal bile manje od 0,1%.



- 2. Izvor sinusnog signala amplitude 1 V, frekvencije 100 kHz i zanemarivog unutarnjeg otpora se preklapa preklopkom otpora u vođenju 100 Ω i kapaciteta C_D =5 pF na uređaj ulazne impedancije C_L =15 pF. Odredite prigušenje amplitude, fazni pomak te vrijeme smirivanja pri kojem je pogreška manja od $\frac{4}{2}$ LSB za 16-bitni ADP s ulaznim opsegom od ± 1 V.
- 3. Sklop za uzimanje i zadržavanje uzoraka prikazan je slikom ispod. Kapaciteti su $C_{GD}=1$ pF i $C_H=1$ nF. Struja curenja kroz C_H je 1 nA. Ako je $U_{ul}=1$ V, izračunajte U_{izl} neposredno i nakon 50 ms po ulasku sklopa u zadržavanje. Sklopka se upravlja naponskim razinama 0 V i 15 V.



- 4. Sklop za uzimanje i zadržavanje uzoraka uz kondenzator kapaciteta 1 nF ima vrijeme akvizicije od 4,5 μs unutar kojeg napon na kondenzatoru postiže ±0,1% ulaznog napona od 20 V, brzinu klizanja (droop rate) 30 mV/s i preslušavanje ulaznog signala uslijed konačne impedancije sklopke u nevođenju (feedthrough) 70 dB pri frekvenciji signala od 1 kHz. Ako se kondenzator zamijeni kondenzatorom kapaciteta 100 pF s namjerom smanjivanja vremena akvizicije, izračunajte novu brzinu klizanja i vrijednost preslušavanja.
- 5. Unipolarni 10-bitni DAP s naponskim referentnim izvorom od 10 V za digitalni podatak 100₁₀ na ulazu daje 0,981 V na izlazu, a za 900₁₀ daje 8,794 V. Izračunajte pomak nule i pogrešku pojačanja pretpostavljajući savršeno linearnu karakteristiku.

