(4.) CTL : AG (s == POKRENUT -> AF (s == U_KVARU))

kôd :

```
typedef enum {SPREMAN, POKRENUT, U_KVARU} state;

module   auto_kvar (clk, startaj, ugasi, servis, ispis_kvar);
input dk, startaj, ugasi, servis;
output ispis_kvar;
state reg s;
wire kvar, startaj, ugasi, servis, ispis_kvar;
assign  ispis_kvar = (s == SPREMAN && kvar) ||
    (s == POKRENUT && kvar) || (s == U_KVARU);

assign  kvar = $ND (0,1);

initial begin
   s = SPREMAN;
end

always @(posedge clk) begin
   case (s)
      SPREMAN: if (startaj && !kvar) s = POKRENUT;
               else if (kvar) s = U_KVARU;

      POKRENUT: if (ugasi && !kvar) s = SPREMAN;
                else if (kvar)  s = U_KVARU;

      U_KVARU: if (servis && !kvar)  s = SPREMAN;
   endcase
end
endmodule
```