20évhónap				
NÉV: gyak/lab kurzus:				
A feladatokat önállóan, meg nem engedett segédeszközök használata nélkül oldottam meg:				
Olvasható aláírás:				
Kedves Kolléga! A kitöltést a dátum, név és aláírás rovatokkal kezdje! Az alábbi kérdésekre a válaszokat - ahol lehet - mindig a feladatlapon oldja meg! A feladatok megoldása során a részletes kidolgozást, ha az esetleg nem fér rá a ZH lapra, külön papíron végezze, (egyértelműen jelölje, hogy melyik lap melyik feladathoz tartozik, a papírra már a kezdetkor írja rá a nevét és Neptun kódját) és ezeket a papírokat is adja be a dolgozatával! A kérdésekre a táblázatok vagy a pontozott vonalak értelemszerű kitöltésével válaszoljon, hacsak külön másként nem kérjük. Mindenütt a legegyszerűbb megoldás éri a legtöbb pontot. Jó munkát!				
F1 feladatok (15p)				
<b>F1/1.</b> (3p) Végezze el a megadott Boole algebrai kifejezésen az egyszerűsítést vagy átalakítást csak a feladathoz megadott tétel (akár többszöri) alkalmazásával!				
a. (/AB +C) + (CD +/E)(/AB + C) =				
F1/2. a. (3p) Írja fel az alább megadott azonosság duálisát! (Alkalmazza a dualitás tételt az azonosság mindkét oldalára!)  (B*C)+(\overline{B}*D)+(C*D) = B*C+(\overline{B}*D) =  b. Adja értékül a fenti <i>eredeti</i> Boole algebrai azonosság <i>bal oldalát</i> az f változónak Verilog-ban! Az első sorban definiálja az f változót!				
<b>F1/3.</b> (1p) Számítsa ki, az alábbi Boole algebrai alakban megadott $f(A,B,C)$ logikai függvény <b>értékét</b> a megadott bemeneti kombináció esetén! Bemeneti kombináció: $A,B,C=1,0,1$ A logikai függvény és értéke: $f=A \oplus /(B+/C)=$				
F1/4. (4p) Töltse ki az alábbi kapcsolás rajzzal megadott f logikai függvény igazságtábláját!  A B C f O				
F1/5. (4p) Igazságtáblájával adott az f logikai függvény.  a. Adja meg a függvény diszjuktív normál alakját (DNF tehát ne egyszerűsítsen)!				
A B C f 0 0 0 1 0 0 1 1 0 0 1 0 0 0 1 1 0 0 1 1 0 0 1 1 1 1				
F2 feladatok (15p)				
<b>F2/1</b> . (2p) Alakítsa át az alábbi <b>decimális</b> számot <b>binárissá</b> ! A részletszámításokat is írja le, anélkül				
nem kap pontot! A szám: <b>61</b> Részletszámítások: Az eredmény:				

	m kap pontot! A	z alább <b>bináris</b> A szám: <b>1011000</b>	számot <b>hexadecimálissá</b> ! A részletszámításokat is írja le, 1101 Az eredmény:
11002101020			:
<b>F2/3.</b> (1p)	Alakítsa át az a	lább <b>hexadecim</b>	<b>ális</b> számot <b>decimálissá</b> ! A szám: <b>2D</b> Az eredmény:
legfelső sci+1-edik bi átvitelek: op1: op2: összeg: <b>F2/5.</b> (2p) szorzó LS. binárisan k	or (i+1)-edik bi itek összeadásal - 0 1 1 - 1 0 0 - Végezze el a	kor figyelembe v  0 1 1 1 1 0 1 1 bináris szorzást A részletszámi	ast a 7 bites bináris előjel nélküli számokon (op1 + op2)! A az i-edik bitek összeadásakor keletkező átvitelt! (Amit az resz.) A szürke cellákba ne írjon sedmmit!  Ellenőrize, hogy az összeg helyes-e?  Ha nem, mi az oka?
részletszár Részletszá	nításokat is írja mítások:	le, anélkül nem	s 2-es komplemens ábrázolású szám 2-es komplemensét! A kap pontot! A szám: 1110010  Az eredmény (7 biten):
<b>b.</b> Irja fel <i>a</i>	iz eredetî 2-es k	omplemens kód	olású számot számot 9 biten (előjel kiterjesztés)!
<b>c.</b> Adja me	eg <b>az eredeti</b> 2-e	s komplemensů	számot <i>előjeles decimális számként</i> !
<b>F2/7.</b> (1p)	Mekkora a <i>legk</i>	c <b>isebb</b> ábrázolhat	tó szám 9 bites 2-es komplemens kódban?
<b>F2/8.</b> (1p)	Alakítsa <i>decim</i>	álissá a követke	ző <b>BCD kódban megadott</b> számot! 01010111 =
A szám 3 c		itet tartalmaz. A	komplemens fixpontos ábrázolású számot decimálissá! részletszámításokat is írja le, anélkül nem kap pontot! Az eredmény:
	Kaszkádosítsa		s összeadókat! Írja be az ábrába a kaszkádosított összeadók <b>a</b> értékeit a többi be- és kimenetre írt adat alapján!
	s b SUM ci co a	s b s SUM co a	ci s SUM ci co a 0 co a
<b>F3/2.</b> (3p)	a. Töltsde ki a t	teljes összeadó <b>c</b>	o kimenetének igazságtábláját!
a b ci	. co a	b ci co	h Adia mag a ag filagránut laga
0 0 0		0 0	b. Adja meg a co függvényt legegyszerűbb SOP alakban!
0 0 1	1	0 1	co =
0 1 0 0 1 1	1	1 0	
	A Irävetlessä V	1 1 1	$\frac{1}{2}$ $\frac{1}$

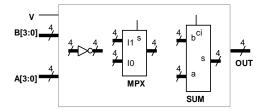
**F3/3.** (1p) A következő Verilog leírással egy *kivonót* adtunk meg: $\{co, s\} = a + (\sim b + 1);$  Mi lesz **a** értéke, ha **a** és **b** előjel nélküli számábrázolású és **a** < **b**? co = ....... (Az **a, b** és **s** azonos méretű bitvektorok, **co** 1 bites.)

```
elem nevét és jeleinek funkcióját!
wire e;
wire [1:0] s;
wire [3:0] out;
assign out[0] = e \& (s==2'b00);
                               b. Adja meg az out[3:0] kimenet értékét binárisan az alább
assign out[1] = e & (s==2'b01);
                               megadott bemenetek esetén:
assign out[2] = e & (s==2'b10);
                               e: 0, s: 10 out[3:0] = ......
                                                               e: 1, s: 00 out[3:0] = .......
assign out[3] = e & (s==2'b11);
neve:..... e: ..... s:..... out[3:0]:.:....
F3/5. (6p) a. Adja meg egy engedélyezhető 2/4-es 4 bites busz multiplexer Verilog viselkedési leírását!
Elkezdtük, folytassa!
wire en:
wire [...:...] sel;
wire [...:...] in0, in1, in2, in3;
...... [...:...] out;
always@(....)
begin
.....(en)
 case(.....)
  ...'d.....; out <= .....;
  ...'d.....: out <=....;
  ...'d....: out <= .....;
    default: out <= .....;
.....
         out <= .....;
end
b. Adja meg a fenti multiplexer kimenetének értékét az alábbi bemeneti kombinációk esetén!
en = 1, sel = 10; in0 = 4'h0, in1 = 4'h1, in2 = 4'h2, in3 = 4'h3
                                                              out = ..... 'h......
en = 0, sel = 10; az in bemenetek értéke ugyanaz mint fent.
                                                              out = ..... 'h......
F3/6. (6p) a. Adja meg egy 4 bemenetű enkóder Verilog viselkedési leírását! Elkezdtük, folytassa!
wire en;
wire [...:...] in;
...... [...:...] out;
always@(....)
begin
.....(en)
  case(.....)
  ...'b.....: out <= ....'h.....;
  ...'b.....: out <= ....'h.....;
  ...'b.....: out <= ....'h.....;
  ...'b.....: out <= ....'h.....;
    default: out <= ....'h.....;
  .....
.....
           out <= ....'h....;
end
b. Adja meg a fenti enkóder kimenetének értékét az alábbi bemeneti kombinációk esetén!
```

F3/4. a. (2p) Az alábbi Verilog leírás egy ismert funkcionális elemet ír le. Adja meg a funkcionális

**IMSC1.** (3p) Adja meg egy olyan **ADD4** nevű összeadó modul Verilog leírását, amely két **4 bites** bementére (**a, b**) érkező 2-es komplemens kódolású számot ad össze és az eredmény előjel helyesen jelenik meg 2-es komplemens kódban az **5 bites out** kimenetén. Röviden magyarázza el a megoldásának működését!

IMSC2(4p) Készítsen 4 bites 2-es komplemensű számokkal működő összeadó/kivonót a berajzolt egységek összekötésével! Az egység összead (OUT=A+B), ha V=0 és kivon (OUT=A-B), ha V=1. (Az esetleges túlcsordulással most nem törődünk.)



Adja meg egy ugyanezt a funkciót megvalósító modul legegyszerűbb leírását Verilogban!

module ADD\_SUB4(.....)

// a modul logikájának leírása Verilogban:

endmodule