Arquitetura Geral de Hardware



Engenharia da

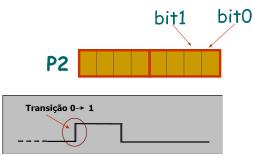
nas Embarcados 1

Uso do Temporizador (Timer) / Contador

Elimine o loop de software usado para contar o tempo no experimento 2. Use em seu lugar o temporizador para contar tempo. Uma rotina não pode interferir na outra.

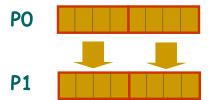
Se o <u>bit 0</u> de P2 mudar de 0 para 1 Atribua os 4 bits <u>menos</u> significativos de P0 aos 4 bits <u>menos</u> significativos de P1 Senão

Espere 1 segundo (use Timer 0) e atribua zero aos 4 bits <u>menos</u> significativos de P1



Se o <u>bit 1</u> de P2 mudar de O para 1 Atribua os 4 bits <u>mais</u> significativos de PO aos 4 bits <u>mais</u> significativos de P1 Senão

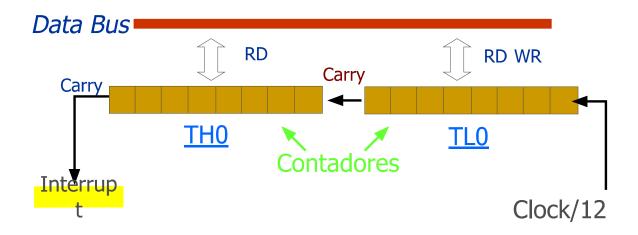
Espere 1 segundo (use Timer 0) e atribua zero aos 4 bits <u>mais</u> significativos de P1



Engenharia da Computação - CIn/UFPE

Uso do Temporizador (Timer) / Contador

Dispositivo que gera interrupções em intervalos regulares de tempo.
 Ex: Timer do 8051



Engenharia da Computação – CIn/UFPE

Uso do Temporizador (Timer) / Contador

- · Timer0 e Timer1
- · Duas funções: timer e contador
- Frequência máxima como timer
 - Frequência do Clock / 12
- · Frequência máxima como contador
 - Frequência do Clock / 24

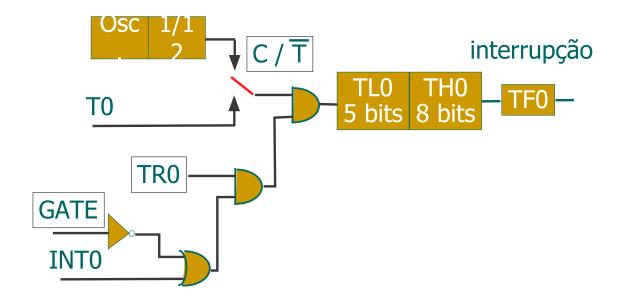
Engenharia da Computação - CIn/UFPE

Timer O no Modo O

- · Vários modos de operação:
 - <u>Modo 0:</u>
 - · Timer/contador de 13 bits
 - · Pode ter interrupção ao chegar em zero.
 - Frequência Timer = Frequência do Clock (12 * (8192 - ValorInicial))

Engenharia da Computação – CIn/UFPE

Experimento 3: Timer 0 no Modo 0



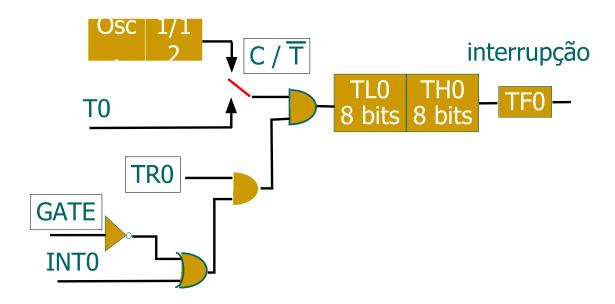
Engenharia da Computação – CIn/UFPE

Timer 0 no Modo 1

- Modo 1:
 - Timer/contador de 16 bits
 - Pode ter interrupção ao chegar em zero.
 - Frequência Timer = Frequência do Clock (12 * (65536 - ValorInicial))

Engenharia da Computação – CIn/UFPE

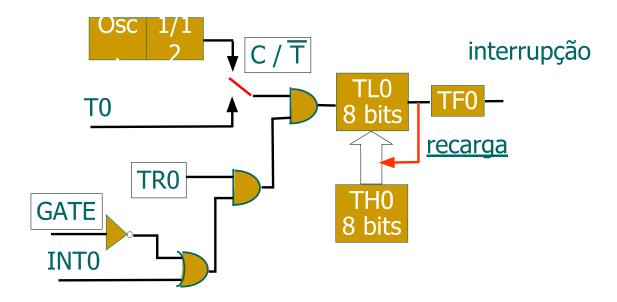
Experimento 3: Timer 0 no Modo 1



Engenharia da Computação – CIn/UFPE

Timer 0 no Modo 2

- Modo 2:
 - Timer/contador de 8 bits
 - Reload (recarga) automático
 - Frequência Timer = Frequência do Clock (12 * (256 Valor THi))



Engenharia da Computação – CIn/UFPE

Timer O no Modo 3

• Modo 3:

- TLO funciona como um timer/contador de 8 bits controlado por TRO.
- THO funciona como timer de 8 bits controlado por TR1 e usa TF1 para overflow
- Timer 1 fica habilitado todo o tempo, mas não pode gerar interrupção. Se Timer 1 também for posto no Modo 3, ele pára.

Timer/Contador: Registradores de Controle

TF1 TR1 TF0 TR0 IE1 IT1 IE0 IT0 TCON

TFi - flag de overflow do Timer i. Se o 8051 for configurado para gerar interrupção quando este flag vai para 1 (um), seu valor volta para 0 (zero) automaticamente após execução da rotina de interrupção.

TRi - bit de controle do Timer i $TRi = 0 \Rightarrow Timer i desligado$ $= 1 \Rightarrow Timer i ligado$

OBS: os bits de TCON podem ser acessados diretamente

Engenharia da Computação – CIn/UFPE

Timer/Contador: Registradores de Controle

gate C/T M1 M0 gate C/T M1 M0 TMOD

OBS: os bits de TMOD NÃO podem ser acessados diretamente

Engenharia da Computação - CIn/UFPE

Timer O no Modo 1: Programação

```
#define FrClk 12000000
#define FreqTimer0_emHz 100
#define TH0_Inicial ((65536-(FrClk/(12*FreqTimer0_emHz))+CORRECAO)>>8)
#define TL0_Inicial ((65536-(FrClk/(12*FreqTimer0_emHz))+CORRECAO)&0xFF)
//Calcule o valor de CORRECAO!!!
main()
    {
    timer0_inicializa();
    EA=1; 7/Habilita o tratamento de interrupções
    ...
}
```

Engenharia da Computação – CIn/UFPE

Timer O no Modo 1: Programação

```
void timer0 inicializa()
  {
 TR0 = 0;
                       //Desliga Timer0
 TMOD = (TMOD & 0xF0) |0x01; //Timer 0 programado no Modo 1 (16 bits)
 THO = THO Inicial; // Programa valor de contagem do TimerO
 TL0 = TL0 Inicial;
 ETO = 1; // Habilita interrupcao do timer 0
 TR0 = 1;
               // Habilita contagem do timer 0
  }
void timer0 int (void) interrupt 1 using 2
  {
 TR0 = 0;
                        // Desliga Timer0
 TLO += TLO Inicial;
                       // Faz recarga da contagem do Timer0
 THO += THO Inicial + (unsigned char) CY;
 TR0 = 1; // Habilita contagem do timer 0
   . . .
 }
```

Engenharia da Computação – CIn/UFPE