



Prof.: Guilherme de Santi Peron

LAB 1 - GPIO

Objetivo:

- Interfacear com entrada e saída genérica;
- Implementar um código de um contador, utilizando instruções Assembly para Cortex-M4 e o kit de desenvolvimento EK-TM4C1294-XL.

Tarefas:

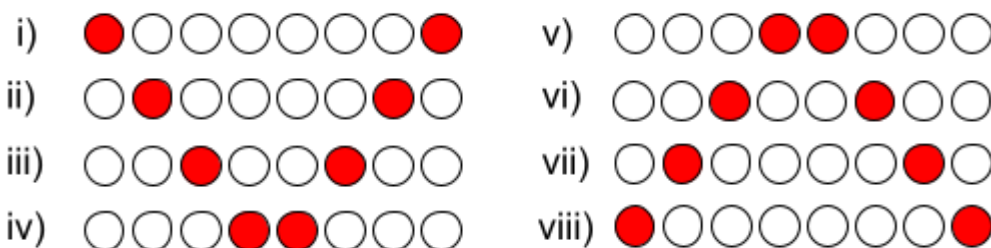
- Estudar as seções dos Displays de 7 Segmentos e dos LEDs do esquemático da PAT;
- Fazer o fluxograma do código planejado conforme o roteiro;
- Implementar o código conforme o roteiro e o fluxograma utilizando instruções Assembly para Cortex-M4;
- **Mostrar para o professor e depois entregar a pasta do projeto Keil com todos os arquivos zipada, a imagem fluxograma (pdf, jpg ou png) da ideia proposta também dentro da pasta (preferencialmente em algum site ou aplicativo, e.g. <http://draw.io>). Nomear o arquivo com o nome e o último sobrenome dos dois alunos da dupla. Ex.: **fulanodetal1_fulanodetal2_ap1.zip**. Apenas um membro da dupla precisa enviar.**

Roteiro:

- 1) Ao inicializar a placa Tiva os *displays* de 7 segmentos devem contar de modo crescente de 0 a 99, com passo 1, a cada instante de tempo, indefinidamente, ou seja, chegando a 99 a contagem deve recomeçar para 0.
- 2) Se o usuário pressionar a tecla **USR_SW1**, a contagem deve ser passo 2. Ao pressionar mais uma vez, a contagem deve ser com passo 3 e assim por diante até chegar em passo 9. Se pressionada quando estiver o passo em 9, este deve voltar a 1.



- 3) Se o usuário pressionar **USR_SW2**, o contador deve ser decrescente. Se pressionar novamente, volta a ser crescente.
- 4) O driver decodificador para os dois displays de 7 segmentos deve ser feito por software, ou seja, os pinos devem ser mapeados em dígitos para os *displays*.
- 5) Ao se utilizar a PAT Daeln ou um circuito auxiliar (observar esquemático), notar que os dois *displays* de 7 segmentos estão multiplexados pelos pinos **PB4** e **PB5**, que estão ligados nas bases de dois transistores. Estes transistores devem alternar funcionamento. Uma pequena temporização entre o chaveamento deve ser adicionada uma vez que eles são um pouco lentos.
- 6) Paralelamente aos *displays* de 7 segmentos, os LEDs de LED1 a LED8 devem fazer a seguinte sequência:



- 7) Os LEDs também são multiplexados com os displays de 7 segmentos, o pino **PP5** cuja base do transistor Q1 está ligada controla os LEDs.

Método para ativar os displays de 7 segmentos e os LEDs.

- 8) Os *displays* de 7 segmentos e os LEDs estão multiplexados nos pinos PA7:PA4 e PQ3:PQ0, desta forma, para a visualização dos mesmos, deve-se acender por um instante de tempo cada um, observar no esquemático da PAT Daeln.
- 9) Por exemplo, para acender o display DS1, deve-se colocar a informação desejada em PA7, PA6, PA5, PA4, PQ3, PQ2, PQ1, PQ0, depois ativar o Q2 por um instante de tempo, por exemplo 1ms e depois desativar Q2



Ministério da Educação
UNIVERSIDADE TECNOLÓGICA FEDERAL DO PARANÁ
Campus Curitiba
Departamento Acadêmico de Eletrônica
CSW40 - Sistemas Microcontrolados



por um instante de tempo para fornecer um tempo de guarda, por exemplo, por mais 1ms.