

**Hadamard – Sistemas Digitais Avançados**  
**Universidade Federal de Pelotas – Ciência da Computação**  
**Mathaus Corrêa Huber – 16201045**

**1. Implementação do projeto de hardware da Transformada proposta por Jacques Hadamard em uma versão de 2 estágios e 16 amostras por ciclo.**

Total Elementos Lógicos	Registradores
371	116

Propriedades	Configurados	Aguardando
Clocks Ilegais	0	0
Clocks sem restrições	0	0
Portas de entrada irrestritas	66	66
Caminhos de porta de entrada irrestritos	296	296
Portas de saída irrestritas	64	64
Caminhos de porta de saída irrestritos	832	832

### Histograma de Clock

