

Laboratório de Sistemas Embarcados e Distribuídos

Conjunto de Instruções Parte III

| Revisão | Data | Responsável | Descrição | |
|---------|---------|----------------------|----------------------------|--|
| 0.1 | -X- | Prof. Cesar Zeferino | Primeira versão | |
| 0.2 | 03/2017 | Prof. Cesar Zeferino | Revisão do modelo | |
| 0.3 | 08/2017 | Prof. Cesar Zeferino | ferino Revisão do conteúdo | |
| 0.4 | 03/2023 | Prof. Felski | Revisão Arquitetura RISC-V | |

Observação: Este material foi produzido por pesquisadores do Laboratório de Sistemas Embarcados e Distribuídos (LEDS – Laboratory of Embedded and Distributed Systems) da Universidade do Vale do Itajaí e é destinado para uso em aulas ministradas por seus pesquisadores.

Objetivo

 Saber programar instruções de desvio utilizando a linguagem de montagem do RISC-V

Conteúdo

- Instruções de desvio
- Modos de endereçamento (cont.)
- Comparação menor que

Bibliografia

□ PATTERSON, David A.; HENNESSY, John L. Abstrações e tecnologias computacionais. *In*: ______. Organização e projeto de computadores: a interface hardware/software. 4. ed. Rio de Janeiro: Campus, 2014. cap. 2. Disponível em: http://www.sciencedirect.com/science/book/9788535235852>. Acesso em: 13 mar. 2017.

- Edições anteriores
 - □ Patterson e Hennessy (2005, cap. 3)
 - □ Patterson e Hennessy (2000, cap. 3)

1 Instruções de desvio

- Desvio condicional
 - Branch on equal (desvia se igual)

```
beq reg1, reg2, L1 #vai p/ L1 se reg1=reg2
```

□ Branch on not equal (desvia se não igual)

```
bne reg1, reg2, L1 #vai p/ L1 se reg1/=reg2
```

- Desvio incondicional
 - JAL

```
jal zero, L1 #vai p/ L1
```

L1 é um *label* (rótulo) que "abstrai" o endereço de uma instrução. Quem determina o endereço associado a L1 é o compilador (ou o montador).

Código em C

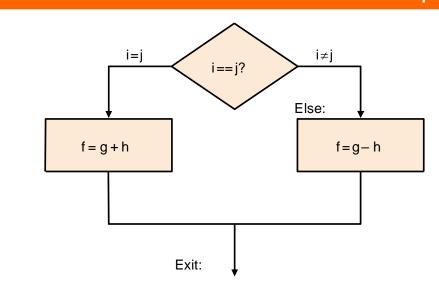
Onde:

Código em ASM (assembly)

```
beq s3, s4, L1  # se i==j goto L1
add s0, s1, s2  # f = g + h
L1: sub s0, s0, s3  # f = f - i
```

1 Instruções de desvio: if-then-else

Código em C



Código em ASM (assembly)

```
bne s3, s4, Else # se i!=j vai p/ Else
   add s0, s1, s2 \# f = g + h
    jal zero, Exit # goto Exit
se: sub s0, s1, s2 \# f = g - h
```

Exit: nop # não faz nada.

Desvio incondicional (não depende de nenhuma condição)

j label # Vá para label

Código em C

```
Loop: g = g + A[i];

i = i + j;

if (i!=h) go to Loop;
```

Onde:

Código em ASM (assembly)

```
Loop: add t1, s3, s3 #1: t1 = 2*i
add t1, t1, t1 #2: t1 = 4*i
add t1, t1, s5 #3: t1 = end.base + 4*i
lw t0, 0(t1) #4: $t0 = A[i]
add s1, s1, t0 #5: g = g + A[i]
add s3, s3, s4 #6: i = i + j
bne s3, s2, Loop #7: Loop se i!=h
```

1 Instruções de desvio: Laços while

Código em C

```
while (save[i]==k)
i = i + j;
```

Onde:

=> s3=> s4 => s5save => s6

Código em ASM

```
Loop: add t1, s3, s3
      add t1, t1, t1
      add t1, t1, s6
      1w + 0, 0(t1)
      bne t0, s5, Exit
      add s3, s3, s4
Exit: nop
```

```
# t1 = 2*i
                    # t1 = 4*i
                    # t1 = end.base + 4*i
                     # t0 = save[i]
                     # Exit se save[i]!=k
                 # i = i + j
jal zero, Loop # desvia para Loop
```

1 Instruções de desvio: Laços for

Código em C

```
for (i=0; i<8; i++) {
   (...)
}</pre>
```

Onde:

 $i \Rightarrow s1$

Código em ASM

nop

1 Instruções de desvio: Resumo

- Instruções de desvio condicional
 - Baseadas no formato I

| Categoria | Instrução | Exemplo | Significado |
|-----------------------|-----------|-------------|--|
| Desvio condicional | beq | beq s1,s2,L | Se (s1==s2) desvia para L |
| | bne | bne s1,s2,L | Se (s1!=s2) desvia para L |
| | bge | bge s1,s2,L | Se (s1>=s2) desvia para L |
| | blt | bge s1,s2,L | Se (s1 <s2) desvia="" l<="" para="" th=""></s2)> |

L é um número inteiro (positivo ou negativo) que será somado ao registrador (PC) de modo a determinar o endereço da próxima instrução a ser executada se houver desvio

1 Instruções de desvio: Resumo

- Instruções de desvio incondicional
 - Baseadas no formato J

| Categoria | Instrução | Exemplo | Significado |
|-------------------------|-----------|-------------|---------------|
| Desvio incondicional | jal | jal zero, L | Desvia para L |

Endereço de desvio (endereço-relativo ao PC)

L é um número natural (não negativo) que será concatenado com os quatro bits mais significativos do PC para determinar o endereço da próxima instrução a ser executada