

# Projeto Final

O que precisa ser feito:

**ParteA:** Incrementar a organização do RISC-V para permitir que a ULA realize as seguintes operações:

FUN	OPERA
CT3	ÇÃO
000	ADD/S
	UB
001	SLL
010	SLT
011	
100	XOR
101	SRL/SR
	A
110	OR
111	AND

OBS: O correto funcionamento deve ser comprovado com resultados de simulação que comprovem o correto funcionamento das operações.

**ParteB:** Incrementar a organização do RISC-V para permitir a realização das operações de DESVIO: beq, bne, blt, bge:

FUN	OPERA
CT3	ÇÃO
000	BEQ
001	BNE
010	
011	
100	BLT
101	BGE
110	
111	

OBS: O correto funcionamento deve ser comprovado com resultados de simulação que comprovem o correto funcionamento das operações.

DICA: É possível implementar um circuito que indica se um valor é maior, menor ou igual ao outro, isso facilitará muito na criação do sinal que indicará se o desvio vai ser ou não tomado.

DICA: Note que há códigos úteis no GITHUB e nos arquivos anteriormente compartilhados.