



Centro Federal de Educação Tecnológica de Minas Gerais

Departamento de Computação
Curso de graduação em Engenharia da Computação
Laboratório de Arquitetura e Organização de Computadores II
Profa. Daniela Cristina Cascini Kupsch (cascini@decom.cefetmg.br)

Prática II - 30 Pontos Data de Entrega: 22/09/2017

Objetivo: Esta prática tem a finalidade de exercitar os conceitos relacionados à implementação de um processador.

- 1- Leiam as páginas 1, 2, 3, 4 e 5 do arquivo “PraticaII_ingles_A”
- 2- Leiam as páginas 1, 2 e 3 do arquivo “PraticaII_ingles_B”

Deverá ser implementada a Parte III do arquivo “PraticaII_ingles_B”

Operações a serem implementadas, além das instruções de LD, ST, MVNZ, MV, MVI, ADD, SUB

Operações	Função Realizada
and Rx, Ry	$Rx \leftarrow [Rx] \& [Ry]$
slt Rx, Ry	If $(Rx < Ry)$ $[Rx] = 1$ else $[Rx] = 0$
sll Rx, Ry	$Rx = [Rx] \ll [Ry]$
srl Rx, Ry	$Rx = [Rx] \gg [Ry]$

Deverá ser enviado no Moodle, ao final da prática, o workspace do projeto e o relatório detalhando a implementação do processador e a sua simulação.

IMPORTANTE! Além da simulação, mostrar o funcionamento na placa. Os valores das saídas devem ser exibidos no Display de 7 segmentos.