

Universidade Estadual de Campinas

MC613 - Laboratório de Circuitos Digitais

Relatório do Projeto - Gerador de Fractal

Autor: RA:
Matheus JUN OTA 138889
Alana IDALGO 145166

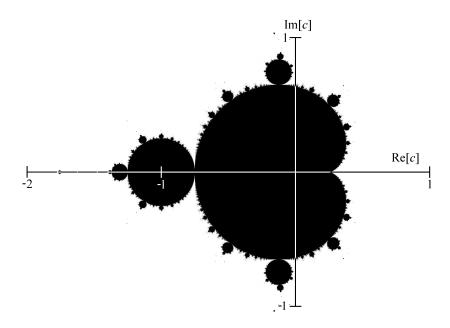
1 Teoria

O conjunto de Mandelbrot(criado por Benoît Mandelbrot) pode ser definido como todo ponto c tal que a seguinte sequência não tenda ao infinito:

$$z_0 = 0$$
$$z_{n+1} = z_n^2 + c$$

onde $z_{n+1}, z_n, c \in C$

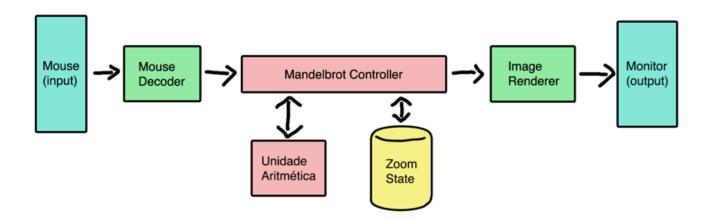
Uma das propriedades do conjunto de Mandelbrot é que ele está contido num disco centrado na origem e de raio 2. Portanto, considerando a tela de um monitor como o plano complexo, pode-se substituir c na fórmula pelo número complexo z_p que representa cada pixel p. Iteramos então um número suficientemente grande de vezes e verificamos se $z_{n+1,p} \le 2$. Caso a condição for verdadeira, pinta-se o pixel de alguma cor(preto, por exemplo), caso contrário, pinta-se de outra cor(branco).



Outra propriedade - aquela que motivou a escolha do projeto - é que o conjunto de Mandelbrot é um fractal, e suas formas se repetem dentro dela mesma. Isto é, executando um "zoom"na imagem, pode-se encontrar a mesma forma repetidas vezes.

Antes de iniciar o processo de codificar o gerador de fractal foi criado um diagrama de blocos do seu funcionamento. Esse diagrama é muito similar ao executado no projeto, exceto que na versão implementada o "zoom"é feito por meio dos botões na própria placa (Altera Ciclone II). Tal mudança ocorreu pois pensamos que - antes de codificar o funcionamento do mouse - era necessário exibir a imagem do fractal na tela. Entretanto, essa tarefa foi cumprida mais tarde do que esperado, não restando tempo para a implementação do mouse.

2 Diagrama de Blocos Inicial



Mouse Decoder: interpreta o mouse

Mandelbrot Controller : controla as iterações na criação do conjunto de Mandelbrot Unidade Aritmética : realiza as operações aritméticas com os números complexos

Zoom State: armazena o quão ampliado está a imagem e a região que está sendo exibida

Image Renderer: traduz os pontos para uma imagem

3 Descrição do Sistema Implementado

Todo o sistema foi implementado com o auxílio da biblioteca "numeric_std"e "fixed_pkg", que auxilia-ram para a utilização de números inteiros e de ponto fixo. No total foram usados 7 módulos:

3.1 fractal

É o top level que conecta os outros componentes do projeto.

3.2 control

Maquina de estados que controla os outros componentes do projeto.

- -o primeiro estado é somente responsável por inicializar as variáveis.
- -o segundo estado calcula para cada pixel qual seria seu equivalente no plano complexo e salva nas memórias constMem.
- -o terceiro estado envia as constantes complexas das constMems para iterar na função de Mandelbrot e salvar na SRAM.
- -o quarto estado espera um comando do usuário.

3.3 constMem

São 2 memórias RAMS(uma para x e outra para y) com portas de entrada e de saída, criadas com o software Quartus. A porta de entrada é usada no segundo estado de "Control", quando ele escreve as constantes nas memórias, a de saída é usada no terceiro estado, quando ele envia essas constantes para iterar na função de Mandelbrot.

3.4 mandelbrot

Recebe duas constantes x e y(ou seja o ponto z = x + iy) e itera 65 vezes(esse foi o número que apresentou resultados mais satisfatórios, números maiores podem corromper a imagem ou atrasar desnecessariamente o cálculo da renderização) na função de Mandelbrot. Tem duas saídas, uma que diz se terminou as iterações e outra que indica se alguma vez o módulo do ponto passou de 2.

3.5 memory_control

Escreve e Lê os pontos calculados pelo "mandelbrot"na memória SRAM. Esses pontos são passados como parâmentro para o componente "VGA". Um detalhe que deve ser mencionado é que - devido a limitações de espaço - ao invés de se usar toda a palavra da SRAM para cada pixel usamos apenas metade, fazendo usos dos pinos "SRAM_UB_N"e "SRAM_LB_N".

3.6 VGA

Esse componente gera os sinais de sincronia e imprime a imagem na tela.

Como especificado anteriormente, a resolução utilizada foi de 640x480 com 60Hz de frequência, com o auxílio do site http://www.epanorama.net/faq/vga2rgb/calc.html, foi possível calcular o Front Porch, Sync Pulse e Back Porch dos sinais de sincronia.

Para o sinal horizontal(VGA_HS):

FP = 24

SP = 40

BP = 128

Já para o sinal vertical(VGA_VS):

FP = 9

SP = 3

BP = 28

4 Conclusões

Por diversas razões, esse projeto foi mais desafiador do que o grupo esperava: a necessidade de ter que primeiro salvar os pontos numa memória(constMem), utilizar a SRAM utilizando as flags de palavra alta e palavra baixa, escrever um próprio componente "VGA"pois a resolução não estava funcionando no componente "vgacon"disponibilizado, e por fim, as iterações do mandelbrot consumirem bastante tempo, foram alguns dos empecilhos para o desenvolvimento do projeto.

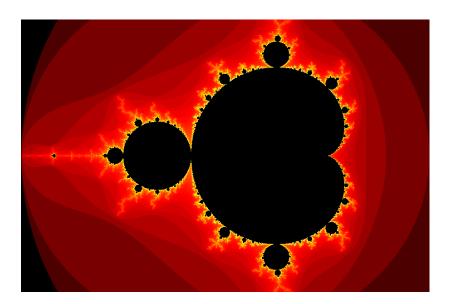
Por outro lado, essas adversidades contribuíram para que o grupo desenvolvesse sua capacidade de programar hardware e entendesse melhor o funcionamento da placa.

5 Comentários e Sugestões

Algumas mudanças podem ser facilmente implementadas para tornar o projeto ainda mais interessante.

5.1 Pintar de Diferentes Cores

Poderíamos, por exemplo, ao invés de "pintar" de preto ou branco, pintar de cores graduais dependendo do número de iterações necessárias para o ponto escapar. A figura a seguir ilustra uma possibilidade dessa abordagem.



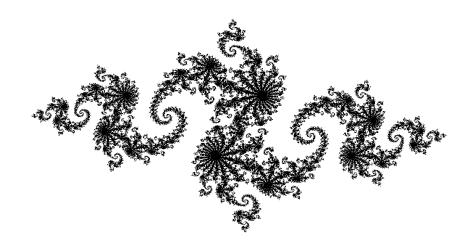
5.2 Conjuntos de Julia

Fazendo uma alteração simples na fórmula de iteração podemos criar padrões igualmente interessantes: se colocarmos o número complexo z_p equivalente ao pixel p como sendo o valor inicial de z_0 , e definirmos c como uma constante arbitrária, criamos padrões fractais conhecidos como o conjuntos de Julia(em homenagem ao matemático Gaston Julia). A fórmula então seria:

$$z_0 = z_p$$

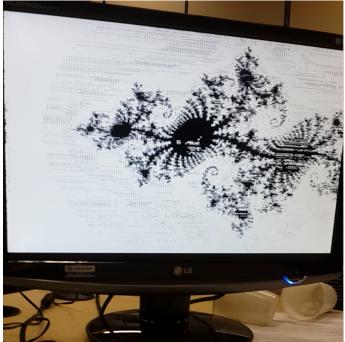
$$z_{n+1} = z_n^2 + c$$

Para c = -0.74434 - 0.10772i por exemplo, temos o seguinte fractal:



6 Fotos do Projeto





7 Referências

http://www.ic.unicamp.br/~cortes/mc613/

https://en.wikipedia.org/wiki/Mandelbrot_set

http://webserv.jcu.edu/math//vignettes/Julia.htm

https://github.com/imr/Mandelbrot-VHDL