Revisão Organização de Computadores

Pluno: Matheus Persoto Ribeiro Vieiro

Matricula: 22. L. 4104

1-0 que é um dispositivo de memorio?

Elispositivos de memório são quaisquer despesitivos que persuem a capacidade de armazenar dados e instruções para o computador acersor e/ou modificar. Elos podem ser volciteis, como a RAM que perde os dados ao reinicio o computador, ou não, como o SSD que armazena mêmo com a máquino desligado.

2-0 que é un processador? Quais são seus módules internos?

Um processador, ou Unidade central de Tracessamento (CPU), é a parte do computador ande são realizadas as instruções de um programo, acessando e
manipulando dados de acordo com as orientações passadas para o mêmo Realizando, assim, operações oritméticos, cálculos, operações lógicos, etc. Sendo que
Todos os processamentos são realizados pelos seguintes módulos:

· Unidade lógico Britmética (ULA): Realiza operações de sama, subtração, multiplicação e divisão. Flém de realizar operações lógicos, como a comparação

· Unidade de Controle: Slivecciona as instrucções e dados dentro do processodo?, certificando que sigam as caminhos corretos. Um exemplo é instruir a ULA em qual operação deve ser realizada

· Registradores: São unidades de armazenamento rápidas que guardam pe-

- · Cache: Lão memórias rápidas que guardam informações que poderão ser utilizadas pelo processador. Lão maiores, mas mais lentas que registradores e podem se
- · Unidade de gerenciamento de memoria: Transforma enderegos virtuais em físicos, ajudando na alocação e acesso de dados em memorio

Unidade de ponto flutuante: Realiza os operações que utilizam pontos plutuantes, tais como sana, subtração, divisão e multiplicação e raiz quadrade.

· Barranento interno: E por onde os dodos são transmitições internamente no processador entre os seus módulos

3- Quais as opérações excutadas em um dispositivo de memorio e em um processo Em um dispositivo de armagenamento de menorio são realizados operações de leitura e esvita de dados, permitindo, assim, o ocesso e amogeneralis de informações Ja um processador realiza operación de remperação de dados da memoria, transporte de informação até a mesmo, decodigiação de instruções e a suo execução. 4- Como podemos definis a menório RAM? A memório RAM e um dispositivo de memório volatil de dodos, isto é toda sua informação e perdido quando o equipamento deixa de ser almentado por correcte eletrico. A sua função é guardor informações sobre os processos que estão em execução e dodos que poderão ser acessados, além de permiter um acesso direto à informação desejada, serdo necessório somento saler o seu caminho. 5- Como podemos dejinis a memorio CACHE? B menorio CACHE e- um tipo de memorio volatil mais rápida que a RAM, pois está ao lado do processador, ormagenando, em menor quantidade, os dados utilizados mais recentemente e aqueles que possuem a maior probabilidade de serem solicitados em um curto espaço de Tempo pelo processados. Ela é, muitas veges, dividido nos mirles LI, L2 e L3. Indo de mais prosino as processades, sendo mais rapido, mas com menos capacidade de ornagenamen to, até mais longe, mais lente, mas con mais armagenamento, sendo, respectimamente a LI até a L3.

6-0 que são dispositivos de memório estatuo?

Elispositivos de memorio estatico são capazes de armazenos informações mesmo quande não estão sendo gravados, porem aindo precisam de energia para não perderem o que ja foi escrito e poder, depois, acessos estes dados.

It energia torro se necessário uma sez que as informações são salvas por pequenos capacitores que descarregam com o Tempo oprés pararem de reselver el nergia.

Um exemplo de dispositivo de menório estático e a SRAM, muito presente mos caches L2 eL3 do processados.

7- O que significo modos de enderecamento

E a maneiro como o computador, a partir de uno instrução, consegue acessar os seus operandos por meio do compo de endereço de determinado instrução, permitudo, assim, a realização de algumo operação com os dados necessários. Entre os metodos, pode-se citor:

- Enderecamento imediato: O campo de endereço contin o solor da operação e não o seu endereço.
- · Endereçamento direto: O endereça ande o dodo desejado está é passado no campo de endereça da instrução
- enderecamento indireto: O campo de endereco da instrucció irá receber um aportodor poro o endereco real do dado esperado
- · Endereçamento por registradores: O dado necessário para a operação estará presente, não na nemória principal, mas sim em um registrador
- Enderecamento por pilho & partir de uma pilho de dados, são realizadas as operações sem a recessidade de passar operadores possim, todos os dados necessários são retirados do topo da pilho, regerenciados por um registrador com o seu endereço.

8- Fale sobre o implementação monocido A implementação manacido pay com que diferentes instruções gastem a meno Tempo para serem executados, independente da sua complexidade. Elessa formo, esse tempo deve ser o sujuiente para que a instrução mais demorado sejo conduido corretamente. Porén, como tedos as instruções torão o mesmo tempo para serem executadas, as que são mais simples e, consequentemente, mais rápidos, jorão com que o proximo processo fique em aguardo, diminuindo a ejiciêncio do processador 9- Elyeneria processodores RISC e CISC Os processodores RISC possuem um conjunto recluzido de instrucios e que demora, aproximadamente, o mesmo tempo para executarem, sendo que elas são executados pelo horduare direlamente, logo, elas passuem um formato jejo. Todavio as instruções são jeitas mais rapidamente, mos são mais simples Ja or processadores CISC são capazes de executar uma grande quantidade de operación completas diferentes, sendo que isto o jeito a partir de instrución que jo estão gravados dentro do processados. Assim, e possível pagos mais instruções mas de forma mais lenta. 10 - Slegino soquete a barramento digernicado - os Un roquete é un conector elétrico que permite a conexão do processador com a place-mão do computador, Tornando possível a comunicação do CPU com as outras partes da maquina Já um borramento são as linhas de comunicação que permitem o conesso entre or differentes componentes de computados, Tornando possuel a troca de dados entre a CPU, conectada por um soquete, e a memorio RAM, por ecemplo

Clarso forma, or dois possuem una interdependência, mesmo que cada um

tenho sua junção específico: O soquete conectando e o bovoramento comunicando.

11- Crie uma tabela com os tipos de barviamento utilizados em computadores e suas diserentes características

		The second secon	
Barramento	Tunção	Tipos	beloudodes
PCI	Conexão de placas de video,		133 a 520 Mb/s
ah mo entre	son, rode, etc	at a stranger	Tally access to
SATA	Transperêncio de dodos	SATAI	1,5 GB/s
- pro - L as	entre computador e disposi-	SATA I	3 6B/s
and the same	tivo de armageramento	SATA III	6 6 B/s
FSB	Commissão entre processo-	in emission of a d	Varia de acordo com
Sh 81-8-	der a chips da placa mos	time? : waste	a placo-mõe e o
and the second	and the standard of the	at a ser excel	processador
USB	Tipo de borramento de en	USBIL	12 Mb ps
mas history	trada e saido que conecto	USB 2.0	480 Mbps.
Tallo mestre et	peryericos ao computados por	USB 3.0	5 6 hps
	meio de un padros únicado	USB 3.1	106695
	forma simples e riopido	USB 3,2	20 Gbps
		USB-C (4.0)	40 Gbys
AGP	Conexão de placas de video com	AGP	266 MB/s
	permissão de oceso diretos	AGP2X	533 MB/S
	memória RAM	AGPYX	1066 MB/S

Também pode ser destacados os barramentos de sestemo, que são responsáreis por transferir dados entre os diferentes comprenente do computador.

Barramento de controle: Transmite sinais de controle para coordenar todo o sistema

· Borosamento de endereço : Indica os locais da memorio que estas sendo acessados.

· Borranento de dados. Transfere informações entre processados, memorio RAM

e or peripérios

12-0 que soi as nemorias de acesso sequencial, direto e aleatório!

· Resso sequencial: Para acessar um determinado dado, e necessário percostrer todos os dodos que o anteredo. Um esasplo e a fita magnetica, que, para acessar em conteúdo, e necessários passar por todos os información de jormo sequencial

· Presso direto: Permite a Transferência de dados entre cim dispositivo de E/S como um pen driul e um dodo na maquino sem precisas do internediação do processador, o que acaba acelerando a transferência de arquiro prim , quando o dispositivo de entrodo e saído quer asessos uma informação do sistemo, ele pede acesso aos controlados de acesso direto de memorio (DMA)

· Presso aleatório: Permite o acesso a qualques posição válido do memório a qualques momento. Pois os blocos de menório possuem, cada sua, um endereço único para M, o que ajudo em sua identificação é acesso um endereço único para M, o que ajudo em sua identificação é acesso um endereço único para M, o que ajudo em sua identificação é acesso um endereço único para M, o que ajudo em sua identificação é acesso um endereço único pora M, o que ajudo em sua identificação é acesso.

para realizar leitura e escrita. Em geral, essa memorio e' conhecido como

a memorio KAM (random access memory, ou memorio de acesso alea-

Torio, em portugues).