```
┌─────────────────────────────────┐
│      MIPS::Instruction          │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│     MIPS::InstructionIII        │
└─────────────────────────────────┘
                 ▲
                 │
┌─────────────────────────────────┐
│     MIPS::LclInstruction        │
└─────────────────────────────────┘
```