Isolamento: cada transação deve ser executada sem interferência de (14) outras transações, mesmo durante escargois concorrentes. durabilidade: mudamas provocadas por um commit deven ter ma persistincia garantida, mesmo ma ocorrência de falbas. "manter a consistencia e geralmente responsabilidade do programador nivers de 1solamento: 0: Mai permite leituras sujas 1: 11 " atualizações perdidas 2: leituras sujas mem atualizações per didas entrores repetitives paramos azur em 1818 par causa felir lucas. Signitar 21.4 Historius de transações (schedules) 69 echicao gradis Ordenação das operações das transações (S) Initz,..., Im = tramsações Operações de Ti em 5 preasam aparear na mesma ordem en que ocorren en Ti motaças abeviada: read-item = +, write-item=w, begin-transaction=b, end_transaction=e, ammit=c, abort=a id da transacció aparece subscrito

exemplos: Sa: M1(X); M2(X); W1(X); M1(Y); W2(X); W1(Y) Read-item (x) X := X - Nread-ten (X) representa X := X + Mwrite item(V) read-ten(y) unte-tem(X) X:=>+N write-iten(y) Sb: 7,(x); W1(x); 12(x); W2(x); 7,(y); 21) T2 saad-item (x) X:=X-N write-iten(x) read-item (x) X; = X + W

write stem (X)

Ł

read-item(y)

duas operações em um schedule estão 1) elas pertencem a diferentes transações; e 2) elas acessam o mesmo item X ; e 3) pelo menos uma das operações é write-ilem (X) ex: Sae Sh r₂(X) e W₂(X) estav em agréfito $r_z(x) \in W_*(x)$ WA(X) 2 WZ(X) M(x) e M2(x) mão estão em conflito (leituras) (Speram em dados distritos) $W_2(x) \in W_1(y)$ ra(X) e wa (X) (mesma transação) intentivamente: duas operações estas em conflito se a mudança de ordem entre elas puder resular em algo diferente 21.5 Sarializarão schedules seinais: Ti e Tz, or Tz e Ti, sem intercalação - journ intercalação: e preciso verificar a corretude inaceitaveis, ma mática Mr matica quando mão el enecutado de forma senal Homem outras - transagoés inquanto speram 1/0, podem ser muros longas,

exemple de rehidule	rav-serial eguval	ente a um och	19 Ag is a
T1 r(x)	T ₂		ama sonas:
$X:=X-N$ $\omega(X)$			
Л	(\(\times\)		
v) (v	=X+M (x)		
7(Y) /= Y+N			
$\omega(\gamma)$			
Como determinar	se um schedu	le mat-serial	court 1
Om schedule 5 de	e n Transacoes	e serializare	Ne don
equivalente a celqu	m schedule ser	ial das mesmo	is
n tramações.			
Como definir equ	rivalencia entre	dois schedules	7
egnivalentes no les	uttach: pede sei	acidental. Ex	<i>1</i>
$X := X + 10$ $\omega(X)$	$\mathcal{L}_{X}(x)$ $X = x * 1.1$ $\omega(x)$	7	mo peras o apenas o resultado final
	air Palenter ans	inge may Y 1	2.0

Sau equillates apenas para X=100

l'ajusvalencia de conflito det dois schedules saw egywalentes en conflit se a orden de duas operações em conflito quaisques for a mesma mos dois schedules. 51 ocore 171(x) e W2(x) não são equivalente S_2 " $\omega_{L}(X) = M_1(X)$ em conflito det um schedule s'é seriatizavel de conflito se el for equivalente (em conflito) a algum schedule serial 5th ex: mas-nerial (um conflits) revial Schedule De equivalente ao schedule A schodule De senalizant de confléto fronds 20 equivalents TA podemos "wadenst" $\mathcal{L}(X)$ r(x)as operações X := X - NX:=X-N w(X)r(V) Y := 1/+N poderia ser X:=X+M w(y) movido para ca) OI CV) Pols Ma (1) e Wa (4) X:= X + M 1 = 1/4N mai estis em conflito (X)W w(y) can re(x) e W2(x) (acessam dados diferents)

21.5.2 Teste de senalização por conflite de um schedute construir um grafo de precedência (ou grafo de serialização)
espervar apenas o perações read-tem e unte-tem
espara direciona dos Algoritmo (21.1) 1. Oriar um mó Ti para cada transacció 2. viar aresta Ti > by quando Ti meantar um writestem (x) e depois Ty executar um read-item (x) 3. viar aresta Ti > TJ quando Ti executor um road item (x) e depois TJ executor um write item (x) 4. onar wester Ti- To grands Ti recutar um wite-item (x) e depois To executor un write-item (X) 5. S e serializavel se, e semente se, o grafo mão tiver ciclos. Pro 21.5 Le fig 21.7 (Alide).

or impressor grande

mais exemples / exercícios de aplicações de algorifmo fig. 21.8 0 fig 21.8 Continuação stides au impressos grandes