# Práctica de Organización del Computador II

Stack Frame

Primer Cuatrimestre 2023

Organización del Computador II DC - UBA

# \_\_\_\_

interacción

Uso de la pila y ejemplos de

### **Datos temporales**



Anteriormente, cuando hablamos de la temporalidad de los datos, mencionamos que íbamos a tener **datos temporales** que iban a ubicarse en la pila.

### **Datos temporales**



Anteriormente, cuando hablamos de la temporalidad de los datos, mencionamos que íbamos a tener **datos temporales** que iban a ubicarse en la pila.

Ahora vamos a ver que la forma de acceder a los datos temporales y a los registros pasados por pila va a ser en direcciones relativas al registro RBP ,que apunta a la base actual de la pila.



Vamos a referirnos a dos partes del código de nuestra función de ASM con nombres distinguidos:



Vamos a referirnos a dos partes del código de nuestra función de ASM con nombres distinguidos:

 Prólogo: es donde se reserva espacio en la pila para datos temporales, se agrega padding para mantenerla alineada a 16 bytes y se preserva los valores de los registros no volátiles.



Vamos a referirnos a dos partes del código de nuestra función de ASM con nombres distinguidos:

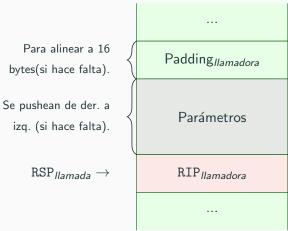
- Prólogo: es donde se reserva espacio en la pila para datos temporales, se agrega padding para mantenerla alineada a 16 bytes y se preserva los valores de los registros no volátiles.
- Epílogo: es donde restauramos los valores de los registros no volátiles y devolvemos la pila a su estado inicial.



Veamos como recibimos los datos en relación a la pila:



Veamos como recibimos los datos en relación a la pila:

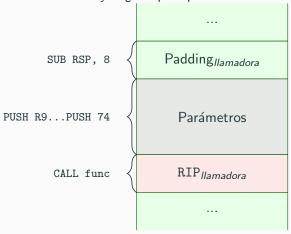




¿Cómo se construye? ¿De qué operación son resultado?



¿Cómo se construye? ¿De qué operación son resultado?

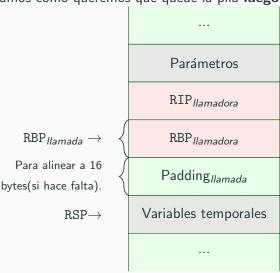




Veamos como queremos que quede la pila luego del prólogo:



Veamos como queremos que quede la pila luego del prólogo:

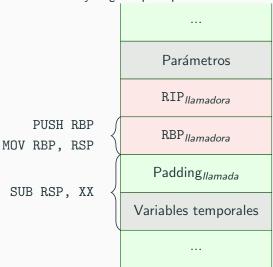




¿Cómo se construye? ¿De qué operación son resultado?



¿Cómo se construye? ¿De qué operación son resultado?





Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```

¿Cómo pasamos los parámetros? En registros:



Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```

### ¿Cómo pasamos los parámetros? En registros:

x1	$\rightarrow$	RDI	x2	$\rightarrow$	RSI	хЗ	$\rightarrow$	RDX	x4	$\rightarrow$	RCX
x5	$\rightarrow$	R8	x6	$\rightarrow$	R9						



Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```

### ¿Cómo pasamos los parámetros? En registros:

x1	$\rightarrow$	RDI	x2	$\rightarrow$	RSI	хЗ	$\rightarrow$	RDX	x4	$\rightarrow$	RCX
x5	$\rightarrow$	R8	х6	$\rightarrow$	R9						

#### En la pila:



Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```



Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```

Corramos el siguiente comando para conseguir un volcado del código ASM que ejecutaría el procesador:

objdump -M intel -d main



Supongan que deseamos llamar a la siguiente función desde main:

```
uint32_t sum_9(uint8_t x1, uint8_t x2, uint8_t x3,
uint8_t x4, uint8_t x5, uint8_t x6, uint8_t x7,
uint8_t x8, uint8_t x9)
```

Corramos el siguiente comando para conseguir un volcado del código ASM que ejecutaría el procesador:

objdump -M intel -d main

Ahora veamos lo que conseguimos.



```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

#### Veamos la llamada desde main:

```
main:
push
         rbp
                                               call
                                                        sum 9
mov
         rbp.rsp
                                               add
                                                         rsp.0x20
sub
         rsp,0x8
                                                         eax, al
                                               movsx
push
         0 \times 9
                                                         esi, eax
                                               mov
push
         0×8
                                                         rdi,[rip+0xde7]
                                               lea
push
         0 \times 7
                                                         eax, 0 \times 0
                                               mov
mov
         r9d .0x6
                                               call
                                                         printf
mov
         r8d .0 x5
                                               mov
                                                         eax.0 \times 0
mov
         ecx, 0 \times 4
                                               leave
mov
         edx, 0 \times 3
                                               ret
mov
         esi.0 \times 2
mov
         edi,0 \times 1
```



```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

main:

push rbp

mov rbp,rsp

La primera parte carga el valor RBP de la función llamadora y asigna el RBP de la función llamada al valor de tope de la pila así como estaba la ingresar a la función.



```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

main ·

**push** rbp

mov rbp,rsp

Esto es necesario para poder preservar el valor de RBP anterior y utilizar el RBP actual para hacer referencia a los valores temporales y a los parámetros pasados por pila.



```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

```
      main:
      ; estaba alineada a 8

      push
      rbp ; queda en 16

      mov
      rbp , rsp

      sub
      rsp ,0x8 ; vuelve a 8

      push
      0x9

      push
      0x8

      push
      0x7
```

Luego se desplaza el tope de pila para dejarla alineada a 8 bytes. ¿Por qué?



uint32\_t sum\_9(uint8\_t x1[rdi], uint8\_t x2[rsi], uint8\_t x3[rdx],
uint8\_t x4[rcx], uint8\_t x5[r8], uint8\_t x6[r9],
uint8\_t x7[rbp+0x10], uint8\_t x8[rbp+0x18], uint8\_t x9[rbp+0x20])

0×9
0×8
0×7
r9d,0×6
r8d ,0x5
$ecx$ , $0 \times 4$
$edx$ , $0 \times 3$
esi,0×2
$\mbox{\it edi}$ , $0{\times}1$
$sum_{-}9$

A continuación se pushean de derecha a izquierda los valores de los parámetros que no caben en los registros, y se asignan aquellos que sí. En la instrucción siguiente realizamos el llamado a la función.



Así recibe sum\_9 a la pila:



Así recibe sum\_9 a la pila:





```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

#### Veamos que pasa en sum\_9:

```
sum 9:
push
        rbp
                                             Sólo estudiaremos las primeras
mov
        rbp, rsp
sub
        rsp.0x40
                                             líneas. Aquí también preserva
mov
        eax.ecx
                                             RBP, actualiza el valor de la
        r11d . r8d
mov
                                             base de la pila y luego desplaza
        r10d, r9d
mov
        r9d, DWORD PTR [rbp+0\times10]
mov
                                             el tope en 64 bytes reservando
        r8d, DWORD PTR [rbp+0\times18]
mov
                                             espacio para los valores
        ecx DWORD PTR [rbp+0x20]
mov
                                             temporales (sub rsp, 0x40).
        BYTE PTR [rbp-0x14], dil
mov
```



```
uint32_t sum_9(uint8_t x1[rdi], uint8_t x2[rsi], uint8_t x3[rdx],
uint8_t x4[rcx], uint8_t x5[r8], uint8_t x6[r9],
uint8_t x7[rbp+0x10], uint8_t x8[rbp+0x18], uint8_t x9[rbp+0x20])
```

### Veamos que pasa en sum\_9:

```
sum 9:
push
        rbp
mov
        rbp, rsp
sub
        rsp ,0 x40
mov
        eax.ecx
        r11d, r8d
mov
        r10d, r9d
mov
        r9d, DWORD PTR [rbp+0\times10]
mov
        r8d, DWORD PTR [rbp+0\times18]
mov
        ecx, DWORD PTR [rbp+0x20]
mov
        BYTE PTR [rbp-0x14], dil
mov
```

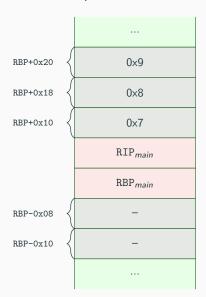
Nota: siempre que vean que se suma un valor al RBP, por ejemplo RBP + 0x10 deben entender que estamos accediendo a un valor que recibimos de la función llamadora, ya que se pushearon antes de actualizar RBP.



Así prepara sum\_9 la pila:



### Así prepara sum\_9 la pila:

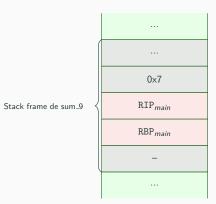




A la región de la pila comprendida entre los parámetros recibidos y el tope de pila actual le llamaremos **stack frame**. Durante la ejecucion del programa, en nuestra pila suele haber varios stack frames apilados, uno por cada llamada a función de la cual no se regresó aún.



A la región de la pila comprendida entre los parámetros recibidos y el tope de pila actual le llamaremos **stack frame**. Durante la ejecucion del programa, en nuestra pila suele haber varios stack frames apilados, uno por cada llamada a función de la cual no se regresó aún.





Es importante intentar comprender la estructura de la pila, **antes, al ingresar y al salir** de la función sobre la que estamos trabajando.



Es importante intentar comprender la estructura de la pila, antes, al ingresar y al salir de la función sobre la que estamos trabajando.

Junto con los registros conforman los elementos utilizados para pasar información entre funciones, pero a diferencia de los registros se trata de una estructura dinámica y sobre la que hay que considerar las convenciones estructurales y de uso.

# Cierre





### Hoy vimos:

• Estructura de un programa en assembly x86



- Estructura de un programa en assembly x86
- Interpretación de convenciones en funciones como contratos.



- Estructura de un programa en assembly x86
- Interpretación de convenciones en funciones como contratos.
- Uso de la **pila y registros** en llamadas a funciones.



- Estructura de un programa en assembly x86
- Interpretación de convenciones en funciones como contratos.
- Uso de la **pila y registros** en llamadas a funciones.
- Definición de stack frame