

FACULDADE DE COMPUTAÇÃO E INFORMÁTICA
BACHARELADO EM CIÊNCIA DA COMPUTAÇÃO
ÁLGEBRA BOOLEANA E CIRCUITOS DIGITAIS – Aula 10 – 2º SEMESTRE/2021

CONTADORES E REGISTRADORES

EXERCÍCIO COM DISCUSSÃO EM DUPLAS

4. Implemente um registrador de 4 bits com entrada paralela e saída paralela.

ATIVIDADE PARA ENTREGA VIA MOODLE

EXERCÍCIO COM DISCUSSÃO EM DUPLAS

7. Elaborar o circuito de um contador assíncrono de 0 a 5.

ATIVIDADE PARA ENTREGA VIA MOODLE