| A1 SFC_I2C | | | | | GND | B1 | GND | | GND | B2 | GND |
|---------------|---|---|--|--|--|---|---|----------------|---|--|---------------------|
| A3 SFC_I2C | | SFC_I2C | A4 | | SA1_INA | B3 | SA | | SA | B4 | SA1_INA |
| A5 SFC_SPI | | SFC_SPI | A6 | | SA1_INB | B5 | SA | | SA | B6 | SA1_INB |
| A7 SFC_SPI | | SFC_SPI | A8 | | SA2_INA | B7 | SA | | SA | B8 | SA2_INA |
| A9 SFC_SPI | | SFC_IO | A10 | RTC_RESET | SA2_INB | B9 | SA | | SA | B10 | SA2_INB |
| A11 EPS I2C | | EPS I2C | A12 | EPS SCL | SA3 INA | B11 | SA | | SA | B12 | SA3_INA |
| A13 EPS_I2C | | | | | | | | | SA | | SA3_INB |
| A15 EPS IO | | EPS IO | A16 | PL3 EN | GND | B15 | GND | | GND | B16 | GND |
| A17 COMM_IO | | COMM_IO | A18 | COMM_TMON | PL1_REG_5V0 | B17 | PL1 | | PL1 | B18 | PL1_REG_5V0 |
| A19 COMM_UART | | COMM_UART | A20 | _ | | B19 | PL1 | | PL1 | B20 | |
| A21 PL1_UART | | PL1_UART | A22 | | GND | B21 | GND | | GND | B22 | GND |
| A23 PL1_IO | | PL1_IO | A24 | | PL2_REG_5V0 | B23 | PL2 | | PL2 | B24 | PL2_REG_5V0 |
| A25 PL1_IO | | PL1_IO | A26 | | | | | | PL2 | B26 | PL2_MAG_3V3 |
| A27 PL2_UART | | PL2_UART | A28 | | | | | | SYS | B28 | SYS_REG_3V3 |
| A29 PL2_AN | | PL2_AN | A30 | CSS1B | GND | B29 | GND | | GND | B30 | GND |
| A31 PL2_AN | | PL2_AN | A32 | CSS2B | GND | B31 | GND | | GND | B32 | GND |
| A33 PL2_AN | | PL2_AN | A34 | CSS3B | PWR_SAFE | B33 | FSW | | FSW | B34 | PWR_SAFE |
| A35 PL2_SPI | | PL2_SPI | A36 | | PWR_UNSF | B35 | FSW | | FSW | B36 | PWR_UNSF |
| A37 PL2_SPI | | PL2_SPI | A38 | | BAT_SAFE | B37 | FSW | | FSW | B38 | BAT_SAFE |
| A39 PL2_SPI | | PL2_SPI | A40 | | BAT_UNSF | B39 | FSW | | FSW | B40 | BAT_UNSF |
| A41 GSE_UART | | GSE_UART | A42 | GSE_CMD | GND | B41 | GND | | GND | B42 | GND |
| A43 GSE_PROG | | GSE_PROG | A44 | GSE_PGEC | DEP_UNREG | B43 | SYS | | SYS | B44 | DEP_UNREG |
| A45 GSE_IO | | GSE_IO | A46 | GSE_DISARM | SYS_UNREG | B45 | SYS | | SYS | B46 | SYS_UNREG |
| A47 GSE_IO | | | | | | | | | SYS | B48 | SW_UNREG |
| A49 GSE_IO | | GSE_IO | A50 | GSE_SEL3 | RTC_REG_3V3 | B49 | RTC | | RTC | B50 | RTC_REG_3V3 |
| A51 GSE_IO | | GSE_IO | A52 | BAT_INHIBIT | GND | B51 | GND | | GND | B52 | GND |
| | A5 SFC SPI A7 SFC SPI A8 SFC SPI A9 SFC SPI A11 EPS I2C A13 EPS I2C A15 EPS IO A17 COMM_IO A19 COMM_UART A21 PL1_UART A23 PL1_IO A25 PL1_IO A27 PL2_UART A29 PL2_AN A31 PL2_AN A31 PL2_AN A35 PL2_SPI A37 PL2_SPI A41 GSE_UART A43 GSE_PROG A45 GSE_IO A49 GSE_IO A49 GSE_IO A49 GSE_IO | A3 SFC_I2C A5 SFC_SPI A7 SFC_SPI A9 SFC_SPI A11 EPS_I2C A13 EPS_I2C A13 EPS_IC A17 COMM_IO A19 COMM_UART A21 PL1_UART A23 PL1_IO A27 PL2_UART A29 PL2_UART A29 PL2_AN A31 PL2_AN A31 PL2_AN A33 PL2_AN A35 PL2_SPI A37 PL2_SPI A37 PL2_SPI A37 PL2_SPI A41 GSE_UART A43 GSE_PROG A45 GSE_IO A49 GSE_IO A49 GSE_IO | A3 SFC I2C A5 SFC SPI A7 SFC SPI A9 SFC SPI A11 EPS I2C A13 EPS I2C A13 EPS I2C A15 EPS I0 A17 COMM_IO COMM_IO COMM_IO COMM_IO COMM_IO COMM_IO COMM_IO COMM_IO A19 COMM_UART A21 PL1_UART A21 PL1_UART A23 PL1_IO A25 PL1_IO A27 PL2_UART A29 PL2_UART A29 PL2_UART A29 PL2_AN A31 PL2_AN A31 PL2_AN A33 PL2_AN A35 PL2_SPI A37 PL2_SPI A37 PL2_SPI A37 PL2_SPI A37 PL2_SPI A41 GSE_UART A43 GSE_PROG A45 GSE_IO A49 GSE_IO GSE_IO GSE_IO GSE_IO GSE_IO A9 SFC SPI SFC | A3 SFC_I2C SFC_I2C A4 A5 SFC_SPI SFC_SPI A6 A7 SFC_SPI SFC_SPI A8 A9 SFC_SPI SFC_IO A10 A11 EPS_I2C EPS_IO A12 A13 EPS_I2C EPS_IO A14 A15 EPS_IO EPS_IO A16 A17 COMM_IO COMM_IO A18 A19 COMM_UART A20 A21 PL1_UART PL1_UART PL1_UART A22 A23 PL1_IO PL1_IO A26 A27 PL2_UART PL1_IO A26 A27 PL2_UART PL2_UART A28 A29 PL2_AN A30 A31 PL2_AN PL2_AN A32 A33 PL2_AN PL2_AN A34 A35 PL2_SPI PL2_AN A34 A35 PL2_SPI PL2_SPI A36 A37 GSE_UART A22 A43 GSE_PROG GSE_PROG A44 A45 GSE_IO A46 A49 GSE_IO A450 GSE_IO A450 GSE_IO A450 GSE_IO A450 GSE_IO A450 | A3 SFC I2C A4 A5 SFC SPI A6 A7 SFC SPI A8 A9 SFC SPI A8 A9 SFC SPI A8 SFC SPI A8 A9 SFC SPI A8 SFC SPI A8 SFC SPI A8 A9 SFC SPI A8 SFC SPI A8 A11 EPS I2C EPS I2C A12 EPS I2C A13 EPS I2C EPS I2C A14 EPS I2C EPS I2C A16 A17 COMM I2C EPS I2C A16 A17 COMM I2C COMM I2C A17 COMM I2C A27 A21 A21 A21 A22 A23 PL1 I2C A24 A25 PL1 I2C A24 A25 PL1 I2C A24 A25 PL1 I2C A24 A25 PL2 A27 A28 A29 PL2 A28 A29 PL2 A8 A32 A33 PL2 A8 A34 A35 PL2 A8 A34 A35 PL2 SPI A36 A37 PL2 SPI A36 A37 PL2 SPI A40 A34 A35 PL2 SPI A40 A41 GSE UART A42 GSE UART A43 GSE PROG GSE UART A44 GSE OA6 GSE I2C A46 GSE SEL1 A49 GSE I2C A49 GSE I2C A48 GSE SEL1 A49 GSE I2C A49 | A3 SFC I2C SFC I2C A4 SA1 INA A5 SFC SPI A5 SFC SPI A6 SA1 INA A7 SFC SPI SFC SPI A8 SA2 INA A9 SFC SPI SFC I2C A12 EPS I2C A12 EPS I2C A14 EPS I2C A14 EPS I2C A15 EPS I2C A16 EPS I2C A16 EPS I2C A17 EPS I2C A19 EPS EPS I2C A19 EPS EPS | A3 SFC I2C SFC I2C A4 SA1 INA B3 A5 SFC SPI A6 SFC SPI A8 SA2 INA B7 A9 SFC SPI SFC SPI A8 SA2 INA B7 A9 SFC SPI SFC SPI A8 SA2 INA B7 A9 SFC SPI SFC I2C A10 SFC I2C A12 SFC I2C A12 SFC I2C A12 SFC I2C A12 SFC I2C A14 SFC I2C SFC I2C A15 SFC I2C SFC SFC | A3 SFC I2C | A3 SFC I2C SFC I2C A4 A5 SFC SPI A6 A7 SFC SPI A7 SFC SPI A8 A9 SFC SPI A9 SFC I2C A12 A11 EPS I2C EPS I2C A12 A13 EPS I2C EPS I2C A14 A15 EPS I2C EPS I0 A16 A17 COMM I0 COMM I0 COMM I0 A18 A19 COMM UART A2D COMM UART A2D A21 PL UART PL UART A22 GND B21 GND A22 PL I0 A24 PL ERG SV0 B23 PL2 A25 PL I0 PL I0 A24 A26 PL UART A22 PL MA32 A27 PL2 UART PL2 UART A28 A29 PL2 AN PL2 AN A32 A31 PL2 AN PL2 AN A34 A35 PL2 SPI A36 PL2 SPI A37 PL2 SPI A36 PL2 SPI A39 PL2 SPI A36 PL2 SPI A41 GSE UART GSE IO GSE IO A46 A49 GSE IO GSE IO A50 A49 GSE IO GSE IO A50 A49 GSE IO GSE IO A50 A51 PLC RAS RAS | A3 SFC I2C A4 SA1 INA B3 SA SA SA A5 SFC SPI A6 SFC SPI A6 SFC SPI A6 SFC SPI A8 SA2 INA B7 SA SA SA SA SA SA SA S | A3 SFC I2C A4 |