

Hochschule Augsburg University of Applied Sciences

Ausarbeitung

Fakultät für Informatik

Studienrichtung M.Sc. Informatik

Mathias Schoppe Entwicklun eines integrierten Schaltkreises - Konzeptionierung und Umsetzung

Abgabe bei: Prof. Dr.-Ing. Gundolf Kiefer

Abgabe der Arbeit am: 09.07.2023

Hochschule für angewandte Wissenschaften Augsburg University of Applied Sciences

An der Hochschule 1 D-86161 Augsburg

Telefon +49 821 55 86-0 Fax +49 821 55 86-3222 www.hs-augsburg.de info@hs-augsburg.de

Fakultät für Informatik Telefon +49 821 5586-3450 Fax +49 821 5586-3499

Verfasser der Ausarbeitung: Mathias Schoppe mathias.schoppe@hs-augsburg.de

Abstract

II

Inhaltsverzeichnis

1	Einleitung			
	1.1	Motivation	. 1	
	1.2	Zielsetzung	. 1	
2	Grundlagen 1			
	2.1	Linear rückgekoppeltes Schieberegister	. 1	
	2.2	Hardware Timer	. 1	
3	Kon	ept	1	
	3.1	Schaltkreis Entwurf	. 1	
		3.1.1 Systemebene	. 1	
		3.1.2 Register-Transfer-Ebene	. 1	
		3.1.3 Gatter-Ebene	. 1	
4	Ums	etzung	1	
	4.1	Implementierung	. 1	
5	Bew	rtung	1	
	5.1	Zieleinhaltung	. 1	
	5.2	Interpretation der Ergebnisse	. 1	
6	Zus	mmenfassung und Ausblick	1	

1 EINLEITUNG 1

1 Einleitung

- 1.1 Motivation
- 1.2 Zielsetzung
- 2 Grundlagen
- 2.1 Linear rückgekoppeltes Schieberegister
- 2.2 Hardware Timer
- 3 Konzept
- 3.1 Schaltkreis Entwurf
- 3.1.1 Systemebene
- 3.1.2 Register-Transfer-Ebene
- 3.1.3 Gatter-Ebene
- 4 Umsetzung
- 4.1 Implementierung
- 5 Bewertung
- 5.1 Zieleinhaltung
- 5.2 Interpretation der Ergebnisse
- **6 Zusammenfassung und Ausblick**