

Redes y Comunicaciones de datos 2 – 2010

TP N° 1. Análisis de comportamiento y características de distintos integrados.

Fornal, Esteban

Mastaglia, Nicolás

Pfarher, Christian

Torrez, Mauro

13 de abril de 2010

1. El integrado DS92LV010A

El DS92LV010A es un transceiver de voltajes TTL/CMOS a LVDS — *Señal diferencial de bajo voltaje* diseñado para buses tipo *backplane* como los que podemos encontrar en switches, por ejemplo.

Voltaje de operación El integrado se puede alimentar con 3.3V ó 5V. La salida LVDS [ver los voltajes](#).

Umbral de recepción (sensibilidad) $\pm 100\text{mV}$

Encapsulado tipo SOIC de 8 [\(leads\) pines???](#)

Figura 1: Dibujo esquemático de una configuración típica punto a punto

Figura 2: Dibujo esquemático de una configuración típica multi-dispositivo

2. El integrado DS90CR283

El DS920LV0 es un ...

Soporta la norma ...

Puede enviar simultáneamente [n](#) bits en el canal de datos, y [m](#) en el de transmisión.

3. El integrado DS34C87T

El DS34C87T es un ...

Soporta la norma ...

4. El integrado 16550D

...

5. El integrado DP83848J

...

6. El integrado MAX232

...

7. Análisis de circuito

...