

UNIVERSIDADE FEDERAL DO PIAUÍ - UFPI

Campus Helvídio Nunes de Barros - Picos - PI

Curso de Sistemas de Informação

Disciplina: Arquitetura e Organização de Computadores Carga Horária: 60 h/aula – 4.0.0. - Período 2022.2

Professor: Frank César Lopes Véras

ALUNO: Accusto Acmanas TerrereA



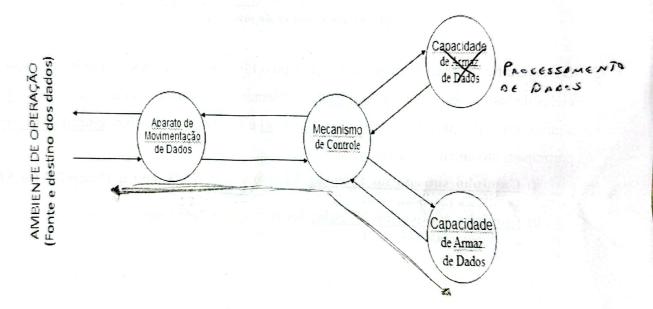
DATA: 25 /01/2023

## 1ª AVALIAÇÃO

Observando um computador por uma visão funcional, podemos citar quatro funções principais para ele. Baseado nesse fato, responda:

0 > a) Quais são essas funções? (SCORE; 0.5)

b) Sobre a figura abaixo, descreva uma operação hipotética que envolva um processamento de dados transferidos entre a memória e o ambiente externo? (SCORE: 0,5)



2. Alan Turing e John von Neumann desenvolveram o projeto IAS (Princeton Institute of Advanced

Studies) com a implementação da ideia de "programa armazenado". Na literatura (Stallings, W.), essa máquina é apresentada como um computador hipotético. Sobre essa máquina, faça o que se pede:

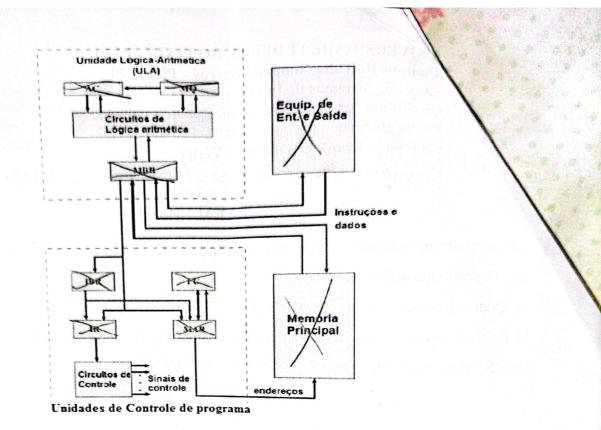
Ga) Quais as funcionalidades dos seus dispositivos, conforme figura ao lado? (SCORE = 0,5)

Anthmetic and Logic Unit

Input
Output
Equipment

Program Control Unit
PC

Observando a expansão do IAS (figura abaixo), descreva tal estrutura, identificando seus componentes e relatando as funções e interconexões existentes. (SCORE = 0,5)

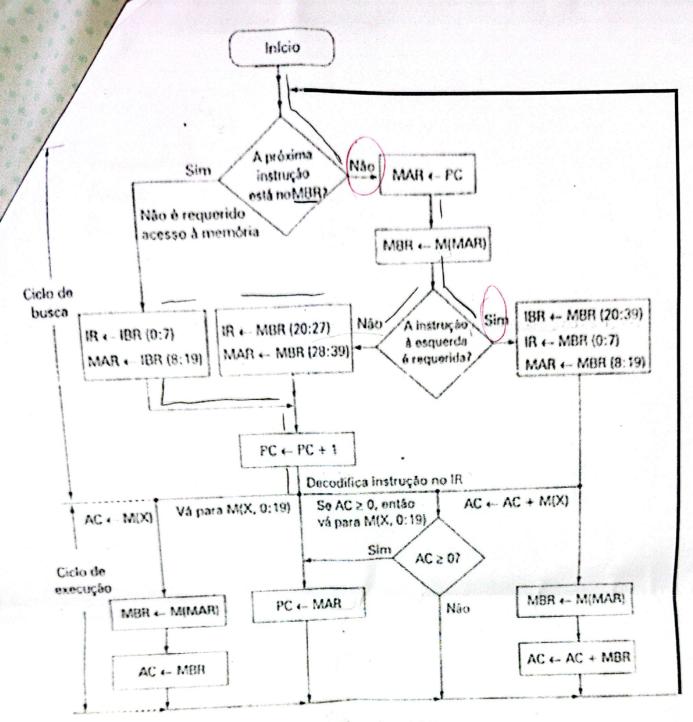


3. Observe a figura abaixo em que é apresentado o Fluxograma do IAS. Suponha que ocorreram 2 (dois) ciclos de instruções. Agora, <u>descreva</u> detalhadamente como ocorre o fluxo da etapa do <u>Ciclo de Busca</u> abaixo, supondo que devam ocorrer os fluxos <u>a</u>) e <u>b</u>), sugeridos abaixo, <u>citando os componentes</u> que participam ativamente de cada ciclo:



a) <u>Caminho suposto no 1º ciclo:</u> foi respondido NÃO para a 1ª condição e SIM para a 2ª condição; (SCORE: 1,0)

condição; (SCORE: 1,0)
b) <u>Caminho suposto no 2º ciclo:</u> foi respondido NÃO para a 1ª condição e NÃO para a 2ª condição. (SCORE: 1,0)



M(X) = conteúdo da posição de memória cujo endereço é X

(X : Y) = bits X a Y

A INSTRUÇÃO MÃO EXISTE NO MBR, É ATRIBUIDO UM ENDEREÇO NA MEMORIA DARTIR DA CONTAGEM DO PC AO MAR, EL LOGO, GIM SEGUIDA O CONFESDO ECCALIZADO EM MAR É ATRIBUIDO À MBR. Apés à INSTRUÇÃO À ESQUERDA SER REQUERIDA, E INCREMENTADO AO IBR A PORÇÃO DA DIREITA DA PALAURA, O IR RECEBERÁ A INSTRUÇÃO DA ESQUERDA, ATRAVEZ DO MBR. POR FIM, UM NEVO ENDE-RESOUERDA, ATRIBUIDO AO MAR POR MEIO DO MBR, RESO SERÁ ATRIBUIDO DA INSTRUÇÃO DA ESQUERDA. QUE PASSARÁ O RESTANTE DA INSTRUÇÃO DA ESQUERDA. TRANSFERÊNCIA DE DADES.

ARMBZENAMENTO DE DADES.

PRECESSAMENTO DE DADES

CONTROLE.

P)

A BUSCA E A IMPREZZÃO DE UM BOLETO BANCÁRIO.

30)

D) O QUE DIFERE O FLUXO B' DO A' É QUE A INSTRUÇÃO À ESQUERDA NÃO É REQUERIDA. A PARTIR DISSO É INCRE-MENTADO AO IR (POR MEIO DO MBR) A OPERAÇÃO DA DIREITA E AO MAR TODA A INSTRUÇÃO DA DIREITA. APOS 1550, O PC (UMA ESPÉCIE DE CONFADOR) É INCREMENTADO CONSIGO MES MO + 1.