



ARQUITECTURA Y ORGANIZACIÓN DE COMPUTADORAS

Nombre:

Apellido:

DNI:

La Microarquitectura MIC-1

Introducción

Esta sección tiene que presentar y describir en forma global, de que se trata el proyecto. Aquí pueden incluir una descripción de que es la MIC-1 (no que tiene, esos detalles los depuran en las otras), una descripción de la herramienta que usaron para simular los circuitos (Logisim), y una descripción de que contiene cada sección de este documento.

Camino de Datos

Descripción en **detalle** del camino de datos. Aquí espero detalles como:

- Que componentes tiene y cuales son sus funciones (pueden omitir registros SP, LV, CPP, TOS, y OPC)
- Detalles de los componentes como:
 - De que están echos (Flip-Flops, Multiplex, etc), cuantos bits, etc.
 - Como están interconectados.
 - Como se los controla.
- Figuras del camino de datos y de los componentes implementados en Logisim (Registros, ALU, Shifter), que apoyan lo escrito.

(Una pequeña aclaración, aunque no incluyen registros SP, LV, CPP, TOS y OPC en el escrito, si deben ser implementados en Logisim)

Unidad de Control

Descripción en **global** de la unidad de control. Aquí espero detalles como:

- Que componentes tiene y cuales son sus funciones (incluyan, MIR, MPC, el deco, y el microprograma).
- Figuras de la unidad de control, que apoyan lo escrito.

PROGRAMADOR UNIVERSITARIO
LICENCIATURA EN INFORMÁTICA
INGENIERÍA EN INFORMÁTICA
Facultad de Ciencias Exactas y Tecnología
Universidad Nacional de Tucumán



ARQUITECTURA Y ORGANIZACIÓN DE COMPUTADORAS

Nombre:

Apellido:

DNI:

Conclusión

Esta sección cierra el proyecto. Se repite un poco la introducción en términos de resumir que hicieron, pero agregando la importancia de lo que hicieron (Que logra la MIC-I, que aprendieron de la MIC-I, etc.). También pueden incluir alguna sugerencia de que agregar o cambiar para mejorar la MIC-I.