

# Disciplina de Circuitos Lógicos

## Conteúdo Programático e Agenda de Avaliações

**Mauro Hemerly Gazzani**  
[mauro.hemerly@gmail.com](mailto:mauro.hemerly@gmail.com)

Universidade Estadual de Minas Gerais  
Câmpus de Ituiutaba  
<https://github.com/mauro-hemerly/UEMG-2019-1>

# Conteúdo Programático

- Circuitos Combinacionais: Portas Lógicas e Lógica de Boole
- Circuitos Combinacionais: Somador, MUX e DEMUX, Codificador e Decodificador
- Circuitos Sequenciais: Latches, Flip-Flops
- Circuitos de Memória

# Bibliografia Básica

- 1 TOCCI, R. J. **Sistemas digitais – princípios e aplicações**. 7a Ed. LTC, Rio de Janeiro, 2000.
- 2 IDOETA, I. V.;CAPUANO, F. G. **Elementos de eletrônica digital**. 34a Ed. Érica, São Paulo, 2002.
- 3 TAUB, H. **Circuitos digitais e microprocessadores**. McGraw Hill do Brasil, São Paulo, 1984.

# Bibliografia Complementar

- BIGNEEL, J. W.;DONOVAN, R. L. **Eletrônica digital**. Makron Books, 2 V, São Paulo, 1988.
- MALVINO, A. P.;LEACH, D. P. **Eletrônica digital – princípio e aplicações**. McGraw Hill, 1 V, São Paulo, 1988.
- MELO, M. **Eletrônica digital**. São Paulo: Makron Books, 1993.
- MENDONCA, A. **Eletrônica digital: curso prático e exercícios**. Rio de Janeiro: MZ, 2004.
- LEACH, D. **Eletrônica digital no laboratório**. São Paulo: Makron Books, 1993.

# Calendário de Avaliações - Semestre 2019/1

- 20 pontos de Trabalhos: **fluxo contínuo**
- 20 pontos de 1ª Avaliação Parcial: **10 de abril**
- 30 pontos de 2ª Avaliação Parcial: **04 de junho**
- 30 pontos de Avaliação Semestral: **26 de junho**
- Exame Especial: **09 de julho**