

# Disciplina de Circuitos Lógicos

## Conteúdo Programático e Agenda de Avaliações

**Mauro Hemerly Gazzani**  
[mauro.hemerly@gmail.com](mailto:mauro.hemerly@gmail.com)

Universidade Estadual de Minas Gerais  
Câmpus de Ituiutaba  
<https://github.com/mauro-hemerly/UEMG-2019-1>

# Conteúdo Programático

- Circuitos Combinacionais: Portas Lógicas e Lógica de Boole
- Circuitos Combinacionais: Somador, MUX e DEMUX, Codificador e Decodificador
- Circuitos Sequenciais: Latches, Flip-Flops
- Circuitos de Memória

# Calendário de Avaliações - Semestre 2019/1

- 20 pontos de Trabalhos: **fluxo contínuo**
- 20 pontos de 1ª Avaliação Parcial: **10 de abril**
- 30 pontos de 2ª Avaliação Parcial: **04 de junho**
- 30 pontos de Avaliação Semestral: **26 de junho**
- Exame Especial: **09 de julho**