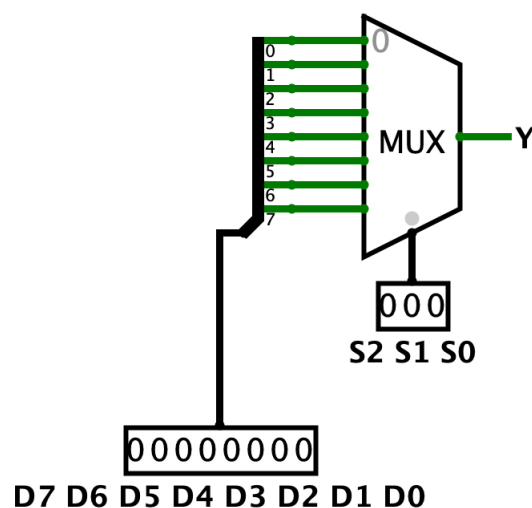
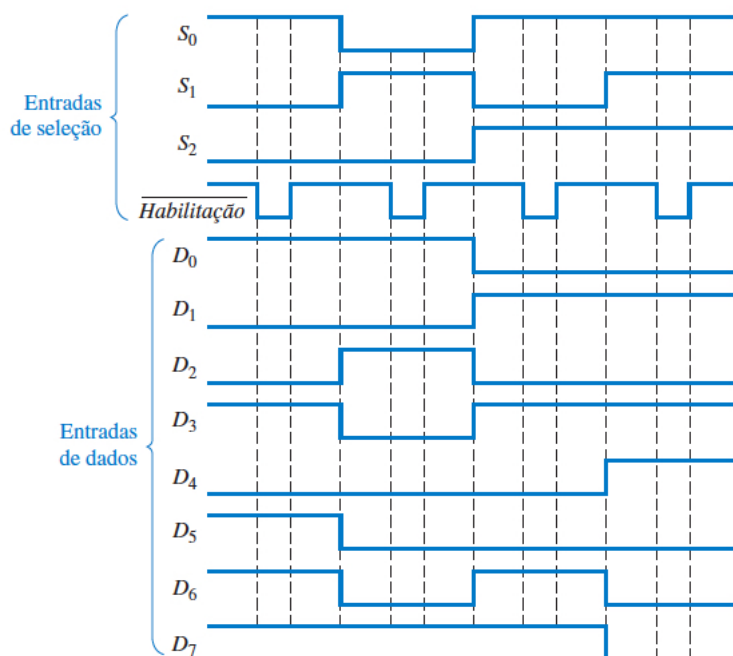


2º Trabalho de Circuitos Lógicos
 Curso de Engenharia Elétrica - UEMG Ituiutaba
 1º Semestre de 2019 - 04/06/2019

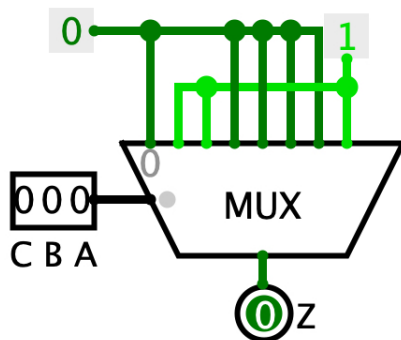
Aluno(a): _____

Aluno(a): _____

1. As formas de onda abaixo são observadas nas entradas de um CI multiplexador de 8 entradas. Desenhe a forma de onda da saída Y.



2. A imagem que segue ilustra um multiplexador de oito entradas utilizado para implementar um circuito lógico.



A equação lógica que representa a saída Z, em relação às entradas A, B e C, é

