

# **Disciplina de Circuitos Lógicos**

## **2ª Lista de Exercícios**

Curso de Engenharia Elétrica

UEMG Ituiutaba

**<https://github.com/mauro-hemerly/UEMG-2019-2>**

### **1. Circuitos Lógicos Combinacionais: Decodificadores, Multiplexadores, Demultiplexadores**

Resolver os seguintes exercícios do livro do Tocci 11ª edição, página 571: **9.1, 9.13, 9.29, 9.39**

Entregar resolução manuscrita no dia 26/11, **Avaliação Parcial 2**.

### **2. Circuitos Lógicos Sequenciais: Latch e FLip-Flop**

Resolver os seguintes exercícios do livro do Tocci 11ª edição, página 240: **5.9, 5.16, 5.18, 5.20**

Entregar resolução manuscrita no dia 26/11, **Avaliação Parcial 2**.