

# **Disciplina de Circuitos Lógicos**

2ª Lista de Exercícios

Curso de Engenharia Elétrica

UEMG Ituiutaba

**<https://github.com/mauro-hemerly/UEMG-2019-2>**

## **Circuitos Lógicos Sequenciais: Latch e FLip-Flop**

Resolver os seguintes exercícios do livro do Tocci 11ª edição, página 240: **B 5.9, B 5.16, B 5.18, B 5.20**

Entregar resolução manuscrita no dia 26/11, **Avaliação Parcial 2**.