



REPORTE Practica 2

TecNM Campus Saltillo
Mauro Emanuel Alvarado Vazquez
21051384
Ingeniería en Sistemas Computacionales
4to Semestre

REPORTE UNIDAD 2

	Núcleos	Frecuencia	Cache	Velocidad Bus	TDP
Pentium 4	1	3.40GH	512KBL2	800Mhz	89W
Pentium 531/519 cb	1	3.00GH	1MBL2	800MHz	84W
Pentium 3	1	1.00GHz	256KBL2	133MHz	29W
Celeron SL52F	1	433MHZ	128KBL2	66MHz	24.1W
Celeron SL6RM	1	1.10GHz	256KBL2	100MHz	28.9W
Celeron SL96P	1	3.20GHz	512KBL2	533MHz	86W
Celeron SL5V5	1	1.30GHz	256KBL2	100Mhz	33.4W
Xeon E5	6	2.60GHz	15MB15G	7.2GT/s	80W
Ryzen 5 3500U	4	2.1GHz	4mb	4GT/s	15 vatios

	Nulgas	Freenun	Cache	Velocided bys	TOP
Pentum 4	1	5,40 GH	STRABLECAL	800 Mhz	89W .
Protum S31	1	DIODGH	1406	800 Mhy	84 ~
5 7 9cb		1,00042	7344B LZ	133 MHZ	79 41
Penhum 3	1	433MHz	178 KB L7	SC MH7	241 W
Celeron 5152F	1				
Carron SLLAM	11	111094	ZSC H3 L2	100 114-	28.9W
- Rypen S 3500U					1 1
Celeron SLOCP	1	3.70GHz	\$12 KBU2	533MH.	or
Colono SL SVR	1 761	13 64		100MHz	35,4 m
Xxon	6 17			7.761/2	33/7 2

REPORTE UNIDAD 2



72208475-0528 CELERON SL6RM

REPORTE UNIDAD 2



