

Insérez vos données seulement dans les cellules colorées.									
		TP1	TP1	TP2	TP12	TP4	TP4	TP5	TP5
		Plan	Réel	Plan	Réel	Plan	Réel	Plan	Réel
Added (A) - nombre de LOC			0		0		484		558
Effort (minutes)									
Exigences - EXIG			26		10		12		7
Planification - PLAN		23	27	30	42	35	31	35	35
Conception détaillée - CONDET		15	22	40	35	45	22	45	16
Revue de conception - CONDETREV				30	13	35	25	35	20
Code - CODE		60	57	90	45	45	34	45	29
Revue de code - CODEREV				30	11	25	13	25	18
Compile - COMP		1	5	15	6	10	5	10	
Tests - TEST		15	49	45	43	45	36	45	21
Revue indépendante - CODEREVI									28
Test Independant - TESTI									10
Tests automatisé et intégration - INTEG						45	59	45	20
Bilan - BILAN		15	38	45	50	45	82	45	66
Total développement :		129	224	325	255	330	319	330	270
Défauts injectés									
Exigences - EXIG			3		1		1		0
Planification - PLAN			0		0		0		0
Conception détaillée - CONDET			0		0		0		0
Revue de conception - CONDETREV			0		0		0		0
Code - CODE			4		3		2		3
Revue de code - CODEREV			0		0		0		0
Compile - COMP			0		0		0		0
Tests - TEST			0		0		0		0
Revue indépendante - CODEREVI			0		0		0		0
Test Independant - TESTI			0		0		0		0
Tests automatisé et intégration - INTEG			0		0		0		0
Bilan - BILAN			0		0		0		0
Total :			7		4		3		3
Défauts trouvés									
Exigences - EXIG			0		0		0		0
Planification - PLAN			0		0		0		0
Conception détaillée - CONDET			0		0		0		0
Revue de conception - CONDETREV			0		0		0		0
Code - CODE			0		0		0		0
Revue de code - CODEREV			0		0		0		0

Insérez vos données seulement dans les cellules colorées.		TP1		TP2		TP12		TP4		TP5	
		Plan	Réel	Plan		Réel	Plan	Réel	Plan	Réel	Plan
Compile - COMP			1			0		1		0	
Tests - TEST			6			4		2		0	
Revue indépendante - CODEREVI			0			0		0		3	
Test Independant - TESTI			0			0		0		0	
Tests automatisé et intégration - INTEG			0			0		0		0	
Bilan - BILAN			0			0		0		0	
Total :			7			4		3		3	