实验补充：

1、length

2、UMR 不对称、注册不绑定实际地址

3、sg\_list大小

实验结果：

1、ibv\_exp\_post\_send（\*ibv\_qp qp, \*ibv\_exp\_send\_wr wr, \*\*ibv\_exp\_send\_wr bad\_wr）使用的ibv\_exp\_send\_wr.umr.mem\_list.mem\_reg\_list结构体中，每个mem\_reg\_list含有addr、mr、length参数，其中length是指对应的mr中实际要传送数据的长度而并非每个mr的长度

2、收发两端的UMR可以不对称

3、

报告内容:

1、非连续数据的应用

2、手工pack的问题，memcopy的问题

3、网卡支持的各种方法

单边read、write、SGRS

4、umr双边0拷贝的read/write（CPU开销）

灵活性（绑定地址）

非对称

sge长度，kml长度

结论：1822缺少支持