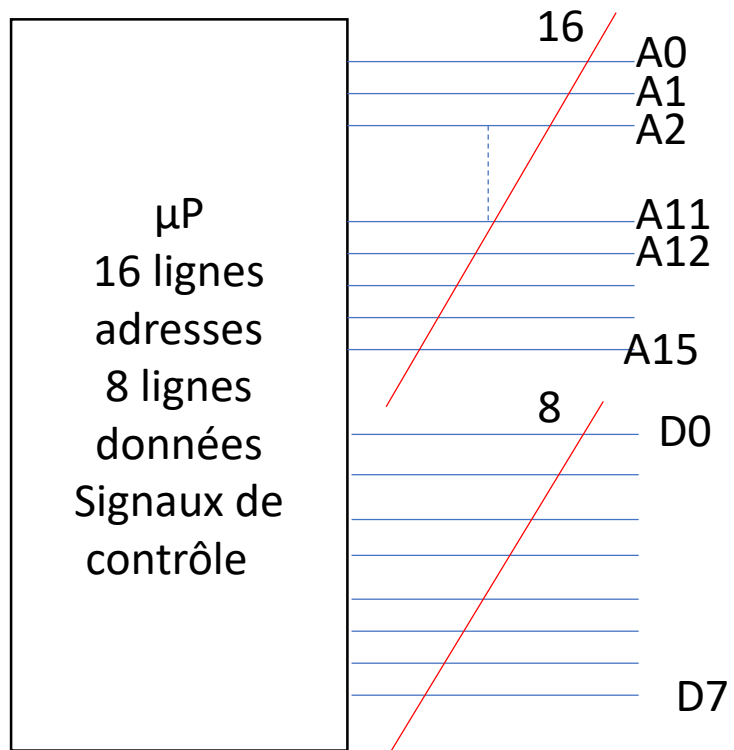


TD décodage d'adresses

Exemple de décodages

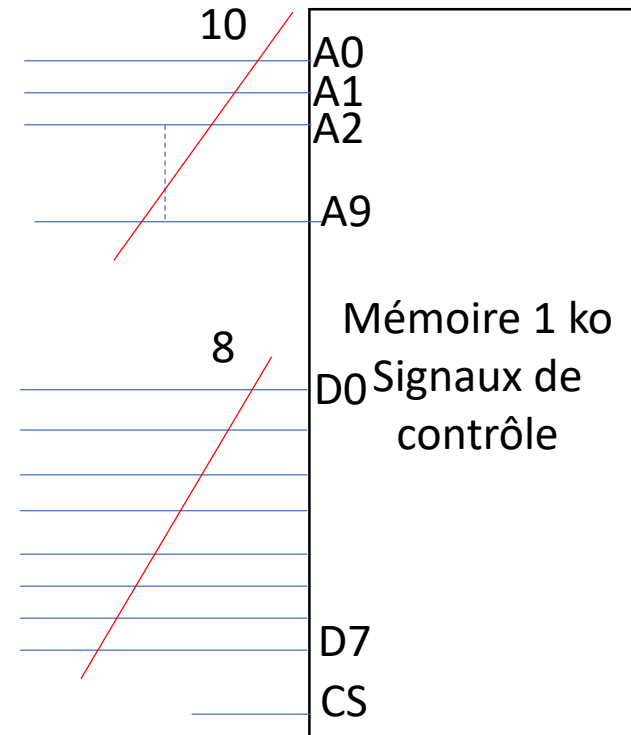
Matériels utilisés

- Un microprocesseur 16 bits d'adresses, 8 bits de données



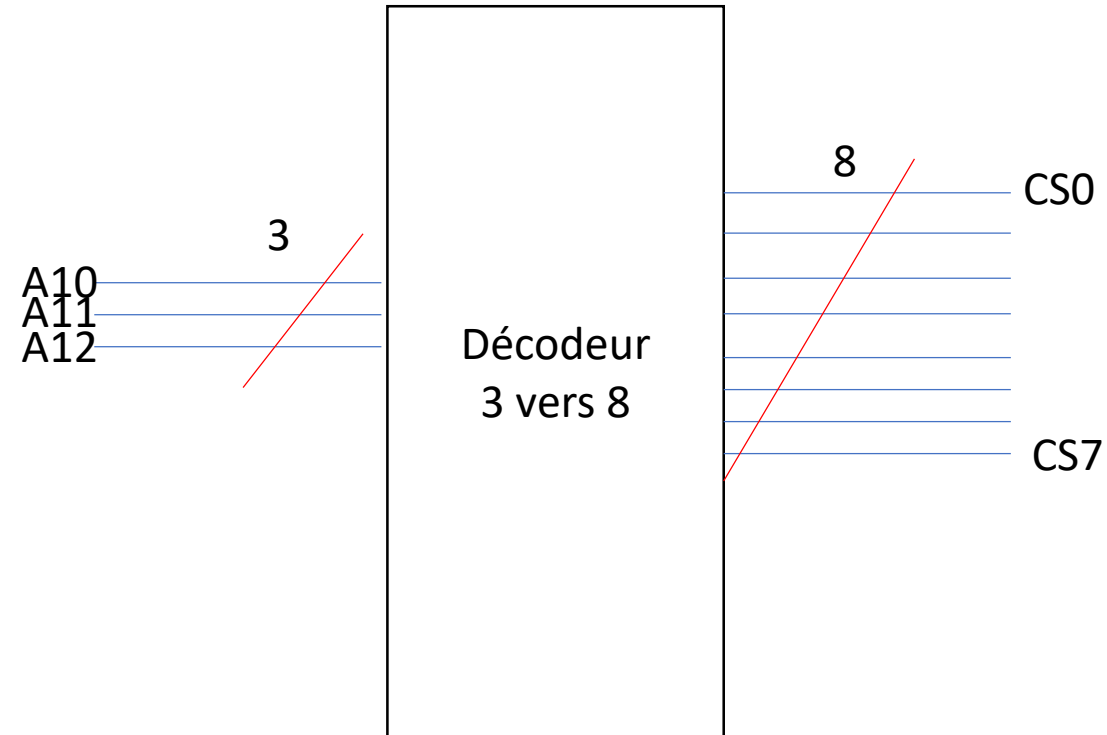
Matériels utilisés

- 8 boîtiers mémoires de capacité 1ko (10 bits d'adresses), 8 bits de données
- 1 ko= 1024 octets = 2^{10} octets
- 10 bits d'adresses sont nécessaire pour coder en binaire de 0 à 1023
- CS : broche de sélection de boîtier

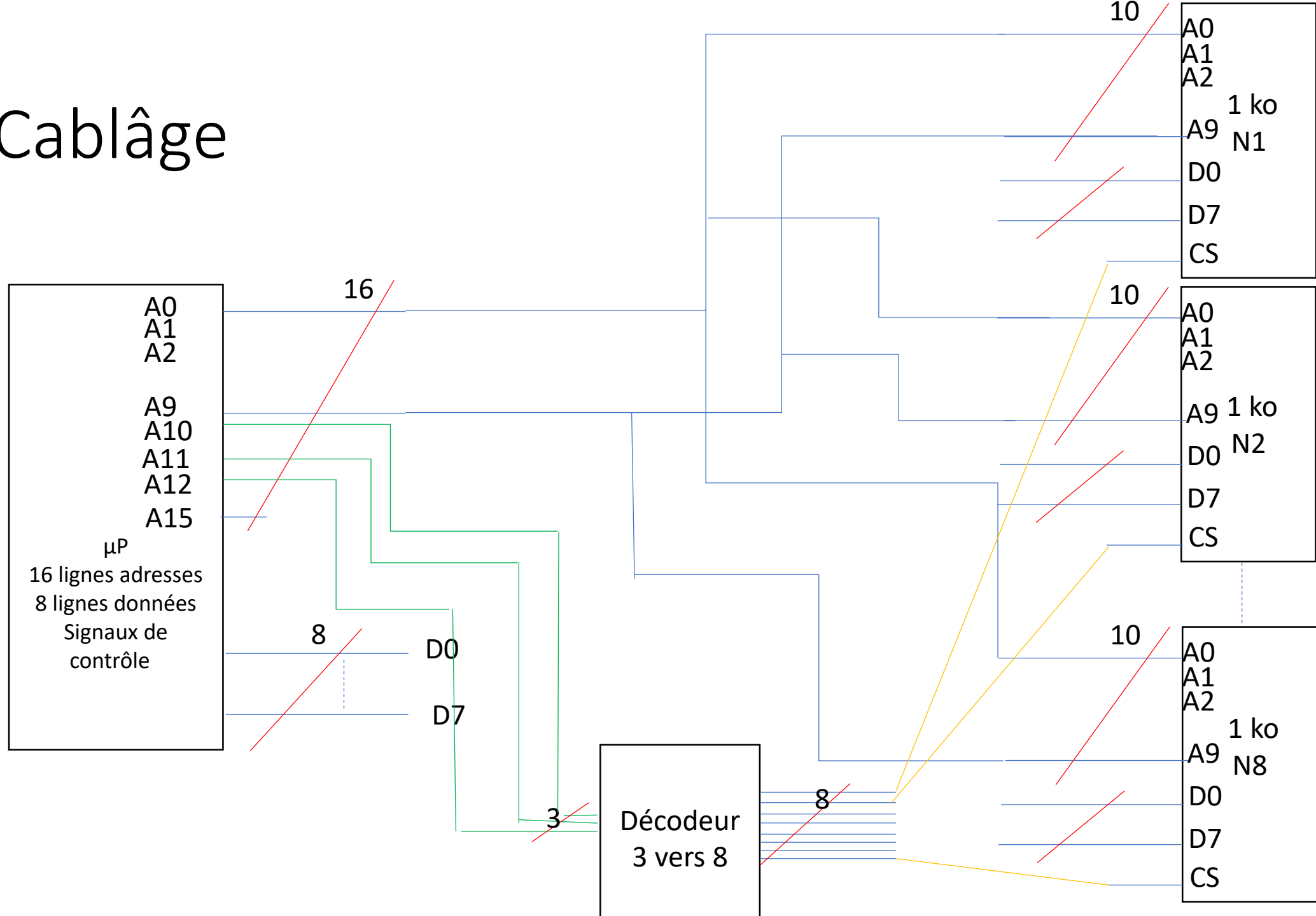


Matériels utilisés

- 1 décodeur 3 vers 8
- La sélection des trois bits d'entrée identifie quelle ligne de sortie est activée (mise à 1), les autres sont désactivées (mise à 0).



Cablâge



Exemple de décodage d'adresses

Adresses de début et de fin:

Boitier N2: A12A11A10 = 001

[illegible]

X:0

Adresses de début et de fin:

Boitier N8: A12A11A10 = 111

[illegible]