

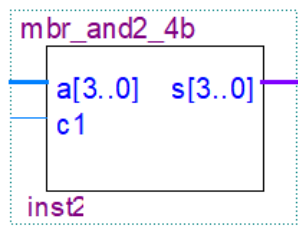
Aluno: Maximus Borges da Rosa

Cartão: 00342337

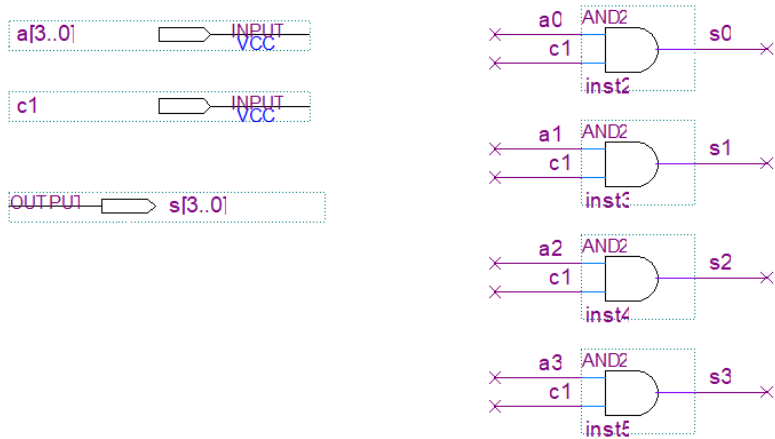
Nome do Projeto: mbr\_and2\_4b

Descrição: Circuito da AND2 para entradas de 4 bits.

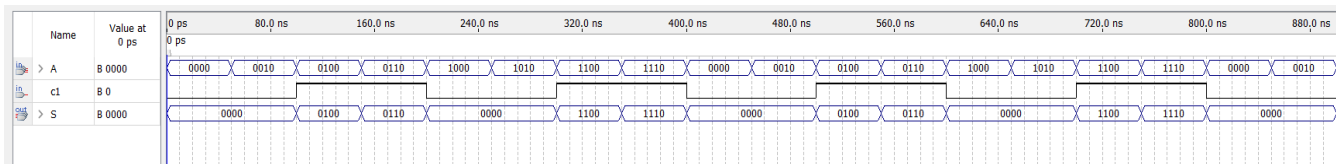
Símbolo:



Circuito:



Simulação:



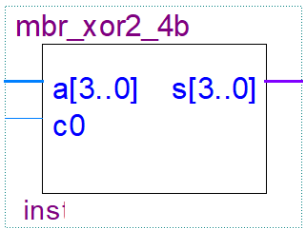
Aluno: Maximus Borges da Rosa

Cartão: 00342337

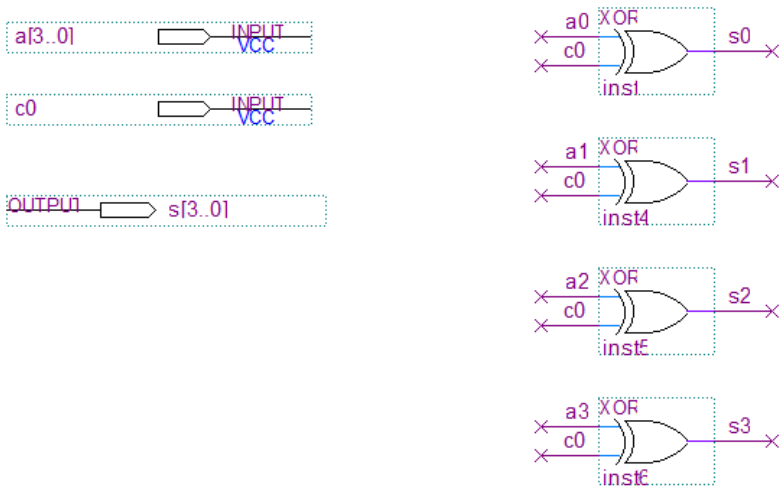
Nome do Projeto: mbr\_xor2\_4b

Descrição: Circuito da XOR2 para entradas de 4 bits.

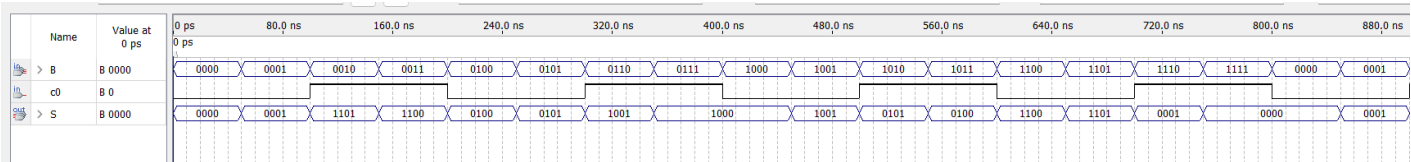
Símbolo:



Circuito:



Simulação:



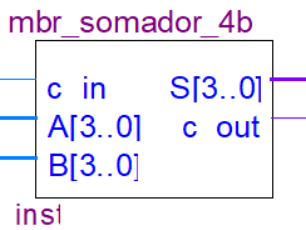
Aluno: Maximus Borges da Rosa

Cartão: 00342337

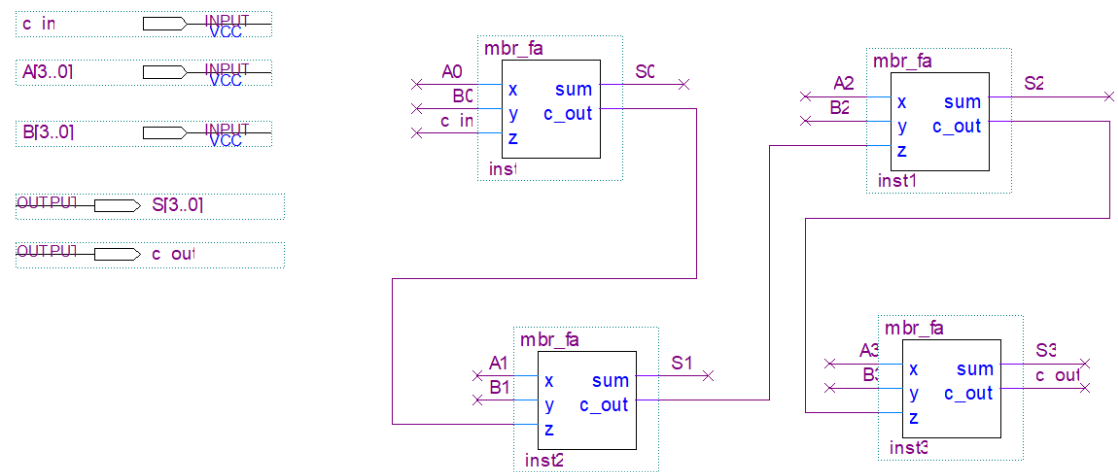
Nome do Projeto: mbr\_somador\_4b

Descrição: Circuito do somador para entradas de 4 bits.

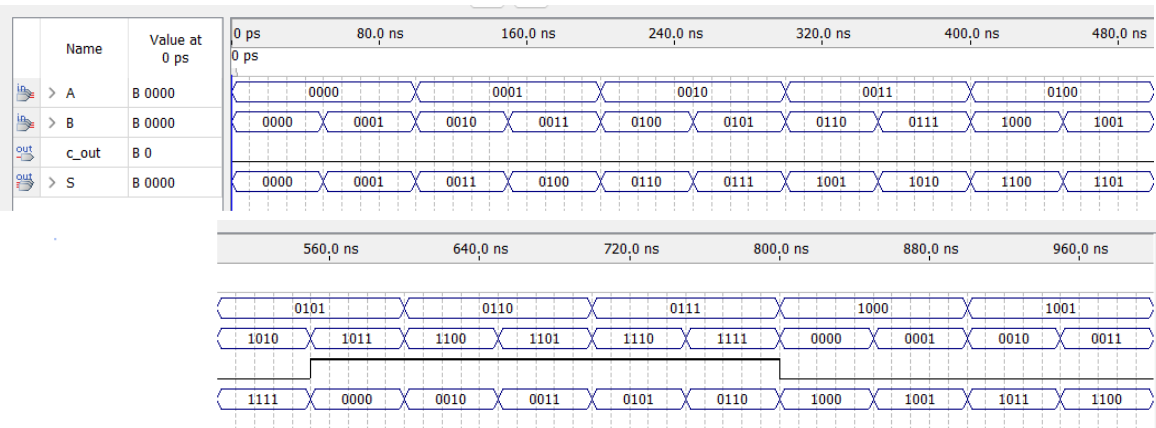
Símbolo:



Circuito:



Simulação:



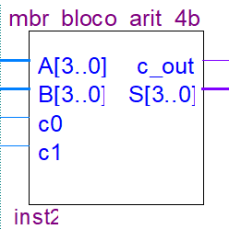
Aluno: Maximus Borges da Rosa

Cartão: 00342337

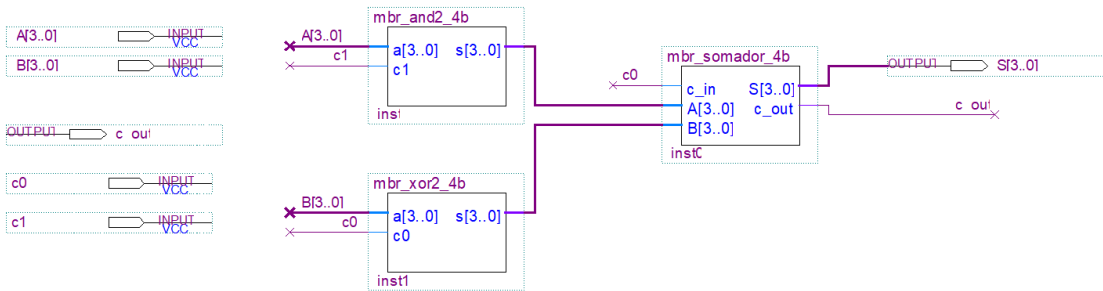
Nome do Projeto: mbr\_bloco\_arit\_4b

Descrição: Circuito do bloco aritmético para 2 entradas (A e B) de 4 bits com 4 saídas possíveis:  
passa vetor B, passa valor -B, passa A+B, passa A-B.

Símbolo:



Circuito:



Simulação:

