

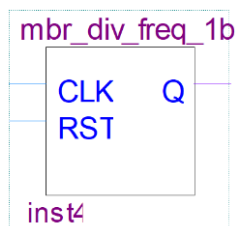
Aluno: Maximus Borges da Rosa

Cartão: 00342337

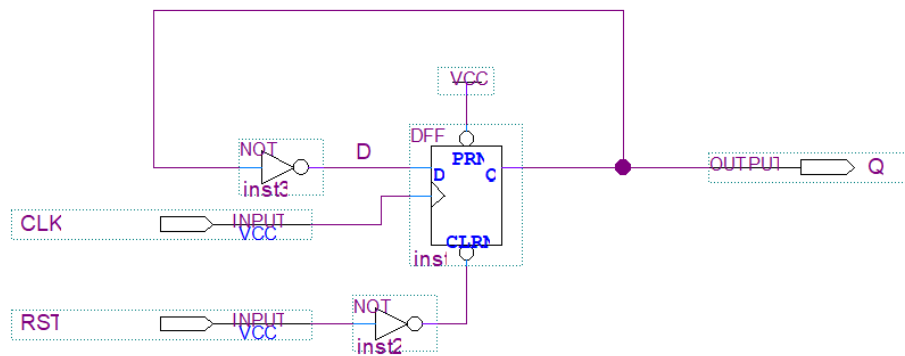
Nome do Projeto: mbr\_div\_freq\_1b

Descrição: Circuito de um divisor de frequência para entradas de um único estágio, funciona fazendo a saída 'Q' permanecer em seu estado o dobro do tempo da entrada 'CLK'.

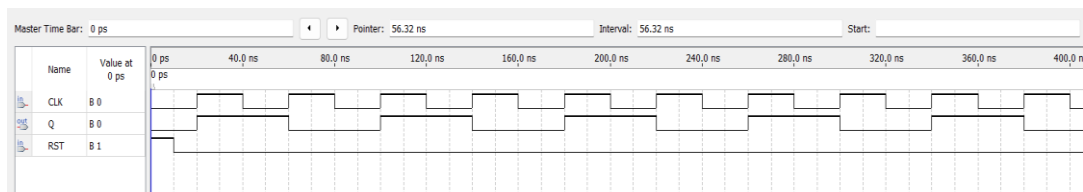
Símbolo:



Circuito:



Simulação:

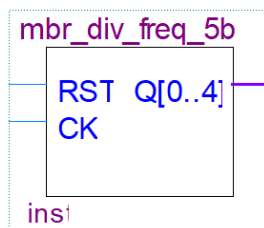


Cartão: 00342337

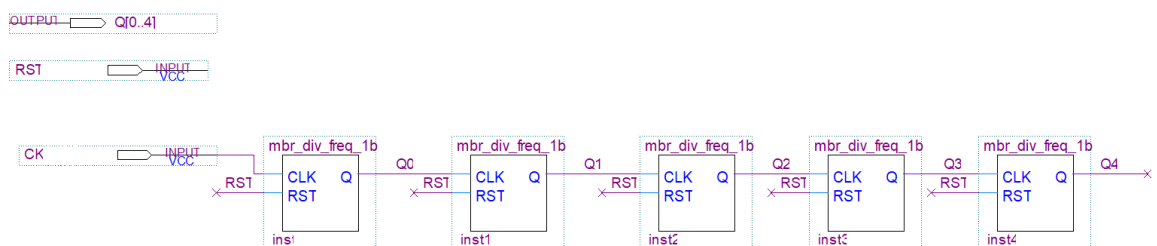
Nome do Projeto: mbr\_div\_freq\_5b

Descrição: Circuito do divisor de frequências com 5 estágios.

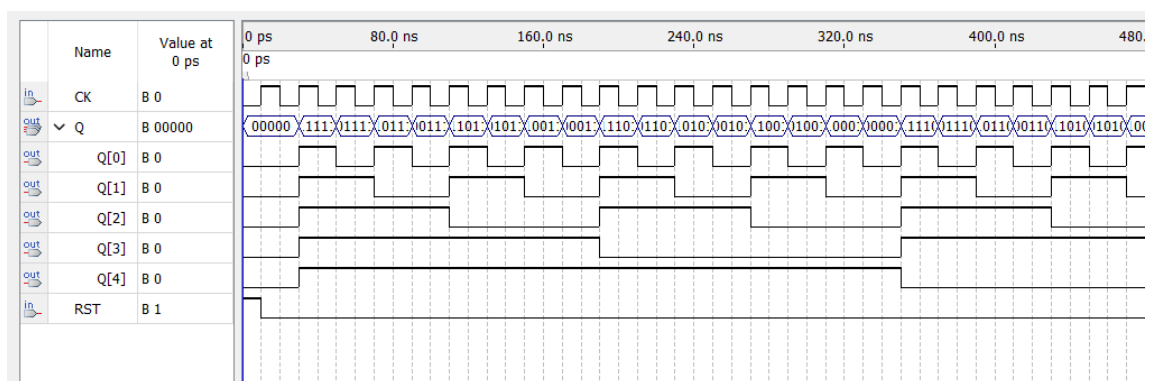
Símbolo:



Circuito:



Simulação:



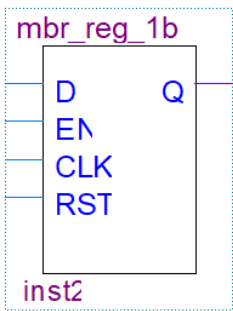
Aluno: Maximus Borges da Rosa

Cartão: 00342337

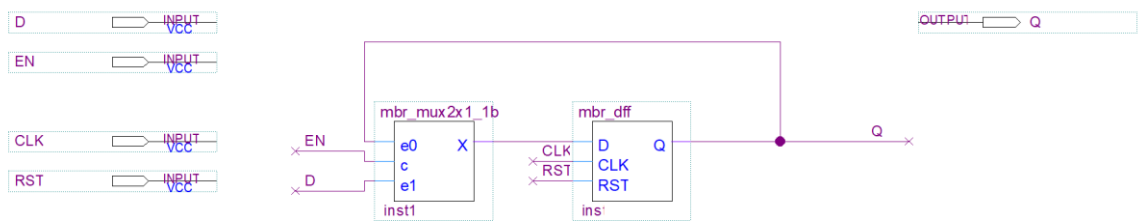
Nome do Projeto: mbr\_reg\_1b

Descrição: Circuito do registrador de 1 bit.

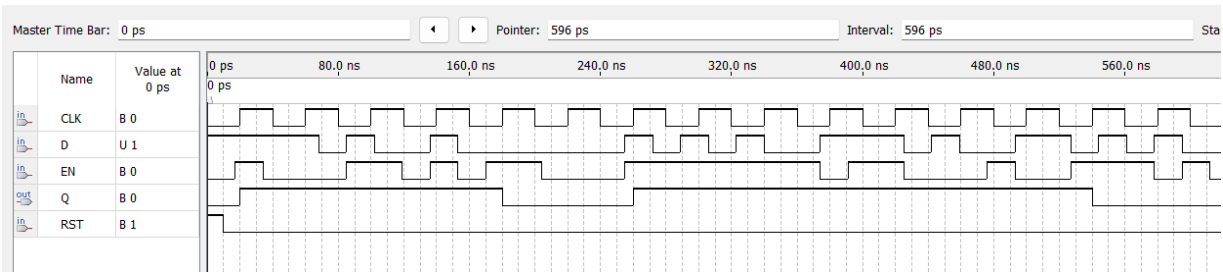
Símbolo:



Circuito:



Simulação:



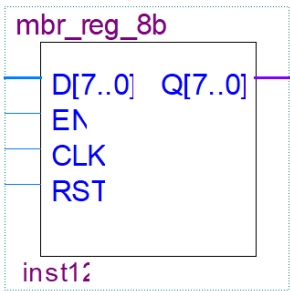
Aluno: Maximus Borges da Rosa

Cartão: 00342337

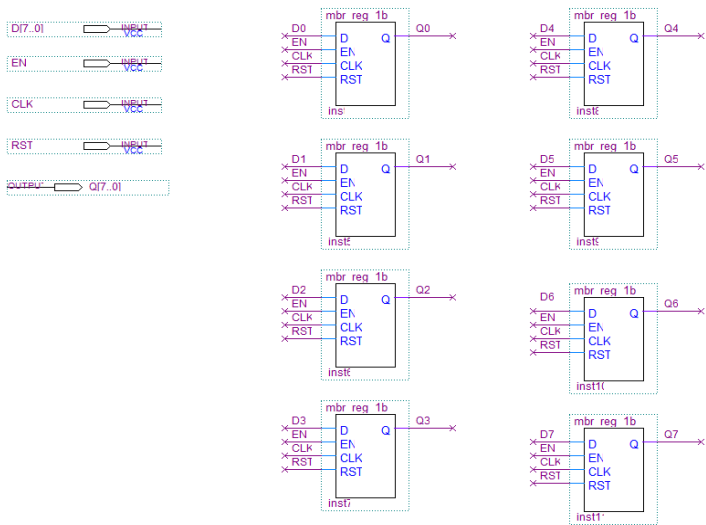
Nome do Projeto: mbr\_reg\_8b

Descrição: Circuito do registrador de 8 bits.

Símbolo:



Circuito:



Simulação:

