

# Микроконтроллеры семейства STM32F3xx компании STMicroelectronics: от управления электроприводами до обработки звука

Андрей Самоделов

**В 2012 году компания STMicroelectronics, которая широко известна благодаря своим микроконтроллерам STM32F1xx и STM32F2xx, имеющим наивысшую производительность среди аналогичных устройств с ядром Cortex-M3, начала выпуск микроконтроллеров с ядром Cortex-M4. Первым было выпущено семейство STM32F4xx общего назначения, а в конце прошлого года появилось семейство STM32F3xx. Оно, несмотря на меньшую производительность, обладает рядом периферийных модулей с поистине уникальными характеристиками, что делает семейство STM32F3xx привлекательным как для разработчиков узлов промышленной автоматики, так и для специалистов в области обработки звука и распознавания речи.**

## ВВЕДЕНИЕ

Семейство STM32F3 объединяет 32-разрядные микроконтроллеры с ядром ARM Cortex-M4, блоками DSP и FPU, рабочей частотой 72 МГц и расширенным набором аналоговых периферийных модулей для достижения большей гибкости при обработке различных сигналов. Это семейство радикально меняет принципы разработки встраиваемых DSC, объединяя ядро Cortex-M4 с быстрым 12-разрядным 5 MSPS и прецизионным 16-разрядным  $\Sigma\Delta$ -АЦП, усилителями с программируемым коэффициентом усиления (четыре значения  $K_v$ , 1 %-ная точность), быстрые 50-нс компараторы и универсальные блоки управления временем (таймеры), работающие на частоте 144 МГц и обеспечивающие оптимальную интеграцию.

Микроконтроллеры имеют уникальную системную архитектуру (рис. 1), в состав которой входит матрица шин и ряд мостов между высокоскоростны-

ми (системными) и низкоскоростными (периферийными) шинами. Такая системная архитектура позволяет организовывать несколько одновременных потоков данных между системными и периферийными блоками, что приво-

дит к существенному повышению производительности. Микроконтроллеры STM32F30x и STM32F37x имеют напряжение питания 2–3.6 В. Недавно начал выпуск микросхем STM32F31x и STM32F38x с напряжением питания 1.65–1.95 В. В сводной таблице 1 представлены параметры всех микросхем семейства STM32F3.

Микроконтроллеры STM32F3 позволяют разработчикам создавать приложения для эффективной обработки смешанных сигналов в таких приложениях, как управление 3-фазными электродвигателями, биометрия и обработка сигналов с промышленных датчиков или фильтрация аудиосигналов. Они помогают упростить разработку, уменьшить энергопотребление и размер печатных плат в бытовых, медицинских и измерительных приборах, устройствах для фитнеса и системах мониторинга.

ми (системными) и низкоскоростными (периферийными) шинами. Такая системная архитектура позволяет организовывать несколько одновременных потоков данных между системными и периферийными блоками, что приво-

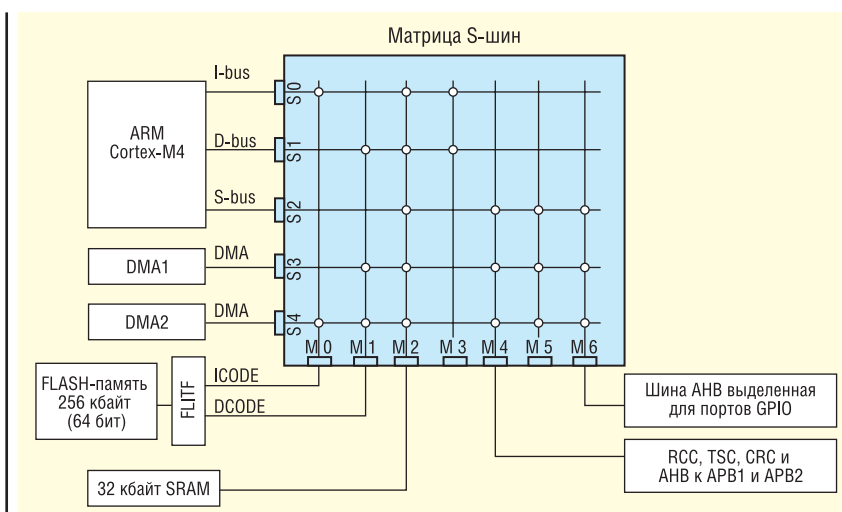


Рис. 1. Системная архитектура микроконтроллеров семейства STM32F3

Таблица 1. Основные параметры микроконтроллеров семейства STM32F3xx

Тип микросхемы	Flash, кбайт	RAM, кбайт	Таймеры (IC/OC/PWM)		Другие таймерные функции			АЦП		ЦАП	Компараторы	Операционный усилитель	PGA	Емкостные датчики	Последовательные интерфейсы						Напряжение питания (V <sub>cc</sub> ), В	Потребляемый ток (I <sub>cc</sub> ) (тип.), мкА		Рабочая температура, °C	Тип корпуса	
			16-битный	32-битный	SysTick	WDG	RTC	12-битный	16-битный						12-битный	SPi	I <sup>2</sup> C	U(S)ART	USB	CAN		HDML-CEC	Режим наименьшего потребления			Рабочий режим, МГц
STM32F302CB/C	128/256	32/40	7	1	1	2	1	9	-	1	4	2	17	37	3	2	3	1	1	-	2-3.6	1.1	416	-40...+85	LQFP 48	
STM32F302RB/C								16					1	18			53								5	LQFP 64
STM32F302VB/C								17					24	88			5								LQFP 100	
STM32F303CB/C			9					15		2			17	37			3								5	LQFP 48
STM32F303RB/C								22					18	53			5								LQFP 64	
STM32F303VB/C								39					24	88			5								LQFP 100	
STM32F313CB/C	128/256	32/40	9	1	1	2	1	15	-	2	7	4	16	37	3	2	5	-	1	-	1.65-1.95	5.1	399	LQFP 48		
STM32F313RB/C								22					17	53			-	1	-	LQFP 64						
STM32F313VB/C								39					23	88			-	1	-	LQFP 100						
STM32F372C8/B/C	64/128/256	16/24/32	12	2	1	2	1	9	5	1	1	-	17	36	3	2	3	1	1	1	2-3.6	2.3	413	LQFP 48		
STM32F372R8/B/C			12					16	5				17	52										LQFP 64		
STM32F372V8/B/C			12					16	9				24	84										LQFP 100, UFBGA 100		
STM32F373C8/B/C			12					9	8	3			2	-										14	36	LQFP 48
STM32F373R8/B/C			12					16	8	3			2	-										17	52	LQFP 64
STM32F373V8/B/C			12					16	21	3			2	-										24	84	LQFP 100, UFBGA 100
STM32F382C8/B/C	64/128/256	16/24/32	9	2	1	2	1	Hд	Hд	1	1	-	14	36	3	2	3	-	1	-	1.65-1.95	Hд	Hд	LQFP 48		
STM32F382R8/B/C								17	52	LQFP 64; WLCSP 66L																
STM32F382V8/B/C								24	84	LQFP 100																
STM32F383C8/B/C	64/128/256	16/24/32	9	2	1	2	1	9	8	3	2	-	14	36	3	2	3	-	1	-	1.65-1.95	6.1	397	LQFP 48		
STM32F383R8/B/C								16	8				17	52										LQFP 64; WLCSP 66L		
STM32F383V8/B/C								16	21				24	84										LQFP 100		

Примечания: Размер корпусов: LQFP 48 — 7 × 7 × 1.4 мм; LQFP 64 — 10 × 10 × 1.4 мм; LQFP 100 — 14 × 14 × 1.4 мм; UFBGA 100 — 7 × 7 × 0.6 мм; WLCSP 66L — 8 × 8 × 0.4 мм. Hд — нет данных.

Примечания: Размер корпусов: LQFP 48 — 7 × 7 × 1.4 мм; LQFP 64 — 10 × 10 × 1.4 мм; LQFP 100 — 14 × 14 × 1.4 мм; UFBGA 100 — 7 × 7 × 0.6 мм; WLCSP 66L — 8 × 8 × 0.4 мм. Hд — нет данных.

Совместимое по выводам с семейством STM32F1, новое семейство STM32F3 расширяет портфолио микроконтроллеров STM32 с ядром Cortex-M4, которое в настоящее время состоит из микроконтроллеров начального уровня F3 и высокопроизводительных микроконтроллеров F4.

В семейство STM32F3 входят микроконтроллеры с 64–256 кбайт Flash-памяти и до 48 кбайт SRAM, с корпусами WLCSP66 (<4.3 × 4.3 мм), LQFP48, LQFP64, LQFP100 и UFBGA100. В состав микроконтроллеров входит ряд стандартных периферийных модулей, таких как USART, I<sup>2</sup>C, SPI, различные таймеры, в том числе сторожевые. Основные характеристики микроконтроллеров STM32F3 приведены в таблице 2.

USART имеет аппаратную поддержку ISO-7816, LIN, IrDA и управления модемом.

Судя по данным таблицы 1, семейство STM32F3 логически делится на два подсемейства: STM32F30x

Таблица 2. Основные характеристики микроконтроллеров STM32F3

Характеристики	STM32F302	STM32F303	STM32F372	STM32F373
Ядро	Cortex-MF + FPU	Cortex-MF + FPU	Cortex-MF + FPU	Cortex-MF + FPU
Тактовая частота, МГц	72			
Flash, кбайт	256			
ОЗУ данных, кбайт	32	40	32	32
ОЗУ кода (CCM), кбайт	8			
АЦП последовательного приближения	2 × 12-битные 5 MSPS	4 × 12-битные 5 MSPS	1 × 12-битный 1 MSPS	
ΔΣ-АЦП	-		1 × 16-битный	3 × 16-битные
Прочая аналоговая периферия	4 компаратора, 2 × PGA, 1 × ЦАП	7 компараторов, 4 × PGA, 2 × ЦАП	1 компаратор, 1 × ЦАП	2 компаратора, 3 × ЦАП
Расширенный таймер (MC Timer)	2 × 6-канальных (144 МГц)			
Прочая цифровая периферия (за исключением SPI, USART, I <sup>2</sup> C)	1 × USB высокоскоростной, 1 × CAN, емкостные датчики		1 × USB высокоскоростной, 1 × CAN, емкостные датчики, шина HDMI-CEC	

и STM32F37x, которые отличаются по составу периферийных модулей и, как следствие, по областям основного применения: микроконтроллеры серии STM32F30x наиболее подходят для решения задач управления, в то время как микроконтроллеры серии STM32F37x — для предварительной обработки сигналов с аналоговых датчиков, цифровой фильтрации и обработки звука.

Разрядность АЦП STM32F30x можно выбирать из диапазона 12/10/8/6 бит. Это может оказаться полезным в случае, когда не требуется максимальное разрешение, а критичным является время преобразования, которое в 6-разрядном режиме уменьшается почти вдвое.

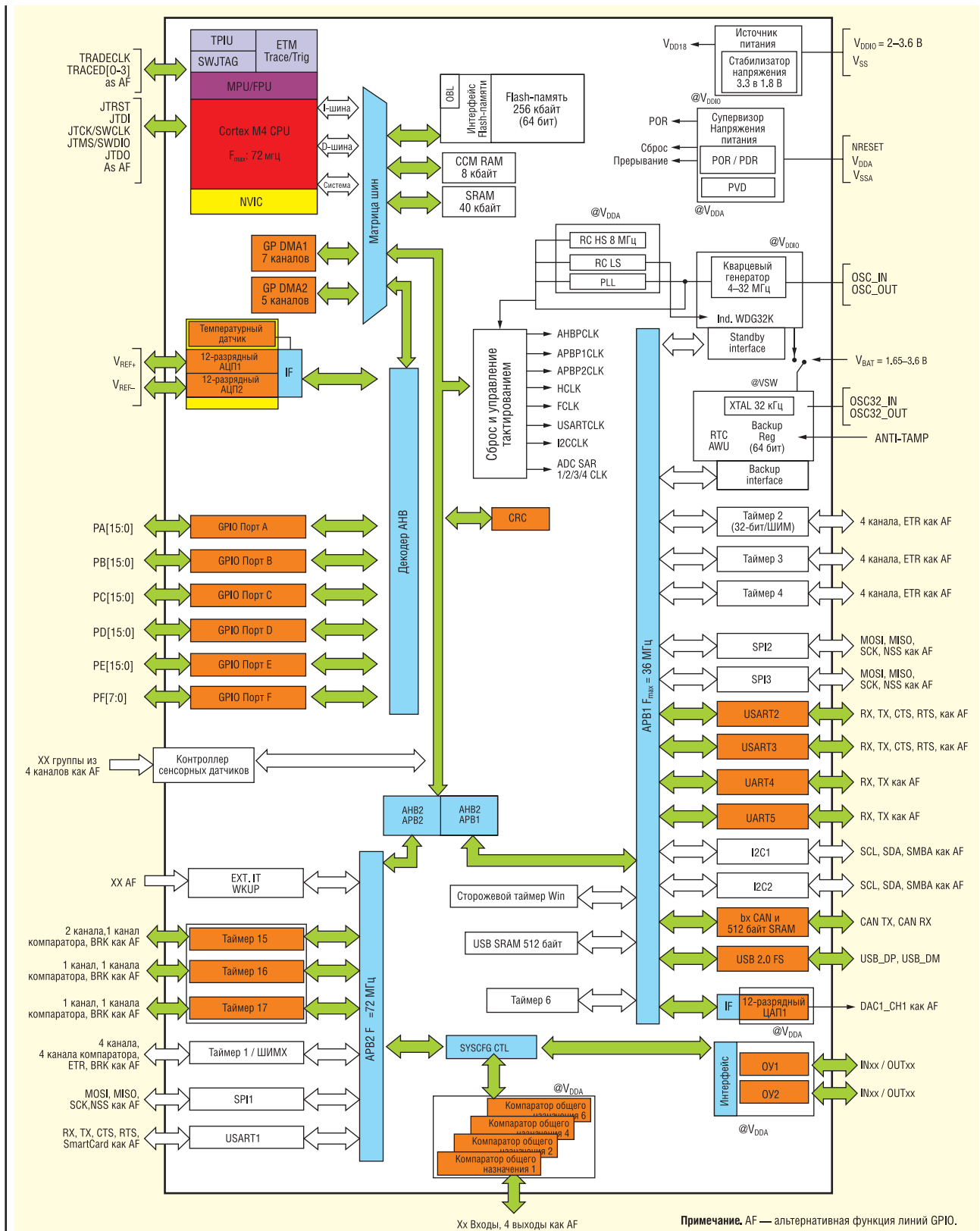
Операционные усилители оптимальны, например, для усиления сигнала с резисторов датчиков тока в истоках сило-

вых ключей модулей управления электродвигателями. Усиление сигнала позволяет использовать резисторы с меньшим номиналом, что способствует снижению

рассеиваемой на них мощности и повышению надежности всего устройства.

Расширенные синхронные 16-разрядные таймеры позволяют получить

3-фазный сигнал для управления электродвигателями или многофазный сигнал для управления многоканальным стабилизатором напряжения с ШИМ-управлением.



**Рис. 2. Блок-схема STM32F303**

На рис. 2 показана блок-схема STM32F303 с отмеченными цветом основными блоками и модулями, используемыми для управления электродвигателями и многоканальными импульсными блоками питания.

## МИКРОКОНТРОЛЛЕРЫ STM32F30X

### Быстродействующий аналого-цифровой преобразователь (АЦП)

Блок АЦП STM32F30x содержит до четырех независимых преобразователей с производительностью 5 MSPS в 12-разрядном режиме, с возможностью выбора разрешения 12, 10, 8 или 6 разрядов. Некоторые внешние каналы (их количество может достигать 39) являются общими для ADC1 и 2 или ADC3 и 4. Преобразование может выполняться как для одного выбранного канала, так и в режиме сканирования цепочки каналов. В режиме сканирования автоматическое преобразование выполняется для заданной группы аналоговых входов.

Кроме внешних, к АЦП могут быть подключены внутренние источники аналоговых сигналов, перечисленные в таблице 3.

Дополнительные логические функции, встроенные в интерфейс АЦП, позволяют:

- Осуществлять непрерывную выборку и хранение входного сигнала.
- Чередовать выборку и хранение.
- Использовать технологию чтения тока фазы с одного шунта.

После завершения преобразования АЦП может запускать контроллер DMA для передачи очередного отсчета в заданную область памяти. С помощью такой процедуры можно автоматически формировать таблицу данных для последующей обработки, например вычисления БПФ или цифровой фильтрации. Процедура обработки будет вызвана после заполнения таблицы, по прерыванию от контроллера DMA.

Функция аналогового сторожевого устройства (analog watchdog) позволяет очень точно отслеживать преобразованное значение напряжения для одного, нескольких или всех выбранных каналов. При выходе значения за пределы порогов генерируется прерывание.

**Таблица 3. Внутренние источники сигналов для АЦП**

Внутренний источник	Блок АЦП	Канал АЦП
Температурный датчик	ADC1	16
Напряжение батареи резервного питания $V_{BAT}/2$	ADC1	17
Источник опорного напряжения, $V_{REFINT}$	ADC1, 2, 3, 4	18
Выход ОУ OPAMP1, $V_{OPAMP1}$	ADC1	15
Выход ОУ OPAMP2, $V_{OPAMP2}$	ADC2	17
Выход ОУ OPAMP3, $V_{OPAMP3}$	ADC3	17
Выход ОУ OPAMP4, $V_{OPAMP4}$	ADC4	17

Для синхронизации циклов преобразования АЦП и таймеров события от таймеров общего назначения и таймеров с расширенным управлением (TIM1 для всех микросхем и TIM8 для STM32F303xB/C) можно внутренне подключить к схеме запуска АЦП и запуска инъекции соответственно.

Примером применения такой схемы подключения может служить измерение напряжения на датчике тока в момент, когда значение счетчика таймера, работающего в режиме up-down, достигает своего максимума. Такой режим гарантирует измерение тока, например, в обмотке электродвигателя в середине импульса управления.



# ШВИДКИЙ СТАРТ

## від ідеї до виробництва

### Лінійка продукції

**Мікроконтролери STM8, STM32, SPC56**  
 STM32 — 32-розрядні мікроконтролери з ядром ARM Cortex  
 STM8 — 8-бітні мікроконтролери  
 Touch Sensing мікроконтролери  
 Мікроконтролери з наднизьким енергоспоживанням  
 Wireless MCUs — бездротові мікроконтролери

**Мікросхеми пам'яті**  
 EEPROM, Serial  
 NVRAM  
 RF Memories / Transceivers

**MEMS сенсори**  
 Акселерометри  
 Гіроскопи  
 Датчики тиску  
 Температурні датчики  
 Контролери для сенсорних екранів  
 Електронний компас





## ІНКОМТЕХ-ПРОЕКТ

04050, м. Київ, вул. Герцена, 17-25, оф. 9  
 тел. +38 044 230-0181, 230-0186  
<http://www.i-p.com.ua>  
 e-mail: office@i-p.com.ua

## Температурный датчик

Температурный датчик (TS) создает напряжение  $V_{SENSE}$ , которое с очень высокой линейностью изменяется при варьировании температуры.

Выход температурного датчика внутренне подключен к входному каналу ADC\_IN16, который используется для преобразования значения напряжения в цифровую форму.

Датчик обладает хорошей линейностью, но для получения высокой точности измерений во всем рабочем диапазоне требует калибровки. Поскольку начальное смещение показаний температурного датчика изменяется от микросхемы к микросхеме, то некалиброванный датчик можно использовать только для приложений, в которых важно отслеживать изменение температуры.

Для повышения точности измерений температурного датчика каждая микросхема индивидуально калибруется при изготовлении. Данные температурной калибровки записываются в область памяти, которая доступна только для чтения.

## Внутренний источник опорного напряжения (ИОН) ( $V_{REFINT}$ )

Внутренний источник опорного напряжения ( $V_{REFINT}$ ) обеспечивает стабильное эталонное напряжение для АЦП и компараторов. Выход  $V_{REFINT}$  внутренне подключен к входному каналу ADC\_IN18. Точность установки  $V_{REFINT}$  для каждой выпускаемой микросхемы индивидуально измеряется в процессе выходного контроля и записывается в специальную область памяти, доступную только для чтения.

## Схема мониторинга напряжения на внешней батарее $V_{BAT}$

Встроенная аппаратная функция позволяет запущенному приложению измерять напряжение  $V_{BAT}$  батареи резервного питания, используя внутреннее подключение к входному каналу ADC\_IN17. Поскольку напряжение  $V_{BAT}$  может превышать напряжение питания аналоговой подсистемы  $V_{DDA}$  и, таким образом, находится за пределами рабочего диапазона измерений АЦП, вывод  $V_{BAT}$  внутри микросхемы подключен к резистивному делителю на 2. В результате преобразованное цифровое значение соответствует половине напряжения батареи  $V_{BAT}$ .

## Источник опорного напряжения для внутренних операционных усилителей (ОУ) ( $V_{OPAMP}$ )

Значение напряжения на выходе ИОН для каждого внутреннего ОУ можно измерить. Соответствующий внутренний канал АЦП:  $V_{OPAMP1}$  — к 15-му каналу ADC1,  $V_{OPAMP2}$  — к 17-му каналу ADC2,  $V_{OPAMP3}$  — к 17-му каналу ADC3,  $V_{OPAMP4}$  — к 17-му каналу ADC4.

В качестве источника сигнала для АЦП может служить выход операционного усилителя. Такое решение позволяет повысить точность измерения напряжения, значение которого лежит ниже половины полного диапазона входного сигнала АЦП. Наличие внутренних ОУ позволяет уменьшить общее количество элементов, снизить сложность топологии проводников на печатной плате и уменьшить ее размер. Это, в свою очередь, ведет к уменьшению размера и общей стоимости изделия.

## Операционный усилитель

Микроконтроллеры STM32F30x могут содержать до четырех ОУ с возможностью внутреннего или внешнего подключения и регулировки коэффициента усиления (PGA). При использовании внешних компонентов можно получить функцию активного фильтра с изменяемыми характеристиками. При активации ОУ для измерения его выходного напряжения используется один из внешних каналов АЦП.

Все ОУ имеют полосу пропускания 8.2 МГц, выходной ток до 0.5 мА, КУ, программируемый в диапазоне 2, 4, 8 или 16, и функцию rail-to-rail по входу/выходу.

Существует ряд задач, например отслеживание предельного значения тока в обмотке электродвигателя, для

которых возможности АЦП являются излишними. С решением таких задач справляются компараторы с регулируемым порогом срабатывания.

## Компаратор

В микросхемах STM32F30x имеется семь быстродействующих rail-to-rail компараторов с программируемым опорным напряжением (внутренним или внешним), гистерезисом, скоростью отклика и поллярностью выходного сигнала. На рис. 3 показана блок-схема одного из каналов компаратора.

В качестве ИОН можно использовать:

- внешнюю линию I/O;
- выходную линию ЦАП;
- напряжение внутреннего ИОН или его часть (1/4, 1/2, 3/4).

Любой из компараторов может выводить микроконтроллер из режима STOP, генерировать прерывания и останавливать работу таймеров. Кроме того, компараторы могут объединяться в пары для выполнения функции оконного компаратора.

Для повышения чувствительности компараторов можно применять операционные усилители. Диаграмма совместного использования ОУ и компараторов приведена на рис. 4.

В современных силовых системах, таких как блоки управления электродвигателями различных типов, контроллеры многоканальных источников питания и преобразователи электростанций на возобновляемых источниках энергии, все большую популярность приобретает технология широтно-импульсной модуляции (ШИМ) благодаря своей простоте и эффективности. Наиболее простой способ получения сигнала с ШИМ — это использование управляемого таймера с компаратором. В многоканальных системах, например для управления асинхронными

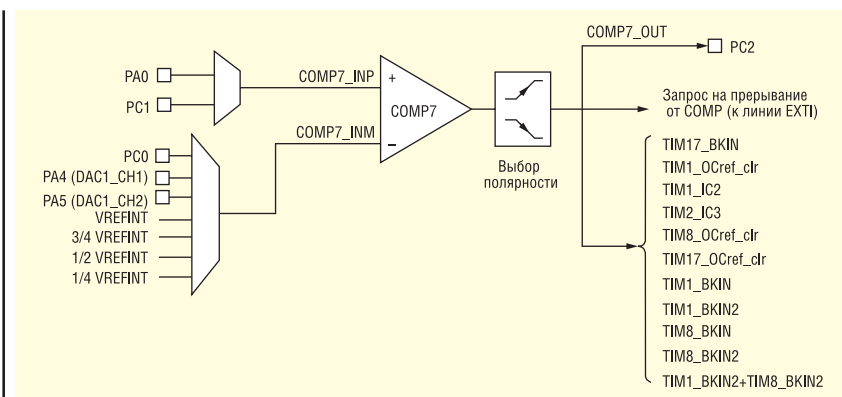
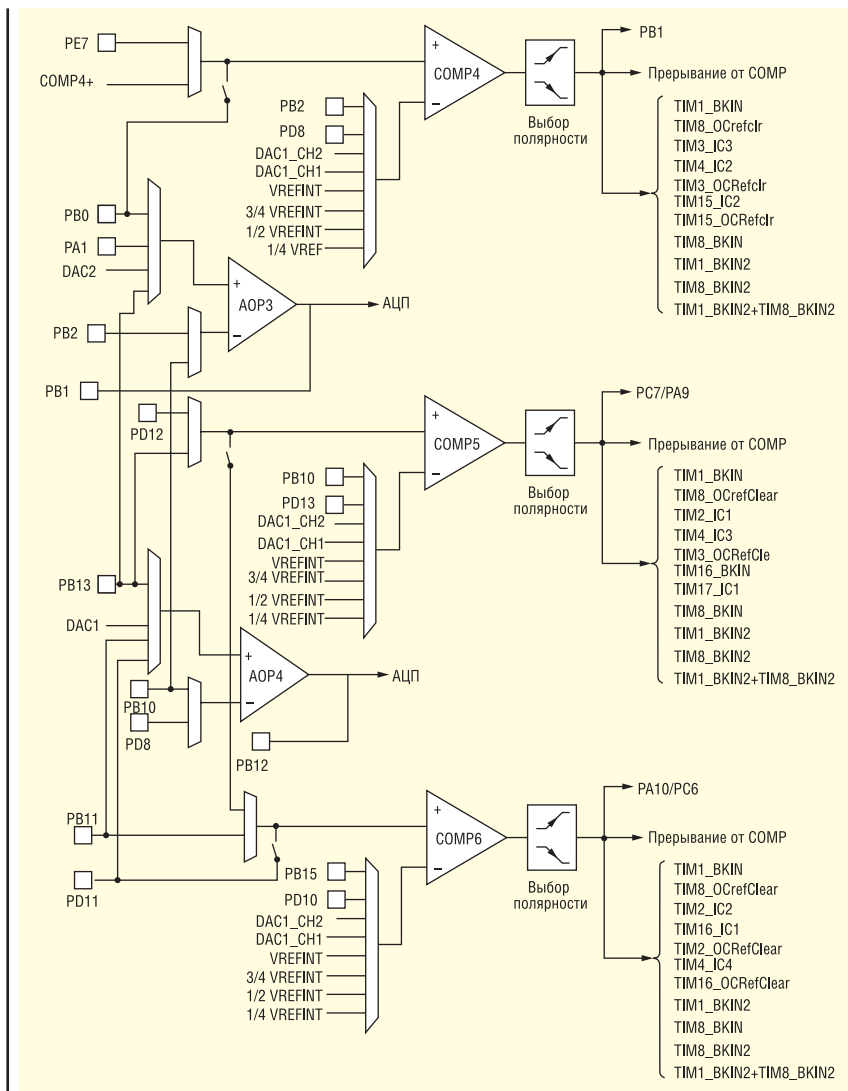


Рис. 3. Блок-схема одного из каналов компаратора





**Рис. 4. Диаграмма совместного использования ОУ и компараторов**

электродвигателями или преобразователями постоянного тока в трехфазный переменный, применяются синхронные трехканальные таймеры с комплементарными выходами.

### Таймеры и сторожевые таймеры

В состав STM32F30x входит до двух таймеров с расширенным управ-

лением, до шести таймеров общего назначения, два базовых таймера, два сторожевых таймера и системный таймер.

В таблице 4 приведено сравнение функциональных возможностей таймеров.

Наибольший интерес для рассматриваемого класса задач представляют таймеры с расширенным управлением.

### Таймеры с расширенным управлением (TIM1/TIM8)

Таймеры с расширенным управлением (TIM1 на всех микросхемах и TIM8 на STM32F303xB/C) можно рассматривать как 3-фазные синхронные ШИМ, PWM управляющие тремя парами комплементарных каналов с программируемым «мертвым» временем. «Мертвое» время между спадающим фронтом импульса одного из комплементарных каналов и нарастающим импульсом второго препятствует возникновению сквозных токов в плечах полумостовых инверторов, которыми, как правило, и управляют комплементарные выходы. Кроме того, их можно использовать как таймеры общего назначения.

Каждый из четырех независимых каналов можно использовать для:

- захвата входного сигнала;
- выхода компаратора;
- генерации ШИМ-сигнала (выровненного по фронту или центру импульса) с полным диапазоном модуляции (0–100%);
- генерации одиночных импульсов.

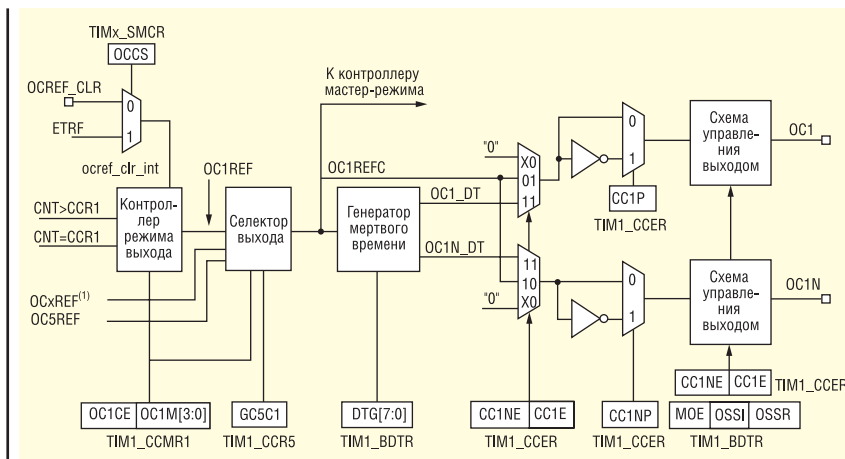
В режиме отладки счетчик таймера с расширенным управлением можно «заморозить» и отключить выходы ШИМ, чтобы перевести в выключенное состояние любые силовые элементы, подключенные к этим выходам. Блок-схема одного из выходных каналов захвата/сравнения таймера TIM1 показана на рисунке 5.

Многие функции таймеров с расширенным управлением похожи на функции TIM таймеров общего назначения, использующих аналогичную архитектуру. Таким образом, для синхронизации или организации цепочки событий возможна совместная работа этих таймеров посредством функции Timer Link.

Безотказность работы микроконтроллера в немалой степени зависит от надежности выполнения программы и отсутствия «зависаний» при ее вы-

**Таблица 4. Сравнение функциональных возможностей таймеров STM32F30x**

Тип таймера	Номер таймера	Разрешение счетчика, бит	Тип счетчика	Предварительный делитель	Генератор DMA-запросов	Каналов захвата/сравнения	Комплементарные выходы
Расширенный	TIM1, TIM8 (только в 303xB/C)	16	Up, Down, Up/Down	Любое целое между 1 и 65 536	Да	4	Да
Общего назначения	TIM2	32	Up, Down, Up/Down			4	Нет
Общего назначения	TIM3, TIM4	16	Up, Down, Up/Down			4	Нет
Общего назначения	TIM15	16	Up			2	1
Общего назначения	TIM16, TIM17	16	Up			1	1
Базовый	TIM6, TIM7 (только в 303xB/C)	16	Up			0	Нет



**Рис. 5. Блок-схема одного из выходных каналов захвата/сравнения таймера TIM1**

полнении. Для предотвращения «зависания» программы служат сторожевые таймеры.

## МИКРОКОНТРОЛЛЕРЫ STM32F3XX

## Независимый сторожевой таймер

Независимый сторожевой таймер основан на 12-разрядном вычитающем счетчике и 8-разрядном предварительном делителе. Он тактируется от независимого внутреннего 40-Гц RC-генератора. Поскольку его работа не зависит от основного тактового генератора, то он может работать во всех режимах энергопотребления, в том числе Stop и Standby. Таймер можно использовать как сторожевой для сброса микроконтроллера при возникновении заикливания кода или как обычный таймер для управления интервалами ожидания приложения. Конфигурация осуществляется аппаратным или программным способом посредством байтов настроек. Для предотвращения незапланированных сбросов в режиме отладки таймер можно остановить.

Для синхронизации нескольких устройств и создания временных меток в журнале работы блоков необходимы специальные таймеры, которые называются «часы реального времени» (RTC). Уникальность микросхем STM32 состоит в том, что, кроме регистров хранения времени, их блоки RTC содержат пользовательские регистры, которые при выключении основного источника питания переходят на питание от батарейки или аккумулятора. Кроме того, эти регистры могут иметь функцию быстрой очистки при изменении сигнала на специальных

линиях I/O микроконтроллера. В таких регистрах можно хранить критичные для приложения данные, которые будут уничтожаться, например, при попытке несанкционированного доступа внутрь корпуса устройства.

## Часы реального времени и регистры резервного хранения данных

Питание на блок RTC и регистры резервного хранения подается посредством переключателя, который при пропадании основного напряжения  $V_{DD}$  переключает блоки на питание от резервной батареи  $V_{BAT}$ . Регистры резервного хранения представляют собой массив из 16 (STM32F30x) или 32 (STM32F37x) 32-разрядных регистров, которые используются для хранения 64 (128) байт критичных для пользовательского приложения данных при пропадании напряжения питания  $V_{DD}$ . Они не сбрасываются при системном сбросе или сбросе при пропадании напряжения питания, а также при выходе микросхемы из режима Standby.

Блок RTC представляет собой независимый таймер/счетчик, хранящий информацию в формате BCD. Он поддерживает функцию календаря, автоматической коррекции количества дней в месяце, имеет два программируемых будильника с выводом микроконтроллера из режимов Stop и Standby, а также возможность синхронизации с эталонными часами и цифровой калибровки кварцевого генератора.

Три вывода микроконтроллера, имеющие программируемые фильтры, предназначены для защиты устройства от несанкционированного доступа (НСД) и могут использоваться для выво-

да MCU из режима Stop и Standby при обнаружении вскрытия устройства.

Специальный 16-разрядный счетчик с автоматической перезагрузкой можно использовать для периодического вывода микроконтроллера из режимов Stop и Standby и выполнения периодических операций.

В качестве источника тактового сигнала RTC могут служить: внешний кварцевый резонатор на частоту 32.768 кГц; керамический резонатор или генератор; внутренний 40-Гц RC-генератор или высокочастотный внешний генератор, частота которого делится на 32.

Для организации внутренних потоков данных можно использовать контроллер прямого доступа к памяти (DMA), который позволяет перемещать массивы данных без участия ядра микроконтроллера. Это может быть удобно, например, для организации блоков данных из отсчетов АЦП, которые затем будут обрабатываться или передаваться одним из коммуникационных модулей за пределы микроконтроллера. Многие из коммуникационных модулей также поддерживают управление от DMA-контроллера. Это позволяет передавать массивы обработанных данных также без участия ядра микроконтроллера.

## ЗАКЛЮЧЕНИЕ

Во второй части статьи будет рассказано о блоке прямого доступа к памяти (DMA), U|S|ART, блоке вычисления контрольных сумм (CRC), модуле bxCAN, особенностях STM32F37x, модуле ЦАП, контроллере емкостных сенсорных датчиков, интерфейсах USB и IRTIM, блоке управления питанием и электронной сигнатуре микросхемы.

**Окончание следует**

*Литература:*

1. STM32F3 Series. <http://www.st.com/web/catalog/mmc/FM141/SC1169/SS1576>
2. STM32F302/303/313. <http://www.st.com/web/catalog/mmc/FM141/SC1169/SS1576/LN1531>
3. STM32F372/373/383. <http://www.st.com/web/catalog/mmc/FM141/SC1169/SS1576/LN10>

\* Статья перепечатана из журнала «Компоненты и технологии», № 4, 2013 г. с разрешения редакции, тел. +7 (812) 438-15-38, [www.kit-e.ru](http://www.kit-e.ru)