



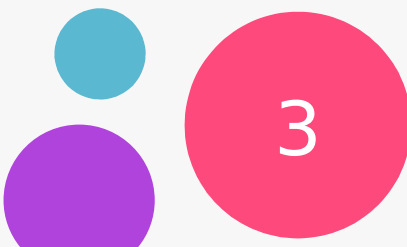
Organization of Computer Presentation Architecture

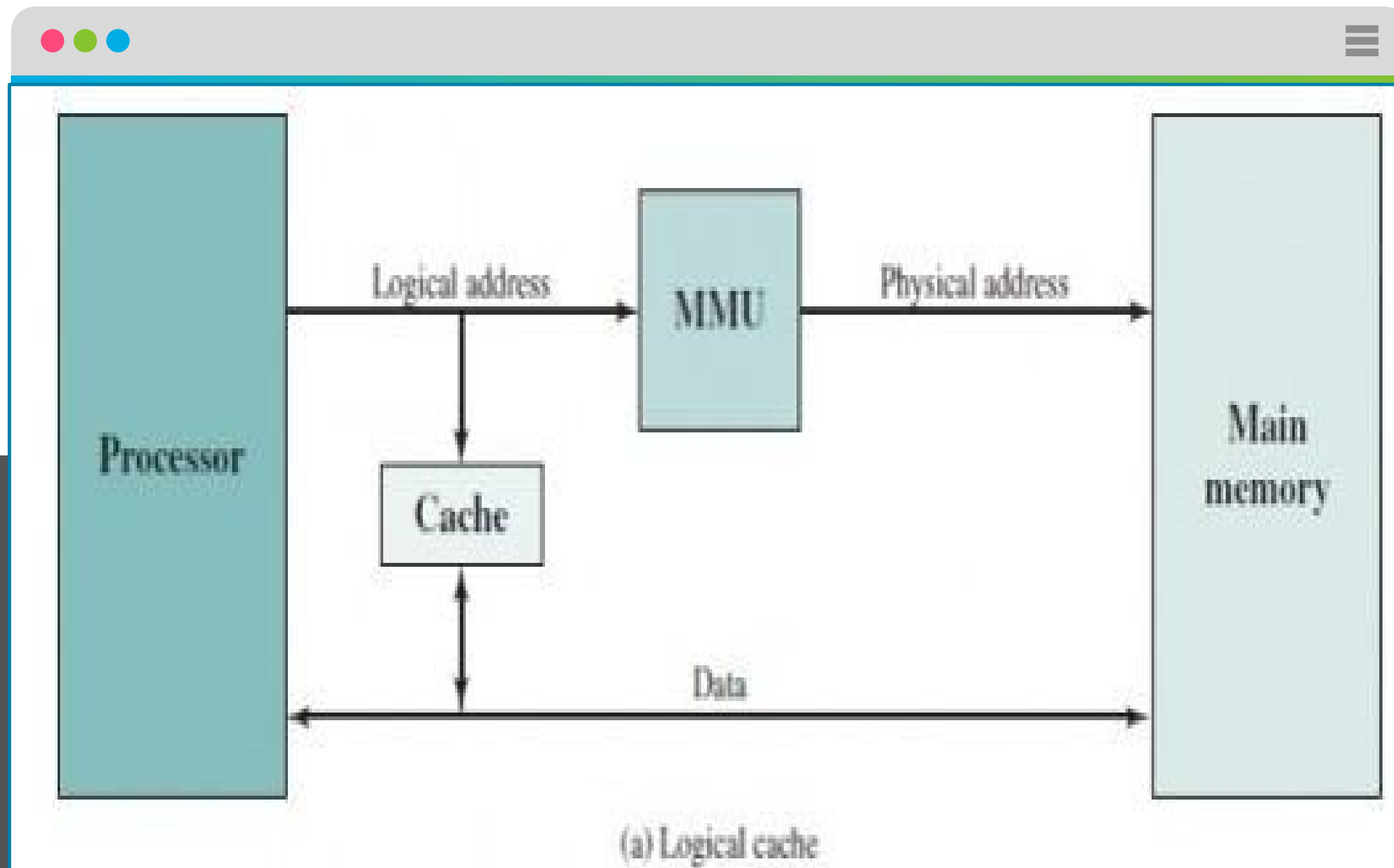


I.Fikri.A M.Rizki.H M.Azzar.R

Materi Yang akan Dibahas

- 1 Alamat Chace Logical
- 2 Level Chache Single
- 3 Algoritma FIFO
- 4 Direct Mapping
- 5 Write Through

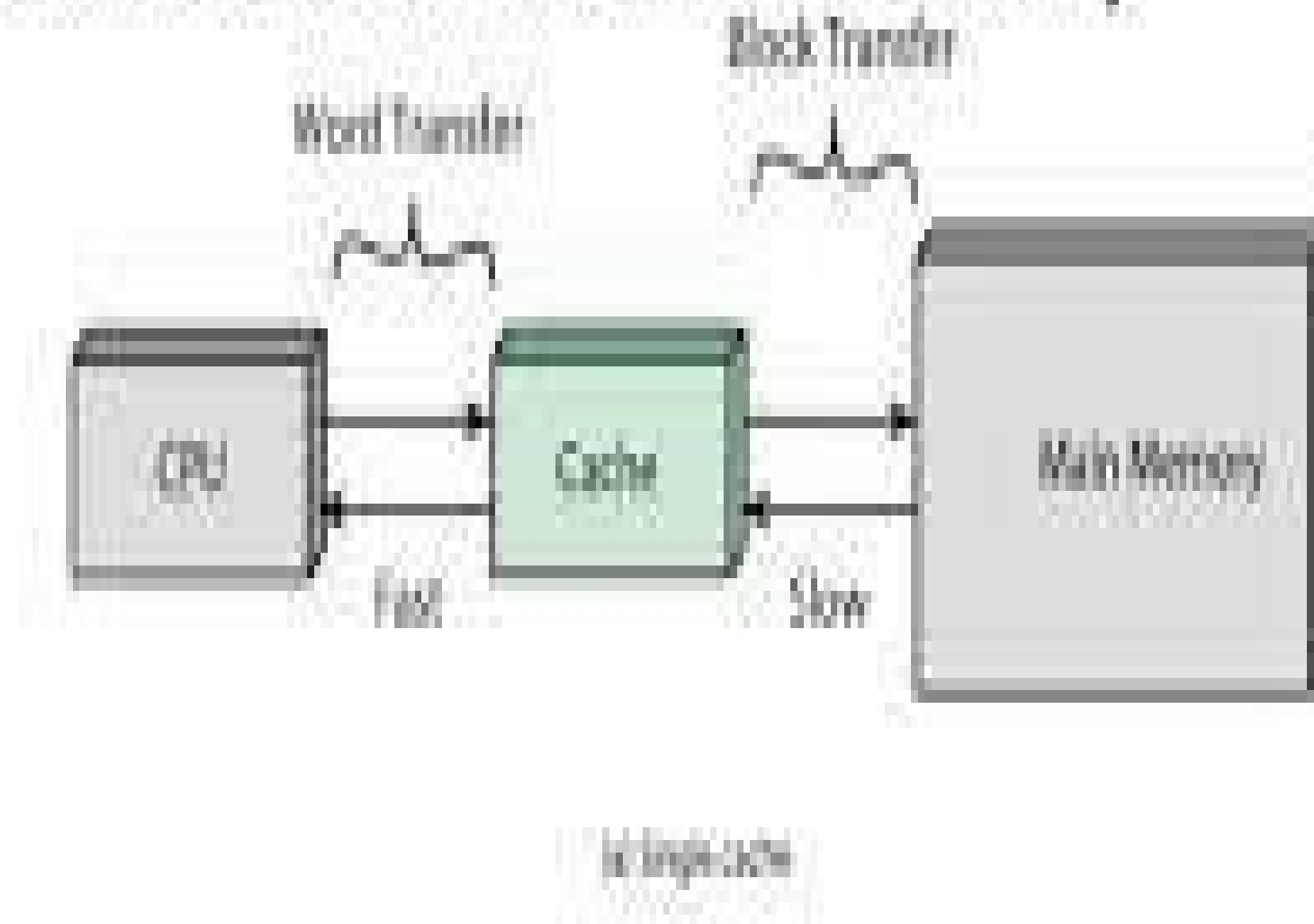




Alamat Chace Logical

Alamat ini membuat cache memiliki alur yang cepat karena tidak melewati MMU melainkan langsung ke main memori yang sebelumnya dari processor

Cache and Main Memory



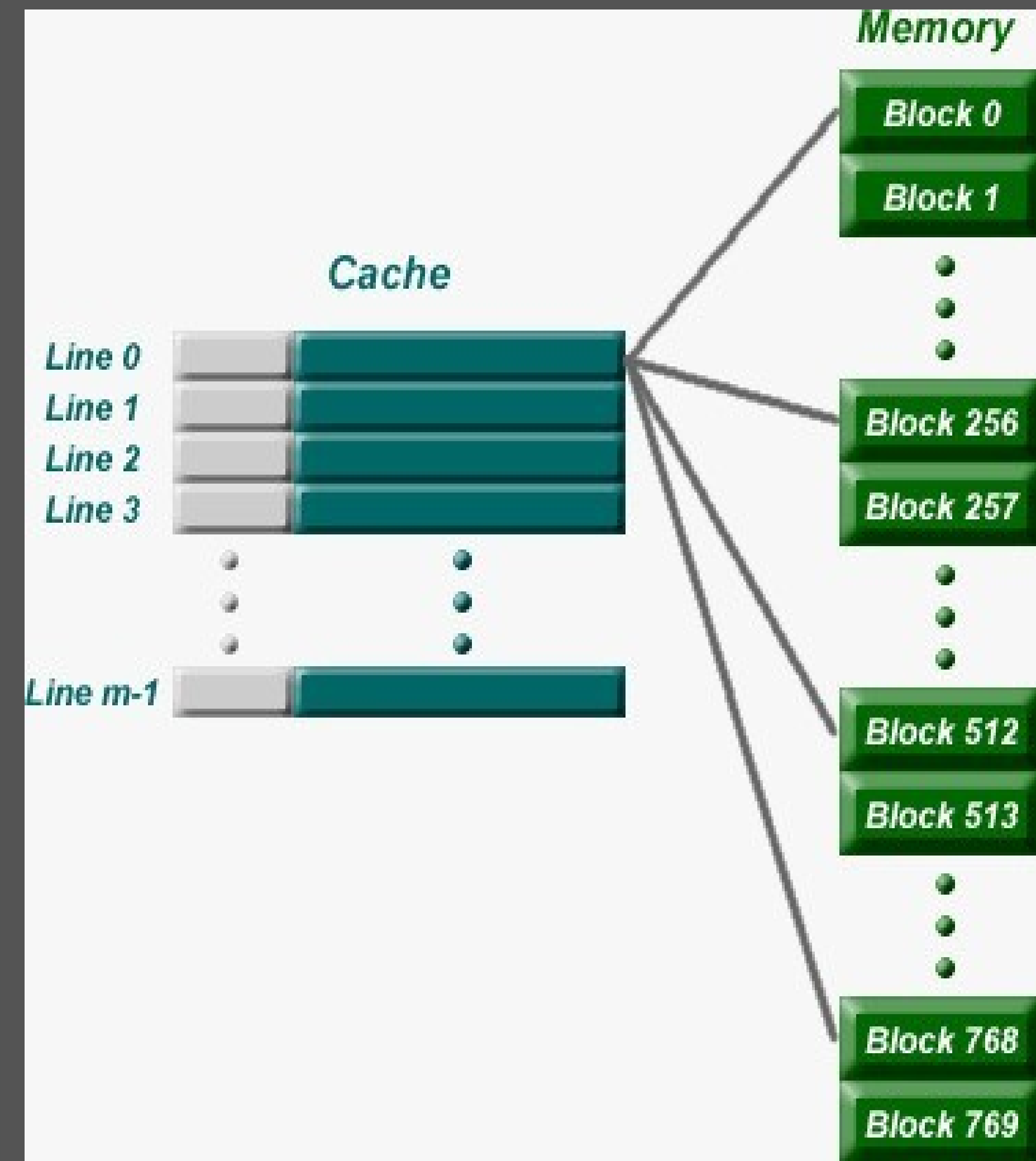
Level Chache Single

Level ini membuat cache yang diproses hanya satu kali sehingga memiliki kecepatan yang cepat



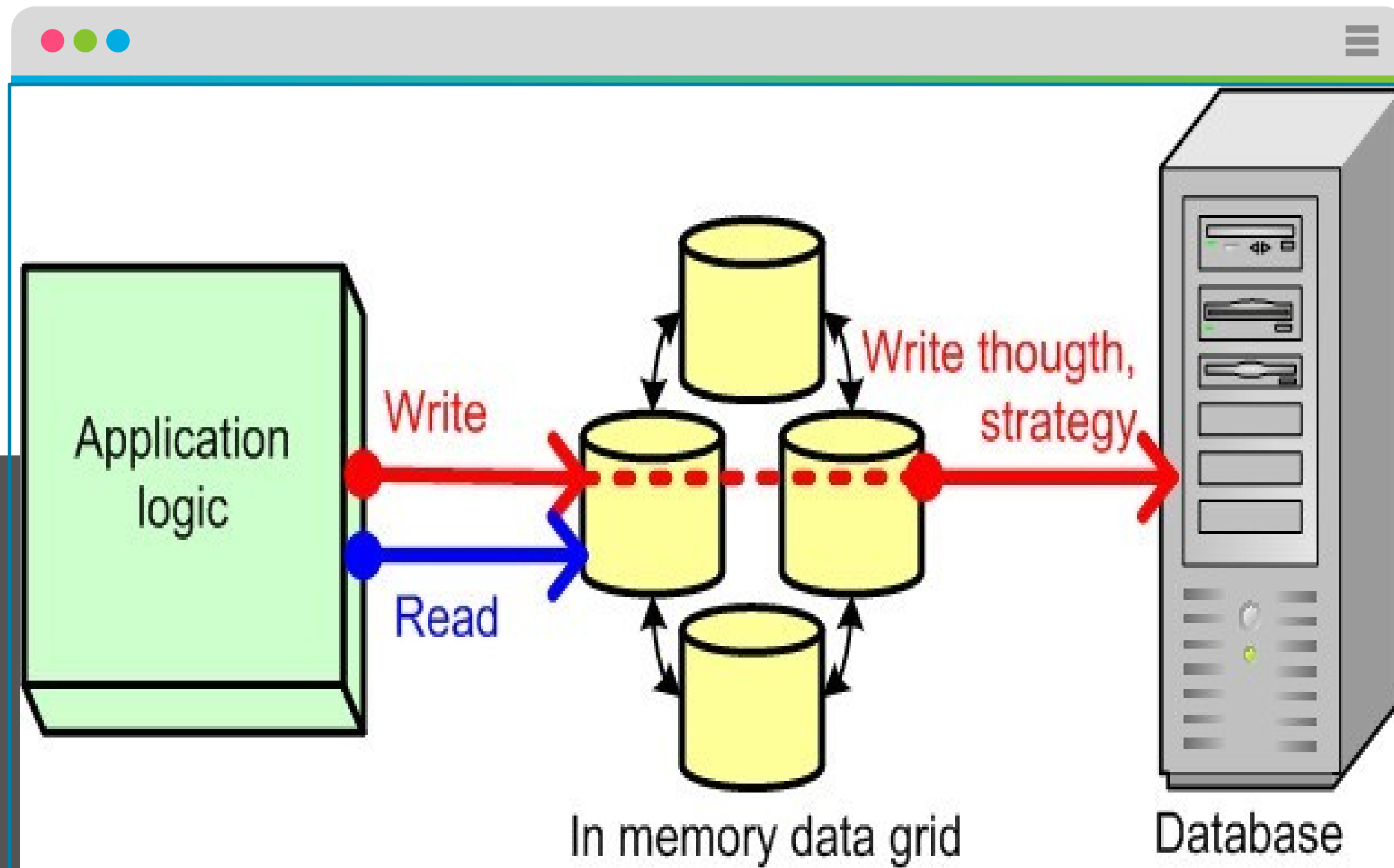
Algoritma FIFO

Algoritma ini membuat cache yang masuk lebih dulu akan keluar lebih dulu sehingga tidak ada penyimpanan yang diam terlalu lama



Direct Mapping

Mapping ini memetakan cache dengan berurutan secara sederhana karena hanya memiliki satu jalur yang dilalui



Write Thro ugh

Write ini mengutamakan keamanan sebuah cache karena tidak akan menulis sebuah data sampai data itu dibaca sampai selesai



Kesimpulan

Cache yang dirancang ini bertujuan untuk mengutamakan kecepatan karena sederhana tetapi tidak juga melupakan unsur keamanannya