



**Mata Kuliah** : Pola Desain Perangkat Lunak (PDPL)  
**Kelas** : TI Pagi 1  
**Dosen** : Tifanny Nabarian, S.Kom., M.T.I.  
**Periode Akademik** : 2019/2

### **\*\* DESKRIPSI TUGAS\*\***

Tugas berupa presentasi proyek *Link and Match* dengan mengimplementasikan metode PDPL pada *source code* proyek. Pengumpulan dokumen dilakukan selama **satu** minggu menjelang presentasi dilakukan, yaitu dimulai dari tanggal **24 Juni s.d. 30 Juni**.

Terdapat dua *file* yang harus dikumpulkan, yaitu:

1. *Source Code* Proyek (filetype: \*.rar atau \*.zip)
2. Slide Presentasi (filetype: \*.pdf)

Sesi presentasi akan dilakukan pada tanggal **1 Juli 2020, dari pukul 13.00 s.d. 15.00 WIB**

### **\*\* FORMAT & KOMPONEN PENILAIAN\*\***

#### ➤ **Slide Presentasi: 75%**

1. Penjelasan Umum terkait Proyek Link & Match yang dikembangkan (Latar Belakang, Tujuan, Manfaat, & Teknologi yang digunakan) → **10%**
2. Metode PDPL yang diimplementasikan (disertai referensi pendukung (slide perkuliahan diperbolehkan)) → **30%**

Pilihan pola dan metode yang dapat diimplementasikan adalah sbb.:

- **Creational**: Singleton, Prototype, Factory Method & Abstract Factory Method, Builder
- **Structural**: Adapter, Proxy, Decorator
- **Behavioral**: Chain of Responsibility
- **Architectural**: MVC

*Notes: Semakin beragam pola dari metode yang dipilih, maka semakin maksimal nilai yang akan didapat.*

3. Penjelasan terkait Metode PDPL yang diimplementasikan (Hasil *running* program, bukti implementasi (*screenshot sourcecode*)) → **50%**
4. Kejelasan & kekompakkan kelompok saat presentasi → **10%**

#### ➤ **Source Code: 25%**

1. Kesesuaian antara *source code* dengan penjelasan di slide presentasi → **85%**
2. Ketersediaan *notes* pada *folder source code* (berisi informasi singkat *terkait source code* mana saja yang berisi implementasi metode PDPL) → **15%**

\*\*\*\*\*