MBAYA LUCE-EMMANUEL
GROUPE : 2125
13/06/22

ANALYSEUR SYNTAXIQUE

#<prog> -> start> <SuiteInstr> varList nbrInput nbrPrint <stop
#<SuiteInstr> -> <instr> | <;><instr>
#<instr> -> <reg32>=<OR> | <print>print<OR>| <print>input<var>i | <print>input<var>s | <print>input<var>b | <var>=<OR>i | <var>=<OR>s | <var>=<OR>b | <OR>
<OR> -> <AND> | <OR> <AND>
<AND> -> <exprPM> | <AND>&<exprPM>
<exprPM> -> <exprFDM> | <exprPM> + <exprFDM> | <exprPM> - <exprFDM>
<exprFDM> -> <Neg_Not> | <exprFDM> * <Neg_Not> | <exprFDM> / <Neg_Not> | <exprFDM> % <Neg_Not>
<Neg_Not> -> <facteur> | _<facteur> | ~<facteur>
<facteur> -> (<SuiteInstr>) | <reg32> | <var>i | <var>s | <var>b | <Nombre_X>
<Nombre_X> -> <Nombre_Hexa> | <Nombre_Binaire> | <Nombre_Decimal>
<Nombre_Hexa> -> <chiffreHexa> | <Nombre_Hexa><chiffreHexa>
<Nombre_Binaire> -> <chiffreBinaire> | <Nombre_Binaire><chiffreBinaire>
<nombre_Decimal> -> <ChiffreDcimal> | <Nombre_Decimal><ChiffreDcimal>
<chiffreDecimal> -> 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9
<chiffreHexa> -> 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | a | b | c | d | e | f
<chiffreBinaire> -> 0 | 1 | b
<VAR> -> i<mot> | s<mot> | b<mot>
<mot> -> <lettre> | <mot><lettre>
<lettre> -> alphabet minuscule |alphabet majuscule | alphabet majuscule && alphabet minuscule
<Print> -> print | input
<Reg32> -> eax | ebx | ecx | edx | esi | edi