```
%2:
                                                                                                       %3 = alloca i32, align 4
                                                                                                       %4 = alloca i32, align 4
                                                                                                       %5 = alloca i32, align 4
                                                                                                       %6 = alloca double, align 8
                                                                                                       %7 = alloca double, align 8
                                                                                                       store i32 %0, ptr %4, align 4
                                                                                                       store i32 %1, ptr %5, align 4
                                                                                                       %8 = load i32, ptr %5, align 4
                                                                                                       %9 = load i8, ptr getelementptr inbounds ([131072 x i8], ptr @array, i64 0,
                                                                                                       ... i64 1024), align 1024
                                                                                                       %10 = \text{zext i8 } \%9 \text{ to i32}
                                                                                                       %11 = icmp slt i32 %8, %10
                                                                                                       br i1 %11, label %12, label %21
                                                                                                                                                               F
                                                                                                 %12:
                                                                                                 12:
                                                                                                                                                      %21:
                                                                                                 %13 = load i32, ptr %4, align 4
                                                                                                                                                      21:
                                                                                                 %14 = icmp \text{ ne } i32 \%13, 0
                                                                                                                                                      store i32 0, ptr %3, align 4
                                                                                                 br i1 %14, label %15, label %18
                                                                                                                                                       br label %22
                                                                                    %18:
%15:
                                                                                    18:
15:
call void @llvm.memcpy.p0.p0.i64(ptr align 8 %6, ptr align 1 @val, i64 8, i1
                                                                                    call void @llvm.memcpy.p0.p0.i64(ptr align 8 %7, ptr align 1 @val2, i64 8,
... false)
                                                                                    ... i1 false)
                                                                                    %19 = load double, ptr %7, align 8
%16 = load double, ptr %6, align 8
%17 = fptosi double %16 to i32
                                                                                    %20 = fptosi double %19 to i32
store i32 %17, ptr %3, align 4
                                                                                    store i32 %20, ptr %3, align 4
br label %22
                                                                                    br label %22
                                                                                                          %22:
                                                                                                          22:
                                                                                                           %23 = load i32, ptr %3, align 4
                                                                                                          ret i32 %23
```

CFG for 'victim_function' function