/macro_function_vhd_tst/a	000000000	000000000000000000000000000000000000000		000000000000000000000000000000000000000					00000000101000100010001000100							
/macro_function_vhd_tst/b	000000000000000000000000000000000000000					00000000000000011000000010010					100000000000000000000000000000000000000					
/macro_function_vhd_tst/s	000000000000000000000000000000000000000				0000000000000000110100000010110					10000000101000100010000000100					<u> </u>	
/macro_function_vhd_tst/clk																
/macro_function_vhd_tst/cin																
	11 1 1	5	05000 ps	ı ı l i	5100	00 ps	ilıı	515000 ps	ill	5200	00 ps	ilii	525000 ps	irrl	5300	