

POLITECNICO DI MILANO

Facoltà di Ingegneria

Scuola di Ingegneria Industriale e dell'Informazione

Dipartimento di Elettronica, Informazione e Bioingegneria

Master of Science in Electronics Engineering



High-Performance Time-to-Digital Converter IP-Core for Xilinx Ultrascale/Ultrascale+ FPGAs

Supervisor:

PROF. NICOLA LUSARDI

Assistant Supervisor:

DR. FABIO GARZETTI

Master Graduation Thesis by:

MATTIA CONSONNI

Student Id n. 940110

Academic Year 2021-2022