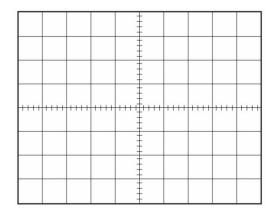
آشنایی با دستگاههای اندازه گیری الکتریکی

- * قبل از انجام آزمایش به سوالات زیر پاسخ دهید:
- ۱- رابطه بین ولتاژ موثر و ولتاژ ماکزیمم در یک موج سینوسی را بنویسید ؟
 - ٢- قانون جمع آثار چيست ؟
- ٣- اختلاف فاز چيست و چگونگي محاسبه اختلاف فاز با اسيلوسکوپ را شرح دهيد ؟
 - ۴- روش خواندن مقدار مقاومت را از روی کدهای رنگی شرح دهید ؟
- ۵- روش قرائت مقدار خازن های عدسی را از روی کد نوشته شده بر روی آنها را شرح دهید؟
- ۶- به اختصار در مورد دستگاههای مولتی متر ، اسیلوسکوپ ، فانکشن ژنراتور و منبع تغذیه توضیح دهید ؟

❖ آزمایش ۱−۱

بوسیله فانکشن ژنراتور یک موج سینوسی با دامنه 3V و فرکانس 5KHZ تولید و آنرا روی اسکوپ مشاهده و رسم کنید .



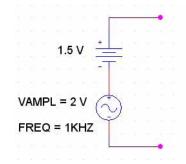
 $V_{P-P} =$ مقدار پیک تو پیک مشاهده شده روی اسکوپ را یادداشت کنید :

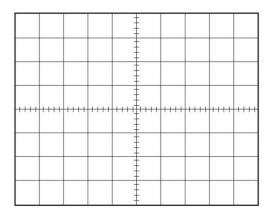
 V_{rms} = عقدار مشاهده شده روی مولتی متر :

با توجه به رابطه α $v_{rms} = \alpha \, v_{P-P}$ خریب α برابر

💠 آزمایش ۲–۱

مدار زیر را روی بردبورد بسته و شکل موج خروجی را روی اسکوپ مشاهده و رسم کنید .





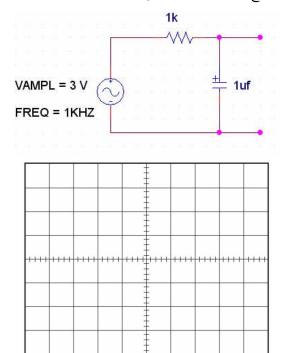
❖ آزمایش ۳−۱

تعدادی مقاومت الکتریکی را توسط اهمتر اندازه گیری و مقدار خطای مقاومت را یادداشت کنید .

خطا	مقدار اندازه کیری شده	مقدار خوانده شده از روی کد رنگی	مقاومت

۱−۴ آزمایش ۴−۱

مدار زیر را روی برد بورد بسته و شکل موج های ورودی و خروجی را بطور همزمان (dual) بر روی اسکوپ مشاهده و رسم کنید .



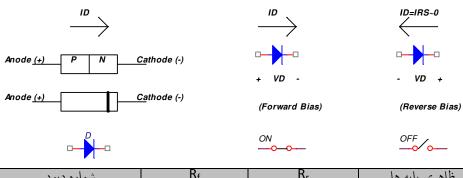
اختلاف فاز دو موج را محاسبه كنيد .

آشنایی با دیود (۱)

- 💠 قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
 - ۱- مقاومت استاتیکی و دینامیکی دیود چیست ؟
- ۲- تقریب های دیود را نام برده و با یکدیگر مقایسه کنید ؟
- ۳- مشخصه دیود معمولی با دیود زنر چه تفاوتهایی دارد ؟
 - ۴- ولتاژ آستانه هدایت دیود چیست ؟
 - ۵- چه نوع شکست هایی در دیودها وجود دارد ؟

❖ آزمایش ۱–۲

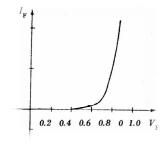
تست دیود : مقاومت دیودهایی را که در اختیار دارید را توسط اهمتر در بایاس موافق و مخالف اندازه گرفته و از روی آن آند و کاتد دیود را مشخص کنید .

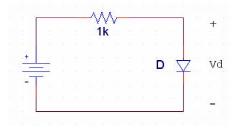


شماره ديود	R _f	R _r	شکل ظاهری پایه ها

۲−۲ آزمایش ۲−۲

رسم منحنی مشخصه دیود در بایاس مستقیم : مدار زیر را بر روی برد بورد بسته و با تغییر ولتاژ منبع تغذیه مقادیر جریان دیود را طبق جدول زیر بدست آورید و سپس در هر حالت ولتاژ دو سر دیود را اندازه و یادداشت کنید .



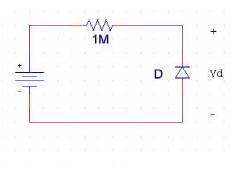


I _d (mA)	0	0.2	0.4	0.6	1	2	5	10	18	25
V _d (v)										

اکنون با استفاده از مقادیر بدست آمده از جدول فوق منحنی مشخصه دیود را با روش نقطه یابی بر روی کاغذ میلی متری رسم کنید . سوال : با توجه به مقادیر جدول فوق ولتاژ آستانه هدایت دیود ۷۲ چقدر است ؟

❖ آزمایش ۳-۲

رسم منحنی مشخصه دیود در بایاس معکوس : با استفاده از مدار شکل زیر به ازاء ولتاژهای مختلف V_D جدول زیر را کامل کنید .

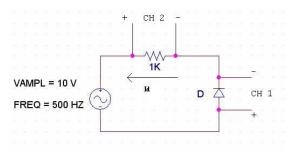


V _D (V)	1	2	5	8	10	14	20	25	30	35
I _D (μA)										

با استفاده از مقادیر بدست آمده از جدول منحنی مشخصه دیود را با روش نقطه یابی بر روی کاغذ میلی متری رسم کنید .

❖ آزمایش ۴-۲

بدست آوردن منحنی مشخصه دیود با استفاده از اسکوپ : مدار شکل زیر را بر روی برد بورد بسته و کانال های X و Y اسکوپ را به نقاط نشان داده شده متصل کنید . برای دیدن ولتاژ دو سر دیود از محور افقی (X) و برای دیدن جریان از محور عمودی (Y) بهره می جوییم . اما از آنجا که کانال Y منفی جریان دیود را نشان می دهد بنابراین از CH2INV استفاده می کنیم . سپس اسکوپ را در مد Y-X قرار داده و منحنی بدست آمده را دقیقاً رسم کنید .

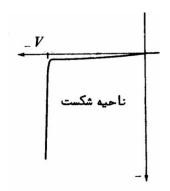


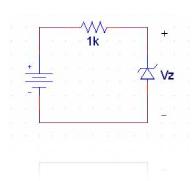
آشنایی با دیود (۲)

- * قبل از انجام آزمایش به سوالات زیر پاسخ دهید:
 - ۱- کاربرد مهم دیود زنر را بنویسید ؟
- ۲- چگونه یک دیود نورانی با اعمال ولتاژ تولید نور می کند ؟
 - ۳- چه نوع شکستی در دیود زنر ایجاد می شود ؟

♣ آزمایش ۱–۳

رسم منحنی مشخصه دیود زنر : مدار زیر را بر روی برد بورد بسته و با تغییر ولتاژ منبع تغذیه در هر حالت مقادیر ولتاژ دیود زنر و جریان مدار را اندازه گیری کرده و یادداشت کنید . متذکر می شویم که برای اندازه گیری جریان می توان با اندازه گیری ولتاژ دو سر مقاومت و بکار بردن قانون اهم استفاده نمود .



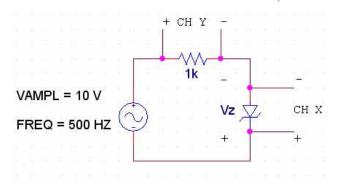


Vi	0	1	2	3	4	5	6	7	8	10	12	13	16	18	20
$I_Z(mA)$															
V _Z (V)															

اکنون با استفاده از مقادیر بدست آمده از جدول فوق منحنی مشخصه زنر را با روش نقطه یابی بر روی کاغذ میلی متری رسم کنید . سوال : با توجه به مقادیر جدول فوق آیا می توانید ولتاژ شکست دیود زنر را تعیین کنید ؟

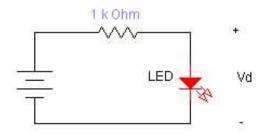
❖ آزمایش ۲–۳

بدست آوردن منحنی مشخصه زنر با استفاده از اسکوپ: مدار شکل زیر را بر روی برد بورد بسته و کانال های X و Y اسکوپ را به نقاط نشان داده شده متصل کنید . برای دیدن ولتاژ دو سر دیود از محور افقی (X) و برای دیدن جریان از محور عمودی (Y) بهره می جوییم . اما از آنجا که کانال ۲ منفی جریان دیود را نشان می دهد بنابراین از CH2INV استفاده می کنیم . سپس اسکوپ را در مد X-۲ قرار داده و منحنی بدست آمده را دقیقاً رسم کنید .



❖ آزمایش ۳-۳

رسم منحنی مشخصه LED در بایاس مستقیم : مدار زیر را بر روی برد بورد بسته و با تغییر ولتاژ منبع تغذیه مقادیر جریان دیود را طبق جدول زیر بدست آورید و سپس در هر حالت ولتاژ دو سر دیود را اندازه و یادداشت کنید .



I _d (mA)	0	0.2	0.4	0.6	0.8	1	1.5	2	2.5	3	5	10	15
V _d (v)													

اکنون با استفاده از مقادیر بدست آمده از جدول فوق منحنی مشخصه دیود را با روش نقطه یابی بر روی کاغذ میلی متری رسم کنید . سوال : با توجه به مقادیر جدول فوق ولتاژ آستانه هدایت دیود ۷۲چقدر است ؟

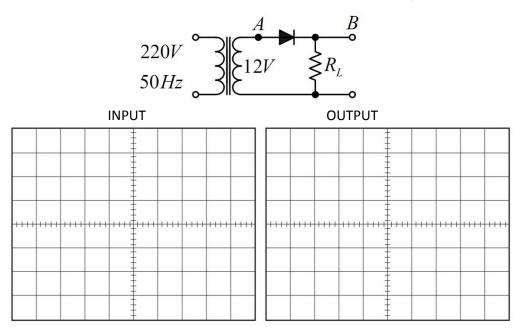
تهیه شده توسط : مسعود دلدار

کاربرد دیود در یکسوسازی و آشنایی با فیلتر خازنی (۱)

- ❖ قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
 - ۱- ولتاژ ريپل چيست ؟ و رابطه آن را بنويسيد ؟
- ۲- منظور از PIV در مدارهای یکسوسازی چیست ؟
- ۳- چرا از خازن در مدارهای فیلتر استفاده می شود ؟
- ۴- فیلتر π را برای یک مدار یکسو ساز نیم موج رسم کنید .
- ۵- درصد رگولاسیون در مدارهای فیلتر خازنی به چه معنا است ؟

❖ آزمایش ۱–۴

یکسوساز نیم موج Half Wave Rectifier : مدار زیر را روی برد بورد بسته و شکل موج های نقاط A و B را در حالات مشخص شده روی اسکوپ مشاهده و رسم کنید و سپس جدول زیر را در هر حالت تکمیل کنید :



	R	L
	470Ω	33ΚΩ
V _{O MAX} (OSCOPE)		
V _{O DC} (VOLTMETER)		

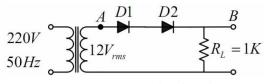
- شکل موج ولتاژ دو سر دیود را در هر حالت جداگانه بر روی اسکوپ مشاهده و رسم کنید .
 - حداكثر ولتاژ معكوس دو سر ديود PIV در هر حالت چند ولت است ؟

– حال CH 2 اسکوپ را به نقطه B و CH 1 اسکوپ را به نقطه A متصل کنید و اسکوپ را در حالت X-Y قرار داده و V_0-V_1 و V_0-V_1 متصل کنید و اسکوپ مشاهده و رسم کنید .

سوال : به نظر شما $V_{0 DC}$ بدست امده توسط مولتی متر با مقدار تئوری (V_{m}/π) چقدر تفاوت دارد ؟

💠 آزمایش اضافی:

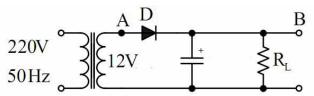
مدار زیر را روی برد بورد بسته و شکل موج های ورودی و خروجی را روی اسکوپ مشاهده و رسم کنید . این حالت را با حالت قبل مقایسه کنید .



سوال : به نظر شما بستن مدار به این صورت چه فایده هایی دارد ؟

❖ آزمایش ۲–۴

فیلتر خازنی نیم موج : مدار زیر را روی برد بورد بسته و شکل موج خروجی و شکل موج دو سر دیود را در هر حالت روی اسکوپ مشاهده و جداگانه رسم کنید . (هشت شکل مشاهده و رسم شود)



	10	μf	47	Oμf
R_L	470Ω	33ΚΩ	470Ω	33ΚΩ
V _{O MIN}				
V _{O MAX}				
V_R				
V _{O DC}				
(تئورى) V _{O DC}				
V _R (تئورى) ا _{dc} /fC				
I _{dc} /fC				

نکته : برای بدست آوردن جریان دیود یک مقاومت ۱۰ اهم با کاتد دیود سری کرده و اسکوپ را به این مقاومت متصل می کنند . سوال : به نظر شما افزایش مقاومت و خازن بر روی V_R چه اثری می گذارد ؟

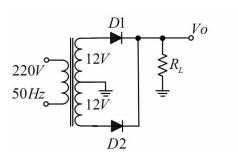
کاربرد دیود در یکسوسازی و آشنایی با فیلتر خازنی (۲)

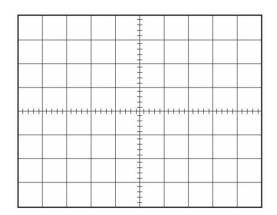
- **خ** قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- رابطه V_{odc} در مدارهای یکسوساز تمام موج بدون خازن و با خازن را بنویسید .
 - ۲- به نظر شما V_R در مدار یکسوساز نیم موج و تمام موج چه تفاوتی دارد ؟
- ۳- تفاوت شکل موج های خروجی یکسوساز ترانس سر وسط و یکسو ساز پل چیست ؟
 - ۴- PIV در یکسوساز ترانس سر وسط و یکسو سازیل چقدر است ؟

❖ آزمایش ۱–۵

يكسوساز تمام موج Full Wave Rectifier:

۱- ترانس سر وسط : مدار زیر را روی برد بورد بسته و شکل موج های نقطه ۷۰ را در حالات مشخص شده روی اسکوپ مشاهده و رسم کنید و سپس جدول زیر را در هر حالت تکمیل کنید :



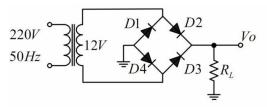


	R	·.
	470Ω	33ΚΩ
V _{O MAX} (OSCOPE)		
V _{O DC} (VOLTMETER)		

- شکل موج ولتاژ دو سر دیود را در هر حالت جداگانه بر روی اسکوپ مشاهده و رسم کنید .
 - حداكثر ولتاژ معكوس دو سر ديود PIV در هر حالت چند ولت است ؟
- حال CH اسکوپ را به نقطه V_0 و CH اسکوپ را به نقطه V_i متصل کنید و اسکوپ را در حالت X-Y قرار داده و V_0-V_i را روی اسکوپ مشاهده و رسم کنید .

سوال : به نظر شما V_{ODC} بدست امده توسط مولتی متر با مقدار تئوری V_{ODC}) چقدر تفاوت دارد ؟

۲- یکسوساز پل دیود : کلیه موارد آزمایش ترانس سر وسط را جهت مدار زیر انجام داده و مدار ۱ و ۲ را از نظر نتایج حاصل شده
مقایسه و تفاوتها را ذکر کنید .



❖ آزمایش ۲–۵

فیلتر خازنی تمام موج : مدار زیر را روی برد بورد بسته و شکل موج خروجی و شکل موج دو سر دیود را در هر حالت روی اسکوپ مشاهده و جداگانه رسم کنید .

220V
$$D1$$
 $D2$ $V0$ $D3$ R_L R_L

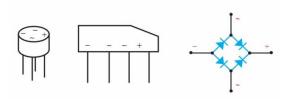
	10	μf	47	Oμf
R _L	470Ω	33ΚΩ	470Ω	33ΚΩ
V _{O MIN}				
V _{O MAX}				
V _R				
V _{O DC}				
(تئورى) V _{O DC}				
V _R (تئورى)				
I _{dc} /fC				

نکته : برای بدست آوردن جریان دیود یک مقاومت ۱۰ اهم با کاتد دیود سری کرده و اسکوپ را به این مقاومت متصل می کنند . سوال : به نظر شما افزایش مقاومت و خازن بر روی V_R چه اثری می گذارد ؟

تهيه شده توسط : مسعود دلدار

🖈 نكات عملى:

پل دیود : به دلیل آنکه در ساخت منابع تغذیه عموماً از چهار دیود بصورت پل استفاده می شود سازندگان چهار دیود را در یک محفظه ای قرار داده اند که پل دیود خوانده می شود . همانطوریکه در شکل زیر نشان داده شده است این قطعه از چهار پایه ساخته شده است که دو پایه با علامت تناوب ، پایه هایی هستند که به سیگنال AC متصل هستند و دوپایه دیگر یکی با علامت منفی مشخص شده که بایستی به بار متصل شوند ودر واقع پایه های خروجی یکسوکننده هستند .

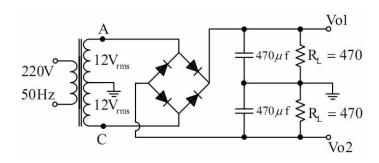


🕨 شماره گذاری دیود :

۱- روش آمریکایی : فرمت این روش بصورت سه یا چهار شماره 1 N مانند : 1N4148

۲- روش ژاپنی : فرمت این روش بصورت سه یا چهار شماره ۱۵ مانند : 152826

◄ تهيه ولتاژ مثبت و منفى :

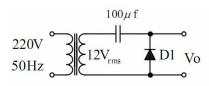


مدارهای مهار کننده DC

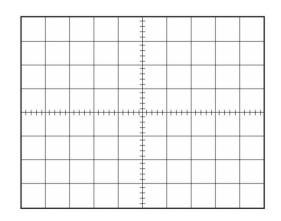
- ❖ قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- عملکرد مدار مهار کننده (جهش) چیست ؟
 - ۲- کاربردهای مدار جهش را بنویسید.
- ۳- به نظر شما آیا خروجی مدار جهش یک موج AC می باشد یا DC ؟
- ۴- یک مدار ۴ برابر کننده ولتاژ به کمک دیود ها و خازنها رسم کنید .

۶−۱ آزمایش ۱−۶

مدار زیر را بر روی برد بورد بسته و شکل موج خروجی را بر روی اسکوپ مشاهده و رسم کنید و سپس جدول زیر را تکمیل کنید . توجه کنید که اسکوپ را در حالت DC قرار دهید . (در تمامی مدارهای این آزمایش می توان بجای ترانس از فانکشن ژنراتور با دامنه VP.P و فرکانس KHZ 1 استفاده کرد)



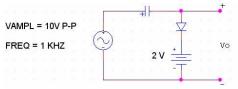
V _{in} (DC)	V _{in} (AC)	Vo (DC)	Vo (AC)



اکنون در مدار فوق جهت ديود را عوض نموده و آزمايش فوق را تكرار كنيد .

۶−۲ آزمایش ۲−۶

مدار مهار کننده بایاس شده زیر را روی برد بورد بسته و در هر یک از حالات زیر ولتاژ خروجی را روی اسکوپ مشاهده و رسم کنید .

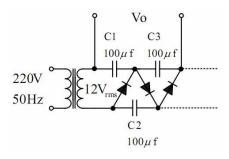


- الف) منبع تغذیه DC روی 2 V تنظیم شود .
- ب) منبع تغذیه DC روی D2 تنظیم شود .
- ج) منبع تغذیه DC روی V 12- تنظیم شود .

سوال : به نظر شما باتغییر مقدار منبع تغذیه ، مقدار ولتاژ DC در خروجی چه تغییری می کند .

◄ آزمایش ۳–۶

مدار زیر را بر روی برد بورد بسته و جدول زیر را تکمیل کنید .

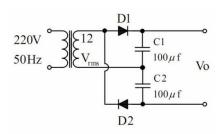


V _{C1}	V _{C2}	V _{C3}	V _{C1} +V _{C3}

توضيح دهيد مدار چه عملي انجام مي دهد ؟

* آزمایش اضافی :

در مدار شکل زیر ولتاژ خروجی را بر روی اسکوپ مشاهده و رسم کنید . چه نتیجه ای می گیرید ؟ اسم مدار زیر چیست ؟

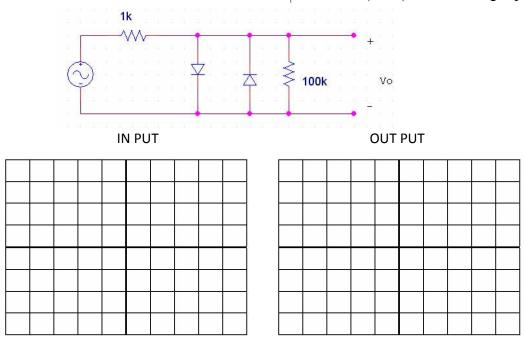


مدارهای برش دهنده

- 💠 قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- کاربردهای مدارهای برش دهنده را بنویسید .
- ۲- با ترکیب دیود به تنهایی چند ترکیب مدار برش گر می توان ساخت ؟
- ۳- با ترکیب دیود با باطری چند ترکیب مدار برش گر می توان ساخت ؟
- ۴- به نظر شما در آزمایش ۱-۷ اگر دیودها ایده ال بودند شکل موج خروجی را رسم کنید .

♦ آزمایش ۱–۷

مدار زیر را بر روی برد بسته و شکل موج های ورودی و خروجی را بر روی اسکوپ مشاهده و رسم کنید . فانکشن ژنراتور را برروی فرکانس 100 HZ با دامنه پیک تا پیک V 20 تنظیم کنید .

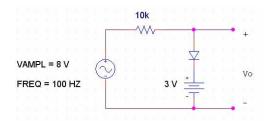


اکنون ورودی مدار را به کانال X اسکوپ و خروجی مدار را به کانال Y اسکوپ متصل و اسکوپ را در حالت X-Y قرار داده و مشخصه VO-Vi مدار را روی اسکوپ مشاهده و رسم کنید .

۲−۷ آزمایش ۲−۷

اکنون مدار زیر را روی اسکوپ بسته و آزمایش فوق را تکرار کنید .

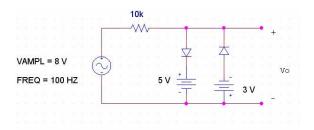
تهيه شده توسط : مسعود دلدار



سوال : به ازای چه مقداری از باطری DC خروجی با ورودی برابر و مشخصه انتقالی دارای شیب ثابتی است ؟

💠 آزمایش ۳–۷

مشخصه انتقالی مدار شکل زیر را بر روی اسکوپ مشاهده و رسم کنید .



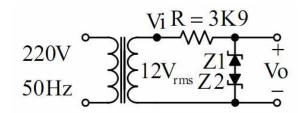
کاربردهای دیود زنر

- 💠 قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- ولتاژ ديود زنر چه رابطه اي با ميزان ناخالصي دارد ؟
- ۲- اسم مدار آزمایش ۱-۸ چیست ؟ عملکرد مدار را شرح دهید ؟
- ۳- قبل از آزمایش ، مقادیر RL را در آزمایش ۲-۸ بدست آورید .

💠 آزمایش ۱–۸

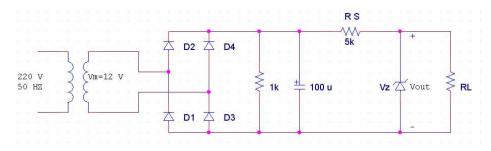
مدار زیر را بر روی برد بورد بسته و شکل موج های ورودی و خروجی و مشخصه انتقال مدار را بصورت جداگانه رسم کنید . برای رویت مشخصه انتقالی کانال عمودی اسکوپ را به خروجی و کانال افقی اسکوپ را به ورودی مدار متصل کنید و اسکوپ را در حالت X-Y قرار دهید .

همچنین می توانید بجای قسمت ورودی از فانکشن ژنراتور با دامنه V 15 و فرکانس HZ استفاده کنید .



❖ آزمایش ۲−۸

رگولاتور زنری : در مدار شکل زیر محدوده RL را طبق جدول زیر طوری بدست آورید که ولتاژ خروجی با ولتاژ زنر برابر باشد .



RS	2.2ΚΩ	4.7ΚΩ	10ΚΩ
RL			

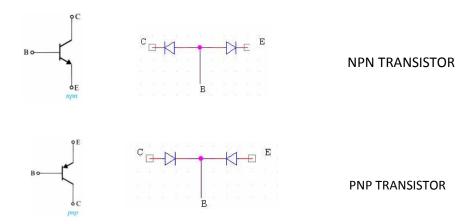
سوال : به نظر شما چگونه می توان توان زنر را بدست آورد ؟

آشنایی با ترانزیستور BJT

- 💠 قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- حالات مختلف یک ترانزیستور BJT را نام ببرید .
- ۲- چگونه می توان یک ترانزیستور ژرمانیومی را خاموش کرد ؟
 - #EAT SINK _ چیست ؟
 - ۴- اشباع ترانزیستور به چه معناست ؟

💠 آزمایش ۱–۹

همانطور که در شکل زیر دیده می شود مدار معادل دیودی یک ترانزیستور BJT رسم شده است . بنابراین به کمک اهمتر به راحتی می توان هم نوع ترانزیستور (اعم از NPN یا NPN) و هم پایه های آنرا براحتی تشخیص داد . البته باید بدانیم که اگر در یک مدار پایه های ترانزیستور را به اشتباه به مدار متصل نماییم عملکرد مدار به شدت کاهش پیدا خواهد کرد . (راهنمایی : برای تشخیص پایه بیس به کمک اهمتر باید بدانیم که این پایه بایستی به دو پایه دیگر راه بدهد و اگر ترمینالهای اهمتر را عوض کنیم به دو پایه دیگر راه ندهد . همچنین با توجه به شرایط فوق ، در حالتی که اهمتر راه می دهد ، اگر قطب منفی باطری اهمتر به بیس متصل باشد ترانزیستور PNP و اگر قطب مثبت باطری به بیس متصل باشد سرا NPN است)



اکنون به کمک اهمتر نوع ترانزیستورهای ذکر شده را مشخص و شکل پایه های آنرا رسم کنید .

شماره ترانزيستور	TYPE	شکل پایه ها
BC 107		
BD 135		
BD 136		
BD 139		
2N2222		
2N5401		
2N3055		
AC 127		

17

❖ آزمایش ۲–۹

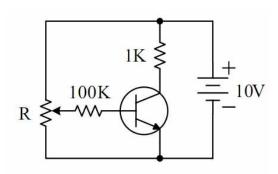
بدست آوردن حالات مختلف ترانزیستور : مدار زیر را روی برد بورد بسته و با تغییر پتانسیومتر جدول زیر را تکمیل کنید . (جهت اندازه گیری جریان ها از ولتمتر استفاده کنید)

نکته : حالت قطع حالتی است که جریان بیس ترانزیستور خیلی کم یا نزدیک صفر باشد . در این حالت جریان کلکتور هم بسیار کم بوده و در نتیجه ولتاژ V_{CE} تقریباً برابر ولتاژ منبع V_{CC} خواهد بود .

اگر جریان بیس در حدی باشد که ولتاژ VBE ترانزیستور به ولتاژ سد نزدیک باشد . ترانزیستور روشن شده و در این حالت بخشی از ولتاژ منبع Vcc بر روی مقاومت Rc افت و بقیه بر روی VcE قرار خواهد گرفت .

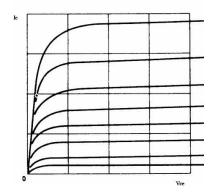
اگر باز هم جریان بیس را افزایش دهیم به حالتی می رسیم که جریان کلکتور دیگر با افزایش جریان بیس افزایش نمی یابد و در حد ثابتی خواهد بود . این مقدار را با Ic(sat) نشان می دهند و به آن جریان اشباع ترانزیستور گویند :

$$I_{C(sat)} = V_{CC}/R_{C}$$



V _{CE}	0	0.2	0.3	0.4	0.5	0.8	1	2	3	4	6	8	10
V_{BE}													
I _C													
I _B													
β													
حالت													

اکنون مشخصه Ic-V_{CE} را بصورت نقطه به نقطه بر روی کاغذ میلی متری رسم کنید .



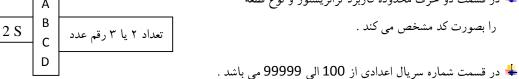
❖ خلاصه ای از شماره گذاری ترانزیستور BJT:

معمولاً بطور متوسط سه روش برای نامگذاری ترانزیستور استفاده می شود

۱- روش ژاپنی : فرمت این روش بصورت زیر است

- شماره سريال دو حرف 🕕 در قسمت عدد همیشه عددی یکی کمتر از پایه های پسوند ترانزيستور است .
 - 🖶 در قسمت دو حرف محدوده کاربرد ترانزیستور و نوع قطعه را بصورت كد مشخص مي كند .

👍 قسمت پسوند هیچگونه اطلاعاتی به ما نمی دهد .



HE . IS all DND	1 A

ترانزیستور PNP برای کار در HF	Α
ترانزیستور PNP برای کار در LF	В
ترانزیستور NPN برای کار در HF	С
ترانزیستور NPN برای کار در LF	D

معمولاً روى اكثر ترانزيستورها حروف 2S قيد نمى شود بعنوان مثال ترانزيستور C769 همان ترانزيستور 2SC769 است (ترانزيستور NPN برای کار در فرکانس یایین)

۲- روش اروپایی : با دو حرف و سه شماره مشخص می شود

دو حرف	یک حرف	شماره سريال	پسوند
--------	--------	-------------	-------

سه شمار ه دو حرف

🛨 یک حرف : این قسمت اختیاری است که کاربرد صنعتی یا حرفه ای تا تجاری قطعه را مشخص مي كند (W, X, Y, Z) 🛨 شماره سريال : اعداد از 100 الى 99999 🛨 پسوند : این قسمت را از روش آمریکایی مطالعه كنيد .

حرف اول	جنس ترانزيستور
Α	ژرمانيوم
В	سيلسيوم
С	گالیم آرسنیک
R	عناصر مرکب
حرف دوم	نوع ترانزيستور
С	ترانزیستور کم قدرت LF
D	ترانزيستور قدرت LF
F	ترانزیستور کم قدرت HF
L	ترانز يستور قدر <i>ت</i> HF
S	ترانزیستور کم قدرت سوئیچ
U	ترانزيستور قدرت سوئيچ

تهیه شده توسط : مسعود دلدار

مثلاً ترانزیستور BC 107 یک ترانزیستور کم قدرت سیلیسیومی در فرکانس پایین است و یا ترانزیستور BD 135 و یا 127 AC

۳- روش آمریکایی: فرمت این روش بصورت زیر است:

حرف N عدد	شماره سريال	پسوند
-----------	-------------	-------

سه یا چهار رقم 2 N

- 👍 در قسمت عدد همیشه عددی یکی کمتر از پایه های ترانزیستور است.
 - 🖶 اعداد ۴ و ۵ مربوط به اپتوکوپلر هستند .
 - 🚣 در قسمت شماره سريال اعدادي از 100 الى 99999 مي باشد .
- 🖊 قسمت پسوند اختیاری بوده و محدوده β ترانزیستور را مشخص می کند :

A: ترانزیستور بهره کم

B : ترانزیستور بهره متوسط

C: ترانزيستور بهره بالا

اگر عددی نباشد می تواند هر بهره ای داشته باشد .

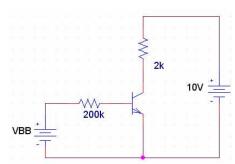
مثلاً 3055 2N و يا 2646 2N

باياس ترانزيستور BJT (تحليل DC)

- ❖ قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
 - ۱- منظور از نقطه كار ترانزيستور چيست ؟
- ۲- شما بخواهید از یک ترانزیستور بعنوان کلید استفاده کنید چه نقطه کاری را انتخاب می کردید ؟ چرا ؟
 - ۳- در ترانزیستور چه عاملی باعث تقویت می شود ؟
 - ۴- نقطه کار ترانزیستور آزمایش ۱-۱۰ را از نظر تئوری محاسبه کنید .

❖ آزمایش ۱-۱۰

ابتداء ترانزیستوری را که در اختیار دارید به کمک اهمتر تست نموده و پایه های آن را پیدا کنید . سپس مدار زیر را بسته و جدول زیر را تکمیل کنید .



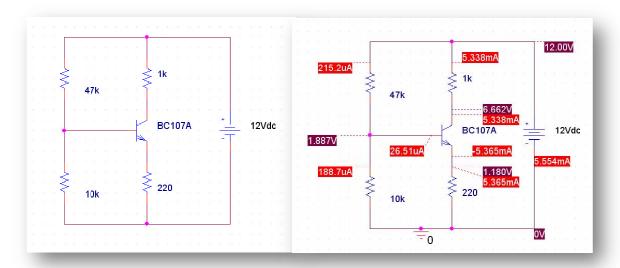
V_{BB}	0	0.2	0.3	0.5	0.55	0.65	0.7	0.8	1	2	3	3.5	4.5	5	6	7	8	9	10
V_{BE}																			
V _{CE}																			
I _B																			
Ic																			
IE																			
β																			
α	·			·									·			·	·		

اكنون به سوالات زير پاسخ دهيد :

حالت قطع ترانز يستور	I _C =	V _{CE} =
حالت فعال ترانز يستور	I _C =	V _{CE} =
حالت اشباع ترانز يستور	I _C =	V _{CE} =

💠 آزمایش ۲–۱۰

طراحی بایاس سرخود : مدار شکل زیر را بر روی برد بورد بسته و جدول زیر را تکمیل کنید :



	عملي	تئورى
V _{10K}		
V _{47K}		
V_{1K}		
V ₂₂₀		
V _{CE}		
Ic		

سوال ۱ : مقاومت 47K را باز نموده و با اندازه گیری ولتاژهای زیر حالت ترانزیستور را تشخیص دهید . (ترانزیستور در چه ناحیه ای قرار دارد)

$$V_B = V_C = V_E = V_{CE} =$$

سوال ۲: مقاومت 47K را متصل نموده و این بار مقاومت 10K را باز نموده و با اندازه گیری ولتاژهای زیر حالت ترانزیستور را تشخیص دهید . (ترانزیستور در چه ناحیه ای قرار دارد)

$$V_B = V_C = V_E = V_{CE} =$$

سوال ۳: مقاومت 10K را متصل نموده و این بار مقاومت 220 را باز نموده و با اندازه گیری ولتاژهای زیر حالت ترانزیستور را تشخیص دهید . (ترانزیستور در چه ناحیه ای قرار دارد .)

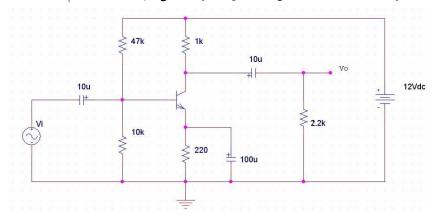
$$V_C = V_E =$$

بررسی تقویت کننده امیتر مشترک CE

- * قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- بلوک اصلی یک تقویت کننده امیتر مشترک را رسم کنید .
- ۲- رابطه تقریبی بهره ولتاژیک تقویت کننده امیتر مشترک را نوشته و بهره ولتاژ تقریبی آزمایش ۱–۱۱ را از نظر تئوری حساب کنید .
 - ۳- به نظر شما اختلاف فاز ورودی و خروجی در یک تقویت کننده امیتر مشترک چقدر است ؟ چرا ؟
 - ۴- یارامترهای مهم یک تقویت کننده را نام ببرید.

❖ آزمایش ۱-۱۱

مدار زیر را روی برد بورد بسته و قبل از اعمال سیگنال ژنراتور به مدار ابتداء ترانزیستور را با اهمتر تست نموده و سپس مدار را با ولتمتر آزمایش نمایید تا ایرادی در مدار نباشد (تحلیل DC) این کار برای تمامی تقویت کننده ها لازم است .

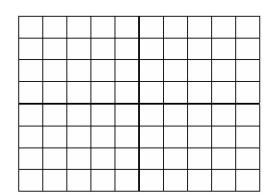


تحليل DC

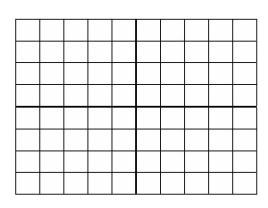
محاسبه نقطه كار	
I _C	
V _{CE}	

اکنون دامنه سیگنال ژنراتور را طوری تنظیم کنید که یک موج سینوسی قابل قبول با حداکثر دامنه پیک تا پیک در خروجی ظاهر شود البته می توان کانال ۲ را در خروجی و کانال X را در ورودی مدار متصل و در حالت X-Y مشخصه خطی را با سیگنال ژنراتور تنظیم کرد بنابراین اشکال خروجی و ورودی و حالت X-Y را بورت جداگانه رسم کنید .

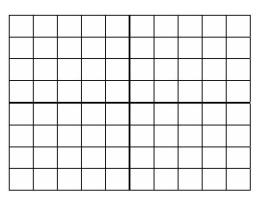
 V_{O}



 V_{i}



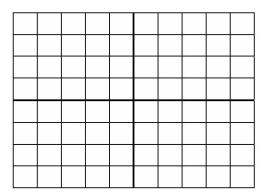
X-Y



اکنون بهره ولتاژ تقویت کننده را طبق رابطه زیر محاسبه کنید .

$$A_{V} = \frac{V_{OP-P}}{V_{iP-P}}$$

سوال : در حالت همزمان ، شکل موج های ورودی و خروجی را بر روی اسکوپ مشاهده و رسم نموده و اختلاف فاز را حساب کنید . DUAL

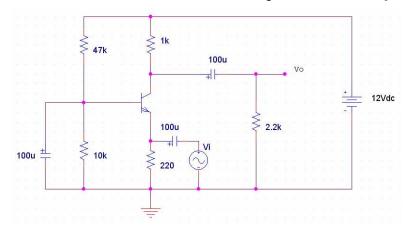


بررسی تقویت کننده بیس مشترک CB

- * قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- بلوک اصلی یک تقویت کننده بیس مشترک را رسم کنید .
- ۲- رابطه تقریبی بهره ولتاژ یک تقویت کننده بیس مشترک را نوشته و بهره ولتاژ تقریبی آزمایش ۱-۱۲ را از نظر تئوری حساب کنید .
 - ۳- تقویت کننده بیس مشترک عموماً در کجا کاربر د بیشتری دارد ؟

❖ آزمایش ۱-۱۲

مدار زیر را روی برد بورد بسته و قبل از اعمال سیگنال ژنراتور به مدار ابتداء ترانزیستور را با اهمتر تست نموده و سپس مدار را با ولتمتر آزمایش نمایید تا ایرادی در مدار نباشد (تحلیل DC)

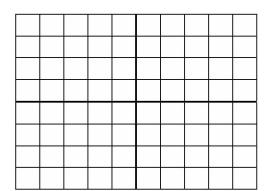


تحليل DC

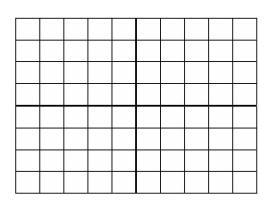
محاسبه نقطه كار	
I _C	
V _{CE}	

اکنون دامنه سیگنال ژنراتور را طوری تنظیم کنید که یک موج سینوسی قابل قبول با حداکثر دامنه پیک تا پیک در خروجی ظاهر شود البته می توان کانال ۲ را در خروجی و کانال X را در ورودی مدار متصل و در حالت X-Y مشخصه خطی را با سیگنال ژنراتور تنظیم کرد بنابراین اشکال خروجی و ورودی و حالت X-Y را بورت جداگانه رسم کنید .

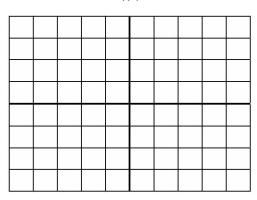
 V_{O}



 V_{i}



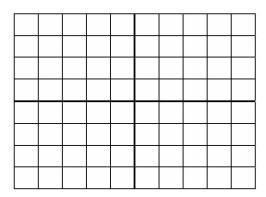
X-Y



اکنون بهره ولتاژ تقویت کننده را طبق رابطه زیر محاسبه کنید .

$$A_{V} = \frac{V_{OP-P}}{V_{iP-P}}$$

سوال : در حالت همزمان ، شکل موج های ورودی و خروجی را بر روی اسکوپ مشاهده و رسم نموده و اختلاف فاز را حساب کنید . DUAL

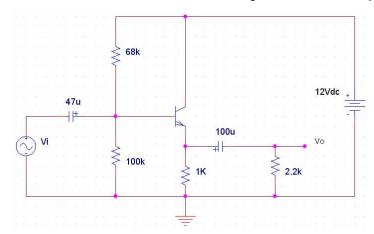


بررسی تقویت کننده کلکتور مشترک CC

- ❖ قبل از انجام آزمایش به سوالات زیر پاسخ دهید :
- ۱- بلوک اصلی یک تقویت کننده کلکتور مشترک را رسم کنید .
- ۲- رابطه تقریبی بهره ولتاژ یک تقویت کننده کلکتور مشترک را نوشته و بهره ولتاژ تقریبی آزمایش ۱–۱۳ را از نظر تئوری حساب کنید .
 - ۳- چرا به تقویت کننده کلکتور مشترک بافر ولتاژ گویند .
 - ۴- کاربر د تقویت کننده کلکتور مشترک در کجاست ؟

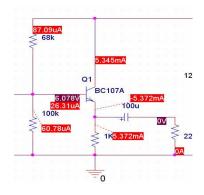
❖ آزمایش ۱–۱۳

مدار زیر را روی برد بورد بسته و قبل از اعمال سیگنال ژنراتور به مدار ابتداء ترانزیستور را با اهمتر تست نموده و سپس مدار را با ولتمتر آزمایش نمایید تا ایرادی در مدار نباشد (تحلیل DC)



تحليل DC

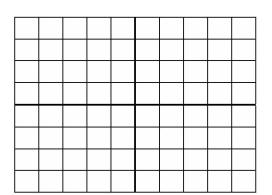
محاسبه نقطه كار	
I _C	
V _{CE}	



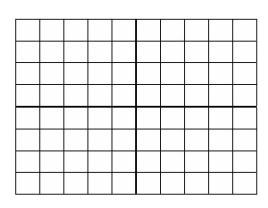
اکنون دامنه سیگنال ژنراتور را طوری تنظیم کنید که یک موج سینوسی قابل قبول با حداکثر دامنه پیک تا پیک در خروجی ظاهر شود البته می توان کانال ۲ را در خروجی و کانال X را در ورودی مدار متصل و در حالت X-Y مشخصه خطی را با سیگنال ژنراتور تنظیم کرد بنابراین اشکال خروجی و ورودی و حالت X-Y را بورت جداگانه رسم کنید .

تهيه شده توسط : مسعود دلدار

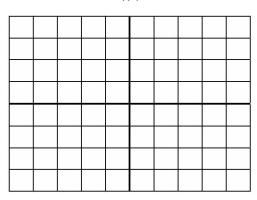
 V_{O}



 V_{i}



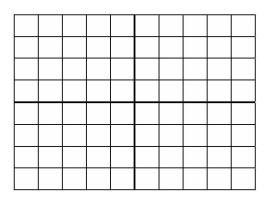
X-Y



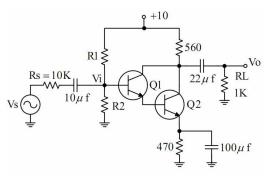
اکنون بهره ولتاژ تقویت کننده را طبق رابطه زیر محاسبه کنید .

$$A_{V} = \frac{V_{OP-P}}{V_{iP-P}}$$

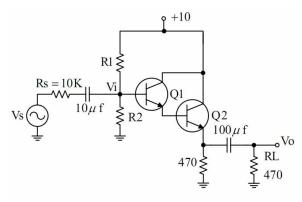
سوال : در حالت همزمان ، شکل موج های ورودی و خروجی را بر روی اسکوپ مشاهده و رسم نموده و اختلاف فاز را حساب کنید . DUAL



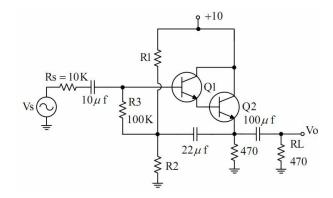
💠 زوج دارلینگتون در حالت امیتر مشترک



* زوج دارلینگتون در حالت کلکتور مشترک



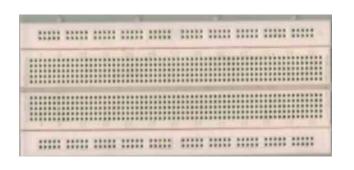
💠 زوج دارلینگتون در حالت بوت استرپ

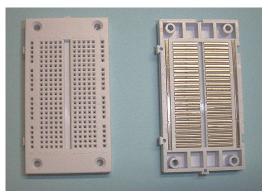


29

💠 آزمایش و تست مدار توسط برد بورد :

برد بورد نوعی بورد آزمایشگاهی است که به جهت جلوگیری از اتلاف وقت و هزینه های اضافی طراحی شده است . این برد از سوراخهایی تشکیل شده است که المانها و اجزای مدار در آن قرار می گیرد . این سوراخها از داخل به صورت خاصی با هم مرتبط هستند که با کمک گرفتن از این ارتباط و سیمهای رابط می توان مدارها را پیاده سازی کرد .





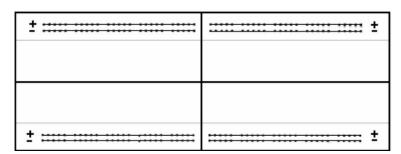
در حالت کلی می توان برد بورد را به چهار قسمت که به صورت قرینه با هم قرار گرفته اند تقسیم کرد .

													٠							٠	٠	٠	٠	٠	ı	٠			•	٠		٠	٠		٠	,			٠	٠				٠	٠							
	• •	•	•	•	٠	•	• •	1	4	•	١.	•	•		•	•	•	•		•	•	٠	٠	•	ı		٠		•	٠	•	•	٠	•	•	•	•	•	-	÷		١.	•	٠	•		•	• •	• •	•		
								Г	1	ī	l														t						Ī								-	1	3	T	Ī	7							_	
		٠				•	• •		٠		٠.		٠			• •	٠.					٠		• •			٠						٠	٠						•	•	٠.			٠							
													٠			• •	•			٠			٠	•										٠						٠		٠.										
		٠				•	٠.		٠				٠		•	• •					٠			• •								٠		٠			٠.					٠.					e e					
							٠.		٠		٠.		٠								٠	٠		••	•	٠	٠						٠				٠.				• •											
•••	•	•	•	•	•	•	• •	•	٠	•	• •	•	٠	•	•	•	•	•	•	•	٠	•	٠	• •	ŀ	٠	٠	•	•	•	٠	•	٠	٠	•	• •	•	•	٠	٠	• •	• •		٠		•	• •	•		•	•	۰
			_		-								_		_						_	_	_	_	t		_					_	_	_	_				_	_	_					_	_	_	_		_	-
	::	•	• •		•	•	•		•	•			:	•	= :				:	•	:				1:						•	•	•	•	•	•		•	•	•	• •	•	•	•	•	•	٠.		•	•	•	•
• • •	•	•	•		•	•	•		•	•			•	•	•				•	•	•		٠							•	•	•	•	•	•	•	•		•	•	٠.	٠.	٠	•	٠	•	• •			•	•	•
•••	• •	•	• •	•	•	• •	• •		•	• •	•	•	•	•	• •	•	•		•	•	•	•	•	•	4.	•	٠	• •	•	•	•	٠	•	•	•	• •	•	•	•	•	٠.	• •	•	٠	•		٠,			٠		۰
•••	• •		• •			• •	• •	•	•	• •	•	•	۰	•	•	٠.	•		٠	•	٠	٠	•	•	4.	•	٠	• •	٠.	•	٠	•	٠	•	•	• •	•	٠	٠	۰	• •	• •	٠	۰	٠	•	• •			٠		۰
•••	• •	•	• •	•	•	• •	• •	•	•	-	١.	•	٠	•	•		•		٠	٠	٠	٠	•	•	4.	٠	•	• •	•	•	۰	۰	۰	•	•	•	•		۰		•		٠	٠	٠		٠.			٠		۰
									•		П																																									
								t	-		۰														•													-		/	_	⊢										
								П	•	,	П																													-	٠	ı										
								•	-	-	٠.																															٠.										

نحوه اتصال داخلي سوراخها به صورت زير است :

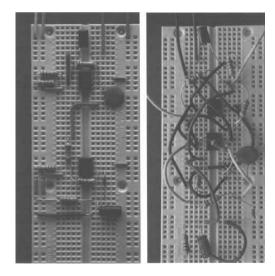
::	***************************************
	

همان طور که مشاهده می شود دو ردیف بالایی و پایینی بصورت افقی تا وسط برد بورد به هم متصل هستند و مابقی به صورت عمودی تا وسط به هم متصل هستند .در حالت کلی بهتر است از خطوط بالایی و پایینی برد بورد برای اتصال و توزیع خطوط تغذیه استفاده کرد

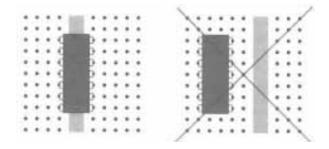


تهيه شده توسط : مسعود دلدار

نحوه قرار گرفتن منظم و نامنظم قطعات بر روی برد بورد



نحوه قرار گرفتن صحیح مدارهای مجتمع IC بر روی برد بورد



A common way of labeling resistors is shown in Fig. 1 (this coding applies to resistors with a tolerance of 2% or higher, see below). There are four color bands. With the resistor positioned as shown, and going from left to right, the meaning of the first three color bands is indicated in the figure. Each color corresponds to a number, as shown in Table 1.

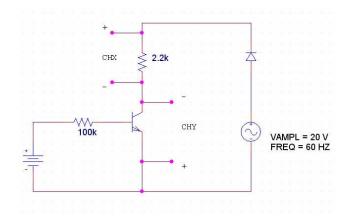
TABLE 1

Color	Number	
Black	0	
Brown	1	
Red	2	
Orange	3	
Yellow	4	
Green	5	
Blue	6	
Violet	7	
Gray	8	
White	9	

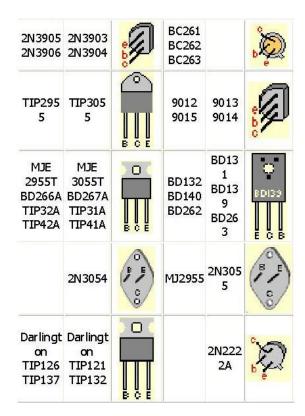
Note in Fig. 1 that the interpretation of the third color band is different from that of the first two. As an example, assume that you positioned a resistor as shown and see, from left to right: yellow, violet, and orange. This means that the first digit is 4, and the second is 7, and there should be three zeros following these two digits. Thus the resistance value is 47000 Ω .

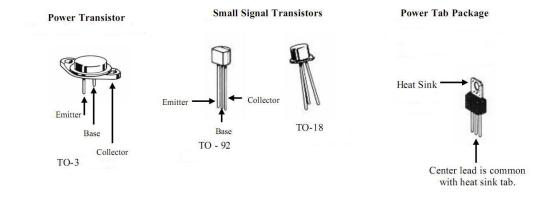


31



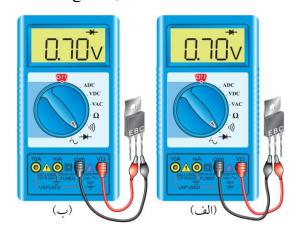
PNP	NPN	شکل	PNP	NPN	شکل
BC157 BC158 BC159	BC147 BC148 BC149	H	BC177 BC178 BC179	BC107 BC108 BC109	
BC251 BC252 BC253 BC212 BC213 BC214	BC171 BC172 BC173 BC182 BC183 BC184	H	BC257 BC258 BC259	BC167 BC168 BC169	· S
BC307 BC308 BC309	BC237 BC238 BC239	Z	BC204 BC205 BC206	BC207 BC208 BC209	[°]
BC417 BC418 BC419	BC407 BC408 BC409	boo o o o o o o o o o o o o o o o o o o	BC320 BC321 BC322 BC327 BC350 BC351 BC352	BC317 BC318 BC319 BC337 BC347 BC348 BC349 BC382 BC383 BC384	J.
	BC437 BC438 BC439	F	BC415 BC416	BC413 BC414	Ø
BC557 BC558 BC559 BC512 BC513 BC514	BC547 BC548 BC549 BC582 BC583 BC584	H		BC467 BC468 BC469	



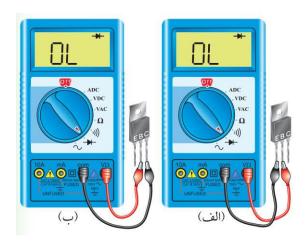


32

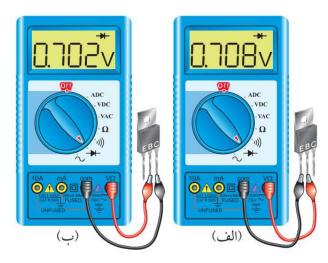
- 💠 روش تست ترانزیستور:
- ۱- در شکل زیر روش پیداکردن پایه بیس نشان داده شده است . آیا با همین تست می توان نوع ترانزیستور را مشخص کرد ؟



۲- در شکل زیر روش پیدا کردن پایه بیس نشان داده شده است . آیا با همین تست می توان نوع ترانزیستور را مشخص کرد ؟



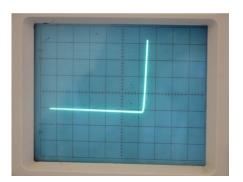
۳- در شکل زیر روش تشخیص پایه کلکتور و امیتر دیده می شود . همانطور که در شکل نشان داده شده است عدد ظاهر شده در پایه
امیتر کمی بیشتر از عدد ظاهر شده در پایه کلکتور است .



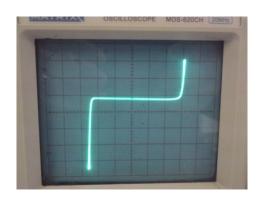
تهيه شده توسط : مسعود دلدار

آز ۴-۲

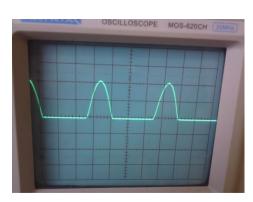
پاسخ برخی آزمایش ها



آز ۲-۳



آز ۱–۴



آز ۲–۴



