

Mémoire EDAC : spécifications fonctionnelles

Ce document constitue la spécification fonctionnelle du logiciel à réaliser. 3 versions successives du logiciel sont à implanter. Chaque version est spécifiée par un ensemble d'exigences et doit conduire à la production d'une distribution après vérification que 1) toutes les exigences soient vérifiées par au moins un test 2) que tous les tests unitaires et d'intégration se déroulent correctement.

Le logiciel à implanter est un mécanisme de détection/correction de la mémoire que l'on trouve typiquement dans les systèmes embarqués pour le spatial. Après un bref rappel sur les principes du mécanisme, ce document décrit les 3 versions à implanter ainsi que les exigences à respecter.

1. Mécanisme de protection mémoire EDAC

Le principe général d'un mécanisme de protection de la mémoire EDAC pour une application dans le spatial consiste à partitionner la mémoire en deux parties : une 1^{ère} partie qui stocke les données de l'application et une seconde partie qui mémorise des bits de parité pour détecter et corriger les erreurs. Dans ce projet, on utilise une solution classique basée sur le code de Hamming.

L'objectif du projet consiste à mettre en œuvre un tel mécanisme dans l'espace noyau Linux ainsi que de vérifier son comportement grâce à un mécanisme d'injection de faute. On propose de réaliser ce mécanisme graduellement, en 3 étapes :

1. D'abord par une mise en œuvre en espace utilisateur, sous la forme d'une bibliothèque qui peut être utilisée par des applications multi-threadées.
2. Une seconde implantation mais en espace noyau sous la forme d'un pseudo-périphérique.
3. Enfin une troisième version complète la seconde version par un mécanisme de correction (ou *scrubber*) qui permet de corriger périodiquement les fautes sur les bits.

2. Version 1 : implantation du mécanisme EDAC en espace utilisateur

Pour la première version de ce mécanisme de protection mémoire, on souhaite proposer une mise en œuvre en espace utilisateur sous la forme d'une bibliothèque dont l'interface est la suivante :

```
#include <pthread.h>

#ifndef PTHREAD_EDAC_H
#define PTHREAD_EDAC_H    yes

typedef struct pthread_edac_t{
    . . .
} pthread_edac_t;

extern int pthread_edac_init(struct pthread_edac_t* edac,
    int memorysize);
extern int pthread_edac_write(struct pthread_edac_t* edac,
    unsigned char* data, int size, int offset);
extern int pthread_edac_read(struct pthread_edac_t* edac, unsigned
    char* data, int size, int offset);
```

```
extern int pthread_edac_destroy(struct pthread_edac_t* edac);

#endif
```

Du point de vue de l'utilisateur, cette bibliothèque permet :

- De créer une mémoire protégée par un mécanisme d'EDAC
- Il est possible de créer plusieurs mémoires EDAC au sein d'un même processus.
- Une mémoire EDAC peut être accédée par plusieurs threads simultanément.

Pour tester cette bibliothèque EDAC, il vous sera demandé d'écrire deux processus UNIX :

1. Un premier processus qui constitue une application utilisant 1 ou plusieurs mémoires EDAC.
2. Un second processus qui permet de simuler les fautes. Ce processus doit permettre d'injecter les fautes pendant l'exécution de l'application. Son rôle consiste à modifier certains bits des mémoires EDAC afin de simuler les fautes, c-à-d les inversions de bits liées au rayonnement solaire.

Afin de permettre aux 2 processus d'accéder aux mêmes mémoires EDAC, vous devrez employer un mécanisme d'IPC Unix (mécanisme de communication inter-processus). Le plus simple consiste à rendre accessible la mémoire EDAC aux deux processus grâce à un segment de mémoire partagé UNIX. Ces segments de mémoire sont mis en place via l'appel système `shmat` et vous trouverez sur Internet de nombreuses documentations expliquant le fonctionnement de ce mécanisme système.

Dans cette première version, la détection et la correction des erreurs (ou *scrubbing*) s'effectuent lors d'une lecture de la mémoire. On parle de vérification paresseuse (ou *lazy verification*) car elle s'effectue au dernier moment. Lors d'une lecture, les données sont corrigées puis renvoyées à l'utilisateur. Après avoir expérimenté cette solution, on vous demande d'expliquer quel est le problème soulevé par cette mise en œuvre de la détection/correction.

Pour compléter la description de l'application à réaliser, vous trouverez ci-dessous un ensemble d'exigences. On vous demande de produire un jeu de tests unitaires qui couvre toutes les exigences ci-dessous. La couverture des exigences sera un élément important pour l'évaluation du travail. Par ailleurs, comme toute spécification, celle-ci peuvent être incomplète voire incohérente. C'est votre rôle de détecter ces erreurs et d'éclaircir avec le client les éventuelles ambiguïtés.

| Numéro d'exigence | Description |
|-------------------|--|
| V1-E1 | Il est possible de créer plusieurs mémoires EDAC au sein d'un même processus. |
| V1-E2 | Une mémoire EDAC peut être accédée par plusieurs threads simultanément: chaque lecture et écriture doit être atomique. |
| V1-E3 | La fonction <code>pthread_edac_init</code> initialise la mémoire <code>edac</code> . L'argument <code>memorysize</code> spécifie la taille en caractère de la mémoire. En cas de succès, <code>pthread_edac_init</code> retourne 0. Elle retourne -1 en cas d'erreur et <code>errno</code> est alors initialisé avec l'erreur provoquée. |

| | |
|-------|---|
| V1-E4 | La fonction <code>pthread_edac_destroy</code> détruit la mémoire <code>edac</code> . En cas de succès, elle retourne 0. Elle retourne -1 en cas d'erreur et <code>errno</code> est alors initialisé avec l'erreur provoquée. |
| V1-E5 | Les données sont accédées grâce à un offset. L'offset est un déplacement relatif vis-à-vis de l'adresse de la première donnée de la mémoire EDAC. Lors d'un appel à <code>pthread_edac_read</code> ou à <code>pthread_edac_write</code> la valeur de l'argument <code>offset</code> ne peut être ni négatif, ni supérieur à la taille de la mémoire EDAC -1 |
| V1-E6 | La fonction <code>pthread_edac_write</code> écrit dans la mémoire <code>edac</code> les <code>size</code> caractères pointés par <code>data</code> à partir de la position <code>offset</code> de la mémoire EDAC. Lors de l'écriture, les bits de parité du code de Hamming sont calculés et mémorisés. En cas de succès, <code>pthread_edac_write</code> retourne le nombre de caractères effectivement écrit. Elle retourne -1 en cas d'erreur et <code>errno</code> est alors initialisé avec l'erreur provoquée. |
| V1-E7 | Si lors d'un appel à <code>pthread_edac_write</code> la valeur d'offset ne peut écrire <code>size</code> caractères car <code>offset+size > taille</code> de la mémoire EDAC, alors <code>pthread_edac_write</code> écrit le plus grand nombre possible de caractères et retourne le nombre de caractères effectivement écrit. |
| V1-E8 | La fonction <code>pthread_edac_read</code> lit à la position <code>offset</code> depuis la mémoire <code>edac</code> <code>size</code> caractères et les mémorise dans la variable <code>data</code> . Lors de la lecture, les fautes sont détectées/corrigées. En cas de succès, <code>pthread_edac_read</code> retourne le nombre de caractères effectivement lus. Elle retourne -1 en cas d'erreur et <code>errno</code> est alors initialisé avec l'erreur provoquée. |
| V1-E9 | Si lors d'un appel à <code>pthread_edac_read</code> la valeur d'offset ne peut lire <code>size</code> caractères car <code>offset+size > taille</code> de la mémoire EDAC, alors <code>pthread_edac_read</code> lit le plus grand nombre possible de caractères et retourne le nombre de caractères effectivement lus. |

3. Version 2 : mise en œuvre du mécanisme EDAC en espace noyau

Pour cette nouvelle version, l'ensemble du service est implanté dans l'espace noyau Linux. Plusieurs processus ou threads peuvent donc accéder à une même mémoire EDAC via un fichier périphérique donné. La mémoire est donc accessible via un pilote pour lire et écrire les données ainsi que leurs bits de parité. Voici la nouvelle interface de ce service :

```
int open (char* pathname, int flags, mode_t mode);
int creat (char *pathname, mode_t mode);
int read (int fd, char* buff, int count);
int write (int fd, char* buff, int count);
int lseek (int fd, int offset, int whence);
int close (int fd);
int ioctl (int fd, int request, unsigned long arg);
```

Un processus utilisant `creat` (ou `open` avec le paramètre `flags` adéquat) permet d'initialiser la zone mémoire et les services associés. Une fois mise en place, la mémoire peut être ouverte en lecture, en écriture, ou en lecture/écriture selon les arguments passés lors de l'appel à `open`.

Les permissions (argument `mode`) sont gérées selon les règles usuelles avec Unix.

Une mémoire est écrite avec `write` et lue avec `read`. Comme pour la version 1, lecture et écriture sont réalisées à partir de la position de l'offset. Par défaut, `open` positionne l'offset à 0. `read/write` incrémentent l'offset au fur et à mesure des opérations de lecture/écriture. La fonction `lseek` permet de positionner l'offset à une valeur particulière.

Il est possible de définir plusieurs mémoires EDAC sur un même système : le mineur du pilote permet d'identifier les mémoires EDAC les unes des autres.

L'injection de faute est toujours réalisée par un processus indépendant de l'application qui accède à une mémoire EDAC via le driver et modifie les bits grâce à une opération `ioctl`. La commande `ioctl` permettant cette injection de faute est `EDAC_FAULT`.

Enfin, le *scrubbing* (vérification et correction des fautes) est toujours implanté en mode *lazy* : le *scrubbing* est déclenché uniquement lors d'une opération `read`. Ainsi, lors d'un appel à `read`, les fautes sont détectées avant de retourner les données demandées/corrigées à l'appelant.

Enfin une mémoire EDAC a par défaut une taille de 1024 caractères. La taille peut être modifiée par `ioctl` mais seulement avant toute opération de lecture ou d'écriture avec la commande `EDAC_SETMEMORYSIZE`. La taille de la mémoire peut être consultée à tout moment avec la commande `ioctl` `EDAC_GETMEMORYSIZE`.

La sémantique de ces fonctions est décrite dans le tableau ci-dessous qui regroupe l'ensemble des exigences du logiciel à réaliser pour la version 2.

| Numéro d'exigence | Description |
|-------------------|--|
| V2-E1 | <code>creat</code> (ou lors d'un appel à <code>open</code> équivalent, c-à-dire pour <code>mode</code> avec <code>O_CREAT</code>) permet de créer une mémoire EDAC identifiée par le nom <code>pathname</code> et dont la taille par défaut est de 1024 caractères. <code>creat</code> retourne le descripteur de fichier si la mémoire est correctement initialisée. |
| V2-E2 | <code>creat</code> (ou lors d'un appel à <code>open</code> équivalent) retourne -1 lors d'un appel pour une mémoire EDAC déjà initialisée. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E3 | <code>open</code> permet l'ouverture d'une mémoire EDAC identifiée par le nom <code>pathname</code> . <code>open</code> retourne le descripteur de fichier permettant d'écrire et de lire dans la mémoire. |
| V2-E4 | <code>open</code> et <code>creat</code> retournent -1 lors d'un appel pour un <code>pathname</code> inexistant. <code>errno</code> est initialisée avec l'erreur détectée. |

| | |
|--------|--|
| V2-E5 | Le paramètre <code>flags</code> pour <code>open</code> est l'un des éléments <code>O_RDONLY</code> , <code>O_WRONLY</code> ou <code>O_RDWR</code> qui réclament respectivement l'ouverture de la mémoire en lecture seule, écriture seule, ou lecture/écriture. <code>open</code> retourne -1 lors d'un appel avec une option différente des valeurs <code>O_RDONLY</code> , <code>O_RDWR</code> et <code>O_WRONLY</code> . |
| V2-E6 | <code>close</code> permet de terminer les opérations sur une mémoire EDAC pour le descripteur <code>fd</code> . <code>close</code> retourne 0 si la fermeture s'est déroulée correctement. |
| V2-E7 | <code>close</code> retourne -1 lors d'un appel si le paramètre <code>fd</code> ne correspond à aucun fichier ouvert. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E8 | <code>write</code> tente d'écrire <code>count</code> caractères depuis <code>buff</code> vers la mémoire EDAC. Si les caractères ont pu être écrits normalement, <code>write</code> retourne le nombre de caractères écrit et -1 sinon. <code>errno</code> est initialisée avec l'erreur détectée si -1 est retournée. |
| V2-E9 | <code>write</code> retourne -1 lors d'un appel si <code>count</code> est négatif. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E10 | <code>write</code> retourne -1 lors d'un appel si le paramètre <code>fd</code> ne désigne pas une mémoire ouverte. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E11 | Si lors d'un appel à <code>write</code> la valeur d'offset ne peut écrire <code>count</code> caractères car <code>offset+count>taille</code> de la mémoire EDAC, alors <code>write</code> écrit le plus grand nombre possible de caractères et retourne le nombre de caractères effectivement écrit. |
| V2-E12 | <code>read</code> tente de lire <code>count</code> caractères depuis <code>buff</code> depuis la mémoire EDAC. Si les caractères ont pu être lus normalement, <code>read</code> retourne le nombre de caractères lus et -1 sinon. <code>errno</code> est initialisée avec l'erreur détectée si -1 est retournée. |
| V2-E13 | <code>read</code> retourne -1 lors d'un appel si <code>count</code> est négatif. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E14 | <code>read</code> retourne -1 lors d'un appel si le paramètre <code>fd</code> ne désigne pas une mémoire ouverte. <code>errno</code> est initialisée avec l'erreur détectée. |
| V2-E15 | Si lors d'un appel à <code>read</code> la valeur d'offset ne peut lire <code>count</code> caractères car <code>offset+count>taille</code> de la mémoire EDAC, alors <code>read</code> lit le plus grand nombre possible de caractères et retourne le nombre de caractères effectivement lus. |
| V2-E16 | L'argument <code>whence</code> supporte les trois valeurs suivantes : SEEK_SET L'offset est positionné au <code>offset</code> ième caractère. SEEK_CUR L'offset est incrémenté depuis sa valeur actuelle d'offset caractères. SEEK_END L'offset est positionné à la taille de la mémoire EDAC moins |

| | |
|--------|--|
| | <i>offset</i> caractères. |
| V2-E17 | <i>lseek</i> positionne l'offset de la mémoire EDAC à la valeur <i>offset</i> . En cas de succès, <i>lseek</i> renvoie la nouvelle valeur de l'offset et -1 sinon. <i>errno</i> est initialisée avec l'erreur détectée si -1 est retournée. |
| V2-E18 | <i>lseek</i> retourne -1 lors d'un appel si <i>offset</i> est strictement supérieur à la taille de la mémoire EDAC ou si <i>offset</i> est négatif. <i>errno</i> est initialisée avec l'erreur détectée. |
| V2-E19 | <i>lseek</i> retourne -1 lors d'un appel si le paramètre <i>fd</i> ne désigne pas une mémoire ouverte. <i>errno</i> est initialisée avec l'erreur détectée. |
| V2-E20 | <i>lseek</i> retourne -1 lors d'un appel si la combinaison <i>offset</i> et <i>whence</i> conduit à une nouvelle valeur d'offset strictement supérieur à la taille de la mémoire EDAC ou strictement négatif. <i>errno</i> est initialisée avec l'erreur détectée. |
| V2-E21 | Les seules valeurs possibles de l'argument <i>request</i> d' <i>ioctl</i> sont <i>EDAC_GETMEMORYSIZE</i> , <i>EDAC_SETMEMORYSIZE</i> et <i>EDAC_FAULT</i> . |
| V2-E22 | Lors d'un appel à <i>ioctl</i> avec <i>EDAC_GETMEMORYSIZE</i> , <i>ioctl</i> renvoie la taille de la mémoire EDAC. |
| V2-E23 | Lors d'un appel à <i>ioctl</i> avec <i>EDAC_SETMEMORYSIZE</i> , si la mémoire EDAC a déjà été utilisée (appel de <i>read</i> ou de <i>write</i>), alors <i>ioctl</i> renvoie -1. <i>errno</i> est initialisée avec l'erreur détectée. |
| V2-E24 | Lors d'un appel à <i>ioctl</i> avec <i>EDAC_SETMEMORYSIZE</i> et à condition qu'aucune lecture/écriture n'ait été exécutée, alors la taille de la mémoire est initialisée à la valeur de l'argument <i>arg</i> . En cas de succès, <i>ioctl</i> renvoie 0 et -1 sinon. <i>errno</i> est initialisée avec l'erreur détectée si -1 est retournée. |
| V2-E25 | Lors d'un appel à <i>ioctl</i> avec <i>EDAC_FAULT</i> , une faute est insérée sur le numéro de bits passé via l'argument <i>arg</i> . En cas de succès, <i>ioctl</i> renvoie 0 et -1 sinon. <i>errno</i> est initialisée avec l'erreur détectée si -1 est retournée. |
| VZ-E26 | Lors d'un appel à <i>ioctl</i> avec <i>EDAC_FAULT</i> , le numéro de bits constitue un déplacement relatif vis-à-vis du premier bits de la mémoire EDAC. Ainsi, si la commande <i>ioctl</i> <i>EDAC_FAULT</i> est invoquée avec la valeur <i>n</i> , alors on modifie le <i>k</i> ème bit ($k = \text{reste de } n \text{ modulo } 8$) de l'offset $n \text{ modulo } 8$. Par exemple, la demande de modification du bits 1021 déclenchera une modification à l'offset $1021 \text{ modulo } 8$, soit l'offset 127. A cette position, c'est le 5ème bits qui devra être inversé (en effet, le reste de 1021 modulo 8 est égal à 5) |

| | |
|--------|---|
| V2-E27 | <code>ioctl</code> retourne -1 lors d'un appel si le paramètre <code>fd</code> ne désigne pas une mémoire ouverte. <code>errno</code> est initialisée avec l'erreur détectée. |
|--------|---|

4. Version 3 : correction de faute implantée par timer et tasklet périodique noyau

L'implantation de la version 3 est strictement identique à celle de la version 2 en dehors de la correction des fautes. En dehors d'`ioctl`, l'API est identique et l'injection de faute est toujours un processus extérieur.

Pour supprimer l'inconvénient de la correction des fautes lors de la lecture des données (en mode *lazy*), on propose cette fois-ci d'implanter la correction avec des timers et tasklet noyau. Le principe consiste à exécuter une analyse périodique de la mémoire EDAC afin de corriger lors de cette analyse toutes fautes détectées.

La période de correction peut être spécifiée par un appel à `ioctl` avec la valeur `EDAC_PERIOD`. On suppose une valeur par défaut de 2000 tics de l'horloge système pour cette correction périodique.

En dehors de V2-E21, toutes les exigences de la version 2 doivent être assurées pour la version 3. Par ailleurs, les nouvelles exigences ci-dessous doivent également être vérifiées :

| Numéro d'exigence | Description |
|-------------------|---|
| V3-E1 | La période par défaut du timer noyau pour la correction périodique est par défaut de 2000 tics système. |
| V3-E2 | Les seules valeurs possibles pour l'argument <code>request</code> d' <code>ioctl</code> sont <code>EDAC_PERIOD</code> , <code>EDAC_GETMEMORYSIZE</code> , <code>EDAC_SETMEMORYSIZE</code> et <code>EDAC_FAULT</code> . |
| V3-E3 | <code>ioctl</code> modifie la période du <i>scrubber</i> lorsque <code>request</code> vaut <code>EDAC_PERIOD</code> . La période est donnée en nombre de tics système via l'argument <code>arg</code> . En cas de succès, <code>ioctl</code> retourne 0 ou -1 sinon. <code>errno</code> est initialisée avec l'erreur détectée. |
| V3-E4 | Pour la commande <code>EDAC_PERIOD</code> , tout appel à la fonction <code>ioctl</code> avec une valeur ≤ 0 pour l'argument <code>arg</code> retourne -1. <code>errno</code> est initialisée avec l'erreur détectée. |