

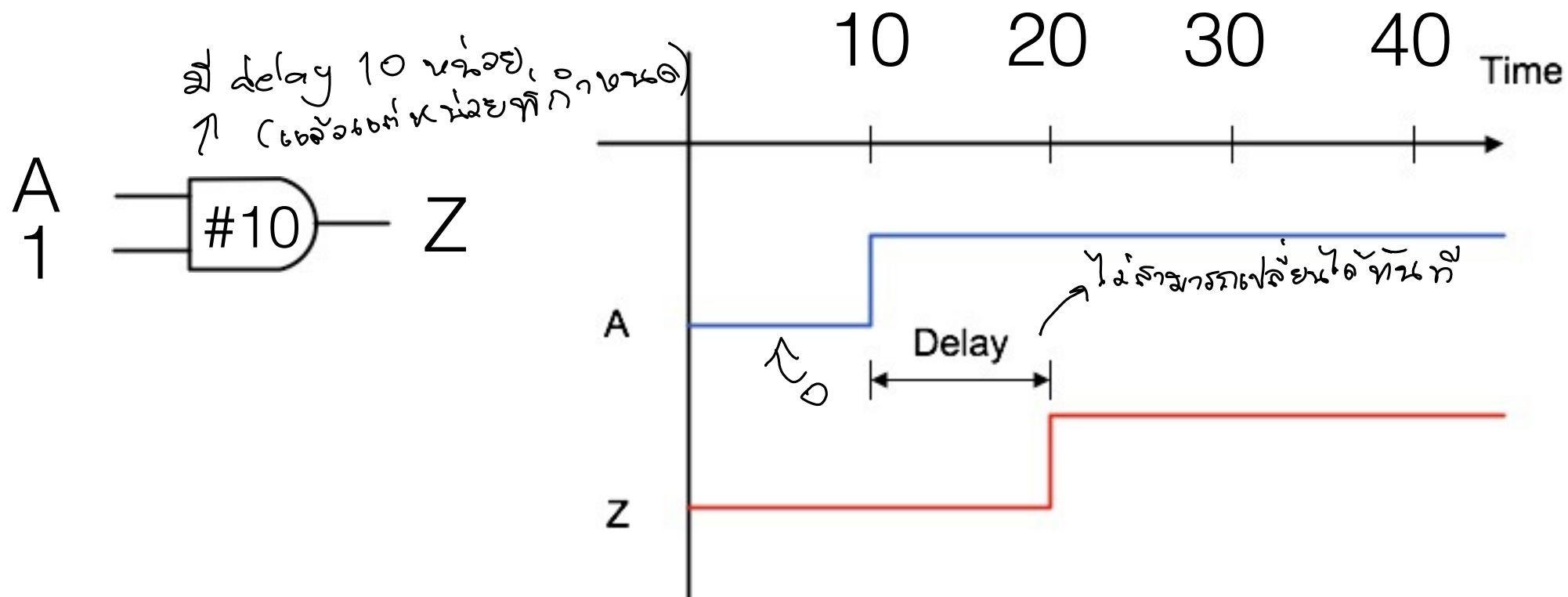
Time Diagram

Lecture 5

Gate Delay

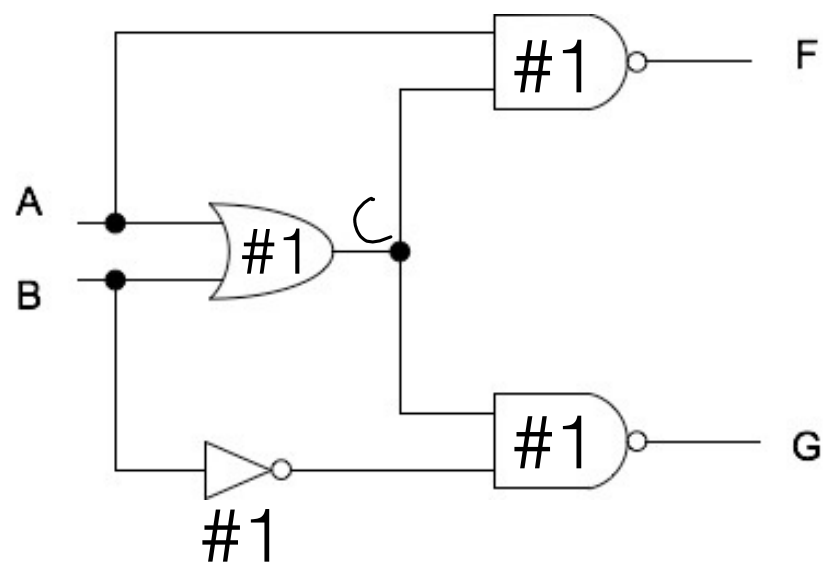
အားသိမ်းက နာမဝေ့

- ค่าเอาต์พุตของลอจิกเกตไม่สามารถเปลี่ยนได้ทันทีที่ค่าอินพุตเปลี่ยน
- Gate Delay คือ เวลาตั้งแต่อินพุตเปลี่ยนค่าจนกระทั่งลอจิกเกต ให้ค่าเอาต์พุต ที่สะท้อนค่าอินพุตนั้นออกมา

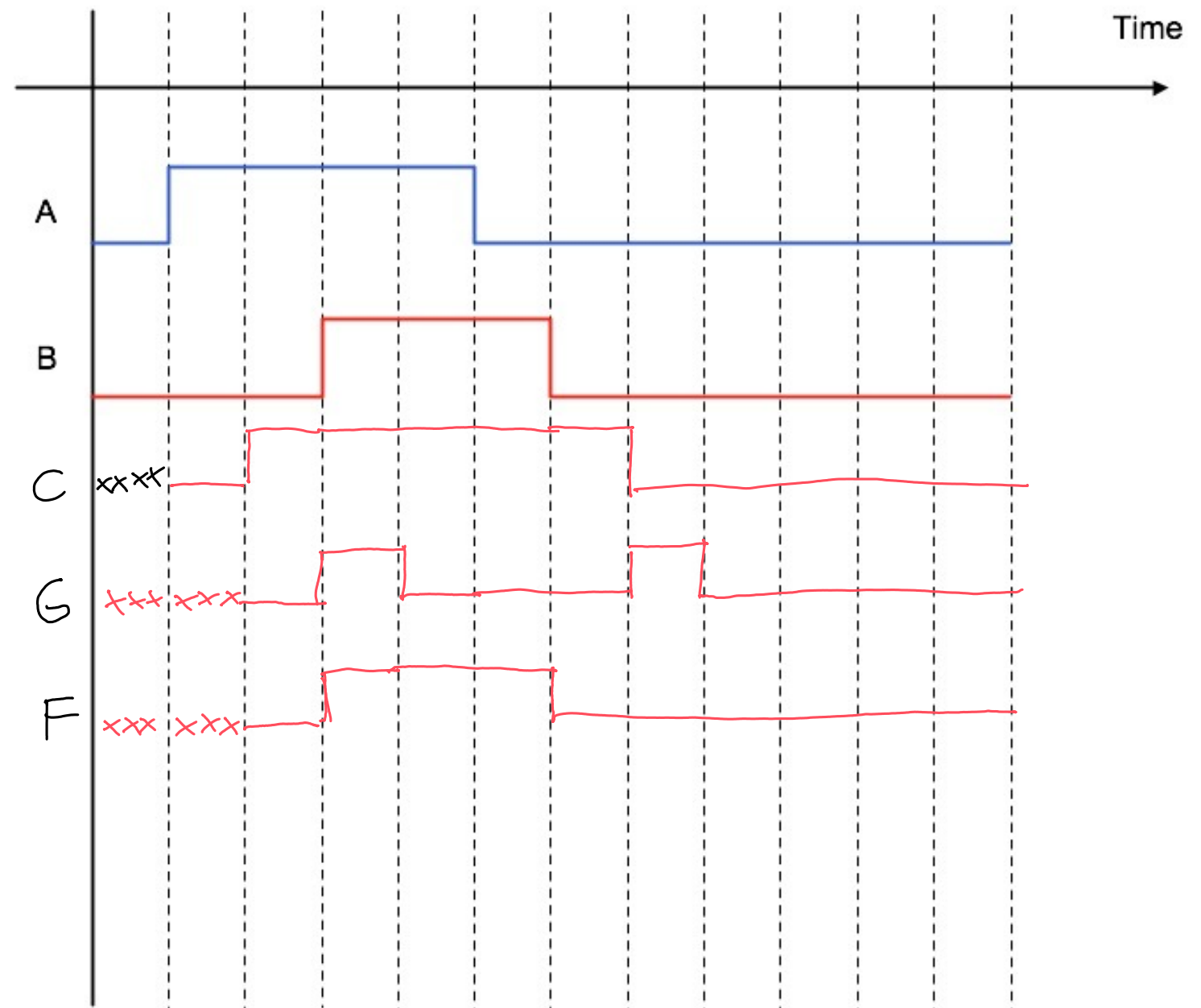


Example

- จงเขียน Timing Waveform ของวงจรนี้

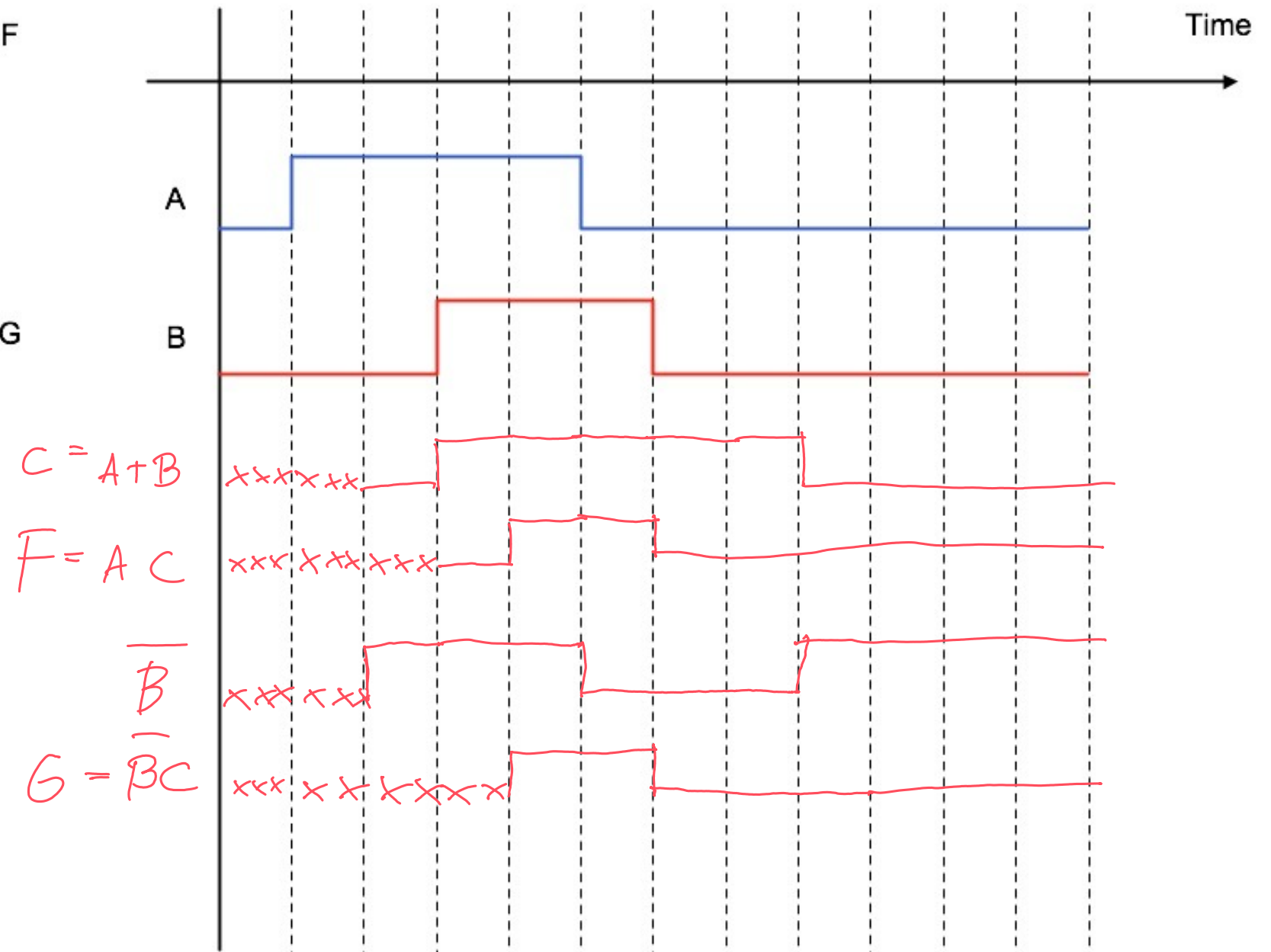
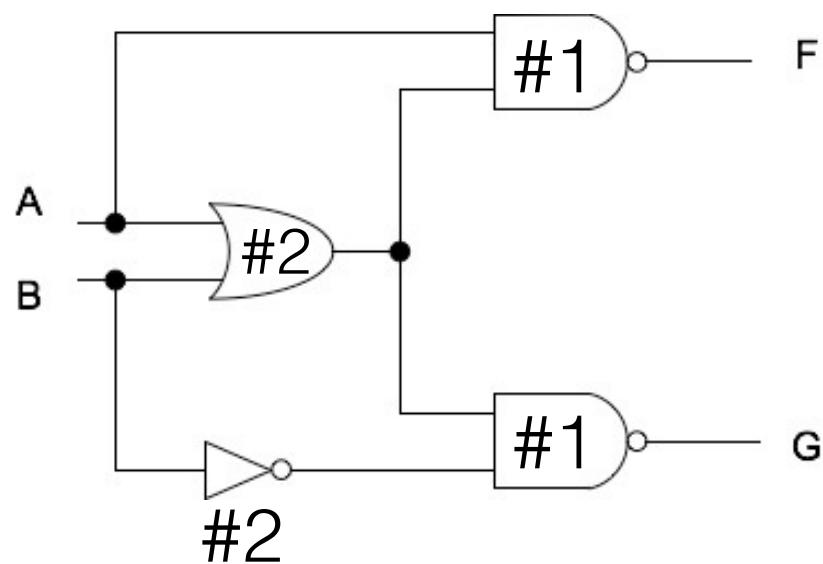


$\overline{B}C =$



Example (2)

- จงเขียน Timing Waveform ของวงจรนี้



Example (3)

- จงเขียน Timing Waveform ของวงจรนี้

