Mehdi Nasef

♥ Santander, España A Permiso de conducción B y vehículo propio

Ingeniero Informático orientado a la innovación, con interés en el trabajo en entornos de I+D+i y el desarrollo de soluciones eficientes en software y hardware. Comprometido con la calidad y el aprendizaje continuo.

Experiencia profesional _

Universidad de Cantabria, Asistente de Investigación

Santander, España Octubre 2023 – Actualidad

- Diseño de algoritmos de planificación para GPU, con enfoque en su implementación a nivel hardware.
- Desarrollo de software de simulación de arquitectura de GPU en C++.
- Evaluación del rendimiento mediante simulación y técnicas de profiling.
- Análisis de datos con Python (Pandas, Scikit-learn y Matplotlib).
- Redacción de artículos científicos.

Siali, Prácticas

- Santander, España Mayo 2023 – Agosto 2023
- Estudio de modelos de IA en visión por computador de última generación y evaluación de su aplicabilidad en entornos reales.
- Colaboración en el desarrollo de una aplicación de etiquetado de datos asistido por IA.
- Optimización del software de lectura de códigos Data Matrix para mejorar la detección y cumplir con requisitos de tiempo real.

Formación académica

Universidad de Cantabria, Máster en Ingeniería Informática | en curso

- · Proyectos destacados:
 - Construcción de un brazo robótico y desarrollo de software embebido para dibujar figuras simples.
 - Desarrollo de una aplicación con Kotlin, Spring y Angular: https://github.com/mehdnas/mehdiflix
- Optativas: Jerarquía de Memoria y Programación Paralela.

Universidad de Cantabria, Grado en Ingeniería Informática

- Mención en computación: IA, diseño de algoritmos, lenguajes y compiladores.
- Optativas: Sistemas de Tiempo Real y Bases de Datos Avanzadas.

Publicaciones _____

Hardware support for multiprogramming in GPUs (Trabajo de Fin de Grado)

Septiembre 2023

Mehdi Nasef

https://hdl.handle.net/10902/30800 ℃

Memory Interference Aware Threadblock Scheduling for GPU Multiprogramming

Manuscrito en preparación

• José Luis Bosque Orero, Borja Pérez Pavón y Mehdi Nasef

Adaptive Memory Instruction Throttling for Reducing Contention in GPU Architectures (Trabajo de Fin de Master)

Manuscrito en preparación

· Mehdi Nasef

Idiomas

Arabe (nativo) Inglés (Fluido) Español (Fluido)